

— 1998 —

1998 年 12 月 31 日

1998 年 12 月 31 日

1998 年 12 月 31 日	1998 年 12 月 31 日	1998 年 12 月 31 日
1998 年 12 月 31 日	1998 年 12 月 31 日	1998 年 12 月 31 日
1998 年 12 月 31 日	1998 年 12 月 31 日	1998 年 12 月 31 日

1998 年 12 月 31 日

·中国仪器仪表学会·

数字电路及报警系统

[美]T.G.菲塞尔

徐文立	朱善君	译 校
严继昌	董登武	
郑维敏		

机械工业出版社

内 容 简 介

本书共分十三章：第一、二章论述了各种数制和码制；第三、四章介绍了数字电路中常用的各种逻辑器件以及组成这些器件的电子元件；第五章到第七章讲解了继电器逻辑、固态逻辑、可编程序控制器；第八、九章分别讨论了组合逻辑和时序逻辑电路的设计原则和方法；第十章、十一章讲解信号器步序和报警联锁系统设计问题；第十二章归纳了系统文件的要求和意义；最后一章介绍了用可编程序控制器和计算机系统的通信接口和规程。

本书内容丰富，深入浅出，可供大专院校师生、工厂技术人员阅读，也可作为有关专业的参考教材及有关工程技术人员知识开拓读物。

Alarm and Interlock System

Thomas G. Fisher

1984

数 字 电 路 及 报 警 系 统

[美] T.G. 菲塞尔 著

徐文立 朱善君 严继昌 董登武 译

郑维敏校

责任编辑 马健华

机械工业出版社出版(北京阜成门外百万庄南里一号)

(北京市书刊出版业营业许可证出字第117号)

通县曙光印刷厂印刷

新华书店北京发行所发行 · 新华书店经售

开本787×1092 1/16 10¹/₁₆，印张·字数 255 千字

1985年12月北京第一版·1985年12月北京第一次印刷

印数 00,001—5000 定价2.60元

统一书号：15033·6283H

前 言

中国仪器仪表学会最近组织选译了一批美国仪器仪表方面的科学技术图书，这批书是为从事仪器仪表事业的科技人员和管理干部而编写的。它简明地叙述了仪器仪表的结构、原理和应用，总结了科研、生产、实践的经验。文字通顺易懂，实用性强，是仪器仪表工程技术人员很好的参考书。

这批书有下列五种：

1. 《销售工程》 (美)小H·N鲁塞尔著
2. 《数字器件的原理和应用》 (美)R·A基伯特著
3. 《危险场所的电气安全与仪器防护》 (美)W·卡德尔著
4. 《数字电路及报警系统》 (美)T·G菲塞尔著
5. 《测试基础》 (美)R·L摩尔著

这批书将由机械工业出版社陆续出版，我们深信这批书的出版将会受到从事仪器仪表工程的技术人员和干部的欢迎，也会促进仪器仪表工业的发展。

《数字电路及报警系统》是由徐文立，朱善君、董登武、严继昌译，郑维敏校订。

由于水平所限，错误与不恰当之处在所难免，欢迎读者提供宝贵意见。

中国仪器仪表学会

1985年12月1日

目 录

前 言

第一章 数制	(1)
1-1 十进制	(1)
1-2 二进制	(2)
1-3 八进制	(3)
1-4 十六进制	(3)
1-5 计数	(4)
1-6 基的转换	(5)
1-7 二进制算术运算	(6)
第二章 码制	(10)
2-1 码的类型	(10)
2-2 二——十进制(BCD)码	(11)
2-3 自补码	(11)
2-4 循环码	(11)
2-5 混合码	(14)
2-6 检错和纠错	(14)
2-6-1 检错码	(15)
2-6-2 纠错码	(16)
参考文献	(17)
第三章 逻辑元件	(19)
3-1 组合逻辑和时序逻辑	(19)
3-2 文氏图	(19)
3-3 真值表	(21)
3-4 与门、或门和非门	(21)
3-5 异或门	(23)
3-6 或非门	(24)
3-7 与非门	(26)
3-8 “与非”和“或非”的特性	(27)
3-9 逻辑图及表达式转换成与非或者或非逻辑	(27)
3-10 功能意义上的运算全集	(29)
3-11 记忆元件	(30)
3-11-1 T 触发器	(30)
3-11-2 RS 触发器	(31)

3-11-3 RST触发器	(31)
3-11-4 JK 触发器	(32)
3-11-5 主从触发器	(32)
3-11-6 施密特触发器	(32)
3-11-7 单稳	(32)
3-11-8 自激多谐振荡器	(32)
3-12 延时门	(33)
3-13 计数器	(33)
3-14 移位寄存器	(35)
参考文献	(36)
第四章 电子器件	(37)
4-1 二极管	(37)
4-2 晶体管	(38)
4-2-1 结式晶体管	(38)
4-2-2 场效应晶体管	(39)
4-2-3 单结晶体管	(40)
4-3 晶闸管	(41)
4-3-1 可控硅(SCR)	(41)
4-3-2 双向可控硅	(42)
4-4 光电隔离器	(42)
参考文献	(43)
第五章 继电器逻辑	(44)
5-1 机电式(EM)继电器	(44)
5-2 舌簧继电器	(45)
5-3 固态继电器	(45)
5-4 混合式继电器	(46)
5-5 触点型式	(46)
5-6 触点材料	(46)
5-7 触点抖动	(47)
5-8 触点保护	(47)
5-9 固态器件的保护	(49)
5-10 继电器罩	(49)
5-11 继电器的选择	(49)
5-12 继电器逻辑元件	(50)
5-13 定时器的分类	(51)
5-13-1 复位定时器	(51)
5-13-2 周期定时器	(54)
5-14 定时器的选择	(55)
5-15 计数器	(55)

5-16 顺序器	(56)
参考文献	(58)
第六章 固态逻辑	(60)
6-1 正逻辑和负逻辑	(60)
6-2 二极管晶体管逻辑 (DTL)	(60)
6-3 电阻晶体管逻辑 (RTL)	(61)
6-4 高阈逻辑 (HTL)	(61)
6-5 晶体管和晶体管逻辑 (TTL)	(61)
6-6 发射极耦合逻辑 (ECL)	(62)
6-7 互补金属氧化物半导体 (CMOS) 逻辑	(63)
6-8 输入信号转换器	(64)
6-9 输出放大器	(66)
6-10 扇出	(66)
6-11 噪声	(66)
6-12 逻辑系列的选择	(67)
6-13 逻辑系列的混用	(67)
6-14 逻辑电路产品	(68)
6-15 仿继电器逻辑	(68)
参考文献	(68)
第七章 可编程序控制器	(69)
7-1 处理器	(69)
7-2 存储器	(70)
7-3 输入/输出设备	(73)
7-4 编程语言	(73)
7-5 故障检测/可靠性	(75)
7-6 辅助设备和附加性能	(77)
7-7 规模 and 选择	(78)
7-8 安装考虑	(79)
7-9 和计算机的比较	(80)
7-10 可编程序控制器的优点	(80)
参考文献	(81)
第八章 组合逻辑电路	(82)
8-1 布尔定律和定理	(82)
8-2 组合电路设计	(84)
8-3 利用布尔定律和定理实现最小化	(87)
8-4 卡诺图	(89)
参考文献	(93)
第九章 时序逻辑电路	(94)
9-1 时序电路	(94)

9-2	计数器电路	(94)
9-3	移位寄存器电路	(96)
9-4	时序电路设计步骤	(99)
	参考文献	(101)
第十章	信号器系统	(102)
10-1	信号器步序	(103)
10-2	辅助的步序选择项	(105)
10-3	显示	(106)
10-4	输入	(106)
10-5	系统结构	(107)
10-6	逻辑电路类型	(107)
10-7	附加性能	(109)
10-8	辅助设备	(110)
10-9	信号器步序标识	(111)
10-10	报警系统设计	(111)
	参考文献	(112)
第十一章	报警和联锁系统设计	(114)
11-1	系统优先级	(114)
11-2	保护策略	(114)
11-3	设计考虑	(115)
11-4	故障保险系统设计	(116)
11-5	联锁电路的类型	(118)
11-6	备用设备	(119)
11-7	典型的设计问题	(120)
11-8	联锁系统的维修	(121)
	参考文献	(122)
第十二章	逻辑系统文件	(123)
12-1	ISA逻辑图	(123)
12-2	原理图	(124)
12-3	ANSI逻辑图	(126)
12-4	可编程序控制器文件	(126)
12-5	操作顺序	(127)
	参考文献	(127)
第十三章	通信接口	(128)
13-1	并行通信	(129)
13-1-1	输入和输出直接连接	(129)
13-1-2	BCD	(130)
13-1-3	IEEE——488总线	(130)
13-2	串行传输	(132)

13-2-1	同步和异步传输·····	(132)
13-2-2	全双工和半双工·····	(133)
13-2-3	RS -232C 串行接口·····	(134)
13-2-4	电流环路接口·····	(141)
13-2-5	RS-449/RS- 422A/RS - 423A ·····	(141)
13-3	数据链路控制规程 ·····	(149)
13-3-1	双同步通信(BISYNC)·····	(150)
13-3-2	数字数据通信报文协 议 (DDCMP)·····	(150)
13-3-3	同步数据链路控制规 程 (SDLC)·····	(150)
13-3-4	高级数据链路控制规程 (HDLC)·····	(151)
13-4	数据公路 ·····	(151)
13-4-1	通信介质·····	(152)
13-4-2	网络拓扑·····	(153)
13-4-3	访问(优先级)方式·····	(153)
13-5	开放系统互连的 ISO模型 ·····	(155)
	参考文献·····	(156)

第一章 数 制

任何用于计数和完成算术运算的符号和字符的集合都可以认为是一种数制。数制由表达数量所需要的不同数字的个数来表征。对十进制来说,需要十个数字:0、1、2、3、4、5、6、7、8和9。为了表明一个给定的量,任何一个数字都可以根据需要重复若干次,例如3333。

1-1 十进制

什么是十进制数?考察十进制数2315。这个数能够分解成:

$$2000 + 300 + 10 + 5 = 2315$$

而 $2000 = 2 \times 10^3 = 2 \times 1000 = 2000$

$$300 = 3 \times 10^2 = 3 \times 100 = 300$$

$$10 = 1 \times 10^1 = 1 \times 10 = 10$$

$$5 = 5 \times 10^0 = 5 \times 1 = 5$$

$$\underline{\hspace{1.5cm}} \\ 2315$$

(注意: $10^0 = 1$, 因为任何数的零次幂等于1)。

数10被叫做这个数制的基(或称为底)。这个基等于该数制里不同字符的个数。因为字符本身从0开始,所以基总是比该数制里所用的最大字符多1个单位。数本身并不一定能表明它的基是什么。例如符号1010可能表示一个十进制数,也可能表示一个二进制数、八进制数或者十六进制数。为了避免混淆,不是用十进制写的数应该用基作为下标。例如在八进制中应写成 $(1010)_8$ 。

为了得到十进制里的0,应记住:零乘以任何数结果还是等于零。考察数106。

$$106 = (1 \times 10^2) + (0 \times 10^1) + (6 \times 10^0)$$

$$= 100 + 0 + 6 = 106$$

在上述的数2315中,根据两个方面的因素,给每一位数字赋值。这两个因素是:(1)数字基本值,即它本身作为个位数所表达的值。(2)权值,它由该数字在数中的位置决定。在十进制中,其权值是1,10,100,1000等。不管用什么数制,具有最高权值的位在左边,而具有最低权值的位在右边。小数点(例:十进制中的十进制小数点)是决定权值的起始点。不管所用的是什么数制,紧挨小数点左边的位置,是个位位置,其权值为1。每向左移一位,其权值按照该数制的基的幂增加。反之,如果向小数点右边移动,每移一位其权值按照基的负次幂减少。例如:十进制数378.62是:

$$(3 \times 10^2) + (7 \times 10^1) + (8 \times 10^0) + (6 \times 10^{-1}) + (2 \times 10^{-2})$$

$$= 300 + 70 + 8 + 0.6 + 0.02 = 378.62$$

每一个数有最高有效位(MSD)和最低有效位(LSD)。最高有效位乘以最大权值，它对任何算术运算的结果有最大影响。最低有效位乘以最小权值，它对任何算术运算的结果影响最小。在上面的数378.62中，3是MSD，2是LSD。下面是决定MSD和LSD的规律：

整数：最左边非0的位是MSD，而最右边的位(不管是1还是0)是LSD。例如：

01000111000
MSD LSD

小数：MSD处在紧挨小数点右边的位置。而LSD是最右边非零的位。例如

.01010
| |
MSD LSD

混合数：MSD是最左边非零的位，LSD是最右边非零的位。例如：

01101.0110
| |
MSD LSD

数字a的反称为 $\bar{a}$ ，它等于 $(b-1)-a$ 。这里b是这个数制的基(或称底)。对于十进制， $b-1=10-1=9$ ，这是十进制中最大的数。例如6的反是 $9-6$ ，即3。

1-2 二进制

二进制的基为2。它只需两个不同的数字，0和1，来表示任何数量。二进制广泛地用于计算机和开关电路中。在开关电路中只有二个状态：通或断。在开关电路中用二进制是十分方便的。例如：你可以用二进制的1表示通，用二进制的0表示断。在计算机中，应用二进制有许多优点，这是因为它只用二个状态来表示任何数，且进行二进制算术运算十分容易。

二进制数1001 0000 1011能通过十进制数的讨论中所用的类似步骤转换成十进制数。例如：

$$\begin{aligned} 1\ 001\ 0000\ 1011 &= 1 \times 2^{11} = 1 \times 2048 = 2048 \\ &+ 0 \times 2^{10} = 0 \times 1024 = + 0 \\ &+ 0 \times 2^9 = 0 \times 512 = + 0 \\ &+ 1 \times 2^8 = 1 \times 256 = + 256 \\ &+ 0 \times 2^7 = 0 \times 128 = + 0 \\ &+ 0 \times 2^6 = 0 \times 64 = + 0 \\ &+ 0 \times 2^5 = 0 \times 32 = + 0 \\ &+ 0 \times 2^4 = 0 \times 16 = + 0 \\ &+ 1 \times 2^3 = 1 \times 8 = + 8 \\ &+ 0 \times 2^2 = 0 \times 4 = + 0 \\ &+ 1 \times 2^1 = 1 \times 2 = + 2 \\ &+ 1 \times 2^0 = 1 \times 1 = + 1 \end{aligned}$$

2315

所以，二进制数1001 0000 1011等于十进制数2315。即，

$$(1001\ 0000\ 1011)_2 = (2315)_{10}$$

a 的反 $\bar{a}$ ，在二进制数制中等于 $(2-1)-a=1-a$ 。所以 0 的反是 1。1 的反是 0。

组成一个二进制数的一组 0 和 1 叫做字。每个 0 或 1 称为一个位。例如：前面的二进制数 1001 0000 1011 是一个 12 位的二进制字。而二进制数 1101 是一个 4 位的二进制字。

1-3 八进制

八进制的基是 8。表达数量需要 8 个数字：0、1、2、3、4、5、6、7。在十进制中权值为 10^3 ， 10^2 等，而八进制涉及的权值为 8^3 ， 8^2 等。因为 8 是 2 的整数次幂 ($8=2^3$)，因此从二进制到八进制以及从八进制到二进制的转换，是个很简单的过程。如下所示：

八进制到二进制	二进制到八进制
(4 5 7) ₈	(100 101 111) ₂
(100 101 111) ₂	(4 5 7) ₈

一位八进制数字等效于三位二进制数字。这个关系用在数字机里有许多便利之处，因为八进制能代替较麻烦的二进制，它是数字机中的实际代码。

数 2660 (八进制)，在十进制中是多少？

$$\begin{aligned}
 (2660)_8 &= (2 \times 8^3) + (6 \times 8^2) + (6 \times 8^1) + (0 \times 8^0) \\
 &= (2 \times 512) + (6 \times 64) + (6 \times 8) + (0 \times 1) \\
 &= 1024 + 384 + 48 + 0 = (1456)_{10}
 \end{aligned}$$

所以在八进制中的 2660 等于十进制中的 1456。

在八进制中， a 的反为 $\bar{a} = (8-1)-a = 7-a$ 。例如八进制中 3 的反等于 $7-3$ ，即 4。

1-4 十六进制

十六进制的基为 16。用了十进制中的十个数字和英文字母中前六个字母 (见表 2-1)。16 也是 2 的整数次幂 ($16=2^4$)，所以一个十六进制的数字其值和 4 位二进制数字等效：

十六进制到二进制	二进制到十六进制
(D 7) ₁₆	(1101 1000 0111) ₂
(1101 1000 0111) ₂	(D .8 7) ₁₆

十六进制越来越多地被用在现代数字机里。

表1-1数制的比较

十进制	二进制	八进制	十六进制
0	0	0	0
1	01	1	1
2	10	2	2
3	11	3	3
4	100	4	4
5	101	5	5
6	110	6	6
7	111	7	7
8	1000	10	8
9	1001	11	9
10	1010	12	A
11	1011	13	B
12	1100	14	C
13	1101	15	D
14	1110	16	E
15	1111	17	F
16	10000	20	10
17	10001	21	11
18	10010	22	12
19	10011	23	13
20	10100	24	14
21	10101	25	15
22	10110	26	16
23	10111	27	17
24	11000	30	18
25	11001	31	19
26	11010	32	1A
27	11011	33	1B
28	11100	34	1C
29	11101	35	1D
30	11110	36	1E
31	11111	37	1F
32	100000	40	20

1-5 计数

表1-1对十进制数 0 到 32 以及对应的二进制、八进制和十六进制数进行了比较。注意，在其他数制中的计数同在十进制数制中一样。

以八进制计数为例，

1. 从0开始，加1到最低有效位，直到所有基本字符都被用到：0、1、2、3、4、5、6、7。
2. 因为 7是最大字符，所以下一个数将需要2个数位，把LSD变为0，在这个0的左边添1：… 6，7，10。

3. 继续加1到LSD,直到再次达到最大字符: $\cdots 6, 7, 10, 11, 12, 13, 14, 15, 16, 17$ 。
4. 再次把LSD变为0, 并且在它的前一位上加1: $\cdots 16, 17, 20$ 。
5. 用这种方式继续加1, 直到这两位数字均达到最大: $\cdots 26, 27, 30 \cdots 36, 37, 40 \cdots 46, 47, 50 \cdots 56, 57, 60 \cdots 66, 67, 70 \cdots 76, 77$ 。
6. 把这两位变为0, 并且在它们的前一位上添1: $\cdots 76, 77, 100$ 。以此类推: $\cdots 776, 777, 1000$ 等。

1-6 基的转换

把一个数从基 b_1 转换成基 b_2 时, 有两种情况需要考虑。第一种情况, b_1 小于 b_2 , 这时可以按前面用过的将八进制或二进制转换成十进制的方法。这个方法是将该数用 b_1 的幂来表达, 然后根据 b_2 的算术运算相加。第二种情况, b_1 大于 b_2 , 例如从十进制转换到二进制或八进制。则采用下面的步骤: 用基 b_2 除该数, 得出余数。然后再用基 b_2 除上面的商, 再次得出余数。这个步骤一直继续到商为0。这些余数就是所求的基 b_2 下的数。十进制数2315转换成八进制和二进制的例子如下所示:

十进制到八进制

$$\begin{array}{l}
 2315/8 = 289, \text{余数} 3 \uparrow \\
 289/8 = 36, \text{余数} 1 \\
 36/8 = 4, \text{余数} 4 \\
 4/8 = 0, \text{余数} 4 \\
 (2315)_{10} = (4413)_8
 \end{array}$$

十进制到二进制

$$\begin{array}{l}
 2315/2 = 1157, \text{余数} 1 \uparrow \\
 1157/2 = 578, \text{余数} 1 \\
 578/2 = 289, \text{余数} 0 \\
 289/2 = 144, \text{余数} 1 \\
 144/2 = 72, \text{余数} 0 \\
 72/2 = 36, \text{余数} 0 \\
 36/2 = 18, \text{余数} 0 \\
 18/2 = 9, \text{余数} 0 \\
 9/2 = 4, \text{余数} 1 \\
 4/2 = 2, \text{余数} 0 \\
 2/2 = 1, \text{余数} 0 \\
 1/2 = 0, \text{余数} 1
 \end{array}$$

$$(2315)_{10} = (100100001011)_2$$

这个步骤只适用于整数。对小数必须采用不同的步骤。其步骤是:

1. 用基 b_2 乘以这个小数, 如果积小于1, 则在基 b_2 下的第1位数为0。如果积大于1, 则在新数制中的第1位数是这个积的整数部分。
2. 用基 b_2 乘以这个积的小数部分, 继续上面的步骤, 以确定下一位数。
3. 继续这个步骤, 直到以 b_2 为基的数有了所需的位数为止。因为在很多情况下, 上面的过程不会恰好终结。

例: 十进制到八进制

转换 $(0.5125)_{10}$ 到以8为基的数。

$$\begin{array}{ll}
0.5125 \times 8 = 4.100 & \text{整数为 } 4 \\
0.100 \times 8 = 0.800 & \text{整数为 } 0 \\
0.800 \times 8 = 6.400 & \text{整数为 } 6 \\
0.400 \times 8 = 3.200 & \text{整数为 } 3 \downarrow
\end{array}$$

所以, $(0.5125)_{10} = (0.4063)_8$

例: 十进制到二进制

转换 $(59.65)_{10}$ 到二进制 (先转换整数部分, 然后转换小数部分。整数部分用除, 小数部分用乘)。

$59/2 = 29$, 余数 1	$0.65 \times 2 = 1.30$, 整数 1
$29/2 = 14$, 余数 1	$0.30 \times 2 = 0.60$, 整数 0
$14/2 = 7$, 余数 0	$0.60 \times 2 = 1.20$, 整数 1
$7/2 = 3$, 余数 1	$0.20 \times 2 = 0.40$, 整数 0
$3/2 = 1$, 余数 1	$0.40 \times 2 = 0.80$, 整数 0
$1/2 = 0$, 余数 1	$0.80 \times 2 = 1.60$, 整数 1
$(59)_{10} = (111011)_2$	$(0.65)_{10} = (0.101001)_2$

$$(59.65)_{10} = (111011.101001)_2$$

将这个二进制数重新转换成以10为基的数, 得到59.64。所以上面的转换是不精确的。

对于二进制到八进制和八进制到二进制的转换, 可以采用一个较简单的转换步骤。因为 $8 = 2^3$, 每位八进制数字能由三位二进制数字表示。例如 $(5)_8 = (101)_2$ 。为了把一个二进制转换成八进制, 把二进制数从小数点开始分成三位一组, 然后决定每组对应的八进制数字。

例: 二进制到八进制

转换 $(100100001011.100)_2$ 到八进制数。

$$\begin{array}{ccccccc}
100 & 100 & 001 & 011 & . & 100 \\
4 & 4 & 1 & 3 & . & 4
\end{array}$$

所以, $(100100001011.100)_2 = (4413.4)_8$

例: 八进制到二进制

转换 $(325.65)_8$ 到二进制数。

$$\begin{array}{ccccccc}
3 & 2 & 5 & . & 6 & 5 \\
011 & 010 & 101 & . & 110 & 101
\end{array}$$

所以, $(325.65)_8 = (011010101.110101)_2$

1-7 二进制算术运算

下面给出基本的算术运算:

位 a b	加		减		乘
	进位	和	借位	差	
0 0	0	0	0	0	0
0 1	0	1	1	1	0
1 0	0	1	0	1	0
1 1	1	0	0	0	1

二进制的加法和十进制加法类似。对应位相加，如果得到的进位是1，该进位被加到左边的二进制位上。例如：1 + 1 在十进制中等于2，但在二进制中是10，得到的和为0，进位为1。

$$\begin{array}{r}
 1 \\
 + 1 \\
 \hline
 10 \\
 \begin{array}{c} | \quad | \\ \text{进位 和} \end{array}
 \end{array}$$

又例如：

$$\begin{array}{r}
 1001 \leftarrow \text{进位} \\
 1001.01 = (9.25)_{10} \\
 + 1101.10 = (13.50)_{10} \\
 \hline
 10110.11 = (22.75)_{10}
 \end{array}$$

二进制减法也用和十进制减法十分相象的方法来实现。为了从0减去1，要从左边的位中借一个1。如果有借位，并且左边下一位的数字是1，则把它变成0以后继续做减法。然而，如果左边下一位的数字为0，则把它变为1，并且左边连着的每一个0都要变为1，直到左边出现第一个为1的位，把它改为0，再继续进行减法。

例如：

$$\begin{array}{r}
 1001 \leftarrow \text{借位} \\
 10110.11 = (22.75)_{10} \\
 - 01001.01 = (9.25)_{10} \\
 \hline
 01101.10 = (13.50)_{10}
 \end{array}$$

二进制减法也能用称为补码加的减法形式来实现。

这种方法在计算机里是比较容易实现的，因为它使得计算机里的加法器既可以做加法也可以做减法。用补码加的二进制减法，是通过把减数转换成它的补码，然后和另外一项(被减数)相加来完成的。把二进制数中的每一个1或0改写成它的反码，并在其最低位上加1，便得到该二进制数的补码。

例如：补码加法

(二进制减法)

$$\begin{array}{r}
 10110 \quad (\text{被减数}) \quad (22)_{10} \\
 - 01001 \quad (\text{减数}) \quad (9)_{10} \\
 \hline
 10110 \quad (\text{减数的反码}) \\
 + \quad 1 \\
 \hline
 10111 \quad (\text{减数的补码}) \\
 + 10110 \quad (\text{被减数}) \\
 \hline
 101101 \quad (\text{差}) \quad (13)_{10}
 \end{array}$$

上面最高位的数字 1 (底部划线的) 是一个超出减数和被减数的最高位的进位位。这个进位位表明答案是正的。将其去掉后，留下来的数即是差。如果在这个位置上没有 1 (意味着是 0)，它表明答案是负的。为了得到差，必须对它求补。

$$\begin{array}{r}
 01101 \quad (\text{被减数}) \quad (13)_{10} \\
 - 10110 \quad (\text{减数}) \quad (22)_{10} \\
 \hline
 01001 \quad (\text{减数的反码}) \\
 + \quad 1 \\
 \hline
 01010 \quad (\text{减数的补码}) \\
 + 01101 \quad (\text{被减数}) \\
 \hline
 010111
 \end{array}$$

这里没有进位，所以答案是负的，要得到答案，必须对它求补。

$$\begin{array}{r}
 01000 \\
 + \quad 1 \\
 \hline
 - 01001 \quad (-9)_{10}
 \end{array}$$

在二进制中乘法是十分简单的，实际上它只涉及到加法。

例如：乘法

$$\begin{array}{r}
 1101.10 \quad = (13.50)_{10} \\
 \times 1001.01 \quad = (9.25)_{10} \\
 \hline
 110110 \\
 000000 \\
 110110 \\
 000000 \\
 000000 \\
 + 110110 \\
 \hline
 1111100.1110 \quad = (124.875)_{10}
 \end{array}$$

除法用下面的方法实现。