

●邱传慧 编著

邮电高等学校教材

操作系统原理

人民邮电出版社

333374

邮电高等学校教材

操作系统原理

邱传慧 编著



人民邮电出版社

登记证号(京)143号

内 容 提 要

本书从资源管理的角度出发,结合UNIX和VAX/VMS系统的有关实例,阐述了实现操作系统的基本原理、基本技术和基本算法。全书共分九章,其中包括操作系统的结构、用户与操作系统间的接口、实现操作系统功能的基本原理和基本技术、实时系统、操作系统的移植等。讲述方法以基本原理与研究实例相结合,力求深入浅出,通俗易懂。

每章末均有习题可供参考。

本书是邮电院校计算机专业本科教材,也可作高等学校计算机科学和工程类专业的教材和有关科技人员的参考书。

邮电高等学校教材

操作系统原理

邱传慧 编著

*

人民邮电出版社出版

北京东长安街27号

人民邮电出版社河北印刷厂印刷

新华书店北京发行所发行

各地新华书店经售

*

开本: 850×1168 1/32 1992年6月 第一版
印张: 13 20/32 页数: 218 1992年6月河北第1次印刷
字数: 355千字 插页: 2 印数: 1—3000册

ISBN7-115-04662-X/G·158

定价: 4.45元

前 言

本书系邮电高等学校计算机类有关专业基础课统编教材，主要介绍了操作系统基本原理及实现。

本书是作者在多年的教学实践基础上总结整理而成，参考并吸收了国内、外同类书籍中的内容，其主导思想是从资源管理的观点出发，试图说明实现计算机操作系统的基本原理、解决问题的基本思路、基本技术和基本算法、注意整体性和逻辑性，并尽量用通俗易懂的实例，由浅入深地、逐步引出操作系统中的一些较难理解的重要概念。

全书共分九章，按68~80学时编写。第一章是为建立操作系统的整体概念而设置的。在此基础上，进一步引出第二章，主要解决使用问题，介绍了用户与操作系统的接口和系统调用命令的处理过程。第三章到第七章是第一章内容的进一步延伸，阐述实现操作系统功能的基本原理和基本技术，其中插入了UNIX和VAX/VMS系统的有关实例进行分析比较。第八章主要介绍实时系统。第九章主要介绍操作系统的移植。

编写本书得到了北京邮电学院许多本科生和研究生的支持和帮助，在此向他们表示衷心感谢！

由于作者本人水平有限，教学经验不足，错误和不当之处定会不少，恳请读者批评指正。

目 录

第一章 概述	(1)
1.1 为什么要操作系统.....	(1)
1.1.1 什么是系统.....	(1)
1.1.2 早期的计算机系统.....	(2)
1.1.3 具有I/O通道的计算机系统.....	(4)
1.1.4 多道程序设计及操作系统的引入.....	(6)
1.2 用户与计算机间的接口及操作系统的功能.....	(9)
1.3 操作系统的组成成分.....	(10)
1.4 操作系统各组成部分如何完成各自的功能.....	(12)
1.4.1 源程序、目的程序和映象.....	(12)
1.4.2 交换入和交换出.....	(12)
1.4.3 程序的状态.....	(13)
1.4.4 作业处理过程—操作系统各组成部分的作用	(13)
1.5 操作系统的环境及操作系统的类型.....	(15)
1.6 操作系统的结构.....	(16)
1.6.1 层次结构.....	(17)
1.6.2 操作系统的核心.....	(19)
1.7 未来的发展趋势.....	(20)
习题.....	(22)
第二章 用户与操作系统间的接口	(24)
2.1 作业控制语言.....	(24)
2.2 键盘命令语言.....	(25)
2.3 系统调用命令.....	(27)

2.3.1	计算机系统的执行状态	(27)
2.3.2	系统调用命令	(28)
2.3.3	系统调用命令的使用及系统调用的处理过程	(29)
	习题.....	(36)
第三章	进程及处理机管理	(38)
3.1	作业调度	(39)
3.1.1	作业控制块和后备队列	(39)
3.1.2	作业调度及作业调度程序	(40)
3.2	进程调度	(41)
3.3	多道程序设计和进程概念的引入	(42)
3.3.1	程序的顺序执行	(42)
3.3.2	程序的并行执行	(44)
3.3.3	进程概念的引入	(51)
3.4	关于进程	(54)
3.4.1	进程的物理表示	(54)
3.4.2	进程的状态	(54)
3.4.3	进程的定义和特征	(56)
3.5	进程控制块PCB	(58)
3.5.1	PCB的结构	(58)
3.5.2	PCB的组织方式	(59)
3.5.3	UNIX和VAX的PCB	(63)
3.6	对进程的操作	(66)
3.6.1	创建进程	(67)
3.6.2	阻塞进程	(69)
3.6.3	唤醒进程	(70)
3.6.4	撤销进程	(70)
3.6.5	改变进程优先级	(71)
3.6.6	挂起进程	(71)

3.6.7	恢复(解挂)或激活进程	(74)
3.7	进程调度及调度算法	(74)
3.7.1	调度算法	(75)
3.7.2	调度算法的选择	(82)
3.7.3	UNIX和VAX的进程调度算法	(84)
3.7.4	进程调度程序	(88)
	习题	(90)
第四章	异步并行进程的处理	(92)
4.1	异步并行进程	(92)
4.2	进程间的相互制约关系及进程通讯	(93)
4.2.1	互斥关系	(94)
4.2.2	同步关系	(97)
4.3	对同步机构的要求	(99)
4.4	实现同步和互斥的方法	(100)
4.4.1	如何实现互斥	(100)
4.4.2	用软件实现互斥	(101)
4.4.3	用硬件实现互斥	(108)
4.4.4	信号量及P、V操作	(111)
4.4.5	P、V操作的应用	(112)
4.5	高级通讯机构	(121)
4.5.1	消息缓冲通讯方式	(122)
4.5.2	对消息缓冲通讯机构的评价	(127)
4.6	管程monitor	(128)
4.6.1	什么是管程	(128)
4.6.2	管程的基本结构和组成	(128)
4.6.3	实现管程的基本原则	(129)
4.6.4	wait和signal原语的实现	(131)
4.6.5	管程使用举例	(132)
4.6.6	对管程的评价	(138)

4.7 死锁	(140)
4.7.1 死锁及死锁的例子	(140)
4.7.2 关于共享资源	(146)
4.7.3 死锁产生的原因	(148)
4.7.4 研究死锁的主要任务	(150)
4.7.5 预防死锁	(151)
4.7.6 避免死锁	(153)
4.7.7 检测死锁	(154)
4.7.8 死锁的解除	(158)
习题	(160)
第五章 存储管理	(162)
5.1 概述	(162)
5.1.1 存储器的种类	(162)
5.1.2 多级存储体系	(163)
5.1.3 存储管理的功能	(165)
5.2 有关术语和基本概念	(168)
5.2.1 相对地址和绝对地址	(168)
5.2.2 作业地址空间和存储空间	(168)
5.2.3 存储分配	(169)
5.2.4 程序的浮动	(172)
5.2.5 程序的重定位	(172)
5.3 存储管理策略	(176)
5.3.1 单对界地址存储管理	(176)
5.3.2 分页存储管理	(180)
5.4 虚拟存储器	(191)
5.4.1 请求分页存储管理	(191)
5.4.2 分段存储管理	(206)
5.4.3 段页式存储管理	(218)
5.4.4 关于虚拟存储器的总结	(219)

5.5	操作系统的存储空间管理	(221)
5.6	UNIX操作系统的存储管理	(222)
	习题	(223)
第六章	设备管理	(225)
6.1	概述	(225)
6.1.1	外部设备及其分类	(225)
6.1.2	外部设备与主机的连接及设备的作用	(226)
6.1.3	设备管理的功能	(228)
6.2	通道	(230)
6.2.1	通道、控制器和设备之间的连接方式	(230)
6.2.2	通道的类型	(232)
6.2.3	通道是如何工作的	(233)
6.3	缓冲技术	(236)
6.3.1	缓冲技术在操作系统中的应用	(236)
6.3.2	缓冲区的组织与管理	(238)
6.4	I/O任务的完成过程	(242)
6.4.1	设备的分配和设备分配程序	(243)
6.4.2	设备处理程序	(254)
6.5	I/O控制过程	(255)
6.5.1	进程提出I/O请求	(255)
6.5.2	设备分配程序	(255)
6.5.3	设备连接程序	(256)
6.5.4	读程序	(258)
6.5.5	I/O进程及I/O操作的实现	(260)
6.6	UNIX中的设备管理	(260)
6.6.1	块设备管理	(261)
6.6.2	块设备管理所用的数据结构	(262)
6.6.3	缓冲区管理	(265)
6.6.4	RK-05磁盘管理	(274)

6.6.5 对外接口	(281)
习题	(291)
第七章 文件系统	(293)
7.1 概述	(293)
7.1.1 文件系统的引入	(293)
7.1.2 文件、文件种类及文件系统	(295)
7.1.3 文件系统要解决的问题	(297)
7.2 研究文件的两种观点—文件的组织形式	(298)
7.3 逻辑文件结构及存取方法	(298)
7.3.1 逻辑文件结构	(298)
7.3.2 存取方法	(300)
7.4 物理文件结构	(303)
7.4.1 各种文件存储设备	(303)
7.4.2 物理文件结构	(311)
7.5 文件目录及目录结构	(315)
7.5.1 文件的组成成分	(316)
7.5.2 文件目录	(317)
7.5.3 活动文件目录	(318)
7.5.4 文件目录结构	(318)
7.6 外存空间的管理	(326)
7.7 文件的共享、保护与保密	(328)
7.8 <i>UNIX</i> 文件系统	(330)
7.8.1 <i>UNIX</i> 文件系统概况	(330)
7.8.2 <i>UNIX</i> 文件的目录结构	(330)
7.8.3 <i>UNIX</i> 的盘空间管理	(339)
7.8.4 活动索引结点表的管理	(346)
7.8.5 索引结点的分配与释放	(348)
7.8.6 <i>UNIX</i> 文件的使用及命令处理	(350)
习题	(385)

第八章 分时系统、实时系统与分布式系统	(387)
8.1 分时系统	(387)
8.1.1 分时系统的引入	(387)
8.1.2 分时系统的构成	(388)
8.1.3 分时系统的工作原理	(389)
8.1.4 分时系统的实现	(391)
8.2 实时系统	(391)
8.2.1 实时控制系统	(391)
8.2.2 实时信息处理系统	(392)
8.2.3 实时系统的特点及对它的要求	(394)
8.3 实时时钟及其管理	(396)
8.3.1 实时时钟	(396)
8.3.2 时钟命令及命令处理程序	(397)
8.3.3 时钟中断处理程序	(400)
8.4 分布式操作系统.....	(403)
8.4.1 什么是分布式计算机系统	(403)
8.4.2 分布式操作系统设计特点	(405)
习题.....	(410)
第九章 系统初启和操作系统的移植	(411)
9.1 系统自荐、系统初启和系统生成	(411)
9.1.1 PC-DOS的系统初启	(412)
9.1.2 UNIX的系统初启.....	(414)
9.1.3 系统生成	(416)
9.2 操作系统的移植	(417)
9.2.1 基本概念	(417)
9.2.2 移植的基本条件	(418)
9.2.3 操作系统的移植过程	(419)
习题.....	(420)
参考资料.....	(420)

第一章 概 述

1.1 为什么要操作系统

1.1.1 什么是系统

所谓“系统”，是指为了达到某种目的而把相互间具有有机联系的各部件结合起来所组成的整体。“系统”这一概念，在我们的周围大量存在着。一般来说，一个系统有如下特点：

(一)有特定的目的——设置一个系统是要该系统完成一定的任务，它的存在具有明确的目的性。

(二)系统由多个成分所组成——每个系统，必须由许多子系统构成，这些子系统就是系统的组成成分。系统完成的任务不同，组成系统的成分亦各不相同。

(三)各组成成分相互联系，完成各自特定的功能——组成系统的各子系统，具有各自的功能，为了实现整个系统的功能，各组成成分之间必须相互协调和配合。

(四)有输入、有输出。

(五)系统在一定的环境下工作。

毫无例外，操作系统也具有一般系统的上述特点，也是为一定的目的而设置的，它也由相互联系的、具有各自特定功能的若干成分所构成。

在今天的计算机系统中，从巨型机到小型的个人计算机，都配置了相应的操作系统。然而，早期的计算机，是没有配置操作系统的。

1.1.2 早期的计算机系统

计算机系统通常由中央处理机（CPU）、主存储器 and 外部设备（一般把中央处理机和主存以外的设备，统称为外部设备）三个基本部件所组成。早期的计算机系统以CPU为中心，这三个部件是按照图1-1的方式联接的。

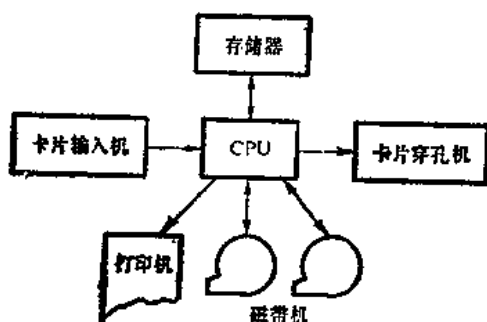


图 1-1 早期的计算机系统

早期的计算机系统，不配有任何有助于用户的程序，它只给用户提供指令系统的原始功能，故常称之为裸机。当时，人们是通过操纵计算机上一系列复杂的开关来使用计算机的，这样，使用计算机便成为少数计算机行家的事了。

早期的计算机系统，是一个单用户独占的单道程序系统，系统中的各设备是串行工作的，我们不妨把整个计算机系统看作一支乐队，把各部件好比各种乐器，这些乐器只能挨个地表演独奏（串行工作），这支乐队的指挥，则相当于系统中运行的那道程序。若运行的是一道算题程序，当该程序在进行计算时，各台I/O设备是停止工作的；当该程序需要输入输出时，CPU必须停止工作而等待输入输出完毕。这种工作方式存在以下问题：当一个用户程序在运行期间，系统的全部资源为该用户程序所独占。另外，由于设备的串行工作，使得在CPU执行计算时，任一台I/O设备不能工作而处于空闲状态，而且，任一台I/O设备工作时，系统中其余各台I/O

设备也均不能工作，故 I/O 设备的利用率极低。同时，当任一台 I/O 设备工作时，CPU 必须等待输入/输出的完成而出现空等现象，使 CPU 的利用率也极低。例如，有两个用户要求运行他们各自的作业 A 和 B，若作业 A 先运行，A 运行 0.2 秒后，需用 0.6 秒的时间将运行结果送入磁盘，待作业 A 运行完毕，接着由作业 B 运行，它也运行 0.2 秒，然后用 1 秒的时间把结果打印输出，如图 1-2 所示。可见，完成 A、B 两个作业，共需 2 秒，然而 CPU 却只工作了 0.4 秒，其余 1.6 秒都处于空等状态，CPU 的利用率只有 20%。我们知道，I/O 设备的速度比中央处理机的速度慢得多，例如，从纸带输入机上输入一个字符，要花 1 ms 时间，而 CPU 接收这个字符，并把它存放好，可能只要花 10 μ s 或更少的时间，因此，在 1 ms 时间里，中央处理机只工作了 10 μ s，占整个时间的 1%，CPU 有 99% 的时间都处于空等状态。尤其在电子技术发展很快的今天，CPU 运算速度不断提高、外设的种类和数量愈来愈多，各种 I/O 设备与 CPU 之间在速度上不匹配的矛盾更为明显，更加不能容忍了。

如何提高中央处理机与外部设备的效率呢？解决办法之一是采用中断系统。例如，要输出打印一批数据时，CPU 首先把要输出的数据存放在一个缓冲区中，接着通过执行一条输出命令，将缓冲区中的第一个数据送到输出接口，并通知打印机：“有数据，请输

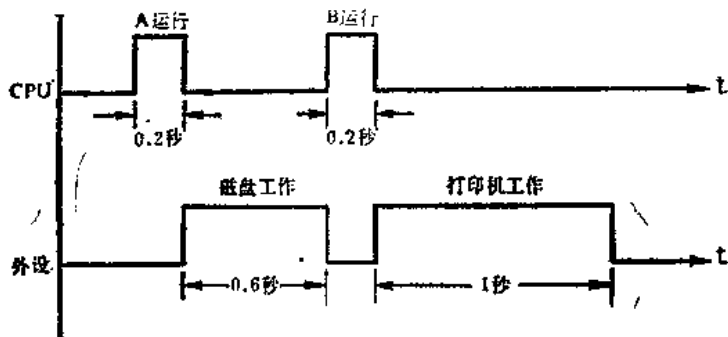


图 1-2 CPU 与外部设备串行工作

出”，然后，主机便可以去做其它的工作，而打印机接到通知后，便作好准备，并向主机发回一个信号，表示“已准备好，可以输出”。于是将数据线上的数据送入打印机缓冲寄存器中进行输出打印，然后向CPU发出中断，请求打印下一个数据，此时，CPU暂停原来的工作，将缓冲区中的下一个字符交给打印机后，便返回到被中断处继续它原来的工作，而不空等了。当打印机打印完一个数据后，又产生中断，如此重复，直到把缓冲区中的数据全部打印完为止。

中断引入后，虽然使主机和外部设备可以重叠工作，提高了CPU的利用率，但是，I/O操作仍由CPU来控制，I/O设备每输入或输出一个字符，都要产生中断而打扰CPU的工作，故CPU的利用率提高有限。例如，要传输1000个字符，外部设备要向CPU发1000次中断，相应地，CPU要作1000次中断处理，然而，其中只有最后一次中断处理，才是作传输结束的处理工作，其余999次，都是用于传输下一个字符。可见，以CPU为中心的计算机体系结构的效率低，速度慢，而且人机联系既直接又密切。若能做到在I/O设备把这1000个字符传送完毕后，才向CPU发中断，那么，CPU仅在一批信息传输结束时，才作结束处理，这将会进一步提高CPU的效率。

1.1.3 具有I/O通道的计算机系统

由于I/O设备与CPU的工作速度相差悬殊，出现了CPU等待I/O传输的现象，虽然引入了中断，收效并不显著。为了使CPU摆脱忙于应付I/O中断处理的局面，进一步提高计算机系统的并行性，在硬件上引进了I/O“通道”部件。

I/O通道又叫做I/O处理机，它实际上是一台能力只限于专门控制I/O设备进行输入输出的小型计算机，它独立于主机而工作，在计算机系统中，它处于主存和外部设备之间，把主机与外部设备联系起来，构成了如图1-3所示的计算机系统。现代的计算机系统，都配置了I/O通道。

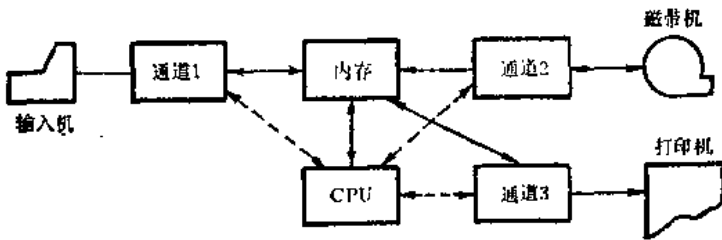


图 1-3 具有 I/O 通道的计算机系统

I/O 通道有自己的指令系统和一些寄存器，其指令称为通道指令或通道控制字，它和中央处理机共享同一内存，来存放通道指令和有关信息。当需要 I/O 传送时，将欲传输的信息放入缓冲区后，CPU 根据 I/O 要求形成由通道指令组成的通道程序（I/O 程序），然后通过“启动外设”指令，启动通道执行通道程序，这时，通道便独立于主机而工作，把内存缓冲区中的信息输出到某一 I/O 设备，只有通道把这批信息传送完毕，通道才向 CPU 发出中断，报告这批信息传输结束。有了通道后，CPU 只在需要时，通知某一通道，要求传输信息，该通道接到通知后，便自行与内存打交道，控制 I/O 设备进行 I/O 操作。在此过程中不再需要中央处理机，实现了中央处理机与外部设备并行工作，外部设备与外部设备之间并行工作。其工作过程示图 1-4。

图中表示，当 CPU 执行到时间 t_1 时，向通道 1 发出启动 I/O 命

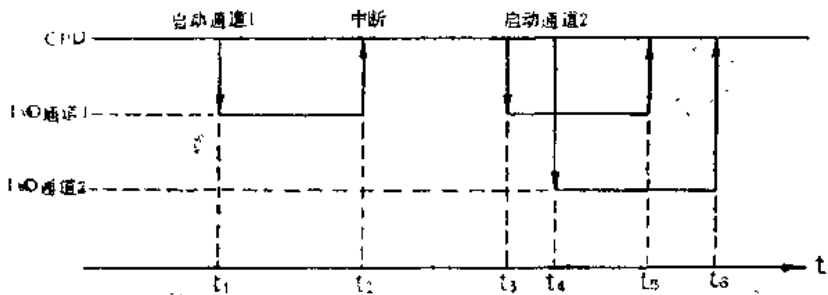


图 1-4 CPU 与外设并行工作

令，通道1开始工作，在时间 t_2 ，通道1向CPU发中断，表示一批信息传输结束，在 t_1 到 t_2 这段时间里，CPU与通道1所控制的I/O设备并行工作。同样，在 t_4 ，CPU向通道2发启动I/O命令，通道2开始工作，在 t_5 ，通道2所控制的I/O设备工作结束，在 t_4 到 t_5 这段时间内，通道1和通道2所控制的I/O设备并行工作，显然，CPU也与它们并行工作。

有了通道后，使CPU与外设的关系疏远了，并以存储器为中心的结构取代了以CPU为中心的结构，由于主机与I/O设备之间可以并行工作，从而减少了中央处理机等待I/O传输的停顿时间，解决了慢速I/O设备与快速CPU之间速度不匹配的矛盾，大大提高了计算机系统的效率。但是，这样的系统中只运行一道作业，即使有了通道，上述的优越性仍体现不出来，计算机系统的资源，还是得不到充分利用的，这是因为，当这道程序由于等待I/O设备传输完成，或发生错误时，处理机因无事可作只好空等，如图1-4中的 t_1 到 t_2 这段时间里，由于CPU等待I/O设备传输完成，便无事可做。然而事实上，外部设备是否工作，是由用户程序中的输入输出要求来决定的，而用户的I/O要求，在整个运行过程中是不均匀的，以计算为主的程序（*computer bound*），要进行大量的计算，而输入/输出要求却很少，该程序运行期间，I/O设备几乎闲置；反之，以I/O为主（*I/O bound*）的程序，在运行的过程中却频繁地提出输入输出要求，而计算却很少，CPU利用率不高。为了充分发挥计算机系统各组成部分的作用，提高其利用率，人们提出了在主机等待I/O设备传输时，去运行另一道程序的设想，引入了多道程序设计。

1.1.4 多道程序设计及操作系统的引入

所谓多道程序，就是在内存中同时存放（驻留）着一个以上的彼此无关的程序，当系统中只有一台处理机时，任一时刻，只有一道程序可以被执行，若被执行的那道程序，由于某种原因不能继续