

半导体器件手册

# 微机外设LSI手册

[日] CQ出版社 著

庞振泰 王采斐 屈宗明 译



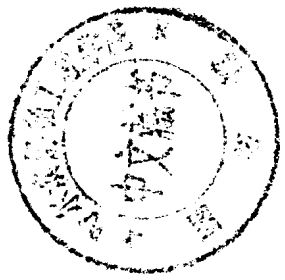
清华大学出版社

405568

半导体器件手册

# 微机外设 LSI 手册

[日] CQ 出版社 著  
庞振泰 王采斐 屈宗明 译



清华大学出版社

# (京)新登字 158 号

## 内 容 简 介

本手册为《半导体器件手册》中的一册,它收集了各种使用频度较高的微机外设大规模集成电路,其中包括总线仲裁器、总线缓冲器、总线控制器、复位控制器、时钟发生器、DMA 控制器、软/硬盘控制器、GPI 控制器、中断控制器等以及 ISDN、LAN、PIO、SCSI、SIO/SPC 控制器,对每种器件给出了特征、方框图及每个引脚的功能。

这套手册的特点是:内容新(编译自国外 1995 年版本最新资料);实用性强(附有实用性参数应用电路图);应用范围广(可广泛用于电子、通信、计算机、国防工业及家用电器等多个技术领域);查阅方便(提供有众多厂商产品规格的一览表和优选产品详细规格)。

手册读者以工程技术人员为主,亦可作为科研人员及大专院校教师和学生参考用书。

## 图书在版编目(CIP)数据

微机外设 LSI 手册/庞振泰等编译. —北京:清华大学出版社, 1996

ISBN 7-302-02423-5

I. 微… II. 庞… III. 大规模集成电路-微型计算机-外部设备-手册 IV. TP360.34-62

中国版本图书馆 CIP 数据核字(96)第 25241 号

## 图 字: 01-96-0505 号

'95 SAISHIN HANDOUTAI KIKAKUHYOU SERIES

('95 SAISHIN MICROCOCOMPUTER SHUUHEN LSI

KIKAKUHYOU)

© (CQ PUBLISHING CO., LTD.) 1995

Originally published in Japan in 1995 CQ PUBLISHING CO., LTD..

Chinese translation rights arranged through TOHAN CORPORATION, TOKYO.

出版者: 清华大学出版社(北京清华大学校内,邮编 100084)

印刷者: 清华大学印刷厂

发行者: 新华书店总店北京科技发行所

开 本: 787×1092 1/16 印张: 25.75 字数: 656 千字

版 次: 1997 年 1 月 第 1 版 1997 年 1 月 第 1 次印刷

书 号: ISBN 7-302-02423-5/TN·1223

印 数: 0001—3000

定 价: 42.00 元

## 序

本手册是依据社会需求,优选出版的系列手册之一。该系列手册的内容,目前包括了电力与工业用半导体器件、光电显示器件、光电接口器件、CMOS 器件、线性 IC 手册(分别以模拟 IC 和放大用 IC 两部分出版)、A-D/D-A 转换器、微机外设 LSI 及视频信号处理用 IC 等部分。

本手册是依据日本 CQ 出版社出版的《半导体器件手册》1995 年版本中的一个分册编译而成。编译工作中得到了中国科学院自动化研究所科技委的支持和帮助。主要编译工作人员为庞振泰、王采斐、屈宗明。另外,徐起年及中国科学院自动化所科技委其他有关同仁亦协助做了大量有益工作,在此一并致谢。

由于编译人员水平所限,手册中缺点和错误在所难免,殷切希望广大读者批评指正。

译者

1996 年 9 月于北京中国科学院自动化所

## 原版前言

本手册载入了微型计算机外设使用的各种 IC 和 LSI 的规格。

在设计微机系统时,除核心的 CPU 外,还使用许多外围设备,在这些外围设备中,一般把在 CPU 控制下,CPU 和外围输入输出机器之间、代替程序输入输出功能、有效地进行数据交换的器件称为外设 LSI。

外设 LSI 种类非常多,大多数外设 LSI 由与之连接的 CPU 控制,因此配备了与主机 CPU 尽可能易于进行数据交换的信号线。根据连接的 CPU 的型号,称某某系列。还有一些特殊的外设控制用 LSI,可与任何 CPU 连接。

此外,由于 CPU 和外设的多样化,出现了很多外设 LSI,不管微机系统设计规模大小如何,选择最合适的外设 LSI 与选择 CPU 一样,起很重要的作用。因此,本手册从很多的外设 LSI 中,选择并载入了使用频率比较高的 LSI 系列和专用控制 LSI。

选择外设 LSI 最关键的是了解 LSI 所具有的功能和电气特性,为此,本手册把了解 LSI 功能必需的方框图及引脚功能作为重点载入。另外,LSI 的引脚连接可由引脚的输入输出功能一目了然,也可从检查电路图来了解。

外设 LSI 发展迅速,逐年向大规模、高功能方向发展,为此,不可能把所有的特性和使用方法列入本手册,详细的数据请参考厂商的说明书。

# 目 录

● 微机外设LSI手册使用说明	4
● 载入IC及第二供货源一览表	8
● 关联IC一览表	20
● 规格一览表	27
● BSAB(总线仲裁器)	28
● BSBF(总线缓冲器)	36
● BSCN(总线控制器)	48
● CF(复合控制器)	70
● CG(时钟发生器)	100
● CRTC(CRT和图形控制器)	116
● CTC(计时器/计数器)	134
● DMAC(DMA控制器)	142
● FDC(软盘控制器)	160
● GPIB(GPIB控制器)	186
● HDC(硬盘控制器)	190
● INT(中断控制器)	202
● ISDN(ISDN控制器)	212
● LAN(LAN控制器)	226
● PIO(并行I/O控制器)	250
● RTC(实时时钟)	278
● SCSI(SCSI控制器)	304
● SIO/SPC(串行通信控制器)	332

## 微机外设LSI手册使用说明

本手册重点载入了中断控制器、DMA控制器等支持CPU功能的LSI、接口LSI及外设控制LSI，但略去了A-D、D-A转换及特殊的通信用控制器(如交换机用控制器，局域网控制器等)。

收录的外设LSI大多属于6800/68000、8085A/8086、Z80系列，这些产品很多属于第二供货源，很多产品性能高于原品，所以有时使用原品以外的数据和略称。

生产外设LSI的厂家很多，这里不可能全部收入。本手册的资料中68系列以Motorola、日立产品为主，85系列以富士通为主，Z80系列以Zellog、东芝为主。

### 内容说明

#### (1) 引脚连接

给出元件的引脚配置图，当有DIP、PLCC、QFP等多种封装时，以DIP作为代表给出配置图，图中以箭头表示数据输入和输出。

#### (2) 特征

逐条说明该元件的功能和特性，至于外形、功耗和工艺则随型号不同而异，并在一览表中注明，这里不再重复。

#### (3) 方框图

给出各外设的内部框图，为了解元件内部功能，分别给出了内部寄存器、电路方框图，并表示出它们之间的连接关系。

#### (4) 极限参数

这是指使用IC时为保证可靠性和寿命，不能超过的绝对最大额定参数值。

- 1) 电源电压( $V_{CC}$ 或 $V_{DD}$ ): 电源端子和地之间能施加的最大电压范围。
- 2) 输入电压( $V_{IN}$ ): 除电源端子以外的输入端子上能施加的最大电压范围。
- 3) 功耗( $P_D$ ): 每个封装的最大允许功耗。
- 4) 工作温度( $T_{OPR}$ ): 工作温度范围。
- 5) 保存温度( $T_{STG}$ ): 库存温度，以保证在加电压后能保持规定的特性。

(5) DC特性

IC在静态下的各种特性。

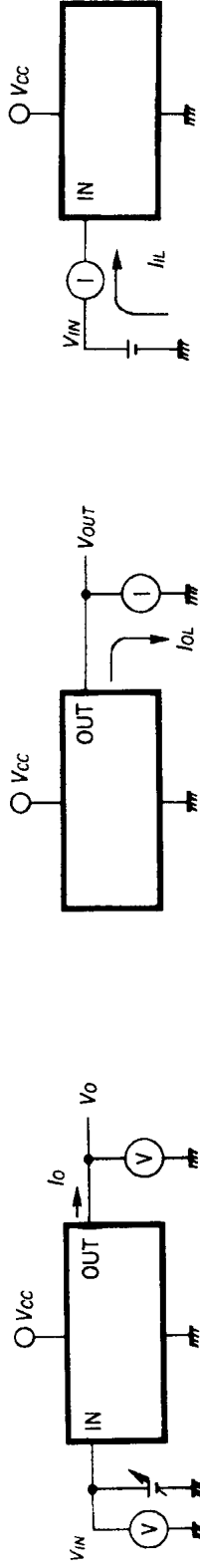
- 1) 低电平输入电压( $V_{IL}$ ): IC判定为“L”电平的输入电压, 不能超过最大值。
- 2) 高电平输入电压( $V_{IH}$ ): IC判定为“H”电平的输入电压, 不能小于最小值。
- 3) 低电平输出电压( $V_{OL}$ ): IC输出“L”电平时的输出电压, 即输出电流为 $I_{OL}$ 时的电压值, 不能超过最大值。
- 4) 高电平输出电压( $V_{OH}$ ): IC输出“H”电平时的输出电压, 即输出电流为 $I_{OH}$ 时的电压值, 不能小于最小值。
- 5) 输出漏电流( $I_{OL}$ ): 三态输出(总线等)时, 在输出浮动状态使端子处于 $V_{OUT}$ 电压时的漏电流值。
- 6) 输入漏电流( $I_{IL}$ ): 输入电压为 $V_{IN}$ 电平时流入输入端的电流。
- 7) 输入电容( $C_{IN}$ ): 输入端子上能连接的最大电容值。
- 8) 输出电容( $C_{OUT}$ ): 输出端子上能驱动的最大电容值。

(注) 关于DC特性, 有时各端子特性不同, 这时, 如果具有TTL输入输出特性的端子, 则优先记入这个端子的数值, 但如果所有端子为CMOS输入输出特性, 则记入多数端子的特性值。

(6) 端子功能

即各端子所起的作用, 记入的内容用于了解IC具有的功能, 没有说明内含寄存器的种类及使用方法等, 因此, 关于初始方法, 编程等详细信息请参考各厂商提供的Programming手册。

<图1> DC特性的测定电路



(a)  $V_{IH}$ ,  $V_{IL}$ ,  $V_{OH}$ ,  $V_{OL}$

(b)  $I_{OL}$

(c)  $I_{IL}$



### 型号索引一览表说明

- (1) **型号名**  
表示厂商规定的IC型号。
- (2) **适配CPU**  
表示适配的CPU, 用以下记号表示:  
 1... 表示适配8080A, 8085A系列  
 2... 表示适配8086, 80186, 80286系列  
 3... 表示适配Z80系列  
 4... 表示适配6800系列  
 5... 表示适配V Series系列  
 6... 表示适配Z 8000系列  
 7... 表示适配68000系列  
 8... 表示适配80386/80486系列  
 All ... 表示适配通用型  
 对于其它特殊用途, 记入CPU名。
- (3) **工作速率**  
需要时钟输入的IC, 用输入时钟速率的最大值表示; 不需时钟输入的IC, 读写脉冲宽度用延迟时间(Setup延迟时间)表示。
- (4) **消耗电流**  
同一型号的IC, 若存在不同工作速率的类型, 则用“/”加以区别。
- (5) **工艺**  
指各IC的最大消耗电流, 用mA表示, 若产品目录中只给出功耗(W), 用工作电压换算成电流值。
- (6) **封装(外形)**  
表示IC制造工艺, 产品目录中记为CHMOS、HMOS时(如Intel公司), 按原样记入本手册; 双极型时, 略记为BIP。  
优先给出DIP封装, 若没有DIP封装, 则给出FP(或QFP), PLCC封装等。

(7) 输入输出电平

产品目录中即使标有TTL电平的器件，其DC特性中高电平输入电压( $V_{IH}$ )为2.0V至2.7V不等。本手册中的 $V_{IH}$ 以通常TTL的 $V_{OH}$ 为标准(2.4V)， $V_{IH}$ 为2.4V以下者归为TTL电平。

此外，输入输出端中TTL电平和CMOS电平都有时，都归为TTL电平，所有端子均为CMOS电平时才归为CMOS电平。

(10) 厂家

- |   |                               |                                       |
|---|-------------------------------|---------------------------------------|
| ▶ ADAPTEC : Adaptec Inc.                    | ▶ INTS : GE Intersil          | ▶ SHAP : シヤープ                         |
| ▶ ALTERA : Altera Corp.                     | ▶ MATUSTA : 松下電子工業株           | ▶ SIEMENS : Siemens                   |
| ▶ AMCC : Applied Micro Circuits Corporation | ▶ MITU : 三菱電機                 | ▶ SIGNE : Signetics                   |
| ▶ AMD : Advanced Micro Devices              | ▶ MOT : Motorola              | ▶ SL : Silicon Logic Inc.             |
| ▶ AMPE : Ampère (株)アンペール                    | ▶ NCR : NCR                   | ▶ SM : Standard Microsystems          |
| ▶ AMD : Advanced Micro Devices              | ▶ NEC : 日本電気                  | ▶ SONY : ソニー                          |
| ▶ ASAHI : 旭化成マイクロシステム                       | ▶ NS : National Semiconductor | ▶ SSI : Silicon Systems Inc.          |
| ▶ AUSTEK : Austek Microsystems              | ▶ OKI : 沖電気工業                 | ▶ STAC : Stac Electronics Inc.        |
| ▶ CHIPS : Chips and Technologies, Inc.      | ▶ PLX : PLX Technology Corp.  | ▶ THOM : Thomson Semiconductors       |
| ▶ CIRRUS : Cirrus Logic, Inc.               | ▶ RCA : RCA                   | ▶ TI : Texas Instruments              |
| ▶ DALLAS : Dallas Semiconductor             | ▶ RICO : リコー                  | ▶ TOSI : 東芝                           |
| ▶ EPSON : セイコー・エプソン                         | ▶ ROHM : ローム                  | ▶ UMC : United Microelectronics Corp. |
| ▶ FUJI : 富士通                                | ▶ SAMSUNG : 三星電子              | ▶ VLSI : VLSI Technology              |
| ▶ HARR : Harris                             | ▶ SANYO : 三洋電機                | ▶ WD : Western Digital                |
| ▶ HITA : 日立製作所                              | ▶ SEIKO : セイコー電子              | ▶ ZILOG : Zilog                       |
| ▶ INTEL : Intel                             |                               |                                       |

( 日本国内的一些厂商问询处, 见书后附页 )

### 载入IC及第二供货源一览表

型号	页	适配CPU	原型号	工作速度	供电电源	工艺	外形	分类	输入输出	特征	公司
82077	*176	ALL	82077	24MHz	50 CMOS	PLCC68	PLCC68	FDC	TTL	P/C/A/T、P/S/2 用F D控制器, 250Kbit/s~1Mbit/s 数据分离线	INTEL
8212	*260	1, 2	8212	15ns	130 NMOS	DIP24	DIP24	P10	TTL	8位数据寄存器缓冲器, 3 芯输出	INTEL
8216/8226	*262	1, 2	8216	30/25ns	130 NMOS	DIP16	DIP16	P10	TTL	8位数据总线缓冲器/驱动器, 8 芯输出	INTEL
82288	50	1, 2	82288	6/8/10MHz	120 HMOS	DIP20	DIP20	BSCN	TTL	多总线兼容, 8 0 2 8 6 用系统总线控制器	INTEL
82303	*64	8	82303	20MHz	180 CHMOS	QFP100	QFP100	CF	TTL	与 8 2 3 0 4、8 2 0 7 7 组合使用的局部通道支持芯片	INTEL
82304	*86	8	82304	20MHz	180 CHMOS	QFP132	QFP132	CF	TTL	与 8 2 3 0 3、8 2 0 7 7 组合使用的局部通道支持芯片	INTEL
82307	*64	2, 8	82307	20MHz	180 CMOS	FP182	FP182	BSCN	TTL	P/S/2 系统用的DMA/通道仲裁控制器	INTEL
82308	*56	2, 8	82308	20MHz	180 CMOS	FP100	FP100	BSCN	TTL	通道总线控制器, 与 8 2 3 0 9 并用	INTEL
82309	*58	2, 8	82309	20MHz	180 CMOS	FP100	FP100	BSCN	TTL	通道地址总线控制器, 内含DRAM控制器	INTEL
82347	*68	8	82347	20MHz	40 CHMOS	QFP80	QFP80	CF	TTL	P C 外用电源控制器	INTEL
82357	*90	8	82357	33MHz	200 CHMOS	FP132	FP132	CF	TTL	与EISA DMA 周期兼容, 内含总线仲裁器和中断控制器	INTEL
82374	*46	2, 8	82374	33.3MHz	CMOS	QFP208	QFP208	B5BF	TTL	支持EISA 系统功能, 与 8 2 3 7 5 组合使用可选择P C I 总线	INTEL
82375	*34	2, 8	82375	33.3MHz	CMOS	QFP208	QFP208	B5AB	TTL	P C I 局部总线和EISA 总线间桥接用总线仲裁器	INTEL
8237A/-4/-5	152	1, 2	8237	320/230/200ns	150 NMOS	DIP40	DIP40	DMAC	TTL	4 个独立的DMA 通道, 可级联连接	INTEL
8243	*264	ALL	8243	700ns	100 NMOS	DIP24	DIP24	P10	TTL	MCS 4 8 的I/O 扩展器, 4 个4位I/O口	INTEL
82433	*62	Pentium	82433	66MHz	CMOS	QFP160	QFP160	BSCN	TTL	具有64位的DRAM 接口和P C I 连接功能的局部总线加速器	INTEL
82434	*64	Pentium	82434	66MHz	CMOS	QFP208	QFP208	BSCN	TTL	具有SRAM Cache和DRAM 主存的控制功能和P C I 控制功能的存储总线控制器	INTEL
8251A	*364	1, 2	8251	3.125MHz	100 NMOS	DIP28	DIP28	S10	TTL	同步异步工作, 全双工缓冲器方式	INTEL
8253/-5	*138	1, 2	8253	2.6MHz	140 NMOS	DIP24	DIP24	CTC	TTL	内含3个预置型16位计数器	INTEL
8254/-2/-5	138	1, 2, 8	8253	8/10/5MHz	170 HMOS	DIP24	DIP24	CTC	TTL	内含3个16位计数器, 6种可编程计数器方式	INTEL
8255A/-5	*266	1, 2	8255	300ns	120 NMOS	DIP40	DIP40	P10	TTL	8位3口, 生成Handshake信号, 发生中断	INTEL
8256AH	*92	1, 2	8256	1/2/3/5MHz	160 CMOS	DIP40	DIP40	CF	TTL	内含5个计数器/定时器, 2个并行I/O口, 1个UART	INTEL
82588	*234	2, 8	82588	8MHz	400 HMOS	DIP28	DIP28	LAN	TTL	CSMA/CD LAN 控制器, 高速方式时速率为20Mb/s	INTEL
82590	*234	2, 8	82588	16MHz	100 CMOS	DIP28	DIP28	LAN	TTL	CSMA/CD LAN 控制器, 高速方式时速率为20Mb/s	INTEL
82593	*234	2, 8	82588	20MHz	80 CHMOS	DIP28	DIP28	LAN	TTL	CSMA/CD LAN 控制器, 高速方式时速率为20Mb/s	INTEL
8259A/-2/-8	*210	1, 2	8259	235/160/420ns	85 NMOS	DIP28	DIP28	INT	TTL	8个优先级, 级联时最多控制64级	INTEL
8272	176	ALL	765	4/8MHz	120 HMOS	DIP40	DIP40	FDC	TTL	可同时进行4台F D, 与IBM 格式兼容	INTEL
8279	*270	1, 2	8279	2/3.125MHz	120 NMOS	DIP40	DIP40	P10	TTL	键盘/显示接口, 16位显示	INTEL
8282/8283	*40	ALL	8282/83	45/40ns	160 BIP	DIP20	DIP20	B5BF	TTL	8位寄存器, 8 2 8 2 为不反相型, 8 2 8 3 为反相型	INTEL
8286/8287	*42	ALL	8286/87	30/22ns	160 BIP	DIP20	DIP20	B5BF	TTL	8位总线收发器, 8 2 8 6 为不反相型, 8 2 8 7 为反相型	INTEL
8288	52	1, 2	8288	10MHz	230 BIP	DIP20	DIP20	BSCN	TTL	多总线兼容, 在8 0 8 6 MAX方式下使用	INTEL
8289/-1	*30	2	8289	8/10MHz	145 BIP	DIP20	DIP20	B5AB	TTL	多总线兼容, 可有4种方式	INTEL
82C284	104	2	82C284	8/10/12.5MHz	75 CHMOS	DIP18	DIP18	CG	TTL	附复位, READY 输入	INTEL
82C288	50	1, 2	82288	8/10/12.5MHz	75 CHMOS	DIP20	DIP20	BSCN	TTL	多总线兼容, 8 0 2 8 6 用系统总线控制器	INTEL
82C37A-5	152	1, 2	8237	200ns	10 CMOS	DIP40	DIP40	DMAC	TTL	4个独立的DMA 通道, 可级联连接	INTEL
82C54/-2	138	1, 2, 8	8253/4	8/10MHz	20 CHMOS	DIP24	DIP24	CTC	TTL	内含3个16位计数器, 6种可编程计数器方式	INTEL
82C55A	266	1, 2	8255	8MHz	10 CMOS	DIP40	DIP40	P10	TTL	8位3口, 生成Handshake信号, 发生中断	INTEL
82C59A-2	210	1, 2	8259	160ns	85 CMOS	DIP28	DIP28	INT	TTL	8个优先级, 级联时最多控制64级	INTEL
82C765	176	ALL	765	24MHz	20 CMOS	DIP48	DIP48	FDC	TTL	与IBM 格式兼容, 内含24MHz 晶振电路	CRIPS
82C84A/-5	106	2	8284	8/5MHz	10 CHMOS	DIP18	DIP18	CG	TTL	附复位, READY 输入	INTEL

型号	页	适配CPU	原型号	工作速度	消耗电流	工艺	外形	分类	输入输出	特 征	公司
82C88	52	1, 2	8288	8MHz	10	CMOS	DIP20	BSCN	TTL	多总线兼容, 在 8086 MAX方式下使用	INTEL
86C960	#60	80960	85960	25MHz	50	CMOS	DIP28	BSCN	TTL	是 80960 的存储器 I/O 用总线控制器, 可用串行线擦除或一次性编程	INTEL
A859C80	306	ALL	5380	60ms	10	CMOS	DIP48	SCSI	TTL	异步 1.5 MByte/s 传送速率, 内含奇偶校验发生器	AMD
A859C4LV	#330	ALL	5394	25MHz	25	CMOS	FP100	SCSI	CMOS	与 5394 兼容, 可 3.3V 工作的 SCSI 控制器	AMD
A87990	230	ALL	7990	10MHz	270	NMOS	DIP48	LAN	TTL	符合以太网规范的 LAN 控制器, 内含 DMA 功能	AMD
A879C30	#214	ALL	7990	12.288MHz	50	CMOS	DIP40	ISDN	TTL	ISDN 数字用户进入用控制器, 内含用于 DTMF、CODEC 等的音频处理器	AMD
A879C32	#216	ALL	7992	12.288MHz	50	CMOS	DIP40	ISDN	TTL	ISDN 数字用户进入用控制器, 作 B-D 通道的控制	AMD
A879C30	#230	ALL	7990	10MHz	50	CMOS	DIP48	LAN	TTL	符合以太网规范的 LAN 控制器, 内含 DMA 功能	AMD
A879C900	#282	ALL	79900	20MHz	300	CMOS	PLCC84	LAN	TTL	第二代以太网控制器, 适配 10BASE-5, 10BASE-2, 10BASE-T	AMD
A88255A	266	1, 2	8255	300ns	120	NMOS	DIP40	PIO	TTL	8 位 3 口, 生成 Handshake 信号, 发生中断	AMD
A88259A	210	1, 2	8259	235/160ns	85	NMOS	DIP28	INT	TTL	8 个优先级, 突发时最多控制 64 级	AMD
A89517A/8237A	152	1, 2	8237	4/5MHz	150	NMOS	DIP40	DMAC	TTL	4 个通道, 4 种传送方式, 附自动初始化功能	AMD
A895C75	#274	ALL	9575	12.5MHz	70	CMOS	PLCC84	PIO	TTL	内含字型和 VRAM 控制电路的光栅打印用控制器, 可编程, 可读出通道状态	AMD
B018410	158	3	280DMA	400/250ns	200	NMOS	DIP40	DMAC	TTL	2 口 8 位双向输入输出, 可按位/字节为单位处理	ROHM
B018420	275	3	28QPIO	2.5/4.0/6.0MHz	100	NMOS	DIP40	PIO	TTL	内含 4 个独立的 8 位计数器	ROHM
B018430	140	3	28QTC	400/250/165ns	120	NMOS	DIP28	CIO	TTL	内含 2 口, 可同步/异步, 可适配 HDLC, SDLC, X.25	ROHM
B018440/S10/0	374	3	28Q510	2.5/4.0/6.0MHz	100	NMOS	DIP40	SIO	TTL	内含 2 口, 可同步/异步, 可适配 HDLC, SDLC, X.25	ROHM
B018441/S10/1	374	3	28Q510	2.5/4.0/6.0MHz	100	NMOS	DIP40	SIO	TTL	内含 2 口, 可同步/异步, 可适配 HDLC, SDLC, X.25	ROHM
B018442/S10/2	374	3	28Q510	2.5/4.0/6.0MHz	100	NMOS	DIP40	SIO	TTL	内含 2 个异步口, 4 个接收缓冲器, 2 个发送缓冲器	ROHM
B018470	372	3	28QDART	2.5/4.0/6.0MHz	100	NMOS	DIP40	SIO	TTL	不需由程序作初始化设置, 数据长度可选择为 5、6、7、8 位	RCA
CP6402/C	346	ALL	6402	4MHz	2	CMOS	DIP40	SIO	CMOS	全双工 UART, 内含波特率发生器	RCA
CP65C51	348	ALL	5551	1/2/4MHz	0	CMOS	DIP28	SIO	TTL	6805 用并行总线仲裁器, 用于连接中速异步总线	RCA
CP68HC68S1	#28	4	6868	1MHz	0	CMOS	DIP14	BSAB	CMOS	同步异步工作, 全双工双缓冲器方式	RCA
COM8251A	364	1, 2	8251	320ns	100	NMOS	DIP28	SIO	TTL	Centronics 打印接口, 可直接送至打印机接口	SM
COM82C11	#258	1, 2, 3	8211	20MHz	30	CMOS	DIP40	PIO	TTL	ARCNET 用 LAN 控制器, 支持改良形 token passing 规则	SM
COM9026	#248	ALL	9026	5MHz	350		DIP40	LAN	TTL	ARCNET 用 LAN 控制器, 支持改良形 token passing 规则	SM
COM90C20	246	ALL	9026	5MHz	16	CMOS	DIP40	LAN	TTL	ARCNET 用 LAN 控制器, 支持改良形 token passing 规则	SM
COM90C52	246	ALL	9026	5MHz	30	CMOS	DIP40	LAN	TTL	ARCNET 用 LAN 控制器, 内含 COM9026 和 COM9132 功能	SM
COM90C55	246	ALL	9026	20MHz	10	CMOS	PLCC84	LAN	TTL	ARCNET 用 LAN 控制器, 内含 COM9026/COM9132/COM919 功能和 IBM PC 总线 I/O 电路	SM
CXD1500Q	#78	ALL	1500	25MHz	-	CMOS	FP80	CF	TTL	内含 8284、8254、8255、8259 的复合 LSI	SONY
CAQ71011	106	2, 5	8284	10MHz	30	CMOS	DIP18	OS	TTL	发生 V2.0/V3.0 和外设用时停	SONY
CAQ71051	364	1, 2, 5	8251	8MHz	10	CMOS	DIP28	SIO	TTL	同步异步工作, 全双工双缓冲器方式	SONY
CAQ71054	138	1, 2, 5, 8	8253/4	8MHz	30	CMOS	DIP24	CIO	TTL	内含 3 个 16 位计数器, 6 种可编程计数器方式	SONY
CAQ71055	266	1, 2, 5	8255	160ns	10	CMOS	DIP40	PIO	TTL	8 位 3 口, 生成 Handshake 信号, 发生中断	SONY
CAQ71059	210	1, 2, 5	8259	160ns	9	CMOS	DIP28	INT	TTL	8 个优先级, 突发时最多控制 64 级	SONY
CAQ71071	150	ALL	71071	8/10MHz	30	CMOS	DIP48	DMAC	TTL	4 路 DMA 控制器, 16MB 地址和 64k 传输计数器	SONY
CAQ71082/83	40	ALL	8282/83	40ns	20	CMOS	DIP20	ESBF	TTL	8 位微处理器, 8282 为反相型, 8283 为反相型	SONY
CAQ71086/87	42	ALL	8286/87	40ns	40	CMOS	DIP20	ESBF	TTL	8 位总线收发器, 8286 为反相型, 8287 为反相型	SONY
CAQ71088	52	1, 2, 5	8288	10MHz	20	CMOS	DIP20	BSCN	TTL	多总线兼容, 在 8086 MAX 方式下使用	SONY
CAQ7202D	128	ALL	7220	165ns	70	CMOS	DIP40	CRTC	TTL	内含 1/O FIFO, 可控制外部块存储器	SONY

型号	页	适配CPU	原型号	工作速度	消耗电流	工艺	外形	分类	输入输出	特征	公司
DP8380	306	ALL	5380	100ns	160	CMOS	DIP40	SCSI TTL	异步1.5 MByte/s 传输率, 内含奇偶校验发生器	VLSI	
DP8380	306	ALL	5380	80ns	40	CMOS	DIP40	SCSI TTL	异步1.5 MByte/s 传输率, 内含奇偶校验发生器	NS	
DP8390C	*236	ALL	8390	20MHz	10	CMOS	DIP48	LAN TTL	符合IEEE802.3的CSMA/CD控制器, 与DP8391/8392组合使用, 与NS32490C相同	NS	
DP8393A	*248	ALL	8393A	20MHz	110	CMOS	QFP160	LAN TTL	内含32/16位总线接口的CSMA/CD控制器, 可适配新和转换器	NS	
DP8466A	*198	ALL	8466	25MHz	45	CMOS	DIP48	HDC TTL	带有DMA缓冲器和16位I/O接口, 最高传输率为25Mbps	NS	
DP8477	178	ALL	82077	24MHz	15	CMOS	PLCC68	FDC TTL	P C / A T . P S / 2 用 F D C 控制器, 250kbit/s~1Mbps数据分离器	NS	
DP8480	306	ALL	5380	100ns	4	CMOS	DIP40	SCSI TTL	与NC8380兼容, 高速化、低功耗化, 仅测试方式位的使用方法不同	NS	
DP8570A	*296	ALL	8570	150ns	5	CMOS	DIP28	RTC TTL	内含日历的实时时钟, 可设定0.01~1秒的中断	NS	
DP8571A	296	ALL	8570	150ns	5	CMOS	DIP24	RTC TTL	内含日历的实时时钟, 可设定0.01~1秒的中午	NS	
DP8572A	296	ALL	8570	150ns	5	CMOS	DIP24	RTC TTL	内含日历的实时时钟, 可设定0.01~1秒的中午	NS	
DP8573A	296	ALL	8570	150ns	5	CMOS	DIP24	RTC TTL	内含日历的实时时钟, 可设定0.01~1秒的中午	NS	
EP8821	254	4	8821	1/1.5/2MHz	110	NMOS	DIP40	P10 TTL	内含2个8位I/O口和2个16位计数器/计数器	THOM	
EP8840	134	4	8840	1/1.5/2MHz	140	NMOS	DIP28	CDC TTL	内含3个独立的16位计数器	THOM	
FD17X02	352	4	8850	0.3/1/1.5MHz	105	NMOS	DIP24	SIO TTL	异步串行数据适配器	WD	
FDC72C85	176	ALL	179X	1/2MHz	120	NMOS	DIP40	FDC TTL	I B M 格式, 可用软件指定各项目	SM	
FDC765A-2	176	ALL	765	4/8MHz	10	CMOS	DIP40	FDC TTL	可同查4台F D , 与I B M 格式兼容	SM	
HD146818	276	ALL	146818	1.0MHz	150	NMOS	DIP24	FDC TTL	可同时查4台F D , 与I B M 格式兼容	HITA	
HD8321	254	4	8821	1/1.5/2MHz	6	CMOS	DIP40	P10 TTL	可选3种基准时钟, 数据可用二进制BCD	HITA	
HD83265	*168	ALL	83265	16MHz	40	CMOS	DIP48	FDC TTL	内含2个8位I/O口和2个16位计数器/计数器	HITA	
HD83266	*170	ALL	83266	19.2MHz	40	CMOS	FP64	FDC TTL	20种高性能命令, 内含I B M / E C M A 格式化数据	HITA	
HD8340	134	4	8840	1/1.5/2MHz	10	CMOS	DIP28	CDC TTL	与HD83265软件兼容, 内含驱动器接收器电路和输入输出	HITA	
HD8345	126	ALL	8845	1/1.5/2MHz	10	CMOS	DIP40	CRTC TTL	内含3个独立的16位计数器	HITA	
HD83450	146	7	88450	0.8/1.0/1.2/5MHz	200	CMOS	SDIP64	DMAC TTL	通用C R T C	HITA	
HD83463	*190	7	83463	4/6/8MHz	80	CMOS	DIP48	HDC TTL	与68000总线兼容, 4个DMA通道	HITA	
HD83484	*122	ALL	83484	4/6/8/9.8MHz	100	CMOS	SDIP64	CRTC TTL	内含大容量数据缓存, 数据出错自动校正	HITA	
HD8350	352	4	8850	1.0/1.5/2MHz	5	CMOS	DIP24	SIO TTL	异步串行数据适配器	HITA	
HD8402	346	ALL	8402	8MHz	2	CMOS	DIP40	SIO TTL	不需软件初始化设定, 数据长度可选择为5.6.7.8位	BAR	
HD8445	126	ALL	8845	4MHz	10	CMOS	DIP40	CRTC TTL	通用C R T C	HITA	
HD84480	*376	R16	84540	37MHz	280	CMOS	FP136	CRTC TTL	具有相当于S/2的VGA功能的CRT控制器	HITA	
HD84540	*380	ALL	84541	6MHz	50	CMOS	PG464	SFC TTL	与H16总线兼容的L A P B 系列控制器	HITA	
HD84541	*382	7	84570	16.7MHz	150	CMOS	PLCC34	SFC TTL	实现CCITT的90.X.X.25规定的Layer 2协议, 可用于ISDN的G4 Fun等	HITA	
HD84610	*230	ALL	84610	45ns	2	CMOS	DIP24	RTC TTL	内含2路并行终止同步, 字节同步, 位同步通信的全双工口	HITA	
HD84941	338	ALL	2841	4MHz	150	NMOS	DIP24	SIO TTL	备有计时, 日历功能, 数据总线宽度与8位S R A M 相同	HITA	
HD84950S	*192	ALL	84950	12.3MHz	70	CMOS	PLCC68	HDC TTL	异步全双工工作, 内含波特率发生器, 与SCN2641兼容	HITA	
HD84961	*310	ALL	84951	250/350ns	100	BiCMOS	MP16	SCSI TTL	16位微处理器HD C , 控制部与文件管理部分分离, 高功能化	HITA	
HD84961	*312	ALL	84961	25MHz	-	CMOS	FP80	SCSI TTL	内含驱动器接收器电路, 可异步1.5 MByte/s 传送	HITA	
HD8821	254	4	8821	1/1.5/2MHz	110	NMOS	DIP40	P10 TTL	符合SCSI-2规范, 同步传输能力10M/s, 内含单端接收器	HITA	
HD88210	256	7	88230	8MHz	100	NMOS	DIP48	P10 TTL	内含2个8位I/O口和2个16位计数器/计数器	HITA	

型号	页	适配CPU	原型号	工作速度	消耗电流	工艺	外形	分类	输入输出	特征	公司
HD6840	134	4	6840	1/1.5/2MHz	110	HMOS	DIP28	CTC	TTL	内含3个独立的16位计数器	HITA
HD6844	146	4	6844	1/1.5/2MHz	200	HMOS	DIP40	DMAC	TTL	内含4路,每路有16位的地址寄存器和计数器寄存器	HITA
HD6845	126	ALL	6845	1/1.5/2MHz	200	HMOS	DIP40	CRTC	TTL	通用CRTC	HITA
HD6845S	148	7	6845	4/6/8/10MHz	400	HMOS	SDIP64	DMAC	TTL	与68000总线兼容,4个DMA通道	HITA
HD6845S	126	ALL	6845	1/1.5/2MHz	200	HMOS	DIP40	CRTC	TTL	CRT显示时序3.7MHz	HITA
HD6850	332	4	6850	1.0/1.5MHz	105	HMOS	DIP24	SIO	TTL	异步串行数据适配器	HITA
HD6852	*354	ALL	6852	1.0/1.5MHz	105	HMOS	DIP24	SIO	TTL	同步串行数据适配器	HITA
HM2691	342	ALL	2691	4MHz	20	CMOS	DIP24	SIO	TTL	数据读写可编程序,可异步式全双工通讯	IMTS
HM6402/6403	*345	ALL	6402	1/2/4MHz	2	CMOS	DIP40	SIO	TTL	不需由程序作初始化设定,数据长度可选择为5、6、7、8位	IMTS
INSR250	*360	ALL	8250	3.1MHz	80	HMOS	DIP40	SIO	TTL	UART,内含可编程波特率发生器	NS
INSR250	360	ALL	8250	3.1MHz	10	CMOS	DIP40	SIO	TTL	UART,内含可编程波特率发生器	NS
KS58C80	306	ALL	5380	100ns	20	CMOS	DIP48	SGSI	TTL	异步1.5MByte/s传输率,内含奇偶校验发生器	SAMSUNG
KS68C45S	128	ALL	6845	6MHz	200	CMOS	DIP40	CRTC	TTL	256字符x64行,附光电功能	SAMSUNG
KS82C84	104	2	8284	16MHz	75	CMOS	DIP18	CG	TTL	前置位,READY输入	SAMSUNG
KS82C98	50	1.2	8288	16MHz	75	CMOS	DIP20	BSCN	TTL	多总线兼容,80286用系统总线控制	SAMSUNG
KS82C98A	152	1.2	8287	10MHz	20	CMOS	DIP40	DMAC	TTL	4个通道,所有通道可独立工作	SAMSUNG
KS82C50A	360	ALL	8250	10MHz	6	CMOS	DIP40	SIO	TTL	UART,内含可编程波特率发生器	SAMSUNG
KS82C54	138	1.2, 8	8253/4	8/10MHz	20	CMOS	DIP24	CTC	TTL	内含3个16位计数器,6种可编程计数器方式	SAMSUNG
KS82C54A	206	1.2	8255	10MHz	10	CMOS	DIP40	P10	TTL	8位3口,生成Handshake信号,发生中断	SAMSUNG
KS82C59A	210	1.2	8259	160ns	10	CMOS	DIP28	INT	TTL	8个优先级,级联时最多控制64级	SAMSUNG
KS82C84	106	2	8284	10MHz	40	CMOS	DIP18	CG	TTL	前置位,READY输入	SAMSUNG
KS82C88	52	1.2	8288	10MHz	5	CMOS	DIP20	BSCN	TTL	多总线兼容,在8086 MAX方式下使用	SAMSUNG
KS85C30	398	ALL	8030	6/8/10MHz	30	CMOS	DIP40	SPC	TTL	Z80 SIO的16位, NRZ, NRZI, FM编码程序	SAMSUNG
LD1101	360	ALL	8250	3.6MHz	6	CMOS	DIP40	SIO	TTL	UART,内含可编程波特率发生器	SHAP
LD0080/A/B	276	3	Z80P10	2.5/4/6MHz	200	HMOS	DIP40	P10	TTL	2个8位双向输入输出,可用Bit/Byte为单位进行处理	SHAP
LD0082/A/B	140	3	Z80CTC	2.5/4/6MHz	120	HMOS	DIP28	CTC	TTL	内含4个独立的8位计数器	SHAP
LD0083/A	156	3	Z80DMA	2.5/4MHz	200	HMOS	DIP40	DMAC	TTL	可编程序,可读出通道状态	SHAP
LD0084/A/B	374	3	Z80SIO/0	2.5/4/6MHz	100	HMOS	DIP40	SIO	TTL	内含2口,可同步/异步,可适配HDL C、SDL C、X、25	SHAP
LD0085/A/B	374	3	Z80SIO/1	2.5/4/6MHz	100	HMOS	DIP40	SIO	TTL	内含2口,可同步/异步,可适配HDL C、SDL C、X、25	SHAP
LD0086/A/B	374	3	Z80SIO/2	2.5/4/6MHz	100	HMOS	DIP40	SIO	TTL	内含2口,可同步/异步,可适配HDL C、SDL C、X、25	SHAP
LD0110/A	*182	3	LH0110	2.5/4MHz	180	HMOS	DIP40	FDC	TTL	IBM格式兼容,可直接译至Z80总线	SHAP
LD5081/L	276	3	Z80P10	2.5MHz	26	CMOS	DIP40	P10	TTL	2个8位双向输入输出,可用Bit/Byte为单位进行处理	SHAP
LD5082/L	140	3	Z80CTC	2.5MHz	8	CMOS	DIP28	CTC	TTL	内含4个独立的8位计数器	SHAP
LD6030	398	ALL	8030	4/6MHz	250	HMOS	DIP40	SPC	TTL	Z80 SIO的16位, NRZ, NRZI, FM编码程序	SHAP
LD6036	136	6	8036	4/6MHz	200	HMOS	DIP40	CTC	TTL	内含3个16位计数器	SHAP
LD6072	358	1, 2, 3	8072	4MHz	250	HMOS	DIP40	SIO	TTL	内含超同步串行传送和符合Centronics的打印机控制功能	SHAP
LD6530	398	ALL	8030	4/6MHz	250	HMOS	DIP40	SIO	TTL	Z80 SIO的高位, NRZ, NRZI, FM编码程序	SHAP
LD6536	136	ALL	8036	2/3MHz	200	HMOS	DIP40	CTC	TTL	内含3个16位计数器	SHAP
LD6572	*388	1, 2, 3	8072	4MHz	250	HMOS	DIP40	SIO	TTL	内含超同步串行传送和符合Centronics的打印机控制功能,8072的通用型	SHAP
LD6570A	295	ALL	8570	150ns	-	CMOS	DIP28	BTC	CMOS	内含日历的实时时钟,可设定0.01~1秒的中断,可3.3V驱动	NS

型号	页	透明CPU	原型号	工作速度	消耗电流	工艺	外形	分类	输入输出	特 征	公司
LV8511A	296	ALL	8570	150ns	0	CMOS	DIP24	RTC	CMOS	内含日历的实时时钟,可设定0.01~1秒的中断,可3.3V驱动	NS
LV8572A	296	ALL	8570	150ns	0	CMOS	DIP24	RTC	CMOS	内含日历的实时时钟,可设定0.01~1秒的驱动,可3.3V驱动	NS
LV8573A	296	ALL	8570	150ns	0	CMOS	DIP24	RTC	CMOS	内含日历的实时时钟,可设定0.01~1秒的驱动,可3.3V驱动	NS
M5L2S1AP-5	364	1, 2	8251	320ns	100	NMOS	DIP28	SIO	TTL	同步异步工作,全双工缓冲器方式	MITU
M5L2S3AP-5	138	1, 2	8253	380ns	140	NMOS	DIP24	CTC	TTL	内含3个预置型16位计数器	MITU
M5L2S5AP	210	1, 2	8259	290ns	85	NMOS	DIP28	INT	TTL	8个优先级,预置型多程制6.4级	MITU
M5L2S7AP-5	270	1, 2	8279	320ns	120	NMOS	DIP40	P10	TTL	键盘/显示器接口,1.6位显示	MITU
M5L2S82AP	400	ALL	8282/83	45/40ns	80	BIP	DIP20	BSBP	TTL	8位锁存器,8.28.2为反相型,8.28.8为反相型	MITU
M5L2S84AP	106	2	8284	10MHz	162	BIP	DIP18	CG	TTL	预置位,READY输入	MITU
M5L2S86AP	8287	42	8286/87	30/30ns	110	BIP	DIP20	BSBP	TTL	8位总线收发器,8.28.6为反相型,8.28.7为反相型	MITU
M5L2S88S	52	1, 2	8288	10MHz	160	BIP	DIP20	BSCAN	TTL	多总线兼容,在8.0.8.6 MAX方式下使用	MITU
M5L2S89P	80	2	8289	8MHz	120	BIP	DIP20	BSAB	TTL	多总线兼容,可有4种方式	MITU
M5M2S5AP-5	266	1, 2	8255	300ns	120	NMOS	DIP40	P10	TTL	8位3口,生成Handshake信号,发生中断	MITU
M5M2C37AP-4/5	152	1, 2	8237	4/5MHz	5	CMOS	DIP28	SIO	TTL	同步异步工作,全双工缓冲器方式	MITU
M5M2C51AP	364	1, 2	8251	320ns	100	CMOS	DIP24	CTC	TTL	内含3个16位计数器,6种可编程计数器方式	MITU
M5M2C54AP-6	138	1, 2, 8	8253/4	8/5MHz	138	CMOS	DIP40	P10	TTL	8位3口,生成Handshake信号,发生中断	MITU
M5M2C55AP-2/5	266	1, 2	8255	160/200ns	0	CMOS	DIP28	INT	TTL	8个优先级,预置型多程制6.4级	MITU
M5M2C59AP-2	210	1, 2	8259	200/120ns	110	CMOS	FP100	C4	TTL	内含2个8.2.3.7,2个8.2.6.9,1个8.2.5.4	MITU
M5M2C800	494	1, 2	82800	5MHz	15	CMOS	FP100	C4	TTL	IBM格式,可用软件指定各项目	MITU
M5W1791-02P	162	ALL	179X	430ns	70	NMOS	DIP40	FDC	TTL	IBM格式,可用软件指定各项目	MITU
M5W1793-02P	162	ALL	179X	430ns	70	NMOS	DIP40	FDC	TTL	IBM格式,可用软件指定各项目	MITU
M6500RFP	422	ALL	65009	120ns	1	CMOS	FP20	P10	TTL	具有8位数据的串-并-并-串转换功能的I/O扩展器	MITU
M66011FP	435	ALL	66011	120ns	0	CMOS	FP24	S10	TTL	具有2字节数据的串-并-并-串转换功能的串行总线控制器	MITU
M8471	260	1, 2	8212	80ns	130	BIP	DIP24	P10	TTL	8位数据寄存器/缓冲器,3态输出	FUJI
M8472	4208	4	8228	80ns	120	BIP	DIP24	INT	TTL	8级中断输入,内含锁存器	FUJI
M856045	4288	ALL	856046	4.9MHz	0	CMOS	DIP24	LAN	TTL	符合E.I.A.J的Home总线规范的控制,支持Layer 1,2的规范	FUJI
M856405	4218	ALL	856405	6.144MHz	50	CMOS	SDIP64	ISDN	TTL	内含ISDN的Layer 1,2功能和线路驱动器/接收器	FUJI
M856601A	4318	ALL	85601	40MHz	100	CMOS	QFP100	SCSI	TTL	符合SCSI-2规范单端传送方式的规范控制器	FUJI
M856602B	4320	ALL	85602	40MHz	100	CMOS	QFP100	SCSI	TTL	符合SCSI-2规范差分传送方式的规范控制器	FUJI
M856950B	4240	ALL	85950	10MHz	50	CMOS	QFP80	LAN	TTL	CSMA/CD,Star LAN控制器,内含1Mb/s编解码器	FUJI
M856953	444	2, 8	85953	50ns	10	CMOS	FP100	BSBP	TTL	与IBM PC XT/AT兼容总线LAN适配器MB86950接口用的LSI	FUJI
M856954	432	2, 8	85954	57ns	10	CMOS	PLCC68	BSBP	TTL	符合PS/2的快速接口用LSI	FUJI
M857012	4242	ALL	87012	10.2MHz	0	CMOS	SDIP64	LAN	TTL	CSMA/CD LAN 控制器,符合以太网规范	FUJI
M857034	4322	ALL	87034	10MHz	30	CMOS	FP80	SCSI	TTL	内含单端驱动器接收器,软件与MB87033高位有互换性	FUJI
M85793B	4244	ALL	8795	10.2MHz	0	CMOS	PGA64	LAN	TTL	符合以太网规范的LAN控制器,内含二进制调制解调器	FUJI
M88307A	4272	ALL	88307	4MHz	0	CMOS	DIP16	P10	TTL	具有8位数据的串-并-并-串转换功能的总线扩展器	FUJI
M88309A	4272	ALL	88307	4MHz	0	CMOS	DIP16	P10	TTL	具有8位数据的串-并-并-串转换功能的总线扩展器	FUJI
M88363N/F/H	352	4	6850	1.0/1.5/2.0MHz	105	NMOS	DIP24	S10	TTL	异步串行数据适配器	FUJI
M88364N/F/H	354	ALL	6852	1.0/1.5/2.0MHz	100	NMOS	DIP24	S10	TTL	同步串行数据适配器	FUJI
M88367E	4112	4	8867	2.0/1.5MHz	160	BIP	DIP24	CG	TTL	6.8.0.0用同步发生器,晶体或CCR起振	FUJI

型号	页	适配CPU	原型号	工作速度	消耗电流	工艺	分类	输入输出	特 征	公 司
MB8658	*334	4	1602	800KHz	70	NMOS	DIP40	SIO TTL	全双工UART	FUJ
MB873N/E/H	134	4	8940	1/1.5/2MHz	110	NMOS	DIP28	CTC TTL	内含3个独立的16位计数器	FUJ
MB874N/E/H	254	4	6821	1.0/1.5/2.0MHz	105	NMOS	DIP40	P10 TTL	内含2个8位I/O和2个16位计数器/计数器	FUJ
MB875N/E/H	*384	ALL	6854	1.0/1.5/2.0MHz	170	NMOS	DIP28	SPC TTL	用于HDLC、SDLC、ADCCP的数据传输控制	FUJ
MB878A	162	ALL	179X	1.0/2.0MHz	70	NMOS	DIP40	FDC TTL	I BM格式, 可用软件指定各目	FUJ
MB877A	162	ALL	179X	1.0/2.0MHz	70	NMOS	DIP40	FDC TTL	I BM格式, 可用软件指定各目	FUJ
MB89271A	152	1.2	8237	8MHz	15	CMOS	DIP40	DMAC TTL	4个通道, 所有通道可独立工作	FUJ
MB89251A	364	1.2	8251	8MHz	5	CMOS	DIP28	SIO TTL	同步/异步工作, 全双工双缓冲方式	FUJ
MB8925A/H	138	1.2, 8	8253/4	8/10MHz	10	CMOS	DIP24	CTC TTL	内含3个16位计数器, 6种可编程计数器方式	FUJ
MB89250A/B	266	1.2	8255	150ns	10	CMOS	DIP40	P10 TTL	A口上拉电阻, B口在复位时为高阻抗	FUJ
MB89259A	210	1.2	8259	8MHz	5	CMOS	DIP28	JMT TTL	8个优先级, 级联时最多控制64级	FUJ
MB89282/283	40	ALL	8282/83	35ns	10	CMOS	DIP20	BSBF TTL	8位寄存器, 89282为不反相, 89283为反相	FUJ
MB89284A/-5	106	2	8284	8/5MHz	25	CMOS	DIP18	CS TTL	附复位, READY输入	FUJ
MB89288	52	1.2	8288	8MHz	8	CMOS	DIP20	BSON TTL	多总线兼容, 在8086 MAX方式下使用	FUJ
MB89289	30	2	8289	8MHz	5	CMOS	DIP20	RSAB TTL	多总线兼容, 可有4种方式	FUJ
MB89311A	*140	ALL	89311	4MHz	10	CMOS	DIP28	PDC TTL	I BM格式, 也可ISO格式	FUJ
MB89311A	*124	ALL	6845	4MHz	6	CMOS	DIP40	CRTC TTL	通用CRTC	FUJ
MB89322A	*124	1.2	6845	4MHz	6	CMOS	DIP48	HDC TTL	具有16种的刷新存储器地址功能的CRTC控制器	FUJ
MB89342	*200	1.2	89342	10MHz	40	CMOS	DIP64	SCSI TTL	支持ESDI, IDCC格式	FUJ
MB89351	*326	ALL	89351	5MHz	10	CMOS	DIP48	SCSI TTL	内含8字节的FIFO, 完全支持SCSI	FUJ
MB89352	*328	ALL	89352	5MHz	10	CMOS	DIP48	SCSI TTL	传送速率2.6MBytes, 内含8字节的FIFO	FUJ
MB89352/B	268	1.2	8255	12.5MHz	20	CMOS	QFP40	P10 TTL	相当于2个8255	FUJ
MB89371	364	1.2	8251	8MHz	8	CMOS	DIP42	SIO TTL	同步/异步工作, 相当于2个8251, 内含波特率发生器	FUJ
MB89372	*402	ALL	89372	8MHz	40	CMOS	SOIP64	SPC TTL	内含2路支持3种协议的串行传送用控制器	FUJ
MB89374	*404	1.2, 8, F3	89374	10MHz	15	CMOS	DIP42	SPC TTL	支持HDLC, SDLC, 全双工时最大传送速率为2.5Mbps	FUJ
MB89375/375	*220	ALL	89375	8MHz	120	CMOS	FP80	ISDN TTL	具有ISDN基本接口的Layer 1, 2功能, 内含516字节的RAM	FUJ
MB89392	*98	1.2	89392	8MHz	35	CMOS	FP100	CF TTL	内含2个8259, 1个8237, 1个8254	FUJ
MB89394	*70	2	89394	8MHz	35	CMOS	FP80	CF TTL	内含中断控制器, 串行通讯控制器, 可编程计时器	FUJ
MB89398	*72	2	89398	8MHz	35	CMOS	FP120	CF TTL	内含中断控制器, DMA控制器, 可编程计时器, 寄存器	FUJ
MB89421	*116	ALL	89424	8MHz	60	CMOS	FP100	CKTC TTL	光栅扫描方式的CRT控制器, 软件与MB89321/322高位有互锁性	FUJ
MB82411	*156	F32	92411	20MHz	240	CMOS	PGA179	DMAC TTL	4路DMA控制器, 数据/地址总线均为8位	FUJ
MB92461	*114	F32	92461	100MHz	223	BIP	DIP22	CS TTL	为F32/300, F32/200提供时钟的脉冲发生器	FUJ
MBL82284-6/-8	*104	2	82284	6/8MHz	145	BIP	DIP18	CS TTL	附复位, READY输入	FUJ
MBL82286/82287	42	ALL	82286/87	35ns	10	CMOS	DIP20	BSPF TTL	8位总线收发器, 82286为不反相, 82287为反相	FUJ
MBL82288	*50	1.2	82288	6/8/10MHz	120	NMOS	DIP20	BSON TTL	多总线兼容, 80286用系统总线控制器	FUJ
MBL8259A/A-2	210	1.2	8259	5/8MHz	85	NMOS	DIP28	JMT TTL	8个优先级, 级联时最多控制64级	FUJ
MBL8262/8283	40	ALL	8282/83	45/40ns	160	BIP	DIP20	BSPF TTL	8位寄存器, 8282为不反相, 8283为反相	FUJ
MBL8284A	*106	2	8284	8/10MHz	162	BIP	DIP18	CS TTL	附复位, READY输入	FUJ
MBL8285/8287	42	ALL	8285/87	30/27ns	160	BIP	DIP20	BSPF TTL	8位总线收发器, 8286为不反相, 8287为反相	FUJ
MBL8288	*52	1.2	8288	10MHz	230	BIP	DIP20	BSON TTL	多总线兼容, 在8086 MAX方式下使用	FUJ



型号	页	适配CPU	原型号	工作速度	消耗电流	工艺	外形	分类	输入输出	特	征	公司
MBL2289-1	30	2	8289	8/10MHz	95	BIP	DIP20	BSAB	TTL	多总线兼容, 可有4种方式		FUJI
MBL89282/89283	40	ALL	8282/83	35ns	10	CMOS	DIP20	BSBF	TTL	8位寄存器, 8282为不区相型, 8283为区相型		FUJI
MC145488	4212	2, 7	145488	16MHz	24	CMOS	PLCC88	ISDN	TTL	内含DMA控制器和适配ISDN的2路LAPD控制器		MOT
MC146818	4278	ALL	146818	1MHz	0	CMOS	DIP24	RTC	TTL	可选择8种基准时钟, 数据可用二进制或BCD		MOT
MC146823	4250	4	146823	1MHz	3	CMOS	DIP40	PIO	CMOS	有8个8位双向口		MOT
MC6821	4254	4	6821	1/1.5/2MHz	110	NMOS	DIP40	PIO	TTL	与外设IC接口用, 内含2个8位的口		MOT
MC6822	254	4	6822	1/1.5/2MHz	110	NMOS	DIP40	PIO	TTL	与6821引脚兼容, 高耐压输入输出		MOT
MC68230	4256	7	68230	8/10/12MHz	150	NMOS	DIP48	PIO	TTL	内含24个可编程序I/O口及24位的计数器		MOT
MC6840	4134	4	6840	1/1.5/2MHz	140	NMOS	DIP28	CTC	TTL	内含8个独立的16位计数器		MOT
MC6844	4146	4	6844	1/1.5/2MHz	16	NMOS	DIP40	DMAC	TTL	内含4路, 每路有16位的地址寄存器和计数器寄存器		MOT
MC6845	4128	ALL	6845	1/1.5/2MHz	150	NMOS	DIP40	CRTC	TTL	256字节×64行, 附光电功能		MOT
MC68450	4148	7	68450	8/10MHz	400	NMOS	DIP64	DMAC	TTL	与68000总线兼容, 4个DMA通道		MOT
MC68488	4166	ALL	68488	1/1.5/2MHz	150	NMOS	DIP40	GP1B	TTL	有Talker和Listener两种功能, 可与MC6821一起实现控制功能		MOT
MC6850	4352	4	6850	0.8/1/1.5MHz	105	NMOS	DIP24	SIO	TTL	异步串行数据适配器		MOT
MC6852	354	ALL	6852	1.0/1.5/2.0MHz	105	NMOS	DIP24	SIO	TTL	同步串行数据适配器		MOT
MC6854	384	ALL	6854	1.0/1.5/2.0MHz	170	NMOS	DIP28	SFC	TTL	用于HDLC、SDLC、ADCCP等数据链路控制器		MOT
MC68552	4368	7	68552	980/480ns	150	NMOS	DIP40	SFC	TTL	用于HDLC、SDLC、ADCCP等数据链路控制器		MOT
MC68661	340	ALL	2651	5MHz	150	NMOS	DIP28	SIO	TTL	同步异步全双工工作, 内含波特率发生器		MOT
MC68681	4356	7	68681	4MHz	150	NMOS	DIP40	SIO	TTL	内含2个全双工UART, 通用I/O口, 计数器/计时器		MOT
MC6875/A	4100	4	6875	1/1.5/2MHz	150	BIP	DIP16	CG	TTL	2相时钟发生器, 晶体或CCR振荡		MOT
MC6901	480	7	6901	4MHz	180	NMOS	DIP48	CF	TTL	同步/异步口, 可控制8个I/O, 16个中断, 内含4个计时器		MOT
MC68HC68T1	4292	4	68HC68T1	2.1MHz	1	CMOS	DIP16	RTC	CMOS	内含32字节的SRAM和通讯用同步串行3线接口		MOT
MC6816452/462	4336	2, 8	16452	1.8432MHz	50	CMOS	PLCC88	SIO	TTL	内含2个与INSTR25J兼容的UART和Centronics接口的IBM PC/XT/AT用控制器		MOT
MC681850	4280	ALL	1850	100ns	10	CMOS	DIP16	RTC	TTL	内含64字节的RAM 串行接口的实时时钟		MOT
MC6816C451	362	ALL	8250	360ns	50	CMOS	PLCC88	SIO	TTL	PC/XT、AT用I/O控制器, 可适配Centronics接口		MOT
MC6816C461	4362	ALL	8250	360ns	50	CMOS	PLCC88	SIO	TTL	PC/XT、AT用I/O控制器, 可直接接至晶体		MOT
MC68220	436	1, 2, 8	22203	41ns	50	CMOS	PLCC84	BSBF	TTL	PC/AT用数据缓冲器和缓存, 可供校验生成/检出功能, 16/8位转换功能		MOT
MC68220A	438	1, 2, 8	22203	41ns	50	CMOS	PLCC84	BSBF	TTL	PC/AT用地址缓冲器和缓存, 可供校验生成/检出功能, 16/8位转换功能		MOT
MC68201	4168	2, 8	3201	24MHz	200	CMOS	PLCC88	FDC	TTL	PCAT/XT用F.D.控制器, 360K~1.4M格式, 仿真μPD765		MOT
MC68901	30	7	68901	5MHz	180	NMOS	DIP48	CF	TTL	同步/异步口, 可控制8个I/O, 16个中断, 内含4个计时器		THOM
MG6274C	4286	ALL	68174	650ns	1	CMOS	DIP16	RTC	TTL	内含日历的实时时钟, 可设定0.01~1秒的中断		HS
MT12861	474	1, 2, 3	12861	24MHz	80	CMOS	FP100	CF	TTL	将Intel系列8284、8254、8255、8259功能单芯片化的复合LSI		MAIUSITA
MT12862	476	1, 2, 3	12862	24MHz	60	CMOS	FP100	CF	TTL	将Intel系列8284、8254、8255、8259功能单芯片化的复合LSI		MAIUSITA
MSM241-01	4184	1, 2	MSM241	8MHz	10	CMOS	DIP40	FDC	TTL	内含6个输出驱动器, 可与IBM格式互连, 可为ISO格式		OKI
MSM2428S	4288	ALL	6242	250ns	0	CMOS	DIP18	RTC	TTL	内含日历, 附报警用中断功能		OKI
MSM243B	288	ALL	6242	120ns	1	CMOS	DIP18	RTC	TTL	MSM242的含晶振的型号		OKI
MSM2C12	260	1, 2	8212	45ns	10	CMOS	DIP24	PIO	TTL	8位数据寄存器/缓冲器, 3态输出		OKI
MSM2C37A	152	1, 2	8287	5MHz	10	CMOS	DIP40	DMAC	TTL	4个通道, 所有通道可独立工作		OKI
MSM2C51A/-2	364	1, 2	8251	4/6.25MHz	5	CMOS	DIP28	SIO	TTL	同步/异步工作, 全双工双缓冲方式		OKI
MSM2C53-2	138	1, 2	8253	125ns	8	CMOS	DIP24	CTC	TTL	内含3个预置型16位计数器		OKI