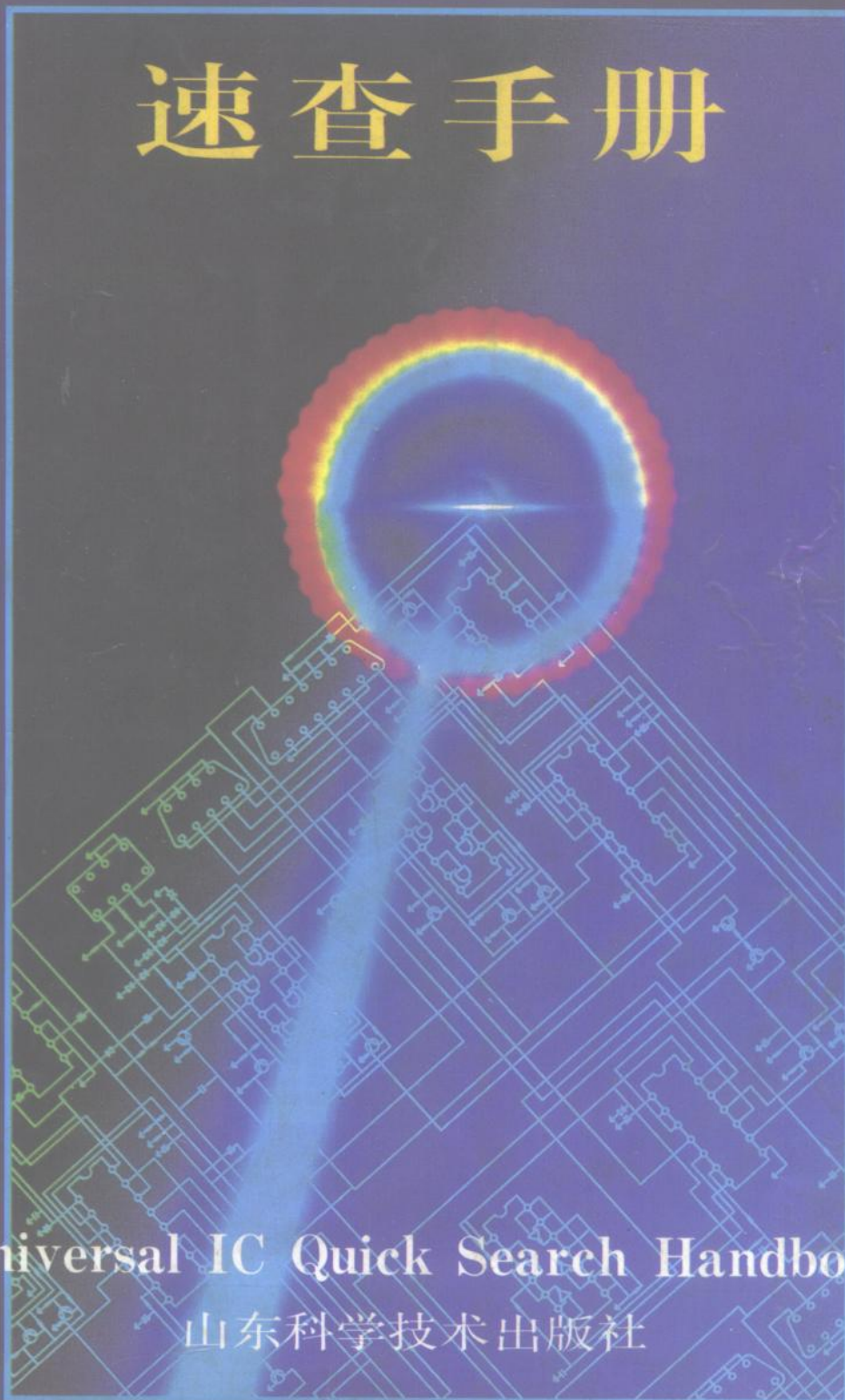


宋春荣 刘芳芳 杨礼成 编
刘春华 肖 民 何家祯

通用集成电路 速查手册



Universal IC Quick Search Handbook

山东科学技术出版社

72.2553
226

通用集成电路速查手册

宋春荣 刘芳芳 杨礼成 编
刘春华 肖 民 何家祯



山东科学技术出版社

9510213

《通用集成电路速查手册》编委会

主 编 宋春荣
编 委 宋春荣 刘芳芳 杨礼成 刘春华
肖 民 何家楨 周志坚 徐 辉
李 辉 庞清奎 汤晓军 刘 丽
原永强

0007/27

鲁新登字 05 号

通用集成电路速查手册

宋春荣 刘芳芳 杨礼成 编
刘春华 肖 民 何家楨

*

山东科学技术出版社出版
(济南市玉函路 邮政编码 250002)

山东省新华书店发行
山东新华印刷厂潍坊厂印刷

*

787×1092毫米 16开本 35.5印张 890千字
1995年1月第1版 1995年1月第1次印刷
印数: 1—10000

ISBN 7—5331—1398—5

TN·30 定价 39.80元

8150128

前 言

随着集成电路制造技术日新月异的发展，在自动控制、无线电与通信、计算机应用、家用电器制造与维修、机电一体化等领域内，通用类集成电路正获得越来越广泛的应用。对于广大技术人员来说，迫切需要这类集成电路的速查手册，以应付工作中经常查阅的需求。本手册的出版，如果能为读者提供这方面的帮助，我们将感到非常欣慰。

本手册包括了各类通用集成电路的引脚、功能与基本特性参数（具体内容详见目录）。为使用方便，每一类都有按功能和按型号的索引。如有我们工作不细而致的缺点错误，欢迎读者给予纠正，以便再版时作进一步改进。

本手册第一、二、三章与附录由宋春荣负责编写，第四章由刘芳芳负责编写，第五章由刘春华负责编写，第六章由肖民负责编写，第七章由何家桢负责编写，杨礼成负责全书的资料整理工作，并审阅了各章节内容。

《通用集成电路速查手册》编委会

目 录

第一章 通用数字集成电路	(1)
第一节 通用数字集成电路索引	(1)
第二节 通用数字集成电路一般特性	(21)
第三节 74 系列数字集成电路	(30)
第四节 4000 系列数字集成电路	(108)
第二章 微处理器与外围接口电路	(147)
第一节 微处理器与外围接口电路索引	(147)
第二节 微处理器引脚与特性	(160)
第三节 外围接口电路引脚与特性	(215)
第三章 存储器集成电路	(277)
第一节 存储器集成电路索引	(277)
第二节 存储器集成电路引脚与特性	(281)
第四章 A/D 与 D/A 转换集成电路	(312)
第一节 A/D 与 D/A 转换集成电路索引	(312)
第二节 A/D 转换集成电路引脚与特性	(319)
第三节 D/A 转换集成电路引脚与特性	(358)
第四节 取样保持电路引脚与特性	(384)
第五章 运算放大器集成电路	(388)
第一节 运算放大器集成电路索引	(388)
第二节 运算放大器引脚与特性	(391)
第六章 电源集成电路	(447)
第一节 电源集成电路索引	(447)
第二节 电源集成电路引脚与特性	(454)
第七章 定时器、比较器、模拟开关、驱动器集成电路	(496)
第一节 定时器、比较器、模拟开关、驱动器集成电路索引	(496)
第二节 定时器、比较器、模拟开关、驱动器集成电路引脚与特性	(501)
附录 部分新型集成电路	(537)

第一章

通用数字集成电路

第一节 通用数字集成电路索引

一、74 系列通用数字集成电路按型号索引

序号	名 称	74	74H	74L	74S	74LS	74HC	74C	页码
00	四 2 输入与非门	*	*	*	*	*	*	*	30
01	四 2 输入与非门(OC)	*				*	*		30
02	四 2 输入或非门	*		*	*	*	*	*	30
03	四 2 输入与非门(OC)	*		*	*	*	*		30
04	六反相器	*	*	*	*	*	*	*	30
05	六反相器(OC)	*	*		*	*	*		30
06	六反相缓冲器/驱动器(OC、高压输出)	*				*			31
07	六缓冲器/驱动器(OC、高压输出)	*				*	*		31
08	四 2 输入与门	*			*	*	*	*	31
09	四 2 输入与门(OC)	*			*	*	*		31
10	三 3 输入与非门	*	*	*	*	*	*	*	31
11	三 3 输入与门		*		*	*	*		31
12	三 3 输入与非门(OC)	*				*			31
13	双 4 输入与非门(施密特触发)	*				*			32
14	六反相器(施密特触发)	*				*	*	*	32
15	三 3 输入与门(OC)		*		*	*			32
16	六反相缓冲器/驱动器(OC、高压输出)	*				*			32
17	六缓冲器/驱动器(OC、高压输出)	*				*			32
18	双四输入与非门(施密特触发)					*			32
19	六反相器(施密特触发)					*			32
20	双 4 输入与非门	*	*	*	*	*	*	*	33
21	双 4 输入与门		*			*	*		33
22	双 4 输入与非门(OC)	*	*		*	*	*		33
23	可扩展双 4 输入或非门(带选通端)	*							33
24	四 2 输入与非门					*			33
25	双 4 输入或非门(带选通端)	*				*			33
26	四 2 输入与非门(OC、高压输出)	*				*			33
27	三 3 输入或非门	*				*	*		34
28	四 2 输入或非缓冲器	*				*			34
30	8 输入与非门	*	*	*	*	*	*	*	34
31	延时单元					*			34
32	四 2 输入或门	*			*	*	*	*	34
33	四 2 输入或非缓冲器(OC)	*				*			34
34	六缓冲器						*		34

(续)

序号	名 称	74	74H	74L	74S	74LS	74HC	74C	页码
36	四 2 输入或非门						*		35
37	四 2 输入与非缓冲器	*			*	*			35
38	四 2 输入与非缓冲器(OC)	*			*	*			35
40	双 4 输入与非缓冲器	*	*		*	*			35
42	BCD—十进制译码器	*		*		*	*	*	35
43	余 3 码—十进制译码器	*		*					35
44	余 3 格雷码—十进制译码器	*		*					36
45	BCD—十进制译码器/驱动器	*							36
46	BCD—七段译码器/驱动器(OC、30V)	*		*					36
47	BCD—七段译码器/驱动器(OC、15V)	*		*		*			36
48	BCD—七段译码器/驱动器	*				*		*	37
49	BCD—七段译码器/驱动器	*				*			38
50	二 2 输入双与或非门	*	*						38
51	2 输入/3 输入双与或非门			*		*	*	*	38
52	四组输入与或门(可扩展)		*						39
53	四组输入与或非门(可扩展)	*							39
54	四组输入与或非门			*		*			39
55	二组 4 输入与或非门			*		*			39
58	2 输入/3 输入双与或门						*		39
60	双 4 输入扩展器	*	*						39
61	三 3 输入扩展器		*						39
62	四组输入与或扩展器		*						39
63	六电流读出接口门					*			40
64	4/2/3/2 输入与或非门(图腾柱)				*				40
65	4/2/3/2 输入与或非门(OC)				*				40
68	双十进制计数器	*							40
70	与输入 J-K 正沿触发器(带预置和清除端)	*							40
71	与或输入 J-K 主从触发器(带预置端)		*						41
71	与输入 R-S 主从触发器(带预置和清除端)			*					41
72	与输入 J-K 主从触发器(带预置和清除端)	*	*	*					41
73	双 J-K 触发器(带清除端)	*	*	*		*	*	*	41
74	双 D 型正沿触发器(带预置和清除端)	*	*	*	*	*	*	*	42
75	4 位双稳态 D 型锁存器	*		*		*	*		42
76	双 J-K 触发器(带预置和清除端)	*	*			*	*	*	42
77	4 位双稳态锁存器					*	*		43
78	双 J-K 负沿触发器(带预置、公共清除和公共时钟端)					*	*		43
80	门输入全加器	*							43
82	2 位二进制全加器	*							43
83	4 位二进制全加器(带超前进位)	*				*	*	*	44
85	4 位幅度比较器	*			*	*	*	*	44
86	四 2 输入异或门					*	*	*	45
87	4 位二进制原码/反码、0/1 电路		*						45
90	十进制计数器	*		*				*	45
91	8 位移位寄存器	*		*		*	*		46
92	十二分频计数器	*				*	*		46
93	4 位二进制计数器	*		*		*	*	*	46
94	4 位移位寄存器	*							47
95	4 位并行存取移位寄存器	*				*	*	*	47
96	5 位移位寄存器	*		*		*	*		48
97	同步 6 位二进制系数乘法器	*							48
100	8 位双稳锁存器	*							49
101	与或输入 J-K 负沿触发器(带预置端)		*						49
102	与输入 J-K 负沿触发器(带预置和清除端)		*						50

序号	名 称	74	74H	74L	74S	74LS	74HC	74V	74V
103	双 J-K 负沿触发器(带清除端)		*						74
106	双 J-K 负沿触发器(带预置和清除端)		*						74
107	双 J-K 触发器(带清除端)	*				*	*	*	74
108	双 J-K 负沿触发器(带预置、公共清除和公共时钟端)		*						74
109	双 J-K 正沿触发器(带预置和清除端)	*				*	*		74
110	与输入 J-K 主从触发器(带数据锁定)	*							74
111	双 J-K 主从触发器(带数据锁定)	*							74
112	双 J-K 负沿触发器(带预置和清除端)				*	*	*		74
113	双 J-K 负沿触发器(带预置)				*	*	*		74
114	双 J-K 负沿触发器(带预置、公共清除和公共时钟端)				*	*	*		74
116	双 4 位锁存器	*							74
120	双脉冲同步器/驱动器	*							74
121	单稳多谐振荡器	*		*					74
122	可再触发单稳多谐振荡器	*		*		*			74
123	双可再触发单稳多谐振荡器	*		*		*	*		74
124	双压控振荡器				*	*			74
125	四总线缓冲门(三态)	*				*			74
126	四总线缓冲门(三态)	*				*	*		74
128	双 2 输入或非门线驱动器(50Ω)	*							74
131	3—8 线译码器(带地址锁存)						*		74
132	四 2 输入与非施密特触发器	*			*	*	*		74
133	13 输入与非门				*	*	*		74
134	12 输入与非门(三态)				*				74
135	四异或/异或非门				*				74
136	四 2 输入异或门(OC)	*				*	*		74
137	3—8 线译码器(带地址锁存)				*	*	*		74
138	3—8 线译码器/多路转换器				*	*	*		74
139	双 2—4 线译码器/多路转换器				*	*	*		74
140	双 4 输入与非线驱动器(50Ω)				*				74
141	BCD—十进制译码器/驱动器	*							74
142	BCD 计数器/4 位锁存器/BCD 译码器/驱动器	*							74
143	4 位计数器/锁存器、七段发光二极管/灯驱动器	*							74
144	4 位计数器/锁存器、七段发光二极管/灯驱动器(OC)	*							74
145	BCD—十进制译码器/驱动器(OC)	*				*	*		74
147	10 线十进制—4 线 BCD 优先编码器	*				*	*		74
148	8—3 线优先编码器	*				*	*		74
149	8—8 线优先编码器					*	*		74
150	16 选 1 数据选择器(反相)	*				*	*	*	74
151	8 选 1 数据选择器	*			*	*	*	*	74
152	8 选 1 数据选择器	*			*	*	*		74
153	双 4 选 1 数据选择器	*		*	*	*	*		74
154	4—16 线译码器/多路分配器	*		*	*	*	*	*	74
155	双 2—4 线译码器/多路分配器(图腾柱)	*			*	*	*	*	74
156	双 2—4 线译码器/多路分配器(OC)	*			*	*	*	*	74
157	四 2 选 1 数据选择器(同相)	*		*	*	*	*	*	74
158	四 2 选 1 数据选择器(反相)	*		*	*	*	*	*	74
159	4—16 线译码器/多路分配器(OC)	*			*	*	*	*	74
160	同步十进制计数器(直接清除)	*			*	*	*	*	74
161	同步 4 位二进制计数器(直接清除)	*			*	*	*	*	74
162	同步十进制计数器(同步清除)	*			*	*	*	*	74
163	同步 4 位二进制计数器(同步清除)	*			*	*	*	*	74
164	8 位移位寄存器(串入并出)	*		*	*	*	*	*	74
165	8 位移位寄存器(并入、互补串出)	*		*	*	*	*	*	74

(续)

序号	名 称	74	74H	74L	74S	74LS	74HC	74C	页码
166	8 位移位寄存器(串、并入串出)	*				*	*		62
167	BCD 同步系数乘法器	*							62
168	可预置十进制可逆同步计数器				*	*			63
169	可预置二进制同步可逆计数器				*	*			63
170	4×4 寄存器阵(OC)	*				*			63
172	16 位多路寄存器阵(三态)	*							63
173	4 位 D 型寄存器(三态)	*				*	*	*	64
174	六 D 型触发器(带清除端)	*			*	*	*	*	64
175	四 D 型触发器(带清除端)	*			*	*	*	*	64
176	可预置十进制计数器	*							64
177	可预置二进制计数器	*							65
178	4 位并行存取移位寄存器	*							65
179	4 位并行存取移位寄存器	*							65
180	9 位奇偶数发生器/校验器	*					*		66
181	算术逻辑单元/功能发生器	*			*	*	*		66
182	超前进位发生器	*			*		*		68
183	双进位保存全加器		*			*	*		68
184	BCD—二进制转换器	*							68
185	二进制—BCD 转换器	*							69
190	可预置 BCD 十进制同步可逆计数器(带方式控制)	*				*	*		70
191	可预置 4 位二进制同步可逆计数器(带方式控制)	*				*	*		70
192	可预置 BCD 十进制同步可逆计数器(双时钟带清除)	*		*		*	*	*	70
193	可预置 4 位二进制同步可逆计数器(双时钟带清除)	*		*		*	*	*	70
194	4 位双向通用移位寄存器	*			*	*	*		70
195	4 位并行存取移位寄存器	*			*	*	*	*	71
196	可预置十进制计数器	*			*	*			71
197	可预置二进制计数器	*			*	*			71
198	8 位移位寄存器	*							72
199	8 位移位寄存器	*							72
221	双单稳态多谐振荡器(有施密特触发器)	*				*	*	*	72
226	4 位并行锁存总线收发器				*				72
237	3—8 线译码器(带地址锁存)						*		73
238	3—8 线译码器/多路分配器						*		73
239	双 2—4 线译码器/多路分配器						*		73
240	八反相缓冲器/线驱动器/线接收器(三态)				*	*	*	*	74
241	八缓冲器/线驱动器/线接收器(三态)				*	*	*		74
242	四总线收发器(三态、反相)					*	*		74
243	四总线收发器(三态、同相)					*	*		74
244	八缓冲器/线驱动器/线接收器(三态)				*	*	*	*	74
245	八总线收发器(三态)					*	*		74
246	BCD—七段译码器/驱动器(30V)	*							75
247	BCD—七段译码器/驱动器(15V)	*				*			75
248	BCD—七段译码器/驱动器	*				*			75
249	BCD—七段译码器/驱动器(OC)	*				*			75
251	8 选 1 数据选择器(三态)	*			*	*	*		76
253	双 4 选 1 数据选择器(三态)				*	*	*		76
256	双 4 位可寻址锁存器					*	*		77
257	四 2 选 1 数据选择器(三态、同相)				*	*	*		77
258	四 2 选 1 数据选择器(三态、反相)				*	*	*		77
259	8 位可寻址锁存器	*				*	*		77
260	双 5 输入或非门				*	*			78
261	2×4 位并行二进制乘法器					*			78
265	四互补输出电路	*							78

(续)

序号	名 称	74	74H	74L	74S	74LS	74HC	74C	页码
266	四 2 输入异或非门(OC)					*	*		78
273	八 D 型触发器(带清除端)	*			*	*	*		78
274	4×4 位二进制乘法器(三态)				*				79
275	7 位片瓦拉斯树形乘法器(三态)				*	*			79
276	四 J-K 触发器	*							79
278	4 位级联优先寄存器(输出可控)	*							79
279	四 R-S 锁存器	*				*	*		80
280	9 位奇偶数产生器/校验器				*	*	*		80
281	4 位并行二进制累加器				*				80
283	4 位二进制全加器(带超前进位)	*			*	*	*		81
284	4×4 位并行二进制乘法器(产生高位积)	*							81
285	4×4 位并行二进制乘法器(产生低位积)	*							81
290	十进制计数器	*				*			81
292	可编程分频器/数字定时器(最大 2 ³¹)					*	*		82
293	4 位二进制计数器	*				*	*		82
294	可编程分频器/数字定时器(最大 2 ¹⁵)					*	*		83
295	4 位双向通用移位寄存器(三态)					*			83
297	数字式锁相环滤波器					*	*	*	83
298	4 位 2 选 1 数据选择器(寄存器输出)	*				*	*	*	84
299	8 位双向通用移位/存贮寄存器				*	*	*		84
320	晶体控制振荡器					*			85
321	晶体控制振荡器					*			85
322	带符号扩展的 8 位移位寄存器					*			85
323	8 位双向通用移位/存贮寄存器				*	*	*		85
324	压控振荡器(双相输出、允许控制)					*			86
325	双压控振荡器(双相输出)					*			86
326	双压控振荡器(双相输出、允许控制)					*			86
327	双压控振荡器(单相输出)					*			87
340	八缓冲器/线驱动器				*				87
341	八缓冲器/线驱动器				*				87
344	八缓冲器/线驱动器				*				87
347	BCD—7 段译码器/驱动器					*			87
348	8—3 线优先编码器(三态)					*			87
351	双 8 选 1 数据选择器(三态)	*							87
352	双 4 选 1 数据选择器(反相)					*	*		88
353	双 4 选 1 数据选择器(三态、反相)					*	*		88
354	8 选 1 数据选择器(三态、带地址锁存)					*	*		88
356	8 选 1 数据选择器(三态、带地址锁存)					*	*		88
362	四相时钟发生器/驱动器					*			88
363	八 D 锁存器(三态)					*			89
364	八 D 触发器(三态)					*			89
365	六缓冲器/总线驱动器(三态、同相)	*				*	*		89
366	六缓冲器/总线驱动器(三态、反相)	*				*	*		89
367	六缓冲器/总线驱动器(三态、同相)	*				*	*		89
368	六缓冲器/总线驱动器(三态、反相)	*				*	*		89
373	八 D 锁存器(三态)				*	*	*	*	90
374	八 D 触发器(三态)				*	*	*	*	90
375	4 位双稳态 D 型锁存器					*	*	*	90
376	四 J-K 触发器	*							90
377	八 D 触发器				*	*	*		91
378	六 D 触发器				*	*	*		91
379	四 D 触发器				*	*	*		91
381	算术逻辑单元/功能发生器(8 个功能)				*	*			91

(续)

序号	名 称	74	74H	74L	74S	74LS	74C	74V	页码
382	算术逻辑单元/功能发生器(8个功能)					*			91
384	8位×1位2的补码乘法器					*	*		92
385	四串行加法器/减法器					*			92
386	四2输入异或门					*	*		92
390	双4位十进制计数器	*				*	*		92
393	双4位二进制计数器(异步清除)	*				*	*		92
395	4位可级联移位寄存器(三态)					*			93
396	8位存储寄存器					*			94
398	4位2选1数据选择器(双端输出)				*	*			94
399	4位2选1数据选择器(单端输出)				*	*			94
412	多模式缓冲锁存器(三态)				*				94
422	可再触发单稳态多谐振荡器(带清除)					*			95
423	双可再触发单稳态多谐振荡器(带清除)					*	*		95
424	三相时钟发生器/驱动器					*			95
425	四门总线缓冲器(三态)	*							95
426	四门总线缓冲器(三态)								95
428	8080A用系统控制器和总线驱动器				*				96
438	8080A用系统控制器和总线驱动器				*				96
440	四3向总线收发器(OC)					*			96
441	四3向总线收发器(OC)					*			96
442	四3向总线收发器(三态)					*	*		96
443	四3向总线收发器(三态)					*	*		96
444	四3向总线收发器(三态)					*	*		96
445	BCD—十进制译码器/驱动器(OC)					*			97
447	BCD—七段译码器/驱动器					*			97
448	四3向总线收发器(OC)					*			97
465	八总线缓冲器(同相门控允许,三态)					*			97
466	八总线缓冲器(反相门控允许,三态)					*			97
467	八总线缓冲器(同相4线和4线允许,三态)					*			97
468	八总线缓冲器(反相4线和4线允许,三态)					*			97
490	双4位十进制计数器	*				*	*		97
521	8位数比较器(等值检测器)					*	*		97
533	八D锁存器(三态、反相)				*	*	*		97
534	八D触发器(三态、反相)				*	*	*		98
534	BCD—十进制译码器(三态)					*			98
538	3—8线多路分配器(三态)					*			98
540	八缓冲器/总线驱动器(三态、反相)					*	*		98
541	八缓冲器/总线驱动器(三态、同相)					*	*		98
563	八D锁存器(三态、反相)				*	*	*		98
564	八D触发器(三态、反相)					*	*		99
568	可预置十进制同步可逆计数器(三态)					*			99
569	可预置二进制同步可逆计数器(三态)					*			99
573	八D锁存器(三态)					*	*		100
574	八D触发器(三态)					*	*		100
583	4位全加器(带超前进位)					*	*		100
589	8位输入锁存串行输出移位寄存器(三态)						*		101
595	8位输出锁存移位寄存器(三态、串入并出)					*	*		101
597	8位输入锁存移位寄存器(三态、并入串出)					*	*		101
620	八总线收发器(三态)					*	*		101
621	八总线收发器(OC)					*			101
622	八总线收发器(OC)					*			101
623	八总线收发器(三态)					*	*		101
624	压控振荡器(双相输出、允许控制)					*			102

0-20180

(续)

序号	名 称	74	74H	74L	74S	74LS	74HC	74C	页码
625	双压控振荡器(双相输出)					*			102
626	双压控振荡器(双相输出、允许控制)					*			102
627	双压控振荡器(单相输出)					*			102
628	压控振荡器(双相输出、允许控制)					*			102
629	双压控振荡器(单相输出、允许控制)					*			102
638	八总线收发器(OC、三态、反相)					*			102
639	八总线收发器(OC、三态、同相)					*			102
640	八总线收发器(三态、反相)					*	*		103
641	八总线收发器(OC、同相)					*			103
642	八总线收发器(OC、反相)					*			103
643	八总线收发器(三态、单反相)					*	*		103
644	八总线收发器(OC、单反相)					*			103
645	八总线收发器(三态、同相)					*	*		103
646	八总线收发器(三态、同相)					*	*		103
648	八总线收发器(三态、反相)					*	*		103
668	十进制同步可逆计数器					*	*		103
669	二进制同步可逆计数器					*	*		103
670	4×4 寄存器阵(OC)					*	*		104
673	16 位串行输入/输出移位寄存器					*	*		104
674	16 位并入串出移位寄存器					*	*		104
681	4 位并行二进制累加器					*			104
686	8 位量值比较器(图腾柱)					*			105
687	8 位量值比较器(OC)					*			105
688	8 位数值比较器/等值检测器(图腾柱)					*	*		105
689	8 位数值比较器/等值检测器(OC)					*			105
690	可预置十进制同步计数器/寄存器(直接清除、三态)					*	*		106
691	可预置二进制同步计数器/寄存器(直接清除、三态)					*	*		106
692	可预置十进制同步计数器/寄存器(同步清除、三态)					*	*		106
693	可预置二进制同步计数器/寄存器(同步清除、三态)					*	*		106
696	十进制同步可逆计数器(三态、直接清除)					*	*		106
697	二进制同步可逆计数器(三态、直接清除)					*	*		106
698	十进制同步可逆计数器(三态、同步清除)					*	*		106
699	二进制同步可逆计数器(三态、同步清除)					*	*		106
795	八总线缓冲器(同相门控允许)					*			106
796	八总线缓冲器(反相门控允许)					*			106
797	八总线缓冲器(同相 4 线和 4 线允许)					*			106
798	八总线缓冲器(反相 4 线和 4 线允许)					*			106
827	十缓冲器(三态)					*			106
942	300 波特调制解调器(双电源)						*		107
943	300 波特调制解调器(单电源)						*		107

二、74 系列通用数字集成电路按类别索引

序号	名 称	74	74H	74L	74S	74LS	74HC	74C	页码
与 非 门 及 反 相 器									
00	四 2 输入与非门	*	*	*	*	*	*	*	30
01	四 2 输入与非门(OC)	*				*	*		30
03	四 2 输入与非门(OC)	*		*	*	*	*		30
04	六反相器	*	*	*	*	*	*	*	30
05	六反相器(OC)	*	*		*	*	*		30

9510213

(续)

序号	名 称	74	74H	74L	74S	74LS	74HC	74C	页码
10	三 3 输入与非门	*	*	*	*	*	*	*	31
12	三 3 输入与非门(OC)	*				*			31
13	双 4 输入与非门(施密特触发)	*				*			32
14	六反相器(施密特触发)	*				*	*	*	32
18	双 4 输入与非门(施密特触发)					*			32
19	六反相器(施密特触发)					*			32
20	双 4 输入与非门	*	*	*	*	*	*	*	33
22	双 4 输入与非门(OC)	*	*		*	*	*		33
24	四 2 输入与非门					*			33
26	四 2 输入与非门(OC、高压输出)	*				*			33
30	8 输入与非门	*	*	*	*	*	*	*	34
133	13 输入与非门				*	*	*		55
134	12 输入与非门(三态)				*				55
或 非 门									
02	四 2 输入或非门	*		*	*	*	*	*	30
23	可扩展双 4 输入或非门(带选通端)	*							33
25	双 4 输入或非门(带选通端)	*							33
27	三 3 输入或非门	*				*	*		34
36	四 2 输入或非门						*		35
260	双 5 输入或非门				*	*			78
与 门									
08	四 2 输入与门	*			*	*	*	*	31
09	四 2 输入与门(OC)	*			*	*	*		31
11	三 3 输入与门		*		*	*	*		31
15	三 3 输入与门(OC)		*		*	*			32
21	双 4 输入与门		*			*	*		33
缓冲器、驱动器及总线收发器									
06	六反相缓冲器/驱动器(OC、高压输出)	*				*			31
07	六缓冲器/驱动器(OC、高压输出)	*				*	*		31
16	六反相缓冲器/驱动器(OC、高压输出)	*				*			32
17	六缓冲器/驱动器(OC、高压输出)	*				*			32
28	四 2 输入或非缓冲器	*				*			34
33	四 2 输入或非缓冲器(OC)	*				*			34
34	六缓冲器						*		34
37	四 2 输入与非缓冲器	*			*	*			35
38	四 2 输入与非缓冲器(OC)	*			*	*			35
40	双 4 输入与非缓冲器	*	*		*	*			35
125	四总线缓冲门(三态)	*				*	*		54
126	四总线缓冲门(三态)	*				*	*		54
128	双 2 输入或非门线驱动器(50Ω)	*							54
140	双 4 输入与非线驱动器(50Ω)				*				56
226	4 位并行锁存总线收发器				*				72
240	八反相缓冲器/线驱动器/线接收器(三态)				*	*	*	*	74
241	八缓冲器/线驱动器/线接收器(三态)				*	*	*	*	74
242	四总线收发器(三态、反相)					*	*		74
243	四总线收发器(三态、同相)					*	*		74
244	八缓冲器/线驱动器/线接收器(三态)				*	*	*	*	74
245	八总线收发器(三态)					*	*		74
340	八缓冲器/线驱动器				*				87
341	八缓冲器/线驱动器				*				87
344	八缓冲器/线驱动器				*				87
365	六缓冲器/总线驱动器(三态、同相)	*				*	*		89

8210313

(续)

序号	名 称	74	74H	74L	74S	74LS	74HC	74C	页码
366	六缓冲器/总线驱动器(三态、反相)	*				*	*		89
367	六缓冲器/总线驱动器(三态、同相)	*				*	*		89
368	六缓冲器/总线驱动器(三态、反相)	*				*	*		89
425	四门总线缓冲器(三态)	*							95
426	四门总线缓冲器(三态)	*							96
428	8080A 用系统控制器和总线驱动器				*				96
438	8080A 用系统控制器和总线驱动器				*				96
440	四 3 向总线收发器(OC)					*			96
441	四 3 向总线收发器(OC)					*			96
442	四 3 向总线收发器(三态)					*	*		96
443	四 3 向总线收发器(三态)					*	*		96
444	四 3 向总线收发器(三态)					*	*		96
448	四 3 向总线收发器(OC)					*			97
465	八总线缓冲器(同相门控允许、三态)					*			97
466	八总线缓冲器(反相门控允许、三态)					*			97
467	八总线缓冲器(同相 4 线和 4 线允许、三态)					*			97
468	八总线缓冲器(反相 4 线和 4 线允许、三态)					*			97
540	八缓冲器/总线驱动器(三态、反相)					*	*		98
541	八缓冲器/总线驱动器(三态、同相)					*	*		98
620	八总线收发器(三态)					*	*		101
621	八总线收发器(OC)					*			101
622	八总线收发器(OC)					*			101
623	八总线收发器(三态)					*	*		101
638	八总线收发器(OC/三态、反相)					*			102
639	八总线收发器(OC/三态、同相)					*			102
640	八总线收发器(三态、反相)					*	*		103
641	八总线收发器(OC、同相)					*			103
642	八总线收发器(OC、反相)					*			103
643	八总线收发器(三态、单反相)					*	*		103
644	八总线收发器(OC、单反相)					*			103
645	八总线收发器(三态、同相)					*	*		103
646	八总线收发器(三态、同相)					*	*		103
648	八总线收发器(三态、反相)					*	*		103
795	八总线缓冲器(同相门控允许)								106
796	八总线缓冲器(反相门控允许)								106
797	八总线缓冲器(同相 4 线和 4 线允许)								106
798	八总线缓冲器(反相 4 线和 4 线允许)								106
827	十缓冲器(三态)				*				106
或 门									
32	四 2 输入或门	*			*	*	*	*	34
与 或 非 门									
50	二 2 输入双与或非门	*	*					*	38
51	2 输入/3 输入双与或非门			*		*	*		38
52	四组输入与或门(可扩展)		*						39
53	四组输入与或非门(可扩展)	*							39
54	四组输入与或非门			*		*			39
55	二组 4 输入与或非门			*		*			39
58	2 输入/3 输入双与或门						*		39
64	4/2/3/2 输入与或非门(图腾柱)				*				40
65	4/2/3/2 输入与或非门(OC)				*				40
扩 展 器									
60	双 4 输入扩展器	*	*						39

(续)

序号	名 称	74	74H	74L	74S	74LS	74HC	74C	页码
61	三 3 输入扩展器		*						39
62	四组输入与或扩展器		*						39
触 发 器									
70	与输入 J-K 正沿触发器(带预置和清除端)	*							40
71	与或输入 J-K 主从触发器(带预置端)		*						41
71	与输入 R-S 主从触发器(带预置和清除端)			*					41
72	与输入 J-K 主从触发器(带预置和清除端)	*	*	*					41
73	双 J-K 触发器(带清除端)	*	*	*		*	*	*	41
74	双 D 型正沿触发器(带预置和清除端)	*	*	*	*	*	*	*	42
76	双 J-K 触发器(带预置和清除端)	*	*			*	*	*	42
78	双 J-K 负沿触发器(带预置、公共清除和公共时钟端)					*	*		43
101	与或输入 J-K 负沿触发器(带预置端)		*						49
102	与输入 J-K 负沿触发器(带预置和清除端)		*						50
103	双 J-K 负沿触发器(带清除端)		*						50
106	双 J-K 负沿触发器(带预置和清除端)		*						50
107	双 J-K 触发器(带清除端)	*				*	*	*	50
108	双 J-K 负沿触发器(带预置、公共清除和公共时钟端)		*						51
109	双 J-K 正沿触发器(带预置和清除端)	*				*	*		51
110	与输入 J-K 主从触发器(带数据锁定)	*							51
111	双 J-K 主从触发器(带数据锁定)	*							51
112	双 J-K 负沿触发器(带预置和清除端)				*	*	*		52
113	双 J-K 负沿触发器(带预置端)				*	*	*		52
114	双 J-K 负沿触发器(带预置、公共清除和公共时钟端)				*	*	*		52
121	单稳多谐振荡器	*		*					53
122	可再触发单稳多谐振荡器	*		*		*			53
123	双可再触发单稳多谐振荡器	*		*		*	*		53
132	四 2 输入与非施密特触发器	*			*	*	*		55
174	六 D 型触发器(带清除端)	*			*	*	*	*	64
175	四 D 型触发器(带清除端)	*			*	*	*	*	64
221	双单稳态多谐振荡器(有施密特触发器)	*				*	*	*	72
273	八 D 型触发器(带清除端)	*			*	*	*		78
276	四 J-K 触发器								79
364	八 D 触发器(三态)					*			89
374	八 D 触发器(三态)				*	*	*	*	90
376	四 J-K 触发器	*							90
377	八 D 触发器				*	*	*		91
378	六 D 触发器				*	*	*		91
379	四 D 触发器				*	*	*		91
422	可再触发单稳态多谐振荡器(带清除)					*			95
423	双可再触发单稳态多谐振荡器(带清除)					*	*		95
534	八 D 触发器(三态、反相)				*	*	*		98
564	八 D 触发器(三态、反相)					*	*		99
574	八 D 触发器(三态)					*	*		100
运 算 器									
80	门输入全加器	*							43
82	2 位二进制全加器	*							43
83	4 位二进制全加器(带超前进位)	*				*	*	*	44
85	4 位幅度比较器	*			*	*	*	*	44
86	四 2 输入异或门					*	*	*	45
87	4 位二进制原码/反码、0/1 电路		*						45
97	同步 6 位二进制系数乘法器	*							48
135	四异或/异或非门				*				55

(续)

序号	名 称	74	74H	74L	74S	74LS	74HC	74C	页码
136	四 2 输入异或门(OC)	*				*	*		55
167	BCD 同步系数乘法器	*							62
180	9 位奇偶数发生器/校验器	*					*		66
181	算术逻辑单元/功能发生器	*			*	*	*		66
182	超前进位发生器	*			*		*		68
183	双进位保存全加器		*			*	*		68
261	2×4 位并行二进制乘法器					*			78
266	四 2 输入异或非门(OC)					*	*		78
274	4×4 位二进制乘法器(三态)				*				79
275	7 位片瓦拉斯树形乘法器(三态)				*	*			79
280	9 位奇偶数产生器/校验器				*	*	*		80
281	4 位并行二进制累加器				*				80
283	4 位二进制全加器(带超前进位)	*			*	*	*		81
284	4×4 位并行二进制乘法器(产生高位积)	*							81
285	4×4 位并行二进制乘法器(产生低位积)	*							81
381	算术逻辑单元/功能发生器(8 个功能)				*	*			91
382	算术逻辑单元/功能发生器(8 个功能)					*			91
384	8 位×1 位 2 的补码乘法器					*	*		92
385	四串行加法器/减法器					*			92
386	四 2 输入异或门					*	*		92
521	8 位数值比较器(等值检测器)					*	*		97
583	4 位全加器(带超前进位)						*		100
681	4 位并行二进制累加器					*			104
686	8 位置值比较器(图腾柱)					*			105
687	8 位置值比较器(OC)					*			105
688	8 位数值比较器/等值检测器(图腾柱)					*	*		105
689	8 位数值比较器/等值检测器(OC)					*			105

寄 存 器 及 移 位 寄 存 器

75	4 位双稳态 D 型锁存器	*		*		*	*		42
77	4 位双稳态锁存器					*	*		43
91	8 位移位寄存器	*		*		*	*		46
94	4 位移位寄存器	*							47
95	4 位并行存取移位寄存器	*				*	*	*	47
96	5 位移位寄存器	*		*		*	*		48
100	8 位双稳态锁存器	*							49
116	双 4 位锁存器	*							52
164	8 位移位寄存器(串入并出)	*		*		*	*	*	61
165	8 位移位寄存器(并入、互补串出)	*				*	*	*	61
166	8 位移位寄存器(串、并入串出)	*				*	*		62
170	4×4 寄存器阵(OC)	*				*			63
172	16 位多路寄存器阵(三态)	*							63
173	4 位 D 型寄存器(三态)	*				*	*	*	64
178	4 位并行存取移位寄存器	*							65
179	4 位并行存取移位寄存器	*							65
194	4 位双向通用移位寄存器	*			*	*	*		70
195	4 位并行存取移位寄存器	*			*	*	*	*	71
198	8 位移位寄存器	*							72
199	8 位移位寄存器	*							72
256	双 4 位可寻址锁存器					*			77
259	8 位可寻址锁存器	*				*	*		77
278	4 位级联优先寄存器(输出可控)	*							79
279	四 R-S 锁存器	*				*	*		80
295	4 位双向通用移位寄存器(三态)					*			83

(续)

序号	名 称	74	74H	74L	74S	74LS	74HC	74C	页码
299	8 位双向通用移位/存储寄存器				*	*	*		84
322	带符号扩展的 8 位移位寄存器					*			85
323	8 位双向通用移位/存储寄存器				*	*	*		85
363	八 D 锁存器(三态)					*			89
373	八 D 锁存器(三态)				*	*	*	*	90
375	4 位双稳态 D 型锁存器					*	*		90
395	4 位可级联移位寄存器(三态)					*			93
396	8 位存储寄存器					*			94
412	多模式缓冲锁存器				*				94
533	八 D 锁存器(三态、反相)				*	*	*		97
563	八 D 锁存器(三态、反相)				*	*	*		98
573	八 D 锁存器(三态)					*	*		100
589	8 位输入锁存串行输出移位寄存器(三态)						*		101
595	8 位输出锁存移位寄存器(三态串入并出)					*	*		101
597	8 位输入锁存移位寄存器(三态、并入串出)					*	*		101
670	4×4 寄存器阵(OC)					*	*		104
673	16 位串行输入/输出移位寄存器					*	*		104
674	16 位并入串出移位寄存器					*	*		104
优 先 编 码 器									
147	10 线十进制—4 线 BCD 优先编码器	*				*	*		58
148	8—3 线优先编码器	*				*	*		58
149	8—8 线优先编码器						*		58
348	8—3 线优先编码器(三态)					*			87
数 据 选 择 器									
150	16 选 1 数据选择器(反相)	*					*	*	58
151	8 选 1 数据选择器	*			*	*	*	*	59
152	8 选 1 数据选择器	*				*	*		59
153	双 4 选 1 数据选择器	*		*	*	*	*		59
157	四 2 选 1 数据选择器(同相)	*		*	*	*	*	*	60
158	四 2 选 1 数据选择器(反相)	*			*	*	*		61
251	8 选 1 数据选择器(三态)	*			*	*	*		76
253	双 4 选 1 数据选择器(三态)				*	*	*		76
257	四 2 选 1 数据选择器(三态、同相)				*	*	*		77
258	四 2 选 1 数据选择器(三态、反相)				*	*	*		77
298	4 位 2 选 1 数据选择器(寄存器输出)	*				*	*		84
351	双 8 选 1 数据选择器(三态)	*							87
352	双 4 选 1 数据选择器(反相)					*	*		88
353	双 4 选 1 数据选择器(三态、反相)					*	*		88
354	8 选 1 数据选择器(三态、带地址锁存)					*	*		88
356	8 选 1 数据选择器(三态、带地址锁存)					*	*		88
398	4 位 2 选 1 数据选择器(双端输出)				*	*			94
399	4 位 2 选 1 数据选择器(单端输出)				*	*			94
译 码 器									
42	BCD—十进制译码器	*		*		*	*	*	35
43	余 3 码—十进制译码器	*		*					35
44	余 3 格雷码—十进制译码器	*		*					36
45	BCD—十进制译码器/驱动器	*							36
46	BCD—七段译码器/驱动器(OC、30V)	*		*					36
47	BCD—七段译码器/驱动器(OC、15V)	*		*		*			36
48	BCD—七段译码器/驱动器	*				*		*	37
49	BCD—七段译码器/驱动器	*				*			38
131	3—8 线译码器(带地址锁存)						*		54