



GH

高等 学 校
工 科 电 子 类 规 划 教 材

数字逻辑电路

翟生辉 冯毛官 施仁勇 编

西安交通大学出版社

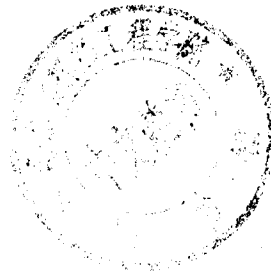
IN79
708

458311

高等学校工科电子类规划教材

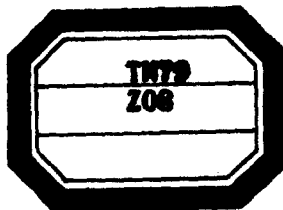
数字逻辑电路

翟生辉 冯毛官 施仁勇 编



00458311

西安交通大学出版社



内容提要

本书是全国高等院校应用电子技术和相近电子类专业的规划教材。全书共八章。主要内容包括:数制与编码、逻辑代数与逻辑门、组合逻辑电路、集成触发器、同步时序电路、中大规模集成电路,A/D与D/A转换及脉冲电路等内容。

本书是在长期教学实践基础上编写的,着重介绍了数字电路和脉冲电路的基本概念、基本原理和基本的分析方法。为了帮助读者理解和掌握基本内容,各章均附有一定数量的应用实例和练习题。

本书可供高等院校应用电子技术和相近电子类专业作为脉冲数字电路课程的教材,也可作为夜大、电大、职大等电类专业的教材,并可供有关工程技术人员学习和参考。

(陕)新登字 007 号

高等学校工科电子类规划教材

数字逻辑电路

翟生辉 冯毛官 施仁勇 编

责任编辑 黄德璜 赵丽平

*

西安交通大学出版社出版发行

(西安市咸宁路 28 号 邮政编码 710049)

陕西人口报印刷厂印装

陕西省新华书店经销

*

开本:787×1092 1/16 印张:15.125 字数:378千字

1995年6月第1版 1995年6月第1次印刷

印数:1—4000

ISBN7-5605-0767-0/TN·44 定价:12.50元

出版说明

根据国务院关于高等学校教材工作的规定,我部承担了全国高等学校和中等专业学校工科电子类专业教材的编审、出版的组织工作。由于各有关院校及参与编审工作的广大教师共同努力,有关出版社的紧密配合,从1978~1990年,已编审、出版了三个轮次教材,及时供给高等学校和中等专业学校教学使用。

为了使工科电子类专业教材能更好地适应“三个面向”的需要,贯彻国家教委《高等教育“八五”期间教材建设规划纲要》的精神,“以全面提高教材质量水平为中心,保证重点教材,保持教材相对稳定,适当扩大教材品种,逐步完善教材配套”,作为“八五”期间工科电子类专业教材建设工作的指导思想,组织我部所属的八个高等学校教材编审委员会和四个中等专业教学指导委员会,在总结前三轮教材工作的基础上,根据教育形势的发展和教学改革的需要,制订了1991~1995年的“八五”(第四轮)教材编审出版规划。列入规划的,以主要专业主干课程教材及其辅助教材为主的教材约300余种。这批教材的评选推荐和编审工作,由各编委会或教学指导委员会组织进行。

这批教材的书稿,其一是从通过教学实践、师生反映较好的讲义中经院校推荐,由编审委员会(小组)评选择优产生出来的,其二在认真遴选主编人的条件下进行约编的,其三是经过质量调查在前几轮组织编写出版的教材中修编的。广大编审者、各编审委员会(小组)、教学指导委员会和有关出版社,为保证教材的出版和提高教材的质量,作出了不懈的努力。

限于水平和经验,这批教材的编审、出版工作还可能有缺点和不足之处,希望使用教材的单位、广大教师和同学积极提出批评和建议,共同不断提高电子类专业教材的质量而努力。

机械电子工业部教材办公室

前 言

本书为全国高等院校大专层次应用电子技术和相近电子类专业的规划教材,供54学时脉冲数字电路课程使用。本书是根据电子工业部制订的应用电子技术和相近电子类专业教材1991~1995年出版规划要求编写的,并经电子工业部应用电子技术教材编写委员会评选审定,推荐出版。

随着科学技术的迅速发展,中、大规模数字集成电路的出现,以及计算机的广泛应用,数字技术愈来愈显示出其重要性。目前数字技术已广泛应用于通信、雷达、电子计算机、自动控制、航天、仪表等国民经济的各个领域。随着数字技术应用领域的不断扩大,数字逻辑电路已成为现代工程技术人员的必修课程。

本书是作者在长期教学实践的基础上编写的。着重讨论和研究数字电路和各种数字集成电路的基本原理及应用,在编写时把数字电路作为全书的重点,进行了详细的论述,并且对常用的脉冲电路也做了一定的介绍。数字电路部分以小规模集成器件作为基本器件,系统地讨论了数字电路的分析和设计技巧。编写时也注意到中、大规模器件已逐渐成为数字系统的“积木式”部件,因此本书也加强了中、大规模集成电路的介绍和应用。在编写脉冲电路时,从实际应用出发,介绍了脉冲波形产生、变换、整形常用电路的基本原理和主要参数的计算。在各个章节中列举了一定数量的实用电路,供读者在学习和工作中参考。

在编写时注意到大专层次学生的特点,力求文字通俗易懂,内容安排上由浅入深,重点突出,基本概念明确清晰,便于学生阅读和自学。每章都配有一定数量的习题,帮助学生加深对课程内容的理解。

本书主要作为电子技术和相近电子类专业教材,也可作为夜大、电大、职大、函大等电类专业的教材,还可以供有关工程技术人员学习和参考。

参加编写的有西安电子科技大学翟生辉副教授(第一、二、三、四章),冯毛官副教授(第五章),上海大学施仁勇讲师(第六、七、八章),由翟生辉担任主编,负责统稿。全书由西安交通大学李中副教授负责主审,对书稿进行了全面、细致的评审,并提出了中肯而具体的修改意见。在拟订教材提纲和撰写初稿过程中,得到责任编辑黄贤武教授及全体编委的支持和帮助。在编写和出版过程中还得到吴震蒙教授、张莘迦副教授的帮助。编者在此对以上诸位老师表示衷心的感谢。

由于编者水平有限,书中难免存在错误和不妥之处,敬请读者批评指正。

编者

目 录

第 1 章 数制与编码

1.1 进位计数制	(1)
1.1.1 十进计数制	(1)
1.1.2 二进计数制	(1)
1.1.3 八进计数制和十六进计数制	(2)
1.2 不同进位制数之间的转换	(4)
1.2.1 二进制数转换成十进制数	(4)
1.2.2 十进制数转换成二进制数	(5)
1.2.3 二进制数与八进制、十六进制数之间的转换	(7)
1.3 二进制数的算术运算	(9)
1.3.1 二进制数加法运算	(9)
1.3.2 二进制数减法运算	(9)
1.3.3 二进制数乘法运算	(9)
1.3.4 二进制数除法运算	(10)
1.4 二进制编码的十进制数(10BCD 编码)	(11)
1.4.1 有权 BCD 编码	(10)
1.4.2 无权 BCD 码	(11)
1.4.3 BCD 码的加减运算	(12)
习题	(13)

第 2 章 逻辑代数与逻辑门

2.1 逻辑代数的基本运算	(15)
2.1.1 或运算及或门	(15)
2.1.2 与运算及与门	(16)
2.1.3 非运算及非门	(18)
2.2 逻辑代数的基本定律及规则	(20)
2.2.1 逻辑函数的相等	(20)
2.2.2 逻辑代数的基本定律	(21)
2.2.3 逻辑代数的三个规则	(22)
2.2.4 几个常用公式	(24)
2.2.5 用代数法简化逻辑函数	(25)
2.3 复合门电路的逻辑功能	(26)
2.3.1 与非逻辑及或非逻辑	(26)
2.3.2 与或非逻辑	(29)

2.3.3	异或逻辑及同或逻辑	(29)
2.4	逻辑函数的两种标准表达式	(31)
2.4.1	逻辑函数的与或表达式及或与表达式	(31)
2.4.2	最小项表达式	(31)
2.4.3	最大项表达式	(33)
2.4.4	最小项与最大项之间的关系	(34)
2.5	卡诺图及逻辑函数的简化	(36)
2.5.1	逻辑函数的卡诺图	(36)
2.5.2	卡诺图的简化规划	(38)
2.5.3	利用卡诺图简化逻辑函数	(40)
2.6	常用的集成逻辑门	(43)
2.6.1	正逻辑与负逻辑	(43)
2.6.2	TTL 集成与非门	(44)
2.6.3	集电极开路(47OC)门	(47)
2.6.4	三态输出 TTL 与非门	(48)
2.6.5	MOS 集成逻辑门	(49)
2.6.6	集成逻辑门型号的命名	(52)
	习题	(55)

第3章 组合逻辑电路

3.1	组合逻辑电路的分析	(58)
3.1.1	逻辑代数法	(59)
3.1.2	符号置换法	(60)
3.2	常用组合逻辑电路的分析	(61)
3.2.1	译码器	(61)
3.2.2	编码器	(62)
3.2.3	数据选择器	(63)
3.2.4	多路分配器	(64)
3.2.5	全加器	(64)
3.3	组合逻辑电路的设计	(65)
3.3.1	运算电路设计	(66)
3.3.2	代码转换电路设计	(68)
3.3.3	译码电路设计	(70)
3.3.4	检验电路设计	(73)
3.3.5	比较电路设计	(73)
3.3.6	用数据选择器实现逻辑函数	(74)
3.4	组合逻辑电路的冒险现象	(77)
3.4.1	逻辑冒险	(77)
3.4.2	功能冒险	(78)
3.4.3	竞争冒险的消除方法	(79)

习题	(80)
----------	------

第4章 集成触发器

4.1 基本 RS 触发器	(83)
4.1.1 基本 RS 触发器电路组成和工作原理	(83)
4.1.2 基本 RS 触发器功能描述	(84)
4.2 钟控触发器	(86)
4.2.1 钟控 RS 触发器	(87)
4.2.2 钟控 D 触发器	(88)
4.2.3 钟控 JK 触发器	(89)
4.2.4 钟控 T 触发器和 T' 触发器	(90)
4.2.5 电位触发方式的工作特性	(91)
4.3 主从触发器	(91)
4.3.1 主从触发器基本原理	(92)
4.3.2 主从 JK 触发器的一次翻转现象	(94)
4.3.3 集成 JK 触发器	(97)
4.4 边沿触发器	(97)
4.4.1 维持-阻塞 D 触发器	(98)
4.4.2 集成 D 触发器	(101)

习题

第5章 同步时序电路

5.1 时序电路和它的表示法	(105)
5.2 状态转移图的状态转移表	(107)
5.3 同步时序电路的分析	(111)
5.3.1 同步时序电路的特点	(111)
5.3.2 同步时序电路的分析	(112)
5.3.3 典型同步时序电路的分析	(117)
5.4 同步时序电路的设计	(126)
5.4.1 设计方法与步骤	(126)
5.4.2 状态转换图或状态转换表的形成	(127)
5.4.3 状态简化	(130)
5.4.4 状态分配	(134)
5.4.5 触发器选型、确定激励函数和输出函数	(138)
5.4.6 画逻辑电路图	(140)
5.4.7 多余状态检查	(140)
5.4.8 设计举例	(141)
习题	(147)

第6章 中大规模集成电路

6.1 编码器及译码器	(151)
6.1.1 编码器	(151)

6.1.2	译码器	(155)
6.2	数据选择器	(164)
6.3	奇偶校验电路	(168)
6.4	计数器	(169)
6.4.1	同步二进制计数器	(169)
6.4.2	同步十进制计数器	(171)
6.5	移位寄存器	(173)
6.5.1	串行输入并行输出移位寄存器	(173)
6.5.2	双向移位寄存器	(175)
6.6	随机存取存储器(177RAM)	(177)
6.6.1	基本结构	(178)
6.6.2	六管静态存储单元	(178)
6.6.3	片选和读写控制电路	(179)
6.6.4	存储容量的扩展	(179)
6.6.5	静态 RAM2114	(180)
6.7	只读存储器 ROM	(183)
6.7.1	只读存储器的结构和原理	(183)
6.7.2	用 ROM 实现组合逻辑的设计	(185)
6.7.3	可编程 ROM	(187)
6.8	可编程序逻辑阵列 PLA	(188)
6.8.1	组合 PLA	(188)
6.8.2	时序可编程逻辑阵列	(189)
	习题	(191)

第7章 A/D 与 D/A 转换器

7.1	概述	(194)
7.2	D/A 转换器	(194)
7.2.1	权电阻 D/A 转换器	(194)
7.2.2	R-2R 梯形 D/A 转换器	(196)
7.2.3	倒梯形 D/A 转换器	(197)
7.2.4	D/A 转换器的主要技术指标	(198)
7.2.5	模拟电子开关	(198)
7.2.6	集成 D/A 转换器	(200)
7.3	A/D 转换器	(201)
7.3.1	采样/保持和 A/D 转换的基本概念	(201)
7.3.2	并行 A/D 转换器	(202)
7.3.3	逐次逼近 A/D 转换器	(203)
7.3.4	双积分型 A/D 转换器	(205)
7.3.5	A/D 转换器的主要技术指标	(207)
7.3.6	集成 A/D 转换器(ADC0808/9)	(208)

习题	(209)
----------	-------

第 8 章 脉冲电路

8.1 单稳态触发器	(212)
8.1.1 555 定时器	(212)
8.1.2 微分型单稳态触发器	(213)
8.1.3 集成单稳态触发器	(216)
8.1.4 由 555 定时器构成的单稳态触发器	(217)
8.1.5 单稳态触发器的应用	(218)
8.2 多谐振荡器	(220)
8.2.1 CMOS 多谐振荡器	(220)
8.2.2 石英晶体振荡器	(222)
8.2.3 由 555 定时器构成的多谐振荡器	(222)
8.3 施密特触发器	(224)
8.3.1 由与非门组成的施密特触发器	(224)
8.3.2 回差可调的施密特触发器	(225)
8.3.3 集成施密特触发器	(226)
8.3.4 由 555 定时器构成的施密特触发器	(227)
8.3.5 施密特触发器的应用	(228)
习题	(229)

参考文献

第1章 数制与编码

数制是计数进位制的简称。数制是以表示数值所用的数字符号的个数来命名的,如二进制、八进制、十六进制、六十进制及日常生活中最常用的十进制等。各种数制中数字符号的个数称为该数制的基数。一个数可以用不同计数制表示它的大小,虽然形式不同,但数的量值则是相等的。本章从十进制开始,分析导出各种进位制的计数规律。重点讨论广泛用于计算机及数字系统的二进制、八进制和十六进制数的计数规律,并将介绍各种进位制数之间的转换方法。本章最后还介绍了几种常用的十进制代码表示方法。

1.1 进位计数制

1.1.1 十进制数制

十进制数制简称十进制。在十进制中采用十个有序数字符号来表示数的大小,即用0、1、2、3、4、5、6、7、8、9来表示0~9的数值。当数值9加1时,则向相邻高位进1,以10来表示,称为“逢十进一”,这个10就是这种计数制的基数,或称为底数。基数也就是所用数字符号的个数。以基数为10的进位计数制称为十进制。在十进制中,虽然只有十个数字符号,只要将这十个数字符号和一个小数点符号结合起来,就可以表示任意有限的十进制数。例如,875.49这个数,可以读作八百七十五点四九。按照数字符号所处的位置,可以直接读出数的大小,这种计数方法称为位置记数法。在位置记数法中,对于每一个数位赋以不同的位值,称为“权”。对于十进制,每个数的权是10的某次幂,即 10^i 称为第*i*位上的“权”,它表示数符1在第*i*位上的数值。对于任意一个十进制数来说,每个数位上的数字所表示的量(数值)是这个数字和该位权的乘积。因此,任意的十进制数可以按权展开为10的幂多项式。例如,875.49这个数,可以写成

$$875.49 = 8 \times 10^2 + 7 \times 10^1 + 5 \times 10^0 + 4 \times 10^{-1} + 9 \times 10^{-2}$$

由上式可以看出,数符所处的位置不同,所代表的数值也不同。从小数点开始往左,按个位(10^0)、十位(10^1)、百位(10^2)等等往上升,而从小数点往右,则按十分位(10^{-1})、百分位(10^{-2})等等下降。任意一个十进制数*N*,可以表示为

$$(N)_{10} = (A_{n-1}A_{n-2}\cdots A_1A_0 \cdot A_{-1}A_{-2}\cdots A_{-m})_{10} \quad (1-1)$$

还可以用幂展开式表示为

$$\begin{aligned} (N)_{10} &= A_{n-1} \times 10^{n-1} + A_{n-2} \times 10^{n-2} + \cdots + A_1 \times 10^1 + A_0 \times 10^0 \\ &\quad + A_{-1} \times 10^{-1} + \cdots + A_{-m} \times 10^{-m} \\ &= \sum_{i=-m}^{n-1} A_i \times 10^i \end{aligned} \quad (1-2)$$

式中, A_i 为十进制数符0~9中的某一个,记为 $0 \leq A_i \leq 9$; n 为整数的位数; m 为小数的位数; i 表示数的某一位。括号外的下标为基数, $(N)_{10}$ 表示基数为10的十进制数。

1.1.2 二进制数制

人们习惯用十进制计数,但是,在计算机及其它数字系统中,广泛采用二进制数。大家知

道,计算机的最基本功能是进行数据的计算和处理加工。数在计算机中是以器件的物理状态来表示的。为了方便和可靠,在计算机和数字系统中采用二进制数字系统,即计算机中要处理的所有数据,都要用二进制系统来表示,所有的字母、符号、指令等都要用二进制代码来表示。

二进制只有两个数字符号,即0和1。二进制计数时,是“逢二进一”。例如,1+1=10,这个10所代表的值不是十而是二,二进制的基数是2,每个数位的位权值为2的幂。任意一个二进制数也象十进制一样,可以用下面的表达式表示

$$(N)_2 = (B_{n-1}B_{n-2}\cdots B_1B_0 \cdot B_{-1}B_{-2}\cdots B_{-m})_2 \quad (1-3)$$

还可以表示为

$$\begin{aligned} (N)_2 &= B_{n-1} \times 2^{n-1} + B_{n-2} \times 2^{n-2} + \cdots + B_1 \times 2^1 + B_0 \times 2^0 \\ &\quad + B_{-1} \times 2^{-1} + B_{-2} \times 2^{-2} + \cdots + B_{-m} \times 2^{-m} \\ &= \sum_{i=-m}^{n-1} B_i \times 2^i \end{aligned} \quad (1-4)$$

式中, B_i 是二进制数符,只能取0和1; n 表示整数的位数; m 表示小数的位数; i 表示数的某一位。 2^i 是位置为 i 的数符 B_i 具有的权。2是进位制的基数,故称为二进制数。例如

$$(1001)_2 = 1 \times 2^3 + 0 \times 2^2 + 0 \times 2^1 + 1 \times 2^0 = (9)_{10}$$

例如

$$\begin{aligned} (10011.1)_2 &= 1 \times 2^4 + 0 \times 2^3 + 0 \times 2^2 + 1 \times 2^1 + 1 \times 2^0 + 1 \times 2^{-1} \\ &= (16 + 2 + 1 + 0.5)_{10} = (19.5)_{10} \end{aligned}$$

1.1.3 八进制计数制和十六进制计数制

计算机中采用二进制数,优点是物理实现容易,并且运算特别简单。但缺点是书写冗长。因此,常用八进制或十六进制代替二进制来书写数据。由于八进制和十六进制的基数都是2的某次幂,因此与二进制数之间的相互转换特别方便。

八进制有0,1,2,3,4,5,6,7等八个数字符号,代表0~7等八个数值。八进制是逢八进一。例如,7+1=10,这个10所代表的数值为八,即进位基数是8,故称八进制。任意一个八进制数 $(N)_8$ 可以表示为

$$(N)_8 = (C_{n-1}C_{n-2}\cdots C_1C_0 \cdot C_{-1}C_{-2}\cdots C_{-m})_8 \quad (1-5)$$

或者写成

$$\begin{aligned} (N)_8 &= C_{n-1} \times 8^{n-1} + C_{n-2} \times 8^{n-2} + \cdots + C_1 \times 8^1 + C_0 \times 8^0 \\ &\quad + C_{-1} \times 8^{-1} + C_{-2} \times 8^{-2} + \cdots + C_{-m} \times 8^{-m} \\ &= \sum_{i=-m}^{n-1} C_i \times 8^i \end{aligned} \quad (1-6)$$

式中, C_i 可取0~7之间的任意一个数符,即 $0 \leq C_i \leq 7$; n 和 m 分别表示整数位数和小数位数。例如

$$(327)_8 = 3 \times 8^2 + 2 \times 8^1 + 7 \times 8^0 = (215)_{10}$$

同样,十六进制可以用十六个互不相同的数字符号来表示,即0,1,2,3,4,5,6,7,8,9,A,B,C,D,E,F等十六个数符。十六进制是逢十六进一。任意一个十六进制数 $(N)_{16}$ 可以表示为

$$(N)_{16} = (D_{n-1}D_{n-2}\cdots D_1D_0 \cdot D_{-1}D_{-2}\cdots D_{-m})_{16} \quad (1-7)$$

或者写成

$$(N)_{16} = D_{n-1} \times 16^{n-1} + D_{n-2} \times 16^{n-2} + \cdots + D_1 \times 16^1 + D_0 \times 16^0$$

$$+ D_{-1} \times 16^{-1} + D_{-2} \times 16^{-2} + \dots + D_{-m} \times 16^{-m} \\ = \sum_{i=-m}^{n-1} D_i \times 16^i \quad (1-8)$$

式中, n 和 m 分别表示整数和小数的位数; D_i 可取 $0 \sim F$ 之间的任意一个数符, 即 $0 \leq D_i \leq F$; 16^i 表示该数第 i 位的数符 D_i 具有的权。例如

$$(3B)_{16} = 3 \times 16^1 + B \times 16^0 = (59)_{10}$$

综上所述, 几种进位计数制的表示方法, 可以推广到任意进制 R 的计数规律。对于基数为 R 的进位计数制来讲, 数 $(N)_R$ 可表示为

$$(N)_R = (K_{n-1}K_{n-2} \dots K_1K_0 \cdot K_{-1}K_{-2} \dots K_{-m})_R \quad (1-9)$$

或者写成

$$(N)_R = K_{n-1} \times R^{n-1} + K_{n-2} \times R^{n-2} + \dots + K_1 \times R^1 + K_0 \times R^0 \\ + K_{-1} \times R^{-1} + K_{-2} \times R^{-2} + \dots + K_{-m} \times R^{-m} \\ = \sum_{i=-m}^{n-1} K_i \times R^i \quad (1-10)$$

式中, n 和 m 分别表示整数和小数的位数; K_i 是 R 进制中 R 个数符中的一个, 即 $0 \leq K_i \leq R-1$; 计算时每一位都是逢 R 进一。 R 是该计数制的基数。 R^i 是第 i 位数符 K_i 具有的权, 小数点右边各位的权都是基数 R 的负次幂。若小数点向左移一位, 则该数减小 R 倍; 若小数点向右移一位, 则该数增大 R 倍。

表 1-1 列出十进制、二进制、十六进制数的对应关系。由表 1-1 可见, 一位八进制数用二进制数来表示需要三位, 而一位十六进制数用二进制数来表示则需要四位。也就是说, 表示某一个数时, 用八进制数所需要位数比二进制数少, 用十六进制所需位数则更少。

表 1-1 十进制、二进制、八进制、十六进制数对照表

$R=10$	$R=2$	$R=8$	$R=16$
0	0000	0	0
1	0001	1	1
2	0010	2	2
3	0011	3	3
4	0100	4	4
5	0101	5	5
6	0110	6	6
7	0111	7	7
8	1000	10	8
9	1001	11	9
10	1010	12	A
11	1011	13	B
12	1100	14	C
13	1101	15	D
14	1110	16	E
15	1111	17	F
16	10000	20	10

1.2 不同进位制数之间的转换

1.2.1 二进制数转换成十进制数

二进制与十进制数之间的转换通常采用按权展开法或基数连乘、连除法,下面分别进行讨论。

(1) 按权展开法

这种转换方法比较简单,对于所有非十进制转换为十进制数都适用。其方法是先将其非十进制数按定义展开为多项式,再将系数(二进制多项式表示的系数不是0就是1)及权均用十进制表示后,按十进制进行乘法及加法运算,所得结果即为该数对应的十进制数。

例 1-1 把二进制数 $(1101.101)_2$ 转换为十进制数。

解:

$$\begin{aligned}(1101.101)_2 &= 1 \times 2^3 + 1 \times 2^2 + 0 \times 2^1 + 1 \times 2^0 + 1 \times 2^{-1} + 0 \times 2^{-2} + 1 \times 2^{-3} \\ &= 8 + 4 + 0 + 1 + 0.5 + 0 + 0.125 \\ &= (13.625)_{10}\end{aligned}$$

(2) 基数连乘、连除法

把式(1-4)变换为基数连乘、连除的形式,即

$$\begin{aligned}(N)_2 &= B_{n-1} \times 2^{n-1} + B_{n-2} \times 2^{n-2} + B_{n-3} \times 2^{n-3} + \cdots + B_1 \times 2^1 + B_0 \times 2^0 \\ &\quad + B_{-1} \times 2^{-1} + B_{-2} \times 2^{-2} + \cdots + B_{-m} \times 2^{-m} \\ &= (\cdots((B_{n-1} \times 2 + B_{n-2}) \times 2 + B_{n-3}) \times 2 + \cdots + B_1) \times 2 \\ &\quad + B_0 + (\cdots(B_{-m} \times \frac{1}{2} + \cdots + B_{m+1}) \times \frac{1}{2} + \cdots + B_{-1}) \times \frac{1}{2}\end{aligned}$$

故

$$\begin{aligned}(N)_2 &= (\cdots((B_{n-1} \times 2 + B_{n-2}) \times 2 + B_{n-3}) \times 2 + \cdots + B_1) \times 2 + B_0 \\ &\quad + (\cdots(B_{-m} \times \frac{1}{2} + \cdots + B_{m+1}) \times \frac{1}{2} + \cdots + B_{-1}) \times \frac{1}{2}\end{aligned} \quad (1-11)$$

由式(1-11)可见,整数部分的转换采用基数连乘的方法,而小数部分的转换则采用基数连除的方法。

整数的二进制数转换为十进制数的步骤为

第一步 从最高位开始,将该位的系数(数符)乘以2;

第二步 把乘得之积与低位系数相加,记下所得之和;

第三步 把第二步所得之和乘以2。

以后重复第二、第三两步,直到最低位与前面所得之结果相加,运算结束。得出等值的十进制数。

例 1-2 把二进制数 $(101101)_2$ 转换成十进制数。

解: 从最高位开始连乘以2,直到加上最低位 B_0 为止。

$$((((1 \times 2 + 0) \times 2 + 1) \times 2 + 1) \times 2 + 0) \times 2 + 1 = (45)_{10}$$

为了便于计算,通常将上面的运算过程写成如下的形式

$$\begin{array}{ccccccccc}
 1 & & +0 & & +1 & & +1 & & +0 & & +1 \\
 \times & \downarrow & \parallel & \downarrow & \parallel & \downarrow & \parallel & \downarrow & \parallel & \downarrow & \parallel \\
 2=2 & & 2 \times 2=4 & & 5 \times 2=10 & & 11 \times 2=22 & & 22 \times 2=44 & & 45
 \end{array}$$

运算结果为 $(101101)_2 = (45)_{10}$

对于纯小数的二进制数转换为十进制数可按下列步骤

第一步 从小数最低位开始,将该位系数除以 2 (即 $\times \frac{1}{2}$);

第二步 把所得之商与高一位相加,记下所得之和;

第三步 把第二步所得之和除以 2。

以后重复第二、第三步,直到小数最高位与前面所得结果相加之和除以 2 为止,运算结束。得到等值的纯小数十进制数。

例 1-3 把二进制数 $(0.101)_2$ 转换为十进制数。

解: $(0.101)_2 = ((1 \times \frac{1}{2} + 0) \times \frac{1}{2} + 1) \times \frac{1}{2} = (0.625)_{10}$

为了方便运算还可将运算过程写为如下的形式

$$\begin{array}{ccccccc}
 1 & & +0 & & +1 & & \\
 \div & \downarrow & \parallel & \downarrow & \parallel & & \\
 2=0.5 & & 0.5 \div 2=0.25 & & 1.25 \div 2=(0.625)_{10} & &
 \end{array}$$

运算结果为

$$(0.101)_2 = (0.625)_{10}$$

对于带小数的二进制数转换为十进制数,可按上述方法,分别进行整数和纯小数的转换,最后将结果加在一起即可。

对以上讨论的两种转换方法进行比较,可以看出按权展开法比较简单,容易掌握。第二种方法基数连乘、连除法较为麻烦一些,但只要掌握其运算规律,转换也是很方便的。

1.2.2 十进制数转换成二进制数

将十进制数转换成二进制数一般采用基数乘法。

(1) 十进制整数转换成二进制整数

若将一个十进制整数(例如 325)转换成二进制整数,即将该数变换为如下的形式

$$(325)_{10} = (B_{n-1}B_{n-2} \cdots B_1B_0)_2$$

问题在于怎样找到 $B_{n-1} \sim B_0$ 的值呢?这些值(0 或 1)取决于要转换的十进制数值的大小。由式(1-4)可知, $(325)_{10}$ 还可以写成如下的形式

$$(325)_{10} = B_{n-1} \times 2^{n-1} + B_{n-2} \times 2^{n-2} + \cdots + B_1 \times 2^1 + B_0 \times 2^0$$

显然,等式右边除了最低位 B_0 之外,其余各项都包含有 2 的因子,它们都能被 2 除尽。故第一次用 2 去除等式两边,则其余数即为 B_0 。

$$2 \overline{) 325} \quad \text{..... 余 } 1 = B_0$$

其商为

$$(162)_{10} = B_{n-1} \times 2^{n-1} + B_{n-2} \times 2^{n-2} + \cdots + B_2 \times 2^1 + B_1$$

上面的等式右边除了最低位 B_1 之外,其余各项都包含 2 的因子,都能被 2 除尽,故用基数 2 再去除等式两边,所得的余数必为 B_1 。用同样的方法,一直继续下去,直到商为 0 为止,就可以得

到 $B_{n-1} \sim B_0$ 。例如

$$\begin{array}{rcl}
 2 \overline{) 325} & & \\
 2 \overline{) 162} & \cdots \cdots & \text{余 } 1 = B_0 (\text{LSB}) \\
 2 \overline{) 81} & \cdots \cdots & \text{余 } 0 = B_1 \\
 2 \overline{) 40} & \cdots \cdots & \text{余 } 1 = B_2 \\
 2 \overline{) 20} & \cdots \cdots & \text{余 } 0 = B_3 \\
 2 \overline{) 10} & \cdots \cdots & \text{余 } 0 = B_4 \\
 2 \overline{) 5} & \cdots \cdots & \text{余 } 0 = B_5 \\
 2 \overline{) 2} & \cdots \cdots & \text{余 } 0 = B_6 \\
 2 \overline{) 1} & \cdots \cdots & \text{余 } 0 = B_7 \\
 0 & \cdots \cdots & \text{余 } 1 = B_8 (\text{MSB})
 \end{array}$$

故

$$\begin{aligned}
 (325)_{10} &= (B_8 B_7 B_6 B_5 B_4 B_3 B_2 B_1 B_0)_2 \\
 &= (101000101)_2
 \end{aligned}$$

由此可以归纳出把十进制整数转换为二进制整数的转换方法,即用基数 2 不断地去除要转换的十进制数,直到商为 0 为止。除得的余数为 1,则相应的二进制数位为 1;除得的余数为 0,则相应的二进制数位为 0。第一次被 2 除所得余数为二进制数最低位有效数字(LSB) B_0 ,最后一次所得余数为最高位有效数字(MSB) B_{n-1} 。这种方法通常称为基数辗转相除法,又称为除 2 取余法。

(2) 十进制小数转换为二进制小数

十进制小数转换为二进制小数可以表示为

$$(0.N)_{10} = B_{-1} \times 2^{-1} + B_{-2} \times 2^{-2} + \cdots + B_{-m} \times 2^{-m}$$

用基数 2 乘等式两边,得

$$\begin{aligned}
 2 \times (0.N)_{10} &= B_{-1} \times 2^0 + B_{-2} \times 2^{-1} + \cdots + B_{-m} \times 2^{-m+1} \\
 &= B_{-1} \times 2^0 + b_1
 \end{aligned}$$

用基数 2 乘等式两边的结果把等式右边分为两部分, B_{-1} 为整数部分(不是 0 就是 1); b_1 为小数部分,即

$$b_1 = B_{-2} \times 2^{-1} + B_{-3} \times 2^{-2} + \cdots + B_{-m} \times 2^{-m+1}$$

将 b_1 等式两边再乘以 2,则得

$$\begin{aligned}
 2b_1 &= B_{-2} \times 2^0 + B_{-3} \times 2^{-1} + \cdots + B_{-m} \times 2^{-m+2} \\
 &= B_{-2} + b_2
 \end{aligned}$$

式中 B_{-2} 为 $2b_1$ 的整数部分; b_2 为小数部分。这个乘 2 过程可以继续下去,直至求出 B_{-m} 为止。将这些求出的整数部分,按一定的顺序排列起来,就可得到相应的二进制小数。

例 1-4 把十进制小数 $(0.6875)_{10}$ 转换为二进制小数。

解:

$$\begin{array}{rcl}
 0.6875 & & \\
 \times 2 & & \\
 \hline
 1.3750 & \cdots \cdots & \text{整数部分 } 1 = B_{-1} (\text{MSB}) \\
 0.375 & &
 \end{array}$$

$$\begin{array}{rcl}
 \times & 2 & \\
 \hline
 & 0.75 & \dots\dots 1=B_{-2} \\
 \times & 2 & \\
 \hline
 & 1.5 & \dots\dots 1=B_{-3} \\
 & 0.5 & \\
 \times & 2 & \\
 \hline
 & 1.0 & \dots\dots 1=B_{-4}(\text{LSB})
 \end{array}$$

故 $(0.6875)_{10} = (0.1011)_2$

由此可以归纳出十进制小数转换为二进制小数的方法,即不断用 2 去乘要转换的十进制小数,将每次所得的整数部分(0 或 1),依次记为 $B_{-1}, B_{-2}, \dots, B_{-m}$ 。其中 MSB 为小数的最高有效位,LSB 为小数的最低有效位。若乘积的小数部分最后能为 0,那么最后一次乘积的整数部分记为 B_{-m} ,则

$$0.B_{-1}B_{-2}\dots B_{-m}$$

即为十进制小数对应的二进制小数。

要注意的是在把十进制小数转换成二进制小数时,不断用 2 去乘,不一定最后能使尾部(十进制小数部分)为 0,过程可能会无限制地进行下去。这时只要满足一定的精度要求,二进制小数取一定的位数就行了。这表示转换的二进制小数存在一定的剩余误差 $\epsilon (\epsilon < 2^{-m})$ 。以上这种将十进制小数转换成二进制小数的方法通常称为乘 2 取整法。

任意进制数与十进制数之间的转换原理和方法,跟二进制数与十进制数之间的转换原理和方法类似,这里不再赘述。

1.2.3 二进制数与八进制、十六进制数之间的转换

(1) 二进制数与八进制数之间的转换

设某十进制整数为 N ,用二进制表示为

$$(N)_{10} = B_{n-1} \times 2^{n-1} + B_{n-2} \times 2^{n-2} + \dots + B_1 \times 2^1 + B_0 \times 2^0 \quad (1-12)$$

用八进制表示为

$$(N)_{10} = C_{n-1} \times 8^{n-1} + C_{n-2} \times 8^{n-2} + \dots + C_1 \times 8^1 + C_0 \times 8^0 \quad (1-13)$$

由于是同一个十进制整数,故

$$\begin{aligned}
 & B_{n-1} \times 2^{n-1} + B_{n-2} \times 2^{n-2} + \dots + B_1 \times 2^1 + B_0 \times 2^0 \\
 & = C_{n-1} \times 8^{n-1} + C_{n-2} \times 8^{n-2} + \dots + C_1 \times 8^1 + C_0 \times 8^0
 \end{aligned} \quad (1-14)$$

将等式两边同除以 $8 = 2^3$,则得

$$\begin{aligned}
 & B_{n-1} \times 2^{n-4} + B_{n-2} \times 2^{n-5} + \dots + B_3 \times 2^0 + \frac{B_2 \times 2^2 + B_1 \times 2^1 + B_0 \times 2^0}{8} \\
 & = C_{n-1} \times 8^{n-2} + C_{n-2} \times 8^{n-3} + \dots + C_1 \times 8^0 + \frac{C_0}{8}
 \end{aligned} \quad (1-15)$$

式(1-15)两边的商及余数应分别相等,即

$$\text{余数} \quad (C_0)_8 = B_2 \times 2^2 + B_1 \times 2^1 + B_0 \times 2^0 = (B_2 B_1 B_0)_2 \quad (1-16)$$

$$\begin{aligned}
 \text{商} \quad & B_{n-1} \times 2^{n-4} + B_{n-2} \times 2^{n-5} + \dots + B_5 \times 2^2 + B_4 \times 2^1 + B_3 \times 2^0 \\
 & = C_{n-1} \times 8^{n-2} + C_{n-2} \times 8^{n-3} + \dots + C_1 \times 8^0
 \end{aligned} \quad (1-17)$$

将式(1-17)两边再除以 $8 = 2^3$,则得