



面向21世纪课程教材

集成电路技术 基础教程

第三版 | 下册

浙江大学电工电子基础教学中心

电子技术课程组编

张德华 阮秉涛 主编

高等教育出版社



面向21世纪课程教育



集成电路技术 基础教程

第三版 | 下册

浙江大学电工电子基础教学中心

电子技术课程组编

张德华 阮秉涛 主编

JICHENG DIANZI JISHU

JICHU JIAOCHENG

高等教育出版社·北京

内容简介

本书是在原普通高等教育“十一五”国家级规划教材《集成电路技术基础教程》(第2版)的基础上,经过不断地教学实践,总结了近年来对“电子技术基础”课程的教学改革经验,并参照“教育部电子电气基础课程教学指导分委员会”制订的教学基本要求修订而成的。修订后的教材继续保留原教材“模数”紧密结合的特点,分上、下册出版,仍为4篇。本书为下册,包含第三、四篇。第三篇为数字电路分析与设计,共6章。内容包括:数字逻辑基础、基本逻辑电路分析与设计、常用集成逻辑器件、可编程逻辑器件、数/模和模/数转换电路和单片机基础。第四篇为电子系统设计示例,共2章,内容包括电子系统设计基础和电子系统设计示例。

本书可作为高等学校电气信息类、机电、光电信息、医疗仪器、测控、自动化等专业电子技术基础课程教材,也可供远程教育、成人和职业教育相关专业选用。

图书在版编目(CIP)数据

集成电子技术基础教程.下册 / 张德华,阮秉涛主编;浙江大学电工电子基础教学中心电子技术课程组编. --3版. --北京:高等教育出版社,2015.7

ISBN 978-7-04-042228-3

I. ①集… II. ①张… ②阮… ③浙… III. ①集成电路-高等学校-教材 IV. ①TN4

中国版本图书馆 CIP 数据核字(2015)第 039613 号

策划编辑 王勇莉	责任编辑 王勇莉	封面设计 张申申	版式设计 童丹
插图绘制 杜晓丹	责任校对 殷然	责任印制 赵义民	

出版发行 高等教育出版社	网 址 http://www.hep.edu.cn
社 址 北京市西城区德外大街4号	http://www.hep.com.cn
邮政编码 100120	网上订购 http://www.landaco.com
印 刷 北京市白帆印务有限公司	http://www.landaco.com.cn
开 本 787mm×1092mm 1/16	版 次 2002年7月第1版
印 张 24.75	2015年7月第3版
字 数 450千字	印 次 2015年7月第1次印刷
购书热线 010-58581118	定 价 36.00元
咨询电话 400-810-0598	

本书如有缺页、倒页、脱页等质量问题,请到所购图书销售部门联系调换

版权所有 侵权必究

物料号 42228-00

本教材(第三版)是在原普通高等教育“十一五”国家级规划教材《集成电子技术基础教程》(第一、二两版)的基础上,经过不断地教学实践,总结了浙江大学多年来对“电子技术基础”课程的教学改革经验,并参照“教育部电子电气基础课程教学指导分委员会”制订的教学基本要求修订而成的。修订后的教材继续保留原教材“模数”紧密结合的特点,全书结构上分上、下册,仍为4篇。

上册包含一、二两篇。第一篇为电子系统与电子电路基础,共有4章,是本课程的入门篇和模拟电子电路的基础篇。第二篇为模拟集成电路及其应用,共有6章。系统地介绍了集成运算放大器及其在模拟电子系统中的各种应用。

下册包含三、四两篇。第三篇为数字电路分析与设计,共有6章。内容编排上采用门电路、基本逻辑电路、标准逻辑器件、可编程逻辑器件的顺序,由浅入深地介绍通用数字集成电路的功能和应用,同时引导学生学习数字电路的分析和设计方法。第四篇为电子系统设计示例,共有2章。初步介绍了电子系统的设计方法,并通过设计示例,使学生对本教材的内容能够融会贯通。

根据不同的教学安排,使用本教材时可以按先“模电”、后“数电”;也可以按先“数电”、后“模电”的顺序授课,计划96学时完成。为配合讲课,本教材还配有详细的电子教案和习题解答。

在对本教材(第三版)修订前,我们反复讨论了本课程教材的现状和编写的指导思想。

1. 目前国内大部分电子技术课程的教材,包括我们自己编写的第一、二两版教材,其主要内容均限于各种基本应用电路及其分析方法,学生在学习过程中往往不知道它们的应用背景和相互联系,因而缺乏学习兴趣和学习的主动性。

2. 随着集成电子技术的飞速发展,各种电子应用电路的集成规模越来越大,功能越来越强,性能越来越好,而价格则越来越低,因而为使用者提供了极大的方便。现在已很难设想,使用者还要用分立元件去搭建各种单元电子电路(功率电子电路等除外)。

3. 电子系统智能化是一个必然的趋势。微处理器芯片目前已大量地应用在各种电子系统中,且价格越来越低廉。因此,本课程必须把教学的重点转向以微处理器为核心的电子系统,使学生学会电子系统中微处理器外围的各种模拟和数字功能电路,深入了解各种主要功能模块的性能指标和合理选用原则,为电子技术在各专业领域中的应用打下坚实的基础。

基于以上现实,新版教材的编写思想逐步明晰:在教材体系上,决定采用模数混合型电子系统引领全书各篇内容,从而使得“模拟”与“数字”两部分教学内容在应用中更紧密地融合在一起。

修订后的第一篇为电子系统与电子电路基础。从该篇的第1章开始,通过介绍一些典型的电子系统(在课堂教学中,拟制成专门的PPT,以科普形式向初学者介绍,既可提高学习效果,又不增加学习负担),让学生了解电子系统的组成、系统中各种功能模块(如模拟电子电路中的小信号放大器、功率放大器、有源滤波器、增益自动控制电路、直流稳压电源等,以及数字电路中的存储器、显示器、定时器和模/数、数/模转换器等微机接口电路的作用和系统对它们的要求)。由此引导学生了解电子技术课程中将要讨论的主要内容,并留下许多问题让学生思考。而在后续各相关章节中则不断与上述第1章的内容相呼应,使学生带着问题学习,从而使学习对象明确,学习兴趣增加。本教材还以“电子系统设计示例”作为第四篇,其目的是通过典型电子系统设计示例,从设计者的角度重新审视以上各篇中模拟和数字集成电路的主要功能和对它们选用原则的考虑,使读者对本课程中的主要内容及其相互联系有更深入的理解。

本教材上、下册的主编分别由陈隆道教授和张德华副教授担任。参加编写的教师分工如下:陈隆道编写第一篇的1、2、3、4章,蔡忠法编写第二篇的1、6章,沈红编写第二篇的2、3、4、5章,张德华编写第三篇的1、2、3、4章,阮秉涛编写第三篇的5、6章和第四篇的1、2章。在编写过程中,得到了我校电工电子基础教学中心的大力支持。其中,祁才君老师对第三篇和第四篇进行了详细的审阅,提出了很多建设性的意见。感谢郑家龙教授、王小海教授为《集成电子技术基础教程》(第三版)的修订做了大量的推动工作,提出了很多宝贵的建议,并花费了大量的时间和精力审阅、修改了书稿。

本教材由哈尔滨工业大学蔡惟铮教授担任主审,他在百忙中十分细致地审阅了全部书稿,并提出了很多非常宝贵的意见和建议,在此表示真诚的感谢。

限于编者的水平和时间,对于改编教材中存在的不足和错误,欢迎专家和读者批评指正。编者邮箱:eedhzh@zju.edu.cn。

编者

2015年1月于浙江大学

本书是普通高等教育“十一五”国家级规划教材,是在原面向21世纪课程教材——《集成电子技术基础教程》(第一版)的基础上,总结浙江大学多年来对“电子技术基础”课程的教学改革经验,参照“教育部电子电气基础课程教学指导分委员会”2005年制订的教学基本要求修订而成的。修订后的教材继续保留原教材“模数”紧密结合的特点,结构上仍分为4篇。

上册包含一、二两篇。第一篇为电子器件基础,内容包括电子器件的特性与模型、半导体器件的工作机理等两章。第二篇为模拟电子电路,共有8章,内容包括:放大电路分析入门、放大电路动态分析、集成运算放大器、负反馈放大电路、放大电路的频率响应与稳定性分析、正弦波发生电路、功率变换电路、模拟信号处理电路等。

下册包含三、四两篇。第三篇为数字电子电路,共有7章,内容包括:数字电路的基本问题、集成逻辑门电路、逻辑代数与基本组合逻辑电路、集成组合逻辑电路、集成触发器与基本时序电路、中规模集成时序逻辑电路、大规模数字集成电路等。第四篇为电子电路综合与应用,共有5章,内容包括:函数信号发生电路、信号转换电路、信号传输电路、开关功率变换器、电子系统设计示例等。

根据不同的教学安排,使用本教材时可以按先第一、二篇,后第三、四篇的顺序讲授(即先“模电”、后“数电”);也可以按先第一、三篇,后第二、四篇讲授(即先“数电”、后“模电”)。为配合讲课,本书还配有电子教案和习题解答。

本书在修订过程中,着重考虑了以下几点。

1. 进一步完善原教材中“模数”紧密结合的特点。

由于第二版修订后篇幅增加,出版时分为两册,但教材结构上仍保留原来的4篇。即第一篇仍为基础篇,第四篇仍为“模数”综合应用篇,第二、三篇分别为“模电”篇和“数电”篇。目的是希望读者不要把“模电”与“数电”分割开来,使它们通过“模数”综合应用,对电子技术有一个完整的认识,这也反映了现代电子技术的发展趋势。

但修订时,考虑到知识的关联性和教学的连贯性,对原教材第四篇中

的“信号发生电路”(现为“正弦波发生电路”)和“信号处理电路”(现为“模拟信号处理电路”)两部分内容调整到第二篇中,使第二篇“模拟电子电路”在结构上更为完整。另外,“开关功率变换器”(原名“开关电源”)部分内容则从原“模电”篇移至第四篇,并单列一章,以适应电力电子技术的发展现状。

2. 着力解决初学者“入门难”的问题。

第二版修订时,不但要求本教材在文字上“易学”、“易懂”,更要求从教材结构上解决从“电路”课程过渡到“电子电路”的接轨。为此,本教材第一篇中,首先出现的不是“半导体器件和PN结”,而是从“电子器件的特性和模型”开始,在初学者习惯了电子电路结构及其分析方法后,再介绍“电子器件的工作机理”。目的是学会运用“电路”课程中的方法解决“电子电路”中的非线性问题,并且把学习的难点分散。

第二篇中,为了解决放大电路分析中常常困扰初学者的“静态和动态”等问题,专辟一章“放大电路分析入门”,把“电路”课程中的定理、定律复习、拓展,使之较好地解决“电子电路”分析中的问题。

3. 在第三篇“数字电子电路”中,修订时着重考虑以下几方面。

首先把“数字电路”中必须熟练掌握的一些基本内容和基本概念集中并提前到“数字电路的基本问题”一章,以便让学生尽快熟悉“数字电路”的分析方法。对于“组合逻辑电路”和“时序逻辑电路”,借助其小规模集成电路了解它们的工作原理和分析方法;而对于中规模数字集成电路,则主要通过应用来理解。

为了配合先“数电”、后“模电”的讲课顺序,对第三篇的第2章:“集成逻辑门电路”内容作了较大的修改。如有意识地降低集成门电路内部电路的分析要求,突出集成门电路的性能和技术指标,从而较好地解决了初学者的入门困难。其实,该章内容并非学习重点,但却是难点。这样处理有利于解决目前电子技术课程学时紧、内容多的现状。

对可编程逻辑器件(PLD),本教材不以内部的逻辑电路作为重点内容,而是主要通过简单的示例,学会如何实现“可编程”和程序编写的基本方法。

本书上册第一篇的第1、2章和第二篇的第1、2章由郑家龙、陈隆道编写。第二篇的第3、5章由蔡忠法编写,第4、6、7章由沈红编写,第8章由章安元编写。下册第三篇的第1、2、3、4章由王小海编写,第5、6、7章由祁才君编写。第四篇的第1、3章由章安元编写,第2、5章由阮秉涛编写,张德华编写了第4章,并对下册的习题进行了复核和编写。在本书编写过程中,王小海负责编写组的统一组织、书稿的整理和下册的统稿工作;上册的统稿由郑家龙负责。

本书上册由清华大学华成英教授审阅,下册由华中科技大学彭容修教授,秦臻、罗杰副教授审阅,彭容修教授主审。他们对本书进行了十分仔细的审阅,并

提出了许多宝贵的修改意见,在此表示真诚的感谢。

本书编写过程中,高光天高级工程师不但向编写组提供了AD公司最新的参考资料,并且对教材的结构和内容提出了十分宝贵的意见,在此表示深深的谢意。

由于编者水平有限,衷心欢迎各高校老师和广大读者批评指正。

编者

2008年1月于杭州

进入 20 世纪 90 年代以来,微电子技术取得了突飞猛进的发展。如今,它已成为国民经济的强大推动力,成为带动 21 世纪科技进步的强力支柱。因此,从事各行各业的科技人员,都要求或多或少地掌握电子技术最基本的理论和技能,以便为推动本专业的发展发挥更大的作用。

本书是在原教材《模拟集成电子技术教程》(邓汉馨、郑家龙主编,高等教育出版社出版)和《集成电子技术教程》(王小海主编,浙江大学出版社出版)的基础上,根据面向 21 世纪的教材结构和教学内容改革要求,重新编写而成的。全书共四篇 18 章,内容涵盖了高等学校工科本科电气类、自控类和电子类,原“模拟电子技术基础”和“数字电子技术基础”两门课程的相关教学要求。

本书力图在教材体系、内容更新和能力培养等几方面有所突破,并且希望用较少的篇幅,讲清本课程最重要和最基本的内容。

一、将模拟电子技术和数字电子技术内容紧密相结合

模拟电子技术和数字电子技术是电子技术课程中的两个分支。长期以来,由于它们分别组成了独立的课程,已形成了各自的教材体系。而实际上,在一个电子系统中,往往将两者紧密结合起来,而且目前的集成器件中,有的已将二者集成在同一块芯片中。如果将这两部分内容统一安排,将有利于学生对二者共性的理解和综合运用能力的提高。

本书第一篇是电子器件与电子电路基础,主要介绍半导体二极管、三极管、场效应管和集成电路中电子器件的外特性以及由它们组成的基本电子电路及其静态分析方法,是模拟电路和数字电路的共同基础。第二篇为数字电路和系统,内容包括数字逻辑基础、集成门电路、组合逻辑电路、触发器和时序逻辑电路以及大规模集成电路。对于近年来快速发展起来的可编程逻辑器件及其应用,从介绍集成门电路开始便融入以上各部分内容之中,并作为基本逻辑部件介绍它的设计方法。第三篇为模拟电路和系统,内容包括放大电路的动态分析与频率响应,集成运算放大器,反馈放大电路及应用和功率变换电路。第四篇为电子系统组成和应用,通过介绍信号发生电路、信号处理电路、信号转换电路和信号传输电路,将模拟和数字电路的应用紧密结合在以上四个方面。最后,通过电子

系统设计示例,进一步引入电子系统设计的概念。本篇的目的是希望读者体会到,为了达到同一个目标,既可以采用模拟电路,也可以用数字电路,而且在一个电子系统中,往往必须综合运用模拟和数字技术,才能更好地达到预定的目的。

二、本书在注重电子电路基础的前提下,加强了电子电路应用能力的培养。作为电子技术方面的入门性课程,本书首先应将重点放在电子电路基本原理和基本分析方法的讨论上。但如果仅限于这些基础,读者将往往会在“从原理到应用”的过程中遇到困难,特别对于那些在本课程后较少设置电子技术应用方面课程的专业学生尤其如此。为此,本书在第二篇和第四篇的最后,都适当地安排了电子电路设计方面的示例。通过示例,希望读者能够初步了解电子系统的设计方法,并且可以将所学知识融会贯通,从而进一步加深对基础知识的理解。

三、注重教学内容的更新

电子技术的发展日新月异,新器件、新电路层出不穷。但学校中,本课程的学时数是有限的,并且还有减少的趋势。因此本书在编写中作了以下几方面的努力。

1. 适当减少对分立器件内部机理的介绍,如将 PN 结的机理安排在附录中,使读者将注意力更多地集中在器件的外特性及其性能参数上。

2. 从主要是学会正确使用集成器件的目标出发,本书把重点放在与集成器件性能指标相关的、最基本单元电路(特别是输入、输出级电路)的原理和分析方法上,而不介绍复杂的集成器件内部电路,以减少学习中的难点。

3. 对于新的集成电子器件,如电流模放大器、集成开关电容滤波器、程控放大器、可编程逻辑器件和在系统可编程模拟电路等,本书都作了一定的介绍,并且与它们的应用领域紧密结合。

4. 电子电路设计自动化(EDA)是 21 世纪电子工程师必须掌握的工具,但它涉及的面很广。本书结合第二篇中各章内容,初步介绍了数字逻辑电路设计中的基本工具——ABEL-HDL(硬件描述语言)的使用;结合第三篇中多级放大电路和精密运算电路的计算,介绍了应用 PSPICE 软件的分析过程,并在附录 B 中简要介绍这两种软件的使用方法。此外,还在本课程的实验课中让学生进一步掌握这两种软件的使用。

本书作为电子技术课程教材,要求在校学生两个学期中学完。由于本书采用了模块化的结构,对教材的使用比较灵活。例如,第一、二篇安排在第一个学期,参考学时为 50~60;第三、四篇安排在第二个学期,参考学时为 60~70。即通常称为先“数字”后“模拟”的教学安排。对于少学时的学校,可将某些章节(目录中打“*”号)的内容(特别是第四篇的某些章节)删去,让学有潜力的学

生自学。

参加本书编写工作的教师分工如下:第一篇,章安元;第二篇,王小海、祁才君;第三篇,蔡忠法、沈红;第四篇,章安元、阮秉涛;附录,郑家龙、蔡忠法、祁才君。郑家龙、王小海、章安元负责编写大纲的定稿和全书的统稿协调。在本书的编写过程中,浙江大学电工电子基础教学中心电子学组的全体老师给予了大力的支持,雷剑虹等老师还为本书试做了部分习题,并绘制了部分图稿。

本书在编写过程中得到了学校教务部和电气工程学院有关领导的大力支持。

本书由华中科技大学康华光教授主审,参加审阅的有彭容修教授,杨华、张林副教授。他们在百忙中细致、认真、逐字逐句地审阅了全部书稿,并提出了许多宝贵的意见,在此我们表示诚挚的谢意,并希望继续给予关心和支持。

尽管编写组的同志对全书的体系和内容做了不少的努力,但限于时间和水平,肯定还会有很多缺点和错误,恳请使用本教材的老师 and 同学、各位读者给予指正,不胜感激。

编者

2002年3月于浙江大学

第三篇 数字电路分析与设计 1

本篇导读 1

第 1 章 数字逻辑基础 3

3.1.1 数字电路基本概念 3

3.1.2 集成逻辑门电路的结构和特性 23

3.1.3 逻辑代数 41

习题一 56

第 2 章 基本逻辑电路分析与设计 68

3.2.1 锁存器、触发器和定时器 69

3.2.2 基本组合逻辑电路 91

3.2.3 基本时序逻辑电路 115

习题二 135

第 3 章 常用集成逻辑器件 148

3.3.1 集成组合逻辑器件 148

3.3.2 集成时序逻辑器件 164

3.3.3 集成定时器 191

3.3.4 存储器 200

习题三 216

第 4 章 可编程逻辑器件 227

3.4.1 可编程逻辑器件基础 227

3.4.2 大规模可编程逻辑器件 231

3.4.3 可编程逻辑器件应用基础 237

3.4.4 当前主流的 EDA 工具产品 254

习题四 254

第 5 章 数/模和模/数转换电路	256
3.5.1 数/模转换电路	256
3.5.2 模/数转换电路	267
* 3.5.3 电压/频率 (V/F) 转换电路	280
* 3.5.4 频率/电压 (F/V) 转换电路	282
习题五	284
第 6 章 单片机基础	287
3.6.1 单片机系统的基本组成	288
3.6.2 单片机 CPU 的基本结构	289
3.6.3 单片机的指令执行	291
3.6.4 单片机的片上外设	295
习题六	310
 第四篇 电子系统设计示例	 311
本篇导读	311
第 1 章 电子系统设计基础	313
4.1.1 电子系统的组成	313
4.1.2 电子系统设计过程	314
4.1.3 电子系统设计方法	319
第 2 章 电子系统设计示例	323
4.2.1 数字化语音存储与回放系统设计	323
4.2.2 数控直流稳压电源设计	336
4.2.3 数控信号源设计	344
部分习题答案	356
参考文献	378

第三篇

数字电路分析与设计



本篇导读

本篇共分6章。内容编排上采用:门电路、基本逻辑电路、常用集成逻辑器件、可编程逻辑电路的顺序,由浅入深地介绍通用数字集成电路的功能和应用,同时引导读者学习数字电路的分析和设计方法。

第1章介绍数字逻辑电路的基础知识,内容包括数字电路基本概念、门电路、逻辑代数等,使读者通过本章学习,具备分析和综合逻辑问题的基本能力。

第2章和第3章介绍数字电路中的标准逻辑器件,其中第2章介绍基本逻辑电路和基于门电路的逻辑分析和设计,第3章介绍常用集成逻辑器件以及基于集成逻辑器件的逻辑分析和设计。通过这两章的学习,读者可具备对常用逻辑电路的分析和设计能力。

第4章介绍可编程逻辑器件CPLD/FPGA等大规模集成电路的结构和应用,并通过设计实例,使读者了解数字电路的EDA设计方法。

第5章介绍数字电路和模拟电路的接口——A/D和D/A转换器。

第6章以常见的单片机系统为例,介绍不同功能的数字逻辑组件如何构成复杂的数字系统,使读者对数字逻辑电路的高层次应用有一个初步的认识。

第 1 章

数字逻辑基础

“世界上只有 10 种人,理解二进制的和不理解二进制的。”

——Brian W. Kernighan

普林斯顿大学教授 Brian W. Kernighan 在他的著作《世界是数字的》中,讨论了计算机表示信息的三个基本思想。① 计算机是个数字处理器,它们存储和处理离散的信息;② 计算机用比特表示信息,比特就是二进制数字,即一个非 0 即 1 的值;③ 较大的信息以比特组表示。数值、字母、声音、图片、电影,以及处理这些信息所包含的指令,都是用比特组来表示的。

由此可见,数字系统是用二进制数值来表示所有信息的。而作为数字系统的组成单元——数字逻辑电路,其主要的研究对象是输入和输出之间的逻辑关系,其理论基础是逻辑代数(也称布尔代数)。

本章是数字电路的理论基础部分。主要讨论数字电路中的一些基本问题,如数字电路的基本概念、数制与码制、基本逻辑关系等;逻辑门电路的结构、外特性和性能参数;逻辑代数的基本问题,包括逻辑运算的定理和规则,逻辑函数的化简等。

3.1.1 数字电路基本概念

一、数字信号和数字电路

1. 模拟信号和数字信号

物理世界中的信号,如声音、振动、温度等,大多以模拟信号的形式出现。模拟信号的特征是数值的连续性,比如汽车方向盘,如果想让汽车转个小弯,轻轻

一打方向盘即可,打多打少由你自己决定,但方向盘转向角的变化始终是连续的。相比之下,汽车的转向灯则不然,转向灯要么开要么关,没有中间状态,这种非**0**即**1**的信号称为数字信号。数字信号的特征是数值的离散性。本篇第5章将讨论模拟信号也可以通过离散化处理转换为数字信号。

数字系统中的脉冲信号均属于数字信号,用来处理数字信号的电子电路叫做数字电路,数字电路中的电子器件通常工作在开关状态。

数字系统中,数字化以后的数据可以用多种方式存储、传输,并通过灵活方便的编程对其进行各种处理。例如,通过删除冗余和不重要的信息,数字信号可以被压缩;为了安全和隐私,数字信号可以被加密;数字信号也可以和其他数据合并,可以被复制和保存;数字信息还可以通过互联网被发送到任何地方。与模拟信息系统相比,数字信息系统更容易扩展,比如,传统的图书馆要增加新的书目,管理员要做繁琐的分类管理工作,而数字图书馆只需要在数据文件里添加一行信息即可;另外,如数字手表可以连续不断地以百分之一秒的速度记录时间的流逝,而让模拟手表做到这一点几乎是不可能的。

为了充分利用数字系统的处理能力,在系统输入端的模拟信号应该尽早转换成数字信号,而在系统输出端,则应尽可能迟地再转换为模拟信号。

2. 数值离散化

模拟信号通过分段量化,可以转换成离散信号或数字信号,这就是数值的离散化。图3.1.1表示对某一模拟电压信号的离散化处理过程。图3.1.1(a)中,若定义当观察到的电压低于2.5 V时,将其理解为**0**;如果其值高于2.5 V,则将其理解为**1**,则可以得到图(b)的离散化结果。电压2.5 V称为离散化的阈值,这种数值离散化过程也称为二进制处理。

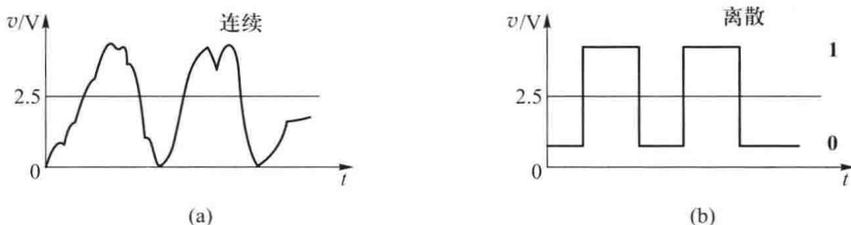


图 3.1.1 将电压值离散至两个值

(a) 连续信号 (b) 离散信号

与模拟信号相比,数字信号显然具有更强的噪声抑制能力。例如,如果混杂了噪声的离散信号,其值只要不越过离散化阈值2.5 V,则噪声将被忽略。如图