

ENGLISH CHINESE
DICTIONARY OF
MICROCOMPUTER

微型電腦辭典

王強吉 李王吉 編

嘉年出版社 印行

ENGLISH CHINESE
DICTIONARY OF
MICROCOMPUTER

微型電腦辭典

王強苗 李至吉 編譯

嘉年出版社 印行

出版登記證局版台業字第四二五號
中華民國七十八年四月出版

微型電腦辭典

定價新台幣五百八十元

版 所
權 有

編譯者：王 強 苗 李 至 吉

發行人：張 恭 花

發行所：嘉 年 出 版 社

板橋市重慶路二九〇巷二二弄二三號2F

總經理：五 洲 出 版 社

台北市重慶南路一段五五號

電話：3319630 · 371341 · 3512521

郵政劃撥帳號：〇〇〇二五三八一七 號

總序

潮自十九世紀末葉以來，歐美列強挾其船堅砲利，東方兩大文明古國一清、日根本無招架之力，爲了自救自強，不得不全心全力學習歐美的科技，最好的捷徑，就是譯介西洋的理工及人文科學各方面的專門書籍，或先精修西文，然後，直接從原著吸收他們的學識，這麼做，都必須先求各專科名詞的統一譯名。在清末的變法圖強及日本明治維新時代，兩國的學者紛紛爭譯西洋的著作，因爲中日文有同文之便，若遇一新名詞，日人先譯，我國往往從之，反之，亦然，所以早期的學術名詞，中日大多相同。可是自第二次世界大戰之後，日人文字改革，認爲漢字的筆畫過多，書寫不便，減少了日常書寫的漢字數量，尤其是學術性詞彙，動輒採音譯，不諳洋文，又未習日文者，根本看不懂，清末時中日同文之便，現在已不復存在了。

回顧歷史，日本自明治維新以來，國內安定，科學早已迎頭趕上西洋，而我國卻內憂外患連續不斷，沒有理想的環境來研究、吸收西洋的特長，致使今日，各方面尚落在日本之後。

幸好，國民政府在復興基地大力推展文教與科學，而且遠較在大陸時代安定多，學者專家出版機構才能在安定的寶島上充分地結合起來，做促進學術發展的努力——印行學術性各專科英漢辭典。

要想國家強盛，除了船堅砲利的自然科學之外，人文史哲各科亦不能偏廢，所以名山出版社和五洲出版社計劃出齊英漢名詞辭典，有數學、理化，也有音樂、國貨各科辭典。

各科英漢辭典，內容最新、科別最多，一直是該兩社追求的目標。舉例來說：同一科別的辭典有兩本以上，這是因爲科學日新月異，不得不重編，以配合求學者的需要，但舊版本蒐集了不少該科基本的術語，依舊有參閱的價值，所以新舊版本同時印行，以應讀者需要。目前各科名詞辭典已超過一百科以上，但仍在繼續不斷地編印中。

由於編者學淺，掛漏誤謬之處，在所難免，尙祈學者先進賜教，俾便再版時修正，是所至盼。

前言

微電腦（又譯微型計算機）是本世紀七〇年代初由半導體和計算機技術迅速發展起來的一門新興科學，被譽為新的技術革命，資訊信息的重要指標，其應用之廣泛已取得最輝煌的科學技術成果，它揭開了高科技文明史上嶄新的一頁，深入了國民經濟和社會進步的各個領域並普及到人們生活中不可缺少的工具。

微電腦從研出面市，雖然只有十幾年的歷史，却經歷了幾代產品的演進，發展神奇而迅速，目前在世界各地獲得普遍廣泛的應用。

國內自七〇年代開始研製，現在已推出多種系列的產品，開發出劃時代的先進技術，享譽於國際並外銷到世界各地。

微電腦在國內已應用到各行各業的各個領域中，對我們社會和經濟的發展起了鉅大的提昇作用。

本辭典的編譯我們根據日本最近幾年出版的“微電腦辭典”以及西方國家出版的有關微型電腦書刊文獻編譯而成，內容收詞範圍很廣，包括微電腦設計、邏輯設計、集成電路、微電腦元件與工藝、遙控部件、存儲設備、系統軟體、操作系統、網路及數據、圖像處理等微電腦應用技術，以及基本理論方面各個詞條，作了精簡扼要的解釋，同時附入插圖，以能更深一層的易於瞭解，使微電腦知識能更廣泛而普及到一般涉及電腦工作的人們，並提供各專業與各大專院校的師生們一本切合實用的工具書。

本辭典的編譯過程中，我們動員了二十幾位編譯人員，發揮了最大的團隊精神，曾經三易定稿，並聘請左秀靈教授作了最後的審定工作，名山出版社編輯部同仁更大力協助，增編英漢縮略語約二千餘條編在書內，於此謹致感激之忱。

本辭典儘管我們特別慎重，但錯誤之處仍恐難免，希望讀者先進不吝指教，以便再版時修訂與補充。

編者謹識

中華民國 77 年雙十國慶日

使用說明

- 1 本辭典以英文詞條居首，其次排對應的中文譯名。
- 2 詞條查閱以英文爲主，按英文字母順序排列。
- 3 英文詞條中的淺黑體字是意義相同或相近的詞條。
- 4 方括號“[]”內的字是可以省略的；圓括號“()”內的字是可以替換前面的一個字或多個字；引號“「 」”內的字是說明；詞條後有“/to”的是動詞。
- 5 對應英文詞條後的圓括號中的英文，或者是詞條的常用縮寫詞，如 **compute aided design** (CAD)；或者是縮寫詞的原詞，如 **ALGOL** (Algorithmic Language)。
- 6 釋文中，若需分幾個細條並加標號說明時，用“(1)”、“(2)”、“(3)”等分開；若是不同意義譯名的釋文，則用“1”、“2”、“3”等分開。
- 7 中文譯名中的圓括號“()”內的字是可以省略的。
- 8 英文縮寫詞給出英文的全名和中文譯名一般不加解釋。

目 錄

前 言

使用說明

辭典正文

A	1	N	422
B	34	O	443
C	65	P	466
D	138	Q	535
E	198	R	542
F	230	S	602
G	259	T	704
H	268	U	739
I	286	V	749
J	331	W	762
K	335	X	772
L	338	Y	774
M	360	Z	775

A

A ccumulator, address line

累加器，地址線，十六進制符號

(1) 運算器中的一種專用寄存器。一般 8 位微處理機有一個或兩個累加器，它們通常存放待運算的操作數和運算器進行運算後的結果。

(2) 一般微型機有 16 根地址線，以指明信息貯存單元和外圍設備的編號。

(3) 與“1010”有關的十六進制代碼符號。

A - D interface 模（擬）- 數（字）接口

abbreviated addressing 短縮編址，短縮尋址，節略尋址

abbreviated designation 縮寫標識，縮寫符號，縮寫標誌

abort/to 出故障，使結束，使終止，中斷

abnormal end 異常結束

指在作業和作業步等程序執行中，不是正常地結束，而是由於某種故障而中斷了處理過程的情況。有不可恢復和可恢復兩種，前者是異常中斷的結果，屬於錯誤狀態；後者則指可以再次補償的狀態。

abort 中斷，故障

(1) 用非常的方法停止程序執行。

(2) 同 (abnormal end)。

abrupt change 突變，陡變，階躍

abrupt p-n junction 突變 p-n 結，階躍 p-n 結

absolute address 絕對地址

指明電腦內存單元或寄存器實際所在位置的地址稱為絕對地址。絕對地址也叫機器地址。

absolute addressing 絕對尋址

電腦的一種尋址方式，其指令中的地址部份就是操作數的實際地址。

absolute assembler 絕對彙編程序，絕對地址彙編程序

absolute branch 絕對分支

程序貯存器字中的指令實際上是用來改變程序計數器的內容的，並由此來改變所執行的指令的順序。這種指令稱為轉移指令或分支指令，而採用這種指令的分支則稱為絕對分支。對應詞為相對分支。

absolute code, specific (one-level) code 絕對代碼

absolute coding 絕對編碼

指直接用機器語言來編寫指令，即採用機器地址碼和機器操作碼進行編碼。由此編寫的指令不需作任何處理，就能為電腦所接受。

absolute error 絕對誤差

absolute language 絕對語言

absolute loader 絕對地址裝入程序

裝入全部用絕對地址來表示指令地址部份的程序。稱為絕對地址裝入程序。

absolute loading 絕對地址裝入，絕對裝入

absolute maximum rating 絕對最大額定值

為電子設備（或電子元件）的運行條件或外圍條件所規定的極限值。一般來說，為了保持該設備預期的可靠性，設備運行時不得超過這個絕對最大額定值。

absolute program 絕對程序

absolute programming 絕對程序設計

亦叫絕對語言的程序設計。即編寫程序時，全部地址都用電腦系統中的絕對地址。

absolute value 絕對值

absolute value sign 絕對值符號

absorb power to 能量吸收，功率吸收

abstract 摘要，摘錄，文摘，概要，抽象

abstract code 抽象碼

A-bus A - 總線

指通向ALU的內部源總線，它為所有處理機採用。

acceleration time 加速時間
從電腦發出讀寫命令到將此信息

作用到存儲媒介上所經過的整個傳輸時間。

AC 交流（電）

accelerated life test 加速壽命試驗

accelerated test technique 加速試驗技術，加速試驗法，加速測試技術

accelerator 加速器

accept/to 接收，接受

acceptance 接收，接受；驗收

acceptable quality level 可接受的質量標準

acceptance test 驗收測試

按照買方要求和產品說明書來驗收買進設備的性能符合程度的一種測試。

acceptor 受主，接收器

acceptor doping 受主摻雜

access/to 存取，訪問，取數

access 存取，訪問（存儲器）

電腦從某存儲器或寄存器中取出數據或存入數據的過程。

access address 存取地址，訪問地址

access control 存取控制

access cycle 存取週期

對存儲器進行一次完整的存取操作所需要的全部時間，也就是對存儲器進行連續存取操作所允許的最短時間間隔。它包括讀出時間和把讀出信息重新寫入原來的存儲單元（在破壞讀出情況下）所需的時間。它是反映存儲器性能的一個重要

參數。

access time 存取時間，週期時間，訪問時間

(1)存取時間。有時亦稱為調用時間。指將信息送入存貯器或從存貯器取出信息所需的時間。對存貯器來說，即指從指定數據的地址開始到實際得到數據所需的時間。或者到開始傳送所需要的時間。如果這個時間越短，則電腦的運算處理速度越快，它是決定電腦性能的一個重要條件。

(2)週期時間。指一個週期的操作完全結束所需的時間。對存貯器的性能來說，一般把存取時間與週期時間相提並論。

(3)訪問時間。指將信息送入存貯器或從存貯器中取出所需的時間。向存貯器請求信息，到信息從存貯器送出所需的時間間隔稱為讀時間；從信息送入存貯器，到完成存貯的時間間隔稱為寫時間。

accessibility 可訪問性；可達性，可接近性

accessible 可存取的；易接近的

access mechanism 存取機構，選取機構

access method 存取方法；取數方法；訪問方法

access mode 存取方式；取數方式，訪問方式

accessories 附件備件，附加設備，輔助設備

access request 存取請求，存

取要求

access speed 存取速度

access technique 存取技術，取數技術，存取方法

access time 存取時間，存數時間，訪問時間

access violation 存取違例，訪問違例，訪問破壞

AC characteristics 交流特性

accidental error 偶然誤差，隨機誤差

accordance, concordance,

coincidence 一致，匹配，相適應

account 賬目，賬單，賬戶，報表，會計，計算，核算

accountancy 會計（工作）；公文處理

account card 記賬卡，賬目卡

accounting 會計，預算

在TSS(分時系統)等系統中，用於測定各用戶對系統的使用時間、存貯和輸入輸出裝置的使用量以及通訊線路的使用時間等，並以此來計算用戶的上機費用的一種軟體功能。

accounting computer 會計電腦

accounting machine 會計電腦

accounting period 計算週期，記賬時間（間隔）

accounting technique 計算技術，記賬技術

AC-coupled 交流耦合

accumulate/to 累加, 累記

accumulator 累加器

一種以運算處理為中心的寄存器。一般累加器可以存貯一個數據, 並接收另一個數據, 將兩者運算處理後, 再將其結果回送到累加器中保存。累加器具有移位、求補、清除、輸出信號等功能。微型電腦具有 4~16 個寄存器, 一般將其中的一個作為累加器。

accumulator addressing 累加器尋址

電腦的一種尋址方式。它表示操作數已在累加器中, 有關操作可以直接對累加器進行。

accumulator adjust instruction 累加器調整指令

accumulator architecture
累加器結構

accumulator operate instruction 累加器操作指令, 累加器運算指令, 累加器操作控制指令

accumulator register 累加寄存器, 見 A 56

accumulator shift 累加器移位

accuracy check 精度檢驗

accuracy control system 精度控制系統

accuracy limit 精度極限

AC current output power 交流輸出功率

AC/DC, alternating current/direct current 交-直流(電)

AC dump 交流斷電, 交流電壓突然切斷

AC electroluminescent display 交流場致發光顯示板

achievable reliability 可達到的可靠性, 實際可靠性

ACIA asynchronous communications interface adapter 異步通訊接口適配器

一種與微處理機配套的、可編程序的輸入輸出接口。在微型電腦中, 一般可並行處理 8 位信息或 16 位信息。但在電傳打字機中, 信號只能串行地進行處理。為此, 使用電傳打字機的系統必須使用 ACIA 以將並行信號變換成串行信號。因為 ACIA 的定時方式是異步的, 所以當傳送一個文字時要附加三個二進制位, 其開始的一位是表示信號開始的起始位, 最後的兩位則表示信號終了停止位。這樣, 一個字符為 8 位的信息的傳遞就需要使用 11 位。

專指莫托洛拉公司的產品

UART。

acknowledge 承認, 肯定, 確認
一種控制字符。即在數據通訊中, 由接收端向發送端返送的 ACK 信號, 它表明所接收的報文沒有差錯。

acknowledge character 肯定字符, 收悉字符

在數據傳輸中, 由接收端向發送端返送的表明所收到的報文沒有差

錯的一種字符。由於利用錯誤檢出符進行數據傳輸，接收端就定期地向發送端回送有無差錯的信息。而發送端一旦知道發生了錯誤，就會重新發送正確的數據，從而提高了數據傳輸的可靠性。

acknowledgement 肯定，答應，確認

ACM Association for Computing Machinery 電腦協會（美國）

美國電腦協會的簡稱。

acoustical coupler 聲耦合器
一種將電話機的送話器和受話器與電腦連接起來的裝置。它將電腦的電信號轉換為聲音信號以送給電話機送話器，或將電話機的受話器的聲音信號變換成電信號輸入到電腦。

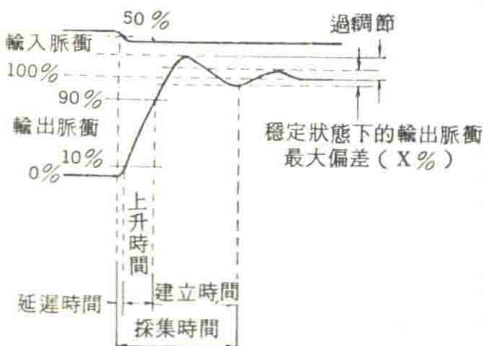
AC - PDP 交流等離子顯示板

AC plasma-display panel

AC - PDP 交流等離子顯示板

acquisition time 採集時間

在脈衝發生器所產生的典型輸出



波形中（如左下圖），從輸出脈衝的零位置開始，經過調節，達到最大容許偏差值的穩定輸出所需的時間。

HASP acronym for Houston automatic spooling operation 休士頓自動假脫機程序

(1) 休士頓自動假脫機程序。該軟體系統配置在 IBM 公司的 360 和 370 電腦系列中。不少公司為使自己的遠程作業輸入系統能適應於 IBM 公司的設備，也配備有這種假脫機程序。

(2) 指 360 執行系統的擴充，它在作業管理、數據管理、任務管理中能補充作業流程管理、任務的命令、假脫機等功能。

ACT temporary accumulator 暫存累加器

指英特爾公司 8080 上的暫存累加器。

AC [power] supply 交流電源

action macro 動作宏指令，作用宏指令，執行宏指令

activate/to 啟動

activate button, start button 啟動按鈕，開啓按鈕

activation 觸發，激動，激發；活化，激活

active area 有源區；現役區（軟）

active component 有源文件

active current 有源電流，有功電流，負載電流

active element 有源之件
active-high signal 高有效信號
active-low signal 低有效信號
active page 活動頁，有效頁
active power 有效功率
active power dissipation 有效功耗，工作功耗
active region 有源區，作用區；激活區，活性區
active state 活動狀態

在多道程序設計中，任務要按優先級等待分配電腦的使用時間和順序。管理使用順序的程序叫做任務調度。任務處於調度管理之下的狀態稱為活動狀態。屬於這種狀態的有以下三種：

- ①實際運行中的運轉狀態；
- ②隨時可以轉移控制權的就緒狀態；
- ③尚未就緒的等待狀態。

active transducer 有源轉換器
active task 活動任務

多道程序設計中，把要執行的每個程序分別稱為一個任務。操作系統所包含的作業管理程序裏一般要管理幾個任務，在這些任務中，正在執行的任務稱為活動任務。

activity 活動，動作

(1)指記錄在文件中的信息時而被使用，時而被移動或修改的情況。

(2)指使用或修改電腦文件中信息的操作，例如給正被使用的數據文件發出變化的指示，其變化量稱為活動性。

(3)操作系統中的調度單位。正在被使用的資源、系統中可在低級調度控制下運行的進程或作業稱為處於活動狀態。

actual address 實際地址

指電腦存貯器的實際地址。一般來說，程序不真正指定機器的地址，而是以某一規定的地址作為標準，分配並使用該地址，因該地址往往與實際機器操作時的地址不同。

actual instruction 實際指令

actual value 實際（數）值

actuate/to 調節，驅動，啟動

acoustic transducer 聲波換能器

一種檢測空氣振動壓力隨時間變化規律的設備。從本質上來說它是一種變位或壓力換能器。最基本的聲波換能器是麥克風，有動態（電動）式麥克風、電容（靜電）式麥克風、壓電式麥克風等類型。音響用的麥克風多採用壓電式，它一般是雙壓電晶片結構。雙壓電晶片的晶體傳聲器的靈敏度較高，但頻率特性較差。

AC voltage 交流電壓

A/D converter (ADC)

模 / 數轉換器

見 analog-to-digital converter

adapter 適配器

使微型電腦系統內各種不同部份之間能相互配合，共同工作的一種

器件。

adaptability 適應性

adaptable system 自適應系統

adapter 轉接器，適配器，銜接器；適配程序

adapter circuit, matching

circuit 轉接電路，匹配電路

adapter plug 轉接插頭

adapting 適應，適合；自適應

adaption, adapting, matching 適配，匹配，適應

adaptive architecture 自適應（體系）結構

adaptive control 自適應控制

adaptive system 自適應系統

ADC analog to digital converter 模擬數字轉換器

是將連續變化的模擬信號（電壓、電流、壓力、流量等）變換成數字信號形式（二進制、十進制等）的一種設備。即A/D轉換器。

ADC controller 模（擬）數（字）轉換控制器

ADCCP advanced data communication control procedures 高級數據通訊控制規程

一種類似於HDLC規程的、在高級數據通信控制中使用的規程。它是美國國家標準化協會制定的一種面向比特的數據鏈路控制規程。

A - D converter 模（擬）-數（字）轉換器

A - D converter controller 模（擬）-數（字）轉換控制器

add 加法，加

(1) 求和數的算術操作。

(2) 執行求和運算的命令。

add/subtract time 加/減時間

某電路、系統或電腦進行加、減法運算所需要的時間。它不包括從存儲器取數的時間，也不包括將答案送入存儲器的時間。加法時間包括從取數到執行一條定點加法指令所需經過的總時間，使用的可以是任意一種機器指令（比如重疊訪存、先行和並行操作等）或任意一種尋址方式。加法操作是寄存器和存儲器之間的全字長運算。

add instruction 加法指令

add time 加法時間，加算時間

added facility 附加設施，附加設備，輔助裝置

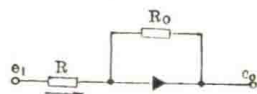
added instruction kit 成套附加指令

addend 加數

在求和運算中，和被加數相加的寄存器中所存儲的內容。

adder 加法器

(1) 處理機中進行二進制加法的單元。無低位進位的稱為半加器，有進位的稱為全加器。



(2) 進行模擬量相加的電路，基本電路如上圖所示。這種情況下的輸出電壓可用 $e_o = -(R_0/R)e_i$ 表示。

(3)同全加法器，半加法器。

adder 1 加法器，2 加算器

指把二個二進制數相加的電路。加法器中有半加法器和全加法器。其中半加法器不考慮低位來的進位就相加。若設輸入為A和B，輸出為Z，進位為C，則

$$Z = A \cdot B + A \cdot \bar{B} + \bar{A} \cdot B$$

半加法器即以這樣的邏輯表達式來構成電路。而全加法器則考慮低位來的進位，然後相加。若設輸入為A，B，輸出為Z，低位來的進位為C，則

$$Z = A \cdot B \cdot C_1 + A \cdot \bar{B} \cdot C_1 + \bar{A} \cdot B \cdot C_1 + \bar{A} \cdot \bar{B} \cdot C_1$$

$$C = A \cdot B + A \cdot C_1 + B \cdot C_1$$

全加法器是以這樣的邏輯表達式來構成電路的。一般來說，在做n位的加法時，通常僅把有關的位數加法器組合起來。

add time 加算時間，加法時間

指做一次加法所需要的時間。

addition 加法

對兩個或多個數求和的運算。微型電腦的加法運算總是一次對加數和被加數兩個數進行的。通常被加數在累加器中，而加數則存放在可尋址的寄存器中。典型的微處理器，如Intel公司的8080，有幾個數據寄存器，其中一個作為累加器，可在裏面進行各種算術邏輯運算。其他寄存器可用來暫存結果。若操作數在寄存器D中，則指令

ADD D; (A=A+D)

表示將寄存器D的內容和累加器

相加，結果存在累加器中。

MOTOROLA公司的6800微處理器中有兩個累加器可進行各種算術邏輯運算。其操作數一般存在存儲器中。若要將某存儲單元的內容與累加器內容相加，可以使用6800擴展尋址指令：

ADD B \$0212

即將存儲單元0212中的內容和累加器B相加，結果存在累加器B中，其中\$為彙編語言符號，表示0212為16進制數字。

addition time, add time 加法時間，加算時間

additional 附加的，輔助的，補充的

additional circuit 附加電路

additional hardware 附加硬體

在微處理機中，為了發揮電腦的功能，常要添加附加的IC整體部件。由於各種功能的要求不同，所附加的IC數量也不盡相同。一般來說，定時器、I/O控制器、緩衝器、中斷控制器等均為附加硬體。

additional record 追加記錄，補充記錄

指在文件處理中因出現新記錄而追加的記錄。

add-on 添加

以擴充內存或性能為目的而組裝在電腦中的電路或系統。增加的內存稱作附加內存貯器。

add-on memory 添加存貯器

在電腦中，使固有的內存容量進

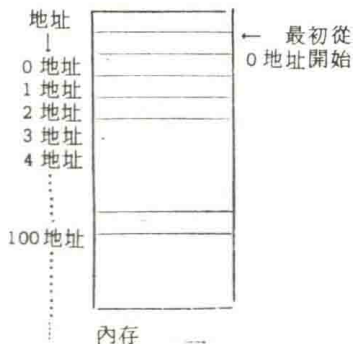
一步增加的存貯器。

add-on unit 添加裝置，後接裝備

address/to 編址，尋址

address 地址

標識存貯信息的各場所的編號和名字，通常在存貯器中用來指定某個單位信息（字節、字）所佔的特定位置。該位置常用指示編號的數字來表示，這種數字可以不加任何操作就能直接作為地址；或者以某個數據為基點來表示地址。前者稱作絕對地址，後者稱作相對地址。有時也用符號來表示地址以代替數據地址，這種地址稱為符號地址。



address arithmetic unit

地址運算部件，地址運算器

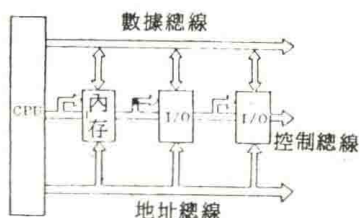
address array, address field

地址陣列；地址段

address bus 地址總線

為了將寄存器的內容存入內存貯器，必須指定存貯場所的地址。這個地址應由當時執行命令的寄存器

或計數器來指定，並透過地址總線將地址送到存貯器中。地址總線只把地址緩衝器的內容傳送到內存，而不改變其方向性。



address butter 地址緩衝器

address bits 地址位

在微型電腦中，如果使用 16 位字長，則在指令集中可產生 65,536 條不同的指令。若使用 12 位字長，則能產生 4096 條指令。因為數量很多，所以把指令字分為指令碼和地址碼。地址碼一般採用 8 位，最多可直接指定的地址為 $2^8 = 256_{10}$ 內存字。

address byte 地址字節

address calculation 地址計算

address capability 編址能力，尋址能力

address character 地址字符

address code 地址碼

(1) 用電腦對所存在問題的解按順序使之程序化。

(2) 單地址碼。與電腦指令有關的一種代碼。完整的指令將明快地說明一個操作，並示意一個存貯場所。

(3) 零地址碼。地址部份不包含地

址的命令，例如移位指令中的地址部份只表示移位的次數。

address computation 地址計算

為進行地址變更而對地址所做的運算。在備有程序的電腦中，採用這種方式可以得到極好的靈活性。例如根據計算的結果，變更程序的次序就可書寫通用程序。

address constant 地址常數

指對電腦的地址作計算時所用的值，或表示該值的表達式。

address counter 地址計數器

一連串程序被存貯在存貯器中，一旦指定地址，就讀出存放在那裏的指令，再對它進行譯碼、執行，這種應指定的地址一般保存在屬於控制電路的地址計數器（亦稱程序計數器）裏。有些指令字的地址方式是當一條指令結束時，地址就逐一增加，以逐次控制，故而將它稱為地址計數器。

address decoder 地址譯碼器

address delay time 地址延遲時間，地址信號延遲時間，地址（信號）滯後時間

address driver 地址（線）驅動器

addressed device 編址器件，尋址器件

address fetch cycle 地址取（數）週期

address field 地址段

指令中規定信息地址及其形成信息的字段。

address format 地址格式

address incrementation 地址增量

address incrementer 地址增量器

一般把地址保存在地址寄存器中，當執行了一條指令後，地址寄存器就自動地變更到下一條指令所在的地址上，而地址增量器則將地址寄存器的內容加“1”。同程序計數器。

address latch 地址鎖存（電路）

address line 地址線

address line driver, address driver 地址線驅動器，地址驅動器

address mapping 地址變換，絕對地址，邏輯變換

address mark 地址符號，地址標記

磁盤磁道上的特定部份，如在索引、標識符、數據、刪除的數據等的開始地方所使用的特定的8位代碼。實際上時鐘使用8位代碼，數據也使用8位代碼。

address modes 尋址方式

按照指令中的修飾代碼，變更指令中的地址部份，以求取有效地址的操作。按這種方式來變更指令地址部份，可以擴大指令的使用範圍。其方式有：把變址寄存器的內容加到地址部份的索引方式，和引用計算的中間結果，從存貯器中找出操作數（運算單元）地址的間接尋址方式。