



21世纪高等院校
计算机系列课程教材

电子计算机组成原理

(第三版)

蒋本珊 编著

 北京理工大学出版社
BEIJING INSTITUTE OF TECHNOLOGY PRESS

21 世纪高等院校计算机系列课程教材

电子计算机组成原理

(第三版)

蒋本珊 编著

 **北京理工大学出版社**
BEIJING INSTITUTE OF TECHNOLOGY PRESS

版权专有 侵权必究

图书在版编目(CIP)数据

电子计算机组成原理(第三版)/蒋本珊编著. —3版. —北京:北京理工大学出版社,2004.8

(21世纪高等院校计算机系列课程教材)

ISBN 7-81013-852-9

I. 电… II. 蒋… III. ①电子计算机-系统结构②电子计算机-构造 IV. TP303

中国版本图书馆CIP数据核字(1999)第30325号

出版发行 / 北京理工大学出版社

社 址 / 北京市海淀区中关村南大街5号

邮 编 / 100081

电 话 / (010)68914775(办公室) 68912824(发行部)

网 址 / <http://www.bitpress.com.cn>

电子邮箱 / chiefedit@bitpress.com.cn

经 销 / 全国各地新华书店

印 刷 / 北京国马印刷厂

开 本 / 787毫米×1092毫米 1/16

印 张 / 20.5

字 数 / 479千字

版 次 / 2004年8月第3版 2004年8月第8次印刷

印 数 / 33001~39000册

责任校对 / 陈玉梅

定 价 / 29.00元

责任印制 / 刘京凤

图书出现印装质量问题,本社负责调换

第三版前言

此次修订基本保留了原书的框架，除删去了原书的第 11 章外，其他章节的次序没有变动。目前全书共 10 章，系统地介绍了计算机单机系统的组成原理和内部工作机制。与原书相比，此次在内容上进行了较大的调整、删减和更新，以适应计算机技术飞速发展的现状，同时也迎合了目前教学时数减少的需要。

虽然全书内容都经过了认真重写，但书中难免还会出现错误和不妥之处，欢迎同行和广大读者批评指正。如有问题可直接与作者邮箱联系：bsjiang@public.bta.net.cn。

作者

2004 年 6 月

目 录

| | |
|-----------------------------|------|
| 第 1 章 概论 | |
| 1.1 电子计算机与存储程序控制 | (1) |
| 1.1.1 电子计算机的发展 | (1) |
| 1.1.2 存储程序的概念 | (2) |
| 1.2 计算机的硬件组成 | (3) |
| 1.2.1 计算机的主要部件 | (3) |
| 1.2.2 计算机的总线结构(小型、微型机的典型结构) | (4) |
| 1.2.3 大型、中型机的典型结构 | (5) |
| 1.2.4 不同对象观察到的计算机硬件系统 | (6) |
| 1.3 计算机系统 | (7) |
| 1.3.1 硬件与软件的关系 | (7) |
| 1.3.2 系列机和软件兼容 | (8) |
| 1.3.3 计算机系统的多层次结构 | (8) |
| 1.3.4 实际机器和虚拟机器 | (9) |
| 1.4 计算机的工作过程和主要性能指标 | (9) |
| 1.4.1 计算机的工作过程 | (10) |
| 1.4.2 计算机的主要性能指标 | (10) |
| 习题 | (12) |
| 第 2 章 计算机中数据信息的表示 | |
| 2.1 进位计数制 | (13) |
| 2.1.1 进位计数制的基本概念 | (13) |
| 2.1.2 计算机中常用的进位计数制 | (14) |
| 2.1.3 各种数制间的相互转换 | (16) |
| 2.2 数值数据的编码表示 | (18) |
| 2.2.1 无符号数和带符号数 | (18) |
| 2.2.2 原码表示法 | (19) |
| 2.2.3 补码表示法 | (19) |
| 2.2.4 反码表示法 | (21) |
| 2.2.5 三种机器数的比较与转换 | (21) |
| 2.3 数的定点表示与浮点表示 | (23) |
| 2.3.1 定点表示法 | (23) |
| 2.3.2 浮点表示法 | (24) |
| 2.3.3 浮点数阶码的移码表示法 | (27) |
| 2.3.4 定点/浮点表示法与定点/浮点计算机 | (28) |
| 2.3.5 浮点数尾数的基值 | (29) |
| 2.3.6 实用浮点数举例 | (30) |
| 2.4 非数值数据的表示 | (32) |
| 2.4.1 字符和字符串的表示方法 | (32) |
| 2.4.2 汉字的表示方法 | (34) |
| 2.4.3 统一代码(Unicode) | (36) |
| 2.5 十进制数和数串的表示 | (36) |
| 2.5.1 十进制数的编码(二—十进制编码) | (37) |
| 2.5.2 十进制数串 | (39) |
| 2.6 现代微机系统中的数据表示举例 | (40) |
| 2.7 数据校验码 | (42) |
| 2.7.1 奇偶校验码 | (42) |
| 2.7.2 海明校验码 | (44) |
| 2.7.3 循环冗余校验码 | (47) |
| 习题 | (49) |
| 第 3 章 计算机中的逻辑部件 | |
| 3.1 组合逻辑电路 | (52) |
| 3.1.1 编码器 | (52) |
| 3.1.2 译码器 | (53) |
| 3.1.3 数据选择器与数据分配器 | (56) |
| 3.2 时序逻辑电路 | (58) |
| 3.2.1 寄存器 | (58) |
| 3.2.2 移位寄存器 | (58) |
| 3.2.3 计数器 | (59) |
| 3.3 总线电路 | (59) |
| 3.3.1 三态门 | (59) |
| 3.3.2 单向和双向总线电路 | (60) |

| | | | |
|-------------------------|------|-----------------------|-------|
| 3.4 可编程逻辑器件 (PLD) | (61) | 5.3.1 带符号数的移位操作 | (99) |
| 3.4.1 专用集成电路 | (61) | 5.3.2 移位功能的实现 | (99) |
| 3.4.2 可编程逻辑器件 | (62) | 5.3.3 带符号数的舍入操作 | (100) |
| 3.4.3 高密度可编程逻辑器件 | (65) | 5.4 基本算术运算的实现 | (100) |
| 习题 | (66) | 5.4.1 加法器 | (101) |

第 4 章 指令系统

| | | | |
|--------------------------------|------|------------------------|-------|
| 4.1 指令格式 | (67) | 5.5 定点乘法运算 | (106) |
| 4.1.1 机器指令的基本格式 | (67) | 5.5.1 原码一位乘法 | (106) |
| 4.1.2 指令的地址码结构 | (68) | 5.5.2 补码一位乘法 | (108) |
| 4.1.3 指令的操作码 | (70) | 5.5.3 补码两位乘法 | (111) |
| 4.2 寻址技术 | (72) | 5.5.4 阵列乘法器 | (112) |
| 4.2.1 编址方式 | (72) | 5.6 定点除法运算 | (113) |
| 4.2.2 数据寻址和指令寻址 | (73) | 5.6.1 原码除法运算 | (114) |
| 4.2.3 基本的数据寻址方式 | (73) | 5.6.2 补码除法运算 | (117) |
| 4.2.4 变型或组合寻址方式 | (79) | 5.6.3 阵列除法器 | (119) |
| 4.3 堆栈与堆栈操作 | (80) | 5.7 规格化浮点运算 | (120) |
| 4.3.1 堆栈结构 | (80) | 5.7.1 浮点加减运算 | (120) |
| 4.3.2 堆栈操作 | (82) | 5.7.2 浮点乘除运算 | (123) |
| 4.4 指令类型 | (82) | 5.7.3 浮点运算器的实现 | (124) |
| 4.4.1 数据传送类指令 | (82) | 5.8 十进制整数的加法运算 | (124) |
| 4.4.2 运算类指令 | (83) | 5.8.1 一位十进制加法运算 | (124) |
| 4.4.3 程序控制类指令 | (84) | 5.8.2 十进制加法器 | (126) |
| 4.4.4 输入/输出类指令 | (86) | 5.8.3 多位十进制加法 | (127) |
| 4.4.5 80X86 指令系统举例 | (86) | 5.9 逻辑运算与实现 | (128) |
| 4.5 指令系统的发展 | (89) | 5.10 运算器的基本组成与实例 | (129) |
| 4.5.1 对指令系统的基本要求 | (89) | 5.10.1 运算器结构 | (129) |
| 4.5.2 从复杂指令系统到精简 指令系统 | (90) | 5.10.2 ALU 举例 | (131) |
| 习题 | (90) | 5.10.3 浮点运算器举例 | (134) |
| | | 习题 | (135) |

第 5 章 运算方法和运算器

| | |
|------------------------|------|
| 5.1 定点加减运算 | (94) |
| 5.1.1 原码加减运算 | (94) |
| 5.1.2 补码加减运算 | (94) |
| 5.2 补码的溢出判断与检测方法 | (96) |
| 5.2.1 溢出的产生 | (96) |
| 5.2.2 溢出的检测方法 | (97) |
| 5.3 带符号数的移位和舍入操作 | (98) |

第 6 章 主存储器与存储系统

| | |
|-----------------------|-------|
| 6.1 存储系统的组成 | (137) |
| 6.1.1 存储器分类 | (137) |
| 6.1.2 存储系统层次结构 | (139) |
| 6.2 主存储器的组织 | (140) |
| 6.2.1 主存储器的基本结构 | (140) |
| 6.2.2 主存储器的存储单元 | (140) |

| | | |
|------------|-----------------------|--------------|
| 6.2.3 | 主存储器的主要技术指标 | (141) |
| 6.2.4 | 数据在主存中的存放 | (142) |
| 6.3 | 半导体随机存储器和只读存储器 | (143) |
| 6.3.1 | RAM 记忆单元电路 | (143) |
| 6.3.2 | 动态 RAM 的刷新 | (145) |
| 6.3.3 | RAM 芯片分析 | (148) |
| 6.3.4 | 半导体只读存储器 (ROM) | (151) |
| 6.3.5 | 半导体存储器的封装 | (153) |
| 6.4 | 主存储器的连接与控制 | (154) |
| 6.4.1 | 主存容量的扩展 | (154) |
| 6.4.2 | 存储芯片的地址分配和片选 | (156) |
| 6.4.3 | 主存储器和 CPU 的连接 | (159) |
| 6.4.4 | 主存的校验 | (160) |
| 6.4.5 | PC 系列微机的存储器接口 | (160) |
| 6.5 | RAM 芯片读写速度的发展 | (164) |
| 6.5.1 | RAM 与 CPU 速度的匹配 | (164) |
| 6.5.2 | FPM DRAM | (165) |
| 6.5.3 | EDO DRAM | (165) |
| 6.5.4 | SDRAM (同步 DRAM) | (166) |
| 6.5.5 | DDR SDRAM | (166) |
| 6.5.6 | Rambus DRAM | (167) |
| 6.6 | 提高存储系统性能的技术 | (167) |
| 6.6.1 | 多体交叉存储技术 | (167) |
| 6.6.2 | 高速缓冲存储器 | (169) |
| 6.6.3 | 虚拟存储器 | (174) |
| 习题 | | (176) |

第 7 章 CPU 组织

| | | |
|------------|--------------------|--------------|
| 7.1 | 中央处理器的功能和组成 | (179) |
| 7.1.1 | CPU 的功能 | (179) |
| 7.1.2 | CPU 中的主要寄存器 | (180) |
| 7.1.3 | CPU 的组成 | (181) |
| 7.1.4 | CPU 的主要技术参数 | (182) |
| 7.1.5 | Intel 微处理器的发展 | (183) |
| 7.2 | 控制器的组成和实现方法 | (185) |
| 7.2.1 | 控制器的基本组成 | (185) |
| 7.2.2 | 控制器的硬件实现方法 | (187) |
| 7.3 | 时序系统与控制方式 | (188) |
| 7.3.1 | 时序系统 | (188) |

| | | |
|------------|------------------|--------------|
| 7.3.2 | 控制方式 | (190) |
| 7.3.3 | 指令运行的基本过程 | (191) |
| 7.3.4 | 指令的微操作序列 | (192) |
| 7.4 | 微程序控制原理 | (194) |
| 7.4.1 | 微程序控制的基本概念 | (194) |
| 7.4.2 | 微指令编码法 | (195) |
| 7.4.3 | 微程序控制器的组成和工作过程 | (197) |
| 7.4.4 | 微程序入口地址的形成 | (198) |
| 7.4.5 | 后继微地址的形成 | (199) |
| 7.4.6 | 微程序设计 | (200) |
| 7.5 | 基本控制单元的设计 | (203) |
| 7.5.1 | 简单的 CPU 模型 | (203) |
| 7.5.2 | 组合逻辑控制单元设计 | (205) |
| 7.5.3 | 微程序控制单元设计 | (209) |
| 习题 | | (211) |

第 8 章 辅助存储器

| | | |
|------------|---------------------|--------------|
| 8.1 | 磁介质存储器的性能和原理 | (215) |
| 8.1.1 | 磁介质存储器的读/写 | (215) |
| 8.1.2 | 磁介质存储器的技术指标 | (216) |
| 8.1.3 | 数字磁记录方式 | (217) |
| 8.1.4 | 磁记录方式的性能特点 | (219) |
| 8.1.5 | 几种编码方式的比较 | (220) |
| 8.2 | 磁介质存储设备 | (222) |
| 8.2.1 | 硬盘存储器的基本结构与分类 | (222) |
| 8.2.2 | 硬盘驱动器 | (222) |
| 8.2.3 | 硬盘的信息分布和磁盘地址 | (223) |
| 8.2.4 | 硬盘存储器的技术参数 | (224) |
| 8.2.5 | 硬盘控制逻辑 | (226) |
| 8.2.6 | 硬盘的分区域记录 | (227) |
| 8.2.7 | 软磁盘存储器 | (228) |
| 8.3 | 磁盘阵列 (RAID) | (229) |
| 8.3.1 | RAID 简介 | (229) |
| 8.3.2 | RAID 的分级 | (230) |
| 8.4 | 光盘存储器 | (231) |
| 8.4.1 | 光盘存储器的类型 | (231) |

| | | |
|-------|-------------------------|-------|
| 8.4.2 | 光盘存储器的组成及工作 原理 | (232) |
| 8.4.3 | 光盘驱动器 | (233) |
| 8.4.4 | DVD | (234) |
| 8.5 | 新型辅助存储器 | (235) |
| 8.5.1 | 大容量可移动存储器 | (235) |
| 8.5.2 | 闪存卡和 USB 电子盘 | (237) |
| 习题 | | (239) |

第 9 章 输入/输出设备

| | | |
|-------|------------------|-------|
| 9.1 | 外部设备概述 | (241) |
| 9.1.1 | 外部设备的分类 | (241) |
| 9.1.2 | 外部设备的地位和作用 | (242) |
| 9.2 | 键盘输入设备 | (242) |
| 9.2.1 | 键开关与键盘类型 | (243) |
| 9.2.2 | 键盘扫描 | (243) |
| 9.2.3 | PC 系列键盘 | (244) |
| 9.3 | 其他输入设备 | (247) |
| 9.3.1 | 鼠标器 | (247) |
| 9.3.2 | 其他定位设备 | (248) |
| 9.3.3 | 扫描仪 | (248) |
| 9.4 | 打印输出设备 | (250) |
| 9.4.1 | 打印机概述 | (250) |
| 9.4.2 | 打印机的主要性能指标 | (251) |
| 9.4.3 | 针式打印机的工作原理 | (252) |
| 9.4.4 | 喷墨打印机的工作原理 | (254) |
| 9.4.5 | 激光打印机的工作原理 | (255) |
| 9.5 | 显示设备 | (256) |
| 9.5.1 | 显示器概述 | (256) |
| 9.5.2 | CRT 显示器 | (257) |
| 9.5.3 | 字符显示器的工作原理 | (260) |
| 9.5.4 | 图形显示器的工作原理 | (263) |
| 9.5.5 | LCD 显示器 | (265) |
| 9.5.6 | 视频显示标准 | (266) |
| 习题 | | (267) |

第 10 章 输入/输出系统

| | | |
|--------|---------------------|-------|
| 10.1 | 主机与外设的连接 | (269) |
| 10.1.1 | 输入/输出接口 | (269) |
| 10.1.2 | 接口的功能和基本组成 | (269) |
| 10.1.3 | 外设的识别与端口寻址 | (271) |
| 10.1.4 | 输入/输出信息传送控制方式 | (273) |
| 10.2 | 程序查询方式及其接口 | (274) |
| 10.2.1 | 程序查询方式 | (274) |
| 10.2.2 | 程序查询方式接口 | (275) |
| 10.3 | 中断系统和程序中断方式 | (278) |
| 10.3.1 | 中断的基本概念 | (278) |
| 10.3.2 | 中断请求的提出和传送 | (280) |
| 10.3.3 | 中断优先级与判优方法 | (281) |
| 10.3.4 | 中断响应 | (283) |
| 10.3.5 | 进入中断服务程序 | (284) |
| 10.3.6 | 中断现场的保护和恢复 | (286) |
| 10.3.7 | 多重中断与中断屏蔽 | (287) |
| 10.3.8 | 中断全过程 | (290) |
| 10.3.9 | 程序中断接口 | (291) |
| 10.4 | DMA 方式及其接口 | (292) |
| 10.4.1 | DMA 方式的基本概念 | (292) |
| 10.4.2 | DMA 接口 | (293) |
| 10.4.3 | DMA 传送方法与传送过程 | (296) |
| 10.5 | 通道控制方式 | (298) |
| 10.5.1 | 通道的基本概念 | (298) |
| 10.5.2 | 通道的类型与结构 | (299) |
| 10.5.3 | 通道程序 | (302) |
| 10.5.4 | 通道工作过程 | (304) |
| 10.6 | 总线技术 | (305) |
| 10.6.1 | 总线通信控制 | (305) |
| 10.6.2 | 总线管理 | (306) |
| 10.6.3 | 总线类型和总线标准 | (308) |
| 10.6.4 | I/O 接口标准 | (311) |
| 习题 | | (314) |

| | | |
|------|-------|-------|
| 参考文献 | | (317) |
|------|-------|-------|

第 1 章 概 论

在本章中我们将从存储程序的概念入手，讨论计算机的基本组成与工作原理，使读者对于计算机系统先有一个简单的整体概念，为今后深入讨论各个部件打下基础。

1.1 电子计算机与存储程序控制

电子计算机是一种不需要人工直接干预，能够自动、高速、准确地对各种信息进行处理和存储的电子设备。电子计算机从总体上来说可以分为两大类：电子模拟计算机和电子数字计算机。电子模拟计算机中处理的信息是连续变化的物理量，运算的过程也是连续的；而电子数字计算机中处理的信息是在时间上离散的数字量，运算的过程是不连续的。我们通常所说的计算机都是指电子数字计算机。

1.1.1 电子计算机的发展

一、计算机的发展历史

人们习惯把电子计算机的发展历史分“代”，其实分代并没有统一的标准。若按计算机所采用的微电子器件的发展，可以将电子计算机分成以下几代：

第一代：1946—1959 年，电子管计算机

第二代：1959—1964 年，晶体管计算机

第三代：1964—1975 年，小、中规模集成电路（SSI, MSI）计算机

第四代：1975—1990 年，大、超大规模集成电路（LSI, VLSI）计算机

第五代：1990—200? 年，甚大规模集成电路（ULSI）计算机

第六代：200?—20?? 年，极大规模集成电路（ELSI）计算机

1. 电子管计算机时代

这一时期的计算机采用电子管作为基本器件，初期使用延迟线作为存储器，以后发明了磁芯存储器。早期的计算机主要用于科学计算，为军事与国防尖端科技服务。

2. 晶体管计算机时代

这一时期计算机的基本器件由电子管改为晶体管，存储器采用磁芯存储器。运算速度从每秒几千次提高到几十万次，存储器的容量从几千存储单元提高到 10 万存储单元以上。这不仅使计算机在军事与尖端技术上的应用范围进一步扩大，而且在气象、工程设计、数据处理以及其他科学研究等领域内也应用起来。

3. 小、中规模集成电路计算机时代

这一时期的计算机采用小、中规模集成电路为基本器件，因此功耗、体积、价格等进一步下降，而速度及可靠性相应的提高，使得计算机的应用范围进一步扩大。

4. 大、超大规模集成电路计算机时代

20 世纪 60 年代后，微电子技术发展迅猛，半导体存储器问世，迅速取代了磁芯存储器，

并不断向大容量、高集成度、高速度发展。

从 1973 年开始出现了包含 CPU 的单片 IC (微处理器), 以微处理器为核心的电子计算机就是微型计算机, 简称微机。微机的出现, 形成了计算机发展史上的又一次革命, 使计算机进入了几乎所有的行业。

5. 甚大规模集成电路计算机时代

20 世纪 90 年代初, 计算机进入第五代。其主要标志有两个: 一个是单片集成电路规模达 100 万晶体管以上, 另一个是超标量技术的成熟并被广泛应用。

6. 极大规模集成电路计算机时代

第六代计算机可能是极大规模集成电路计算机, 单片集成电路规模可达一亿到十亿晶体管。

二、计算机的发展趋势

现在, 世界已进入了计算机时代, 计算机的发展趋势正向着“两极”分化。一极是微型机向更微型化、网络化、高性能、多用途方向发展。微型机分为台式机、便携机、笔记本、亚笔记本、掌上机等。由于它们体积小、成本低而占领了整个国民经济和社会生活的各个领域。另一极则是巨型机向更巨型化、超高速、并行处理、智能化方向发展。它是一个国家科技水平、经济实力、军事威力的象征。在解决天气预报、地震分析、航空气动、流体力学、卫星遥感、激光武器、海洋工程等方面的问题上, 巨型机将大显身手。

随着新的元器件及其技术的发展, 新型的超导计算机、量子计算机、光子计算机、生物计算机、纳米计算机等将会在 21 世纪走进我们的生活, 遍布各个领域。

1.1.2 存储程序的概念

世界上第一台电子数字计算机是 1946 年 2 月 15 日在美国宾夕法尼亚大学诞生的 ENIAC (Electronic Numerical Integrator And Computer)。ENIAC 是一个庞然大物, 它共用了 18 000 多个电子管, 1 500 个继电器, 重达 30t, 占地面积 170m², 耗电 160kW, 其运算速度为 5 000 次/s 左右。ENIAC 有一个很大的缺点, 即它的存储容量极小, 只能存 20 个字长为 10 位的十进制数, 所以只能用线路连接的方法来编排程序, 每次解题都要依靠人工来改变接线, 准备时间大大超过了实际计算时间。

在研制 ENIAC 的同时, 以美籍匈牙利数学家冯·诺依曼 (John Von Neumann) 为首的研制小组提出了“存储程序控制”的计算机结构, 并开始了存储程序控制的计算机 EDVAC (Electronic Discrete Variable Automatic Computer) 的研制。由于种种原因, EDVAC 直到 1951 年才问世。而吸收了冯·诺依曼的设计思想, 由英国剑桥大学研制的 EDSAC (Electronic Delay Storage Automatic Computer) 则先于它两年诞生, 成为事实上的第一台存储程序的计算机。

存储程序概念是冯·诺依曼等人在 1946 年 6 月首先提出来的, 它可以简要地概括为以下几点:

(1) 计算机 (指硬件) 应由运算器、存储器、控制器、输入设备和输出设备五大基本部件组成;

(2) 计算机内部采用二进制来表示指令和数据;

(3) 将编好的程序和原始数据事先存入存储器中, 然后再启动计算机工作, 这就是存储程序的基本含义。

冯·诺依曼对计算机界的最大贡献在于“存储程序控制”概念的提出和实现。50 多年来，虽然计算机的发展速度是惊人的，但就其结构原理来说，目前绝大多数计算机仍建立在存储程序概念的基础上。我们把符合存储程序概念的计算机统称为冯·诺依曼型计算机。当然，现代计算机与早期计算机相比在结构上还是有许多改进的。

随着计算机技术的不断发展，也暴露出了冯·诺依曼型计算机的一些缺点。目前已出现了一些突破冯·诺依曼结构的计算机，统称非冯结构计算机，如数据驱动的数据流计算机、需求驱动的归约计算机和模式匹配驱动的智能计算机等。本书讨论的范围仅限于冯·诺依曼结构计算机的组成，有关非冯结构的计算机将在后继的课程中进行讨论。

1.2 计算机的硬件组成

原始的冯·诺依曼计算机在结构上是以运算器为中心的，而发展到现在，已转向以存储器为中心了。图 1-1 为计算机最基本的组成框图。

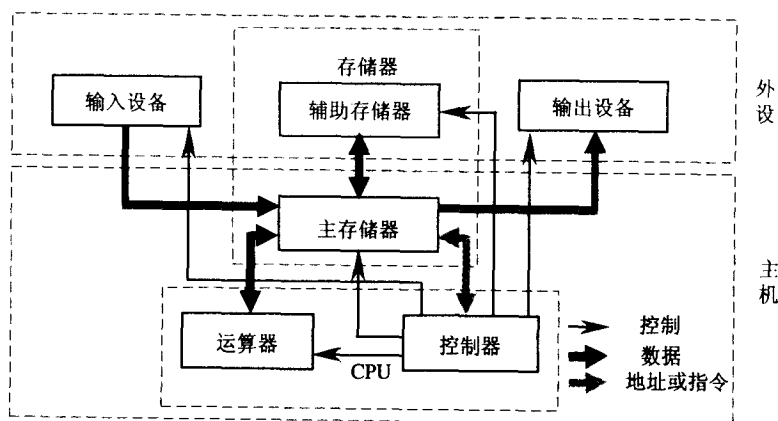


图 1-1 计算机的组成框图

通常将运算器和控制器合称为中央处理器 CPU (Central Processing Unit)。在由超大规模集成电路构成的微型计算机中，往往将 CPU 制成一块芯片，称为微处理器。

中央处理器和主存储器（内存储器）一起组成主机部分。除去主机以外的硬件装置（如输入设备、输出设备、辅助存储器等）称为外围设备或外部设备。

1.2.1 计算机的主要部件

1. 输入设备

输入设备的任务是把人们编好的程序和原始数据送到计算机中去，并且将它们转换成计算机内部所能识别和接收的信息方式。

按输入信息的形态可分为字符（包括汉字）输入、图形输入、图像输入及语音输入等。目前，常见的输入设备有键盘、鼠标、扫描仪等。辅助存储器（磁盘、磁带）也可以看做输入设备。另外，自动控制和检测系统中使用的模/数（A/D）转换装置也是一种输入设备。

2. 输出设备

输出设备的任务是将计算机的处理结果以人或其他设备所能接受的形式送出计算机。

目前最常用的输出设备是打印机和显示器。辅助存储器也可以看做输出设备。另外，数/模（D/A）转换装置也是一种输出设备。

3. 存储器

存储器是用来存放程序和数据的部件，它是一个记忆装置，也是计算机能够实现“存储程序控制”的基础。

在计算机系统中，规模较大的存储器往往分成若干级，称为存储系统。图 1-2 所示的是常见的三级存储系统。主存储器可由 CPU 直接访问，存取速度快但容量较小，一般用来存放当前正在执行的程序和数据。辅助存储器设置在主机外部，它的存储容量大，价格较低，但存取速度较慢，一般用来存放暂时不参与运行的程序和数据，这些程序和数据在需要时可传送到主存，因此它是主存的补充和后援。当 CPU 速度很高时，为了使访问存储器的速度能与 CPU 的速度相匹配，又在主存和 CPU 间增设了一级 Cache（高速缓冲存储器）。Cache 的存取速度比主存更快，但容量更小，用来存放当前最急需处理的程序和数据，以便快速地向 CPU 提供指令和数据。

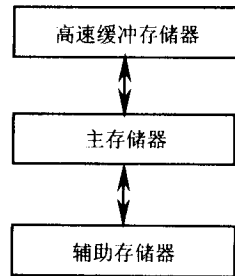


图 1-2 三级存储系统

4. 运算器

运算器是对信息进行处理和运算的部件。经常进行的运算是算术运算和逻辑运算，所以运算器又称为算术逻辑运算部件（Arithmetic and Logical Unit, ALU）。

运算器的核心是加法器。运算器中还有若干个通用寄存器或累加寄存器，用来暂存操作数，并存放运算结果。寄存器的存取速度比存储器的存取速度快得多。

5. 控制器

控制器是整个计算机的指挥中心，它的主要功能是按照人们预先确定的操作步骤，控制整个计算机的各部件有条不紊地自动工作。

控制器从主存中逐条地取出指令进行分析，根据指令的不同来安排操作顺序，向各部件发出相应的操作信号，控制它们执行指令所规定的任务。

控制器中包括一些专用的寄存器。

1.2.2 计算机的总线结构（小型、微型机的典型结构）

将前述的各大基本部件，按某种方式连接起来就构成了计算机的硬件系统。在各大基本部件之间，有着大量的信息需要交换、传送，例如：程序和数据要经过输入设备送入存储器；CPU 要发送存储单元地址和读命令，以便从存储器中读取指令和数据；存储器要把数据传送给运算器去加工、处理；指令执行的结果又可能要返回来写入存储器；全部程序的最后执行结果由存储器传送到输出设备等等。早期的计算机往往是在各个部件间直接地传送，数据通路结构复杂而凌乱，控制很不方便，且没有多少扩充的余地，故这种方式现在已不再采用。目前许多计算机（主要指小型、微型计算机）的各大基本部件之间是用总线（Bus）连接起来的。

所谓总线是一组能为多个部件服务的公共信息传送线路，它能分时地发送与接收各部件的信息。计算机中采用总线结构，既可以大大减少信息传送线的数目，又可以提高计算机扩

充主存及外部设备的灵活性。

最简单的总线结构是单总线结构，如图 1-3 所示。各大部件都连接在单一的一组总线上，故将这个单总线称为系统总线。CPU 与主存、CPU 与外设之间可以直接进行信息交换，主存与外设、外设与外设之间也可以直接进行信息交换，而无须经过 CPU 的干预。

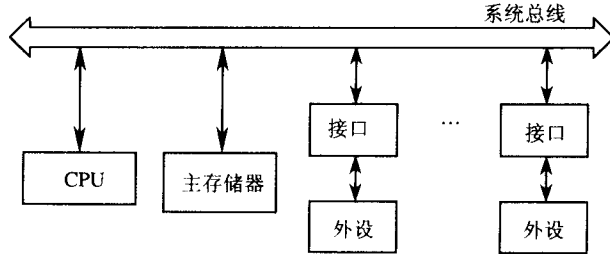


图 1-3 单总线结构

单总线结构提高了 CPU 的工作效率，而且外设连接灵活，易于扩充。但由于所有部件都挂在同一组总线上，而总线又只能分时工作，故同一时刻只允许一对设备（或部件）之间传送信息。

所谓单总线并不是指只有一根信号线。系统总线按传送信息的不同又可以细分为地址总线、数据总线和控制总线。地址总线（Address Bus）由单方向的多根信号线组成，用于 CPU 向主存、外设传输地址信息；数据总线（Data Bus）由双方向的多根信号线组成，CPU 可以沿这些线从主存或外设读入数据，也可以沿这些线向主存或外设送出数据；控制总线（Control Bus）上传输的是控制信息，包括 CPU 送出的控制命令和主存/外设反馈给 CPU 的状态信号。

总线结构是小型、微型机的典型结构。这是因为小型、微型机的设计目标是以较小的硬件代价组成具有较强功能的系统，而总线结构正好能满足这一要求。

1.2.3 大型、中型机的典型结构

大型、中型计算机系统的设计目标更着重于系统功能的扩大与效率的提高。图 1-4 为大型、中型计算机的典型结构。在系统连接上分为四级：主机、通道、设备控制器和外部设备。

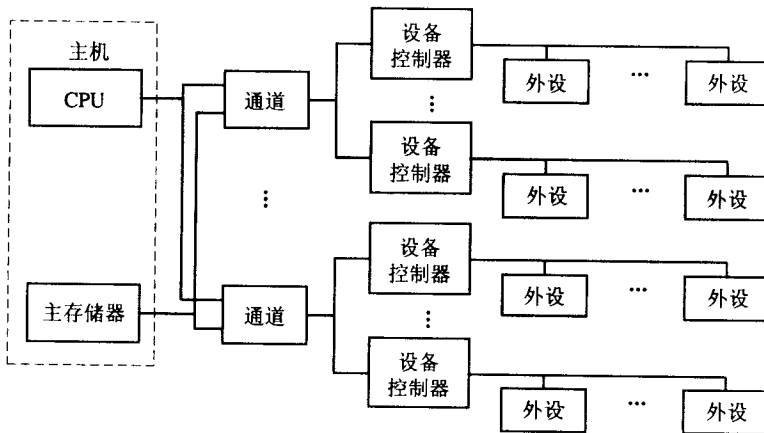


图 1-4 大型、中型计算机系统的典型结构

通道是承担 I/O 操作管理的主要部件，能使 CPU 的数据处理和与外部设备交换信息这两项操作同时进行。每个通道可以接一台或几台设备控制器，每个设备控制器又可接一台或几台外部设备，这样整个系统就可以连接很多的外部设备。这种结构具有较大的扩充变化余地。对较小的系统来说，可将设备控制器与外设合并在一起，将通道与 CPU 合并在一起；对较大的系统，则单独设置通道部件；对更大的系统，通道可发展成为具有处理功能的外围处理机。

1.2.4 不同对象观察到的计算机硬件系统

从第一台计算机诞生到至今，已经经历了半个多世纪的风风雨雨，目前计算机可以说已经无所不在、无事不通。在绝大多数人看来，计算机（主要指微型计算机）已不再是陌生和充满玄机的神秘之物，而仅仅是一种常用工具而已。然而不同对象所观察到的计算机硬件系统是不相同的，所涉及的技术问题也是不同层次的，下面仅以微型计算机为例来分析它们之间的区别。

一、一般用户观察到的计算机硬件系统

一般用户是指那些仅局限于使用计算机最基本用途的用户。他们观察到的只是计算机的用户界面，如人机交互的键盘、鼠标、显示器，用于存储信息的磁盘、光盘等，计算机本身对于他们来说只是一个或立或卧在那里的铁箱子，至于它内部的结构和组成、工作原理等都是不必关心的，也就是说是完全透明的。一般用户观察到的计算机硬件系统如图 1-5 所示。

二、专业用户观察到的计算机硬件系统

专业用户观察到的计算机硬件系统要比一般用户深入许多，他们可能更多地关注计算机机箱内的结构和组成，专业用户观察到的计算机硬件系统如图 1-6 所示。

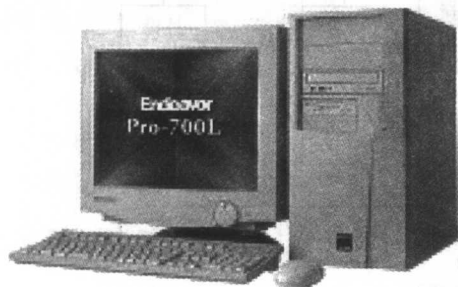


图 1-5 一般用户观察到的计算机硬件系统

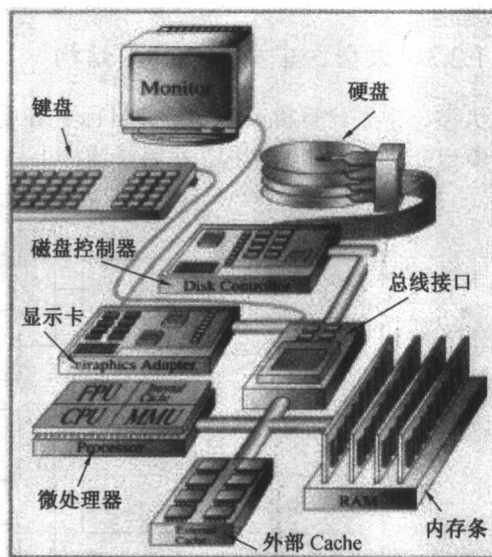


图 1-6 专业用户观察到的计算机硬件系统

图 1-6 中除键盘、显示器以外，其余部分都在机箱内。机箱中的核心是主板，微处理

器、内存条、外部高速缓冲存储器 (Cache)、显示卡、磁盘控制器等可以直接制作在主板上或插在主板上。

三、计算机设计者观察到的计算机硬件系统

计算机的设计者更多地关心计算机的组成原理和实现方法,图 1-7 是计算机设计者观察到的计算机硬件系统,此时计算机的硬件系统被进一步分解。

从图 1-7 可以看出,计算机硬件系统是由运算器、控制器、存储器和外部设备组成的,我们称为系统级。系统级是由寄存器级组成的,寄存器级又是由门级组成的,门级最后由晶体管级组成,而晶体管的物理实现主要有两种:金属氧化物半导体 (MOS) 和晶体管-晶体管逻辑 (TTL)。

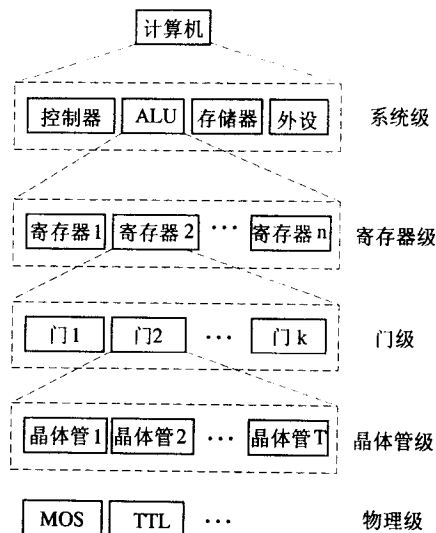


图 1-7 计算机设计者观察到的计算机硬件系统

1.3 计算机系统

一个完整的计算机系统包含硬件系统和软件系统两大部分。硬件通常是指一切看得见、摸得到的设备实体;软件通常是泛指各类程序和文件,它们实际上是由一些算法以及其在计算机中的表示所构成的。

1.3.1 硬件与软件的关系

硬件是计算机系统的物质基础,正是在硬件高度发展的基础上,才有软件赖以生存的空间和活动场所。没有硬件对软件的支持,软件的功能就无从谈起;同样,软件是计算机系统的灵魂,没有软件的硬件“裸机”将犹如一堆废铁,不能提供给用户使用。因此,硬件和软件是相辅相成的、不可分割的整体。

当前,计算机的硬件和软件正朝着互相渗透、互相融合的方向发展,在计算机系统中没有一条明确的硬件与软件的分界线。原来一些由硬件实现的功能可以改由软件模拟来实现,这种做法称为硬件软化,它可以增强系统的功能和适应性;同样,原来由软件实现的功能也可以改由硬件来实现,称为软件硬化,它可以显著降低软件在时间上的开销。由此可见,硬件和软件之间的界面是浮动的,对于程序设计人员来说,硬件和软件在逻辑上是等价的。一项功能究竟采用何种方式实现,应从系统的效率、速度、价格和资源状况等诸多方面综合考虑。

既然硬件和软件不存在一条固定的一成不变的界限,那么今天的软件可能就是明天的硬件,今天的硬件也可能就是明天的软件。

除去硬件和软件以外,还有一个概念需要引起大家的注意,这就是固件 (Firmware)。固件一词是在 1967 年由美国人 A·Opler 首先提出来的。固件是指那些存储在能永久保存信息

的器件（如 ROM）中的程序，是具有软件功能的硬件。固件的性能指标介于硬件与软件之间，吸收了软、硬件各自的优点，其执行速度快于软件，灵活性优于硬件，是软、硬件结合的产物，计算机功能的固件化将成为计算机发展中的一个趋势。

1.3.2 系列机和软件兼容

计算机技术是飞速发展的技术，随着元器件、硬件技术和工业生产能力的迅猛发展，新的、高性能的计算机不断地被研制和生产出来。用户希望在新的计算机系统推出后，原先已开发的软件仍能继续在升级换代后的新型号的机器上使用，这就要求软件具有可兼容性。

所谓系列机是指一个厂家生产的、具有相同的系统结构但具有不同组成和实现的一系列不同型号的机器。

系列机从程序设计者的角度看具有相同的机器属性，即相同的系统结构。这里的相同是指在指令系统、数据格式、字符编码、中断系统、控制方式和输入/输出操作方式等多个方面保持统一，从而保证了软件的兼容。系列机的软件兼容分为向上兼容、向下兼容、向前兼容和向后兼容四种。向上（下）兼容指的是按某档次机器编制的程序，不加修改就能运行在比它更高（低）档的机器上；向前（后）兼容是指按某个时期投入市场的某种型号机器编制的程序，不加修改就能运行在它之前（后）投入市场的机器上。图 1-8 形象地说明了兼容性的概念。对系列机的软件向下和向前兼容可以不作要求，但必须保证向后兼容，力争做到向上兼容。

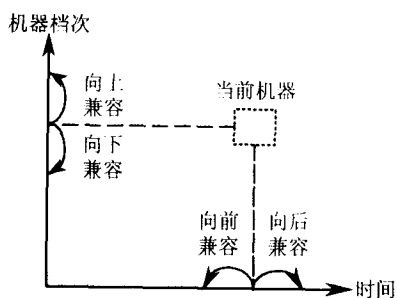


图 1-8 兼容性示意图

1.3.3 计算机系统的多层次结构

现代计算机系统是一个硬件与软件组成的综合体，我们可以把它看成是按功能划分的多级层次结构，如图 1-9 所示。

第 0 级为硬件组成的实体。

第 1 级是微程序级。这级的机器语言是微指令集，用微指令编写的微程序一般是直接由硬件执行的。

第 2 级是传统机器级。这级的机器语言是该机的指令集，用机器指令编写的程序可以由微程序进行解释。

第 3 级是操作系统级。从操作系统的基本功能来看，一方面它要直接管理传统机器中的软硬件资源，另一方面它又是传统机器的延伸。

第 4 级是汇编语言级。这级的机器语言是汇编语言，完成汇编语言翻译的程序叫做汇编程序。

第 5 级是高级语言级。这级的机器语言就是各种高级语言，通常用编译程序来完成高级语言翻译的工作。

第 6 级是应用语言级。这一级是为了使计算机满足某种用途而专门设计的，因此这一级语言就是各种面向问题的应用语言。

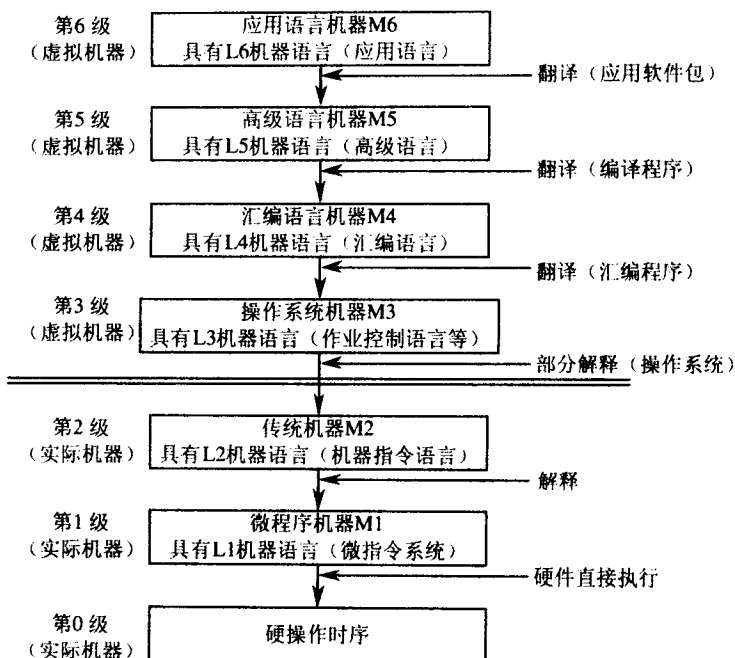


图 1-9 计算机系统的多层次结构

把计算机系统按功能划分成多级层次结构，有利于正确理解计算机系统的工作过程，明确软件、硬件在计算机系统中的地位和作用。

1.3.4 实际机器和虚拟机器

在图 1-9 的多级层次结构中，对每一个机器级的用户来说，都可以将此机器级看成是一台独立的、使用自己特有的“机器语言”的机器。

实际机器是指由硬件或固件实现的机器，如图 1-9 中的第 0~第 2 级。虚拟机器是指以软件或以软件为主实现的机器，如图 1-9 中的第 3~第 6 级。

虚拟机器只对该级的观察者存在，即在某一级观察者看来，他只需要通过该级的语言来了解和使用计算机，至于下级是如何工作和实现就不必关心了。如高级语言级及应用语言级的用户，可以不了解机器的具体组成，不必熟悉指令系统，直接用所指定的语言描述所要解决的问题。

1.4 计算机的工作过程和主要性能指标

为使计算机按预定要求工作，首先要编制程序。程序是一个特定的指令序列，它告诉计算机要做哪些事，按什么步骤去做。指令是一组二进制信息的代码，用来表示计算机所能完成的基本操作。衡量一台计算机的性能是由多项技术指标综合确定的，不能片面强调某一项指标。