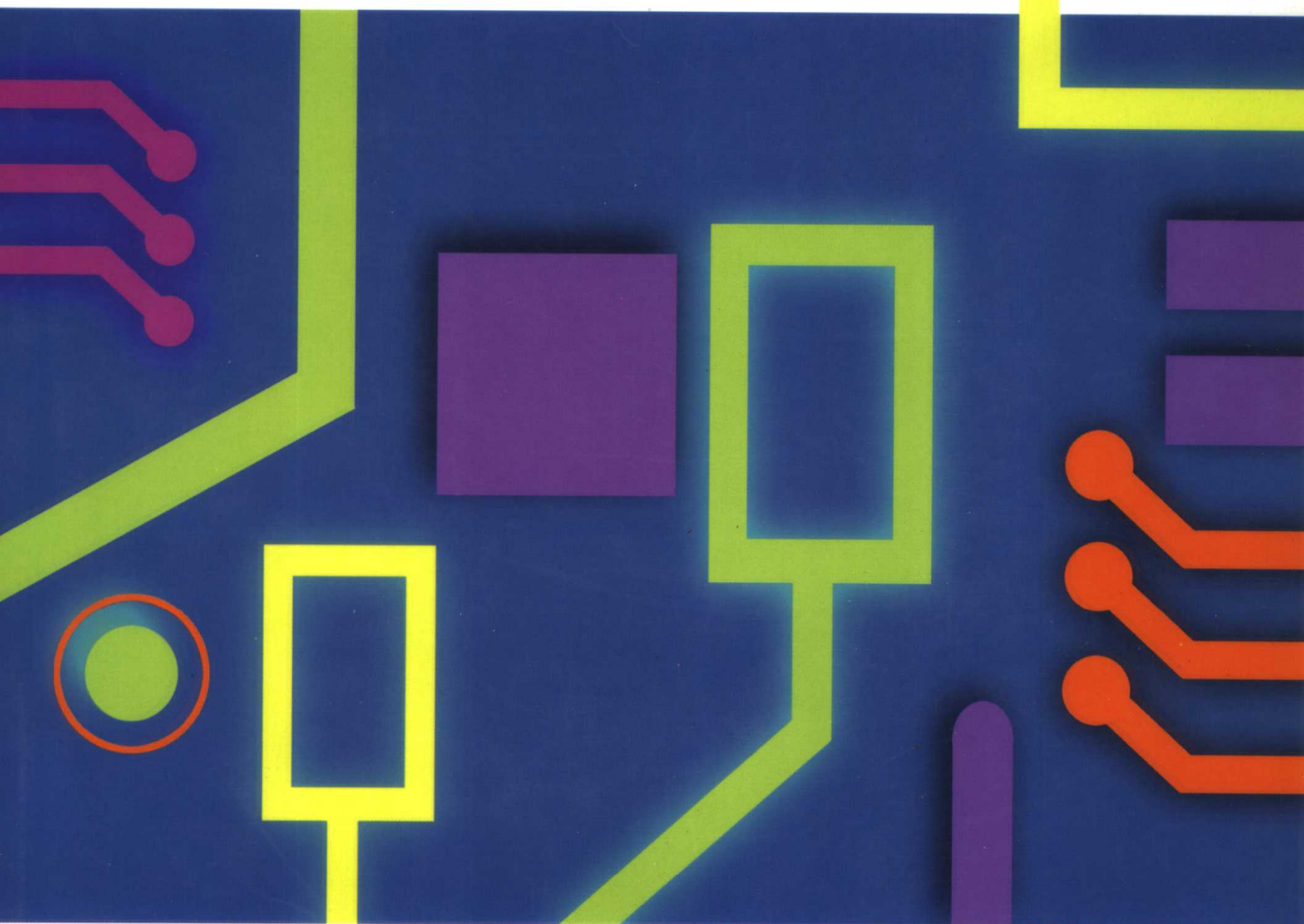




单片机原理及其接口技术

(第2版)



胡汉才 编著



清华大学出版社

单片机原理及其接口技术 (第2版)

胡汉才 编著

清华大学出版社
北京

内 容 简 介

本书是《单片机原理及其接口技术》的第2版,它系统地论述了MCS-51单片机的组成原理、指令系统和汇编语言程序设计、中断系统和接口技术等问题,并在此基础上讨论了单片机应用系统的设计。全书共分10章(本书第10章对第1版的第10~12章内容进行了删改和综合),每章后都附有一定数量的习题与思考题。

本书继承和发扬了第1版的风格和特色,并增加了MCS-51对LCD的接口、MCS-51的多机通信以及单片机硬件和软件的抗干扰设计等新内容。全书自成体系、结构紧凑、前后呼应、衔接自然且行文流畅。为便于读者学习,作者还编写了与本书配套的《单片机原理及其接口技术学习辅导与实践教程》,配有CAI教学光盘。

本书可作为高等院校教材,也可作为广大科技人员的自学参考书。

版权所有,翻印必究。

本书封面贴有清华大学出版社激光防伪标签,无标签者不得销售。

图书在版编目(CIP)数据

单片机原理及其接口技术/胡汉才编著. --2版. --北京:清华大学出版社,2003

ISBN 7-302-07737-1

I. 单… II. 胡… III. ①单片微型计算机—基础理论 ②单片微型计算机—接口 IV. TP368.1

中国版本图书馆CIP数据核字(2003)第112448号

出 版 者: 清华大学出版社

<http://www.tup.com.cn>

社 总 机: 010-62770175

地 址: 北京清华大学学研大厦

邮 编: 100084

客 户 服 务: 010-62776969

组稿编辑: 焦 虹

文稿编辑: 刘映欣

印 刷 者: 北京国马印刷厂

装 订 者: 北京市密云县京文制本装订厂

发 行 者: 新华书店总店北京发行所

开 本: 185×260 印 张: 29.25 字 数: 673千字

版 次: 2004年2月第2版 2004年2月第1次印刷

书 号: ISBN 7-302-07737-1/TP·5654

印 数: 1~4000

定 价: 42.00元(含光盘)

本书如存在文字不清、漏印以及缺页、倒页、脱页等印装质量问题,请与清华大学出版社出版部联系调换。联系电话:(010)62770175-3103或(010)62795704

第 1 版前言

单片微型计算机简称为单片机,又称为微控制器,是微型计算机的一个重要分支。单片机是 20 世纪 70 年代中期发展起来的一种大规模集成电路芯片,是集 CPU、RAM、ROM、I/O 接口和中断系统于同一硅片的器件。20 世纪 80 年代以来,单片机发展迅速,各类新产品不断涌现,出现了许多高性能新型机种,现已逐渐成为工厂自动化和各控制领域的支柱产业之一。

在国内,由于单片机具有功能强、体积小、可靠性好和价格便宜等独特优点,因而受到人们高度重视,并取得了一系列科研成果,成为传统工业技术改造和新产品更新换代的理想机种,具有广阔的发展前景。为了适应单片机这一应用新形势和工科院校开设单片机课程的需要,作者特地结合自身的教学和科研实践编著了本书,奉献给广大读者。

本书以 MCS-51 系列单片机为主线,全面而翔实地论述了单片机应用系统的结构、原理和应用。全书结构紧凑、单节编排合理,具有一定的通用性、系统性和实用性,文句力求简炼、深入浅出和通俗易懂。本书共分 13 章,第 1 章是微型计算机基础,第 2~6 章为单片机原理(含半导体存储器与中断)和汇编语言程序设计,第 7~12 章为单片机接口技术,包括 I/O 接口、A/D 和 D/A、总线和驱动技术以及语言报警等,第 13 章为实验指导。

本书在编写和出版过程中得到了朱敦名和林美雄两位先生的大力支持和指导,顾玉珍、陈建红和刘晓璐为本书有关章节提出了修改意见,胡芸和胡萍为本书整理了大量资料和图片,吉萍为本书绘制了全部插图。对于上述同志以及参与本书出版工作的人员,在此谨向他们表示诚挚的谢意。

由于时间仓促和水平所限,书中一定存在一些错误和不妥之处,敬请读者批评指正。

作 者

1995 年 6 月

第2版前言

《单片机原理及其接口技术》自1996年出版以来,受到了广大读者的好评,也得到了高等院校广大师生的肯定。为了使单片机课程教学能够跟上新的发展形势,作者特地对原书进行了全面审阅,并在此基础上进行了修订和补充,形成了集理论教学、实践教学和CAI教学于一体的新型立体教材,以此奉献给广大读者。

修订后,全书共分10章,第1章是微型计算机基础,第2~4章是指令系统和汇编语言程序设计,第5~9章为接口技术,第10章是单片机应用系统的设计。修订后的本书和第1版相比,删除了对全书影响不大的旧内容,增加了大量新内容,使得内容更全面,章节编排更趋合理,通用性、系统性和实用性更好。

为了体现教学改革的成果,作者特地撰写了《单片机原理及其接口技术学习辅导与实践教程》作为配套教材。

为满足不同读者的需求,本书分为配光盘与不配光盘两个版本。本书为配光盘的版本。光盘内容共分9章,分别与教材中的第1~9章相对应,并附有习题与思考题的参考答案。该光盘内容总揽了教学所需的内容和图形,使用者可根据不同层次学生的不同教学要求从中选取适用的教学内容。光盘中还穿插了大量动画来刻画指令、程序的执行功能以及硬件接口电路中的信息流,具有创新特色。

在本书的编写和光盘的制作过程中,得到了朱敦名、上官剑峰和顾玉珍等同志的大力支持和指导,胡芸和胡萍也为本书整理了大量资料。对于上述同志以及参与本书出版工作的有关人员,在此表示诚挚的谢意。

由于时间仓促以及水平所限,书中可能会存在某些错误和不妥之处,恳请广大读者批评指正。

作 者

2003年12月

目 录

第 1 章 微型计算机基础	1
1.1 计算机中的数制及数的转换	1
1.1.1 计算机中的数制.....	1
1.1.2 计算机中数制间数的转换.....	4
1.2 计算机中数的表示方法	7
1.2.1 定点机中数的表示方法.....	7
1.2.2 浮点机中数的表示方法.....	8
1.2.3 二进制数的运算.....	9
1.3 计算机中数的表示形式.....	13
1.3.1 机器数的原码、反码和补码.....	13
1.3.2 补码的加减运算	16
1.3.3 补码运算的正确性及变形码	17
1.4 计算机中数和字符的编码.....	19
1.4.1 BCD 码和 ASCII 码	20
1.4.2 汉字的编码	22
1.4.3 校验码编码	23
1.5 单片微型计算机概述.....	27
1.5.1 单片机的内部结构	27
1.5.2 单片机的基本原理	31
1.5.3 单片机的分类及发展	33
1.5.4 典型单片机性能概览	35
1.5.5 单片机在工业控制中的应用	45
习题与思考题	46
第 2 章 MCS-51 单片机结构与时序	49
2.1 MCS-51 单片机内部结构	49
2.1.1 CPU 结构	49
2.1.2 存储器结构	55
2.1.3 I/O 端口	59
2.1.4 定时器/计数器.....	61
2.1.5 中断系统	61
2.2 MCS-51 单片机引脚功能	61
2.2.1 MCS-51 单片机引脚及其功能	63

2.2.2	8031 对片外存储器的连接	65
2.3	MCS-51 单片机工作方式	66
2.3.1	复位方式	67
2.3.2	程序执行方式	67
2.3.3	节电工作方式	68
2.3.4	编程和校验方式	70
2.4	MCS-51 单片机时序	73
2.4.1	机器周期和指令周期	73
2.4.2	MCS-51 指令的取指/执行时序	74
2.4.3	访问片外 ROM/RAM 的指令时序	75
	习题与思考题	77
第 3 章	MCS-51 单片机指令系统	79
3.1	概述	79
3.1.1	指令格式	79
3.1.2	指令的三种表示形式	80
3.1.3	指令的字节数	80
3.1.4	指令的分类	82
3.1.5	指令系统综述	83
3.2	寻址方式	84
3.2.1	寄存器寻址	84
3.2.2	直接寻址	84
3.2.3	立即寻址	86
3.2.4	寄存器间址	86
3.2.5	变址寻址	87
3.2.6	相对寻址	88
3.2.7	位寻址	89
3.3	数据传送指令	90
3.3.1	内部数据传送指令(15 条)	90
3.3.2	外部数据传送指令(7 条)	93
3.3.3	堆栈操作指令(2 条)	96
3.3.4	数据交换指令(4 条)	97
3.4	算术与逻辑运算和移位指令	98
3.4.1	算术运算指令(24 条)	98
3.4.2	逻辑运算指令(20 条)	105
3.4.3	移位指令(5 条)	108
3.5	控制转移和位操作指令	110
3.5.1	控制转移指令(17 条)	110

3.5.2 位操作指令(17条)	119
习题与思考题	123
第4章 汇编语言程序设计	126
4.1 汇编语言的构成	126
4.1.1 程序设计语言	126
4.1.2 汇编语言格式	127
4.1.3 汇编语言构成	129
4.2 汇编语言源程序的设计与汇编	133
4.2.1 汇编语言源程序的设计步骤	134
4.2.2 汇编语言源程序的汇编	135
4.3 简单程序与分支程序设计	138
4.3.1 简单程序设计	138
4.3.2 分支程序设计	140
4.4 循环与查表程序设计	145
4.4.1 循环程序设计	145
4.4.2 查表程序设计	151
4.5 子程序与运算程序设计	155
4.5.1 子程序设计	155
4.5.2 运算程序设计	159
习题与思考题	166
第5章 半导体存储器	169
5.1 半导体存储器基础	169
5.1.1 半导体存储器的分类和作用	169
5.1.2 半导体存储器的技术指标	172
5.1.3 半导体存储器的现状和前景	173
5.1.4 半导体存储器的基本结构	174
5.2 只读存储器 ROM	177
5.2.1 掩模 ROM 原理	177
5.2.2 PROM 原理	178
5.2.3 EPROM 原理	179
5.2.4 ROM 举例	180
5.3 随机存取存储器 RAM	186
5.3.1 静态 RAM 基本存储电路	186
5.3.2 动态 RAM 基本存储电路	187
5.3.3 RAM 举例	188
5.4 MCS-51 和外部存储器的连接	192

5.4.1	连接中应考虑的问题	192
5.4.2	MCS-51 对外部 ROM 的连接	195
5.4.3	MCS-51 对外部 RAM 的连接	196
5.4.4	MCS-51 对外部存储器的连接	198
	习题与思考题	199
第 6 章	MCS-51 中断系统	201
6.1	概述	201
6.1.1	中断的定义和作用	201
6.1.2	中断源	202
6.1.3	中断分类	203
6.1.4	中断嵌套	203
6.1.5	中断系统功能	204
6.2	MCS-51 的中断系统	205
6.2.1	MCS-51 的中断源和中断标志	206
6.2.2	MCS-51 对中断请求的控制	208
6.2.3	MCS-51 对中断的响应	211
6.2.4	MCS-51 对中断的响应时间	212
6.2.5	MCS-51 对中断请求的撤除	212
6.2.6	MCS-51 中断系统的初始化	213
6.3	中断控制器 8259A	214
6.3.1	8259 内部结构	214
6.3.2	8259 引脚功能	216
6.3.3	8259 命令字	217
6.3.4	8259 工作模式	223
6.3.5	8259 级联	229
6.4	MCS-51 对外部中断源的扩展	230
6.4.1	借用定时器溢出中断扩展外部中断源	230
6.4.2	采用查询法扩展外部中断源	231
6.4.3	采用 8259 扩展外部中断源	233
	习题与思考题	235
第 7 章	并行 I/O 接口	237
7.1	概述	237
7.1.1	I/O 接口的作用	238
7.1.2	外部设备的编址	238
7.1.3	I/O 数据的四种传送方式	240
7.1.4	I/O 接口的类型	243

7.2	MCS-51 内部并行 I/O 端口及其应用	244
7.2.1	MCS-51 内部并行 I/O 端口	244
7.2.2	MCS-51 内部并行 I/O 端口的应用	244
7.3	并行 I/O 接口芯片	249
7.3.1	Intel 8255A	250
7.3.2	Intel 8155	257
7.4	MCS-51 并行 I/O 端口的扩展	264
7.4.1	借用外部 RAM 地址扩展 I/O 端口	264
7.4.2	采用 8255A 扩展 I/O 端口	266
7.4.3	采用 8155 扩展 I/O 端口	268
7.5	MCS-51 对 LED/LCD/键盘的接口	270
7.5.1	MCS-51 对 LED 的接口	270
7.5.2	MCS-51 对 LCD 的接口	273
7.5.3	MCS-51 对非编码键盘的接口	281
7.5.4	键盘/显示系统	288
7.6	MCS-51 内部定时器/计数器	290
7.6.1	MCS-51 对内部定时器/计数器的控制	290
7.6.2	工作方式	292
7.6.3	MCS-51 对内部定时器/计数器的初始化	294
7.6.4	应用举例	295
	习题与思考题	298
第 8 章	MCS-51 对 A/D 和 D/A 的接口	300
8.1	D/A 转换器	300
8.1.1	D/A 转换器的原理	301
8.1.2	D/A 转换器的性能指标	302
8.1.3	DAC0832	303
8.2	MCS-51 对 D/A 的接口	304
8.2.1	DAC 的应用	305
8.2.2	MCS-51 对 8 位 DAC 的接口	307
8.2.3	MCS-51 对 12 位 DAC 的接口	310
8.3	A/D 转换器	313
8.3.1	逐次逼近式 A/D 转换原理	313
8.3.2	并行 A/D 转换原理	314
8.3.3	A/D 转换器的性能指标	315
8.3.4	ADC0809	315
8.4	MCS-51 对 A/D 的接口	318
8.4.1	MCS-51 对 ADC0809 的接口	318

8.4.2	MCS-51 对 AD574A 的接口	320
	习题与思考题	324
第 9 章	MCS-51 的串行通信	327
9.1	串行通信基础	327
9.1.1	串行通信的分类	327
9.1.2	串行通信的制式	329
9.1.3	串行通信中的调制解调器	330
9.1.4	串行通信中串行 I/O 数据的实现	333
9.2	MCS-51 的串行接口	336
9.2.1	串行口的结构	336
9.2.2	串行口的工作方式	339
9.2.3	串行口的通信波特率	341
9.3	MCS-51 串行口的应用	342
9.3.1	串行口在方式 0 下的应用	342
9.3.2	串行口在其他方式下的应用	344
9.4	单片机的多机通信	350
9.4.1	软件中断型主从式多机通信	351
9.4.2	硬件中断型主从式多机通信	357
9.4.3	分布式通信系统	358
9.4.4	光纤通信简介	363
	习题与思考题	367
第 10 章	单片机应用系统的设计	369
10.1	单片机的总线结构	369
10.1.1	单片机总线概述	369
10.1.2	板级总线	372
10.1.3	通信总线	377
10.2	单片机前向通道的设计	384
10.2.1	传感器和模拟信号放大器	384
10.2.2	多路开关和采样保持器	388
10.3	单片机后向通道的设计	392
10.3.1	板内总线驱动器	392
10.3.2	线路驱动器和接收器	396
10.3.3	外围驱动器	399
10.3.4	显示驱动器和电平转换器	402
10.3.5	电气隔离技术	403
10.4	单片机应用系统的抗干扰设计	408

10.4.1	单片机应用系统的硬件抗干扰设计	409
10.4.2	单片机应用系统的软件抗干扰设计	418
10.5	应用实例——单片机温度控制系统	424
10.5.1	硬件电路	425
10.5.2	温度控制的算法和程序	427
	习题与思考题	440
附录 A	ASCII 码字符表	442
附录 B	图形字符代码表(汉字编码部分)示意图	443
附录 C	MCS-51 系列单片机指令表	444
附录 D	配套 CAI 教学光盘简介	452
参考文献	454

第 1 章 微型计算机基础

电子计算机是一种能对信息进行加工处理的机器,它具有记忆、判断和运算能力,能模仿人类的思维活动,代替人的部分脑力劳动,并能对生产过程实施某种控制,等等。1946年,美国宾夕法尼亚大学研制成世界上第一台 ENIAC(Electronic Numerical Integrator and Computer,电子数字积分计算机)以来,电子计算机经历了电子管、晶体管和集成电路三个发展时代,并于 1971 年进入了第四代。第四代电子计算机通常可以分为巨型机、大型机、中型机、小型机和微型机五类。但以系统结构和基本工作原理来说,微型计算机和其他几类计算机并无本质区别,只是在体积、性能和应用范围方面有所不同。

本章主要介绍微型计算机的基础知识和微型计算机的组成原理,最后论述单片微型计算机的产生、发展和应用,以便为读者学习后续章节打下基础。

1.1 计算机中的数制及数的转换

迄今为止,所有计算机都以二进制形式进行算术运算和逻辑操作,微型计算机也不例外。因此,对于用户在键盘上输入的十进制数字和符号命令,微型计算机必须先把它们转换成二进制形式进行识别、运算和处理,然后再把运算结果还原成十进制数字和符号,并在 CRT(Cathode Ray Tube,阴极射线管)上显示出来。

虽然上述过程十分繁琐,但都由计算机自动完成。为了使读者最终弄清计算机的这一工作机理,先对计算机中常用的数制和数制间数的转换进行讨论。

1.1.1 计算机中的数制

所谓数制是指数的制式,是人们利用符号计数的一种科学方法。数制是人类在长期的生存斗争和社会实践中逐步形成的。数制有很多种,微型计算机中常用的数制有十进制、二进制、八进制和十六进制等。现对十进制、二进制和十六进制等三种数制讨论如下。

1. 十进制(Decimal)

十进制是大家很熟悉的进位计数制,它共有 0、1、2、3、4、5、6、7、8 和 9 十个数字符号。这十个数字符号又称为“数码”,每个数码在数中最多可有两个值的概念。例如,十进制数 45 中的数码 4,其本身的值为 4,但它实际代表的值为 40。在数学上,数制中数码的个数定义为基数,故十进制的基数为 10。

十进制是一种科学的计数方法,它所能表示的数的范围很大,可以从无限小到无限大。十进制数的主要特点是:

(1) 它有 0~9 十个不同的数码,这是构成所有十进制数的基本符号。

(2) 它是逢 10 进位的。十进制数在计数过程中,当它的某位计满 10 时就要向它邻近的高位进一。

因此,任何一个十进制数不仅与构成它的每个数码本身的值有关,而且还与这些数码在数中的位置有关。这就是说,任何一个十进制数都可以展开成幂级数形式。例如:

$$123.45 = 1 \times 10^2 + 2 \times 10^1 + 3 \times 10^0 + 4 \times 10^{-1} + 5 \times 10^{-2}$$

式中,指数 10^2 、 10^1 、 10^0 、 10^{-1} 和 10^{-2} 在数学上称为权,10 为它的基数;整数部分中每位的幂是该位位数减 1;小数部分中每位的幂是该位小数的位数。

一般,任意一个十进制数 N 均可表示为:

$$\begin{aligned} N &= \pm [a_{n-1} \times 10^{n-1} + a_{n-2} \times 10^{n-2} + \cdots + a_0 \times 10^0 \\ &\quad + a_{-1} \times 10^{-1} + a_{-2} \times 10^{-2} + \cdots + a_{-m} \times 10^{-m}] \\ &= \pm \sum_{i=n-1}^{-m} a_i \times 10^i \end{aligned} \quad (1-1)$$

式(1-1)中: i 表示数中任一位,是一个变量; a_i 表示第 i 位的数码; n 为该数整数部分的位数; m 为小数部分的位数。

2. 二进制(Binary)

二进制比十进制更为简单,它是随着计算机的发展而发展起来的。二进制数的主要特点是:

(1) 它共有 0 和 1 两个数码,任何二进制数都由这两个数码组成。

(2) 二进制数的基数为 2,它奉行逢 2 进 1 的进位计数原则。

因此,二进制数同样也可以展开成幂级数形式,不过内容有所不同罢了。例如:

$$\begin{aligned} 10110.11 &= 1 \times 2^4 + 0 \times 2^3 + 1 \times 2^2 + 1 \times 2^1 + 0 \times 2^0 + 1 \times 2^{-1} + 1 \times 2^{-2} \\ &= 1 \times 2^4 + 1 \times 2^2 + 1 \times 2^1 + 1 \times 2^{-1} + 1 \times 2^{-2} \\ &= 22.75 \end{aligned}$$

式中,指数 2^4 、 2^3 、 2^2 、 2^1 、 2^0 、 2^{-1} 和 2^{-2} 为权,2 为基数,其余和十进制时相同。

为此,任何二进制数 N 的通式为:

$$\begin{aligned} N &= \pm [a_{n-1} \times 2^{n-1} + a_{n-2} \times 2^{n-2} + \cdots + a_0 \times 2^0 \\ &\quad + a_{-1} \times 2^{-1} + a_{-2} \times 2^{-2} + \cdots + a_{-m} \times 2^{-m}] \\ &= \pm \sum_{i=n-1}^{-m} a_i \times 2^i \end{aligned} \quad (1-2)$$

式(1-2)中, a_i 为第 i 位数码,可取 0 或 1; n 为该二进制数整数部分的位数; m 为小数部分位数。

3. 十六进制(Hexadecimal)

十六进制是人们学习和研究计算机中二进制数的一种工具,它是随着计算机的发展而广泛应用的。十六进制数的主要特点是:

(1) 它有 0、1、2、 \cdots 、9、A、B、C、D、E、F 等 16 个数码,任何一个十六进制数都是由其中的一些或全部数码构成。

(2) 十六进制数的基数为 16,进位计数为逢 16 进 1。

十六进制数也可展开成幂级数形式。例如:

$$70F.B1H = 7 \times 16^2 + F \times 16^0 + B \times 16^{-1} + 1 \times 16^{-2} = 1807.6914$$

其通式为:

$$\begin{aligned}
 N &= \pm [a_{n-1} \times 16^{n-1} + a_{n-2} \times 16^{n-2} + \dots + a_0 \times 16^0 \\
 &\quad + a_{-1} \times 16^{-1} + a_{-2} \times 16^{-2} + \dots + a_{-m} \times 16^{-m}] \\
 &= \pm \sum_{i=n-1}^{-m} a_i \times 16^i
 \end{aligned}
 \tag{1-3}$$

式(1-3)中: a_i 为第 i 位数码, 取值为 $0 \sim F$ 中的一个; n 为该数整数部分位数; m 为小数部分位数。

为方便起见, 现将部分十进制、二进制和十六进制数的对照表列于表 1-1 中。

表 1-1 部分十进制、二进制和十六进制数对照表

整 数			小 数		
十进制	二进制	十六进制	十进制	二进制	十六进制
0	0000	0	0	0	0
1	0001	1	0.5	0.1	0.8
2	0010	2	0.25	0.01	0.4
3	0011	3	0.125	0.001	0.2
4	0100	4	0.0625	0.0001	0.1
5	0101	5	0.03125	0.00001	0.08
6	0110	6	0.015625	0.000001	0.04
7	0111	7			
8	1000	8			
9	1001	9			
10	1010	A			
11	1011	B			
12	1100	C			
13	1101	D			
14	1110	E			
15	1111	F			
16	10000	10			

在计算机内部, 数的表示形式是二进制。这是因为二进制数只有 0 和 1 两个数码, 采用晶体管的导通和截止、脉冲的高电平和低电平等都很容易表示它。此外, 二进制数运算简单, 便于用电子线路实现。

采用十六进制可以大大减轻阅读和书写二进制数时的负担。例如:

11011011 = DBH

1001001111110010B = 93F2H

显然, 采用十六进制数描述一个二进制数特别简短, 尤其在被描述的二进制数位数较长时, 更令计算机工作者感到方便。

在阅读和书写不同数制的数时, 如果不在每个数上外加一些辨认标记, 就会混淆, 从而无法分清。通常, 标记方法有两种: 一种是把数加上方括号, 并在方括号右下角标注数制代号, 如 $[101]_{16}$ 、 $[101]_2$ 和 $[101]_{10}$ 分别表示十六进制、二进制和十进制数; 另一种是用英文字母标记, 加在被标记数的后面, 分别用 B、D 和 H 大写字母表示二进制、十进制和十六进制数, 如 89H 为 16 进制数、101B 为二进制数等, 其中十进制数中的 D 标记也可以省略。

1.1.2 计算机中数制间数的转换

计算机采用二进制数操作,但人们习惯于使用十进制数,这就要求计算机能自动对不同数制的数进行转换。下面暂且不讨论计算机怎样进行这种转换,先来看看在数学中如何进行上述三种数制间数的转换,如图 1-1 所示。

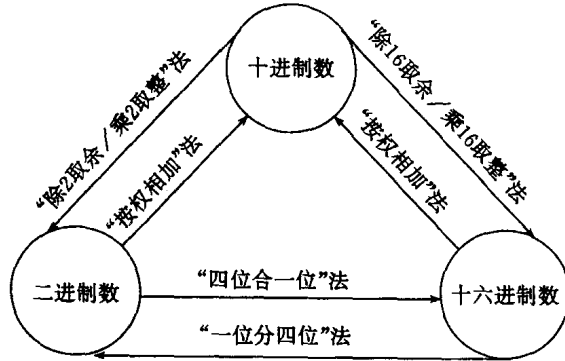


图 1-1 三种数制间数的转换方法示意图

1. 二进制数和十进制数间的转换

(1) 二进制数转换成十进制数 二进制数转换成十进制数只要把欲转换数按权展开后相加即可,也可以从小数点开始每 4 位一组按十六进制的权展开并相加。例如:

$$\begin{aligned} 11010.01B &= 1 \times 2^4 + 1 \times 2^3 + 1 \times 2^1 + 1 \times 2^{-2} \\ &= 26.25 \end{aligned}$$

或者

$$\begin{aligned} 11010.01B &= 1A.4H = 1 \times 16^1 + 10 \times 16^0 + 4 \times 16^{-1} \\ &= 26.25 \end{aligned}$$

(2) 十进制数转换成二进制数 本转换过程是上述转换过程的逆过程,但十进制整数和小数转换成二进制整数和小数的方法是不相同的,现分别进行介绍。

① 十进制整数转换成二进制整数的方法有很多种,但最常用的是“除 2 取余法”。“除 2 取余法”法则是用 2 连续去除要转换的十进制数,直到商小于 2 为止,然后把各次余数按最后得到的为最高位、最早得到的为最低位,依次排列起来所得到的数便是所求的二进制数。现举例加以说明。

[例 1.1] 试求出十进制数 215 的二进制数。

解: 把 215 连续除以 2,直到商数小于 2,相应竖式为:

2	215 余1	<div style="display: flex; align-items: center;"> <div style="width: 10px; height: 100px; border-left: 1px solid black; margin-right: 5px;"></div> <div style="writing-mode: vertical-rl; text-orientation: upright;"> 最低位 最高位 </div> </div>
2	107 余1	
2	53 余1	
2	26 余0	
2	13 余1	
2	6 余0	
2	3 余1	
	1 余1	

把所得余数按箭头方向从高到低排列起来便可得到：

$$215 = 11010111\text{B}$$

② 十进制小数转换成二进制小数通常采用“乘2取整法”。“乘2取整法”法则是用2连续去乘要转换的十进制小数，直到所得积的小数部分为0或满足所需精度为止，然后把各次整数按最先得到的为最高位、最后得到的为最低位，依次排列起来所对应的数便是所求的二进制小数，现结合实例加以介绍。

[例 1.2] 试把十进制小数 0.6879 转换为二进制小数。

解：把 0.6879 不断地乘 2，取每次所得乘积的整数部分，直到乘积的小数部分满足所需精度，相应竖式是：

0.6879		
×	2	
1.3758	取得整数1
0.3758		
×	2	
0.7516	取得整数0
×	2	
1.5032	取得整数1
0.5032		
×	2	
1.0064	取得整数1

最高位

↓

最低位

把所得整数按箭头方向从高位到低位排列后得到：

$$0.6879\text{D} \approx 0.1011\text{B}$$

对同时有整数和小数两部分的十进制数，其转换成二进制数的方法是：对整数和小数部分分开转换后，再合并起来。例如，把例 1.1 和例 1.2 合并起来便可得到：

$$215.6879 \approx 11010111.1011\text{B}$$

应当指出：任何十进制整数都可以精确转换成一个二进制整数，但任何十进制小数却不一定可以精确转换成一个二进制小数，例 1.2 中的情况就是一例。

2. 十六进制数和十进制数间的转换

(1) 十六进制数转换成十进制数 十六进制数转换成十进制数的方法和二进制数转换成十进制数的方法类似，即可以把十六进制数按权展开后相加。例如：

$$3\text{FEAH} = 3 \times 16^3 + 15 \times 16^2 + 14 \times 16^1 + 10 \times 16^0 = 16362$$

(2) 十进制数转换成十六进制数

① 十进制整数转换成十六进制整数与十进制整数转换成二进制整数类似，十进制整数转换成十六进制整数可以采用“除16取余法”。“除16取余法”法则是用16连续去除要转换的十进制整数，直到商数小于16为止，然后把各次余数按逆得到顺序排列起来所得的数，便是所求的十六进制数。

[例 1.3] 求 3901 所对应的十六进制数。

解：把 3901 连续除以 16，直到商数为 15，相应竖式为：