



信息技术和电气工程学科国际知名教材 中译本 系列

实时系统

Real-time Systems

C. M. Krishna 著
Kang G. Shin

戴琼海 译



清华大学出版社

信息技术和电气工程学科国际知名教材

中译本

系列

实时系统

Real-time Systems

C. M. Krishna 著
Kang G. Shin

戴琼海 译

清华大学出版社

北京

C. M. Krishna Kang G. Shin

Real-time Systems

EISBN: 0-07-057043-4

Copyright © 1997 by The McGraw-Hill Companies, Inc.

Original language published by The McGraw-Hill Companies, Inc. All Rights reserved. No part of this publication may be reproduced or distributed by any means, or stored in a database or retrieval system, without the prior written permission of the publisher.

Simplified Chinese translation edition is published and distributed exclusively by Tsinghua University Press under the authorization by McGraw-Hill Education(Asia) Co., within the territory of the People's Republic of China only(excluding Hong Kong, Macao SAR and Taiwan). Unauthorized export of this edition is a violation of the Copyright Act. Violation of this Law is subject to Civil and Criminal Penalties.

本书中文简体字翻译版由美国麦格劳-希尔教育出版(亚洲)公司授权清华大学出版社在中华人民共和国境内(不包括中国香港、澳门特别行政区和中国台湾地区)独家出版发行。未经许可之出口视为违反著作权法,将受法律之制裁。未经出版者预先书面许可,不得以任何方式复制或抄袭本书的任何部分。

北京市版权局著作权合同登记号 图字:01-2003-7832

版权所有,翻印必究。举报电话:010-62782989 13901104297 13801310933

本书封面贴有 McGraw-Hill 公司防伪标签,无标签者不得销售。

图书在版编目(CIP)数据

实时系统/克里希纳(Krishna, C. M.), 星(Shin, Kang G.)著;戴琼海译. - 北京:清华大学出版社, 2004.9

书名原文: Real-time Systems

(信息技术和电气工程学科国际知名教材中译本系列)

ISBN 7-302-08808-X

I. 实… II. ①克… ②星… ③戴… III. 实时操作系统—教材 IV. TP316.2

中国版本图书馆 CIP 数据核字(2004)第 055499 号

出版者:清华大学出版社

<http://www.tup.com.cn>

社总机:(010)62770175

地址:北京清华大学学研大厦

邮编:100084

客户服务:(010)62776969

组稿编辑:王一玲

文稿编辑:赵从棉

印刷者:清华大学印刷厂

装订者:三河市新茂装订有限公司

发行者:新华书店总店北京发行所

开本:175×245 印张:25.75 字数:523千字

版次:2004年9月第1版 2004年9月第1次印刷

书号:ISBN 7-302-08808-X/TP·6247

印数:1~3000

定价:39.00元

本书如存在文字不清、漏印以及缺页、倒页、脱页等印装质量问题,请与清华大学出版社出版部联系调换。联系电话:(010)62770175-3103 或(010)62795704

关于作者

实时系统

C. M. Krishna 自 1984 年至今任教于马萨诸塞大学 (University of Massachusetts)。他发表了关于分布式处理、实时系统和容错领域的论著,为 IEEE Computer Society 出版社编辑了两卷读物,是 IEEE 计算机与 IEEE 实时系统会议的特邀嘉宾和编辑。Krishna 教授现在的研究领域为实时系统的可靠性与性能建模、容错同步、分布式实时操作系统及实时网络。

K. G. Shin 是密歇根大学 (University of Michigan, Ann Arbor) 电子工程与计算机科学系的实时计算实验室的教授和主任。他在分布式实时计算与控制、容错计算、计算机体系、机器人技术与自动化及智能制造领域以作者和合著者身份撰写了 360 多篇技术论文 (其中约 150 多篇发表在期刊上) 和诸多书的章节。Shin 教授是 IEEE 会员,曾经是 1986 年 IEEE 实时系统研讨会 (RTSS) 执行主席,1987 年 RTSS 会议的主席,IEEE Transactions on Computers 实时系统杂志 1987 年八月专刊的客座主编,IEEE Transactions on Parallel and Distributed System 1991~1995 期间的编辑。

前言

实时系统在过去的几年里迅速成长,今天,计算机技术几乎被运用于任何领域,从烤面包器到汽车到线控 (fly-by-wire) 飞行器。在这样的嵌入式系统中计算载荷变化很广,从每秒钟做一些数学计算的机器到高速复杂运算的计算机。计算机故障带来的后果也很广,从烤焦面包片到飞行器失事或者化工厂爆炸导致死亡。

本书的目标是向读者介绍实时系统中的设计和评价的问题。我们涉及了广泛领域的论题,在一些地方对硬件和软件问题做了详细阐述。这本书读者对象为应用工程师、研究生和高年级本科生。

本书的一部分使用数学讨论,只要可能我们尽量将数学分析从文字中分离出来,这样使得本书能适应不同阅读层次的读者。较高深的章节用*标记,这些部分需要更多的毅力和能力来理解,可以跳过它们不看。然而我们希望读者尽量不要跳过数学分析部分,大多数时候我们是因为害怕和消极对待这些数学符号而跳过它们的,但是,对这些问题的真正理解不能不基于对这些数学分析的理解。

本书包含的内容超出了一个学期的教学量,授课教师可以选择一些重点章节,比如任务分配和调度,或者容错,并且可以根据实时系统工程师的兴趣有选择地展示不同主题的广泛的素材。为了达到这两个目标我们尽可能地使每个章节相互独立,并且这也允许本书能作为一本应用工程师的参考手册。印刷或者其他错误请通知作者:

rtbook@tikva.ecs.umass.edu

我们计划在万维网上发布和维护本书的勘误表:

<http://www.ecs.umass.edu/ece/gradfac/krishna.html>

致谢

很多人为本书的出版作出了贡献。我们要感谢 McGraw-Hill 的 Eric Munson 的委任和对本书推迟一年出版的宽容。

一些同事和学生阅读了此书的一些章节或者全部,提供了宝贵意见或指正。他们的姓名如下(无先后次序):

Y. -H. Lee	C. Ravishankar	N. Soparkar
A. Ansari	J. Rexford	S. H. Son
N. Suri	J. Strosnider	F. Zhou
A. Mehra	W. Feng	A. Shaikh
T. Abdelzaher	A. Indiresan	E. Atkins
P. Ramanathan	S. Daniel	T. Koprowski
S. Wilson	K. Ramamritham	W. Preska

密歇根大学的 Beverly Monaghan 和马萨诸塞大学的 June Daehler 为本书提供了有价值的秘书助理。ETP Harrison 的 Julie F. Nemer 是本书的技术编辑,她的注释使本书更具可读性。还要感谢 Michael J. Kolibaba 在我们和技术编辑之间的协调工作,同时还感谢如下评论者: Wei Zhao, In-Sup Lee, William Marcy 和 Borko Furht。

C. M. Krishna
K. G. Shin

目 录

实时系统

第 1 章 绪论	1
1.1 汽车-司机的例子	2
1.2 实时计算中的问题	4
1.3 实时系统的结构	6
1.4 任务分类	7
1.5 本书内容	8
1.5.1 结构问题	8
1.5.2 操作系统的问题	8
1.5.3 其他问题	9
第 2 章 实时系统的特征及其任务	11
2.1 引言	11
2.2 实时系统的性能度量指标	11
2.2.1 性能度量指标的特性	14
2.2.2 传统的性能评测	15
2.2.3 可运行性	17
2.2.4 代价函数和硬时间限	20
2.2.5 讨论	22
2.3 估计程序运行时间	23
2.3.1 源代码分析	24
2.3.2 流水线操作的说明	26
2.3.3 高速缓冲存储器	31
2.3.4 虚拟内存	33
2.4 深入阅读的建议	33
练习	33
参考文献	34

第 3 章 任务分配和调度	37
3.1 引言	37
3.1.1 如何阅读本章	40
3.1.2 符号	43
3.2 经典的单处理器调度算法	43
3.2.1 单调速率调度算法	44
3.2.2 抢先式的最早时间限优先算法	67
3.2.3 考虑优先和互斥的情形	73
3.2.4 使用初始任务及另一可选任务	84
3.3 IRIS 任务的单处理器调度	88
3.3.1 相同的线性报酬函数	89
3.3.2 不同的线性报酬函数	92
3.3.3 0/1 报酬函数	93
3.3.4 相同的凹报酬函数(没有强制执行部分)	94
3.3.5 不同的凹报酬函数	96
3.4 任务分配	100
3.4.1 利用率平衡算法	101
3.4.2 用于 RM 调度的 Next-Fit 算法	102
3.4.3 用于 EDF 的容器打包分配算法	103
3.4.4 近视离线调度算法	104
3.4.5 集中寻址和竞标算法	107
3.4.6 伙伴策略	110
3.4.7 优先条件分配	112
3.5 模式转换	116
3.6 容错调度	118
3.7 深入阅读的建议	122
练习	123
参考文献	124
第 4 章 编程语言与工具	127
4.1 引言	127
4.2 需求语言特性	127
4.3 数据类型	131
4.4 控制结构	134
4.5 促进层化分解	136

4.5.1 blocks	137
4.5.2 过程和函数	137
4.6 封装	138
4.7 运行错误(异常)处理	142
4.8 重载和普通类	146
4.9 多任务	147
4.10 低级语言编程	155
4.11 任务调度	156
4.11.1 任务分配法则	156
4.11.2 输入队列法则	157
4.11.3 保护数据类型	158
4.12 定时规范	158
4.13 一些实验语言	159
4.13.1 Flex	160
4.13.2 Euclid	161
4.14 编程环境	162
4.15 实时支持	167
4.15.1 编译器	167
4.15.2 连接器	167
4.15.3 调试器	167
4.15.4 内核	167
4.16 深入阅读的建议	168
练习	168
参考文献	169
第5章 实时数据库	171
5.1 引言	171
5.2 基本定义	171
5.3 实时数据库与通用数据库	172
5.3.1 绝对一致性与相对一致性	173
5.3.2 响应时间可预测性的需要	174
5.3.3 ACID性质的放宽	175
5.4 主内存数据库	177
5.5 事务优先级	179
5.6 事务中断	182

5.7 并发控制问题	182
5.7.1 保守并发控制	183
5.7.2 乐观并发控制	185
5.8 磁盘调度算法	188
5.9 提高预测能力的二阶段法	191
5.10 串行一致性的保持	194
5.10.1 不改变串行顺序的串行一致性	194
5.10.2 改变串行顺序的串行一致性	194
5.11 硬实时系统数据库	197
5.12 深入阅读的建议	201
练习	202
参考文献	202
第6章 实时通信	205
6.1 引言	205
6.1.1 通信介质	206
6.2 网络拓扑	209
6.2.1 消息传送	213
6.2.2 网络体系结构问题	215
6.3 协议	217
6.3.1 基于竞争的协议	218
6.3.2 基于令牌的协议	229
6.3.3 时行时止中继协议	240
6.3.4 总线登记通信协议	242
6.3.5 分层轮询协议	244
6.3.6 基于时间限的协议	245
6.3.7 容错路由	248
6.4 深入阅读的建议	249
练习	250
参考文献	251
第7章 容错技术	253
7.1 引言	253
7.2 导致故障发生的原因	255
7.3 故障类型	257

7.3.1 按时间特性的分类	257
7.3.2 按输出特性分类	258
7.3.3 独立性和相关性	259
7.4 故障检测	259
7.5 故障和差错的容忍	260
7.6 冗余技术	261
7.6.1 硬件冗余	261
7.6.2 软件冗余	270
7.6.3 时间冗余——后向错误恢复的实现	275
7.6.4 信息冗余	279
7.7 数据差异性	283
7.8 逆向检查	284
7.9 恶意的或者是拜占庭式的故障	284
7.10 完整的故障处理	289
7.11 深入阅读的建议	290
练习	291
参考文献	292
第8章 可靠性评估技术	295
8.1 引言	295
8.2 参数值的获取	295
8.2.1 设备故障率的获取	295
8.2.2 故障传播时间的测定	296
8.2.3 最佳分布的选取	297
8.3 硬件冗余的可靠性模型	298
8.3.1 只有持久故障	300
8.3.2 故障延迟	305
8.3.3 瞬时故障简介	311
8.3.4 状态聚合的应用	313
8.4 软件错误模型	314
8.5 考虑时间因素	319
8.6 深入阅读的建议	321
练习	322
参考文献	322

第 9 章 时钟同步	325
9.1 引言	325
9.2 时钟	325
9.3 一个无容错同步算法	329
9.4 故障的影响	332
9.5 硬件实现的容错同步	334
9.5.1 全连接、零传播时间系统	336
9.5.2 稀疏互联、零传播时间系统	340
9.5.3 解决信号传播延迟	345
9.5.4 多种故障类型	346
9.5.5 硬件同步的优缺点	347
9.6 软件同步	347
9.6.1 交互收敛平均算法(CA1)	348
9.6.2 交互收敛平均算法(CA2)	353
9.6.3 收敛非平均算法(CNA)	355
9.7 深入阅读的建议	359
练习	360
参考文献	361
附录 建模方法的回顾	362
A.1 基本概率论的复习	362
A.2 Z 变换和 Laplace 变换	364
A.3 一些重要的概率分布函数	367
A.3.1 均匀分布函数	367
A.3.2 指数分布函数	368
A.3.3 泊松过程	370
A.3.4 厄兰分布	372
A.3.5 威布尔分布函数	373
A.4 马尔可夫建模的基础	374
A.4.1 离散时间的马尔可夫链	377
A.4.2 连续时间的马尔可夫链	381
A.4.3 马尔可夫链的一些备注	386
A.4.4 分步处理法	392
A.5 排队论的简单介绍	393
A.6 深入阅读的建议	396
参考文献	396

第 1 章

绪论

在写了一本关于实时系统的书后,你可能会认为我们能够给出关于实时系统的准确恰当的描述。不幸的是,我们不能。如果作为一个定义来提出,我们可以像下面这样说:

任何一个对于外界的刺激都能由计算机给出及时响应的系统就是一个实时系统。

上面的叙述是正确的,但那仅仅是因为它几乎没有任何内容。如果稍微思考一下,你会发现此定义引出的问题和它所回答的一样多。如果你决定对上面的定义进行深入的剖析,你可能会和我们有下面的对话:

你:“及时”是什么意思?

我们:它意味着一个实时系统运行具有时间限的任务。

你:“时间限”的意思是任务到那时必须被完成吗?

我们:不完全是。有时是的:如果你正在利用计算机来控制飞行器,并且你在飞行器着陆时错过了一系列的时间限,那么你将有机毁人亡的危险。有时则不是:如果你正在玩一个视频游戏,并且响应比预计的时间稍长一些,那么不会发生什么糟糕的事情。

你:任务“完成”的具体含义是什么?一个任务“完成”了和没有“完成”有明显的区别吗?

我们:这是不确定的。当你去银行支取一百万美元时,在支款之前需要计算出总金额,这时任务完成与否是有明显区别的。有时则没有明显区别:如果你的应用需要计算 π 值,它可以决定早点结束,接受一个低精度的值,也可以继续计算,以得到越来越精确的估计。

你:你们将如何处理错过时间限的实时任务?是丢掉呢,还是无论如何都完成它?

我们:这要依情况而定。如果你坐在因错过一系列时间限而坠毁的飞机上,你和计算机都不必考虑了。在另一种情况下,如果你有一个视频会议的应用,它在处理声音包的时候发生了一个微小的延迟,你可以决定不丢掉这个包。不管属于

哪一种情况,在时间限错过之后,任务值都会下降到一个确定的水平。在某些情况下,会直接下降到零;在另外一些情况下,会渐进地下降。图 1.1 给出了一些例子。

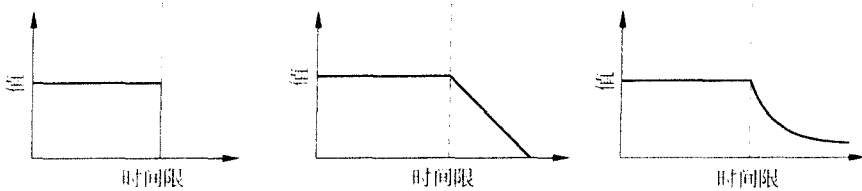


图 1.1 任务值函数的例子

你: 根据你们的定义,每个计算机都是一个实时的计算机吗?

我们: 不幸的是,是的。如果你按部就班地阅读我们的定义,就会发现一般意义上的工作站或者个人计算机也是一个实时系统。因为如果你敲击键盘,计算机要一个小时后才响应,把字母显示到屏幕上,你可能会很不高兴。我们要在一个有限的时间内得到结果,在这个意义上,一切都是实时的。所以,我们的定义包含了一切计算机,因此这一定义是毫无价值的。

你: 你们想改变对实时系统的定义吗?

我们: 是的。新的定义更加模糊,更少的限定,不十分明确,但是它的可贵之处是我们可以结束现在的讨论。

一个实时系统就是所有我们(本书的作者)认为是实时系统的系统,这包括一些嵌入式系统,控制像飞行器、核反应堆、化学电力工厂、喷气式发动机和一些其他的对象。在这些应用中,如果计算机不能及时给出它的输出,会发生一些很糟糕的事情,这些称作强实时系统。另一类称为软实时系统(比如多媒体系统),即使错过了某些时间限也不会有什么灾难发生,但是性能会下降到一般可以接受的水平以下。一般来讲,一个实时系统要尽最大努力确保满足任务的时间限。

1.1 汽车-司机的例子

为了理解实时计算中的主要问题,现在,我们考虑一个熟悉的问题:人驾驶汽车。在这个活动中,司机是实时控制者,汽车是被控制的进程,其他的汽车和路况构成了操作环境。通过了解司机所需要的东西,我们能够理解实时计算中的一些主要问题。

汽车的主要执行部件是车轮、发动机和刹车。控制部件是加速器、方向盘、刹车板和一些其他部件(例如车灯、收音机、擦净器等)的开关)。

司机必须满足的限定条件是什么呢?他必须安全抵达目的地,途中不能和其他车辆或固定的物体相撞,还要把速度保持在限定范围之内。现在让我们把这些变换成实时计算中的术语。

司机可以说成将要完成一项任务：在满足上述条件的前提下到达目的地。我们应该如何评价司机的表现呢？我们评价司机的行为成果，还要考虑相应的操作环境。一个明显的成果是到达目的地，第二个指标就是所用的时间。然而，我们对于花费时间的评价必须被路况条件加权：一个司机如果在暴风雪的天气里保持平均每小时 15 英里的速度，他表现得很好（安全抵达目的地）；如果天气晴朗，路况良好，同样是每小时 15 英里，却意味着失败。

假定司机未能抵达目的地，毫发无损地停在了路边的壕沟里。同样，我们对司机表现的评价不能仅仅局限在结果上——他停在了壕沟里，还要考虑致使他停在那里的原因。如果他是为了避免由于某个人开错了车道而造成碰撞，被迫停在了那里，我们认为他的表现是成功的；如果他是由于急速转弯、车轮打滑，而掉到了壕沟里，我们认为这是失败的。

关键在于性能不是绝对的东西，但是性能必须在条件允许的情况下评价。换句话说，性能评价是成果与该条件下最大可能的成果的比较。这是很重要的一点，我们会在第 2 章继续讨论。

现在来考虑司机必须完成的任务。它们中的一些是任务成功的关键，另一些则不是。操作方向盘和刹车是关键任务，收音机调频则不是。转弯与刹车是依赖操作环境而具有不同时间限的实时任务。星期日早晨六点在安静的街道上开车的时间限显然与交通高峰期的高速公路上不同。实时系统中的任务时间限不是常数，它们是随着操作环境的不同有所变化的。

根据司机身体条件的什么信息来预测其表现呢？即使知道他在旅途中 99.99% 的时间里都是清醒的也是不够的。如果他在一次行程中睡着了一两秒钟，可能会导致灾难性的后果。另一方面来讲，如果他一路上有许多微小的瞌睡，每次都不超过半秒，他不失败的机会还是很高的。简单地采用均值来预测实时控制器的性能是没有用的。

即使司机安全抵达目的地，他的微小瞌睡很可能会导致突然的刹车和加速，这会增加燃料的消耗。因此即使成功地完成了任务，他的微小瞌睡也不是没有代价的，他的成功很可能在别的因素上与完全成功的任务有所区别，如燃料消耗或者时间花费。

假如我们试图准确地描述司机的责任。任务的综合目标是清晰的：在没有违反任何交通规则的情况下安全抵达目的地。但是细节怎么样呢？假定我们想把每种可能的情况下司机必须做的工作都准确地描述出来，我们怎样才能写下这样的描述以确保该描述是完备的呢？作为一个练习，读者可以试着用平实的语言写出一个描述的集合。几分钟的书写工作就足以说明：要想写出一个完备确切的描述，即使是驾驶汽车这样易于理解的任务，也是极度困难的。写出正式的描述并且使它们有效可能是实时系统中最困难的任务，它们也是研究者不太了解的东西。

在这个背景下，我们现在列出实时计算中的一些主要问题。

1.2 实时计算中的问题

实时计算机一定要比单独的硬件和软件组件更加可靠。它应该可以在恶劣的环境下工作,如充满电磁噪声和基本粒子辐射和面临快速变换的计算负载。

实时计算领域有很多值得探索的问题,因为所有计算机体系结构、容错计算及操作系统中的问题同样是实时计算中的问题,而且此领域还有一个附加的复杂性,即必须满足实时的约束。

例如,制作任务调度计划。在一般意义的系统中,制作任务调度计划的目的在于公平,即所有的用户合理地共享计算机资源。通常使用循环调度来达到这个目的。每一个进程都与一个时间片有关。计算机处理一个进程直到下列情况之一发生时停止:进程完成;当一些存取工作中断发生时被迫停止;或者该进程分配的时间片过期了。这时计算机切换内容处理其他进程。在这个基本思想下,可能会有一些变化,例如,时间片可以根据该项任务已经花费的执行时间而有所变化。

循环调度确保一个用户不会得到不均衡的计算机共享资源。在实时应用中,这个方法并不能很好地实施。为什么呢?我们来看示例 1.1。

例 1.1 考虑由计算机控制飞机的情况。在它的任务中有保持稳定和控制机舱温度在可接受的限制内等。假定飞机发生了扰动致使它有瞬间的不稳定,计算机这时应该调整控制面使其重新稳定。如果我们对这个应用使用循环调度,计算机可能中途通过控制调整更换内容,目的是花费时间确保机舱温度正常。结果可能会发生碰撞,这样,当飞机从空中坠落时,使机舱保持最佳温度对乘客来说已不重要。我们想做的是给稳定性维持的任务一个很高的优先级,这样就能确保当稳定性受到威胁时,所有其他的任务为此让路,允许这种至关重要的任务有足够的计算机时钟周期。

我们来看第二个例子,在这个例子中,可以证明由于实时的时间限的不同,一个设计问题的解也有所不同。缓存是计算机中的常用设备,它能减少有效读取内存时间和增加平均吞吐量。有两种方法分配缓存空间。一种是允许当前正在处理的进程使用整个缓存空间。这样就保证丢失率低,且因此有效内存访问时间很低,这是一般系统所采用的一种方法。然而,从一个实时系统工程师的观点来看,这个方法的缺点是任务在运行时缺少一定的预测。

例 1.2 假定进程 A 在不被其他进程打断时需要 t_1 秒的时间处理。考虑如果 A 被另一个进程 B 所抢占,在 B 结束后, A 从被打断的地方继续运行的情况。如图 1.2 所示。 $t_{2,1} + t_{2,2} = t_1$ 吗? 不一定! 这是因为 B 在执行时可能为了扩大空间存放自己的工作集而从缓存里置换了 A 的一些代码行。当 A 要继续执行和存取这些被取消的代码行之一时,从缓存区内得不到结果,要重新到内存中去读取,这就使存取时间大于没有 B 出现独自运行时的情况。结果是 $t_{2,1} + t_{2,2}$ 很可能会大于

t_1 。A 的执行时间将与(许多其他事情之一)A 被抢占的次数和每次被抢占时缓冲区发生的情况有关。

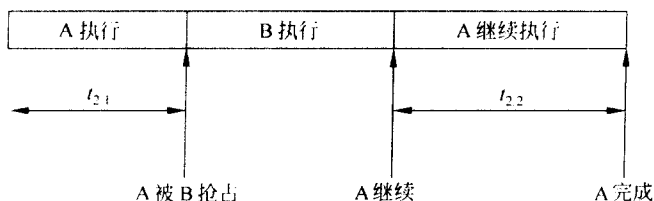


图 1.2 进程 A 被进程 B 抢占

任务的执行时间能够被预测是很重要的,它使设计者能够计算出是否所有关键的任务都能满足它们的时间限。如果缓存的影响是使任务的运行时间非常的不可预测,那么从设计者的角度来讲,它的坏处要大于它所带来的好处。

实时计算机系统在两个重要方面不同于通用的计算机系统。首先,对于它们的应用来说,它们的专用性很强;其次,它们失败的后果是极为严重的。

实时计算机是为专门的应用而设计的,例如,用来控制一架特定的飞机。这样的优点在于比起一般目的的机器,此应用的特点和其操作环境信息可以更准确地被测知。结果是,有可能准确地对实时系统进行细微调整以得到最优的性能。

既然实时系统中失败的后果比通用计算部件严重得多,所以这种系统需要更为仔细的描述,并且它的性能需要更好的评估,即,我们需要能够表达实时需要的描述语言和性能评价。除了其他方法,我们还需要一些方法来预测程序的执行时间;为软、硬件的稳定性建模;为处理器分配任务,并且调度它们使时间限得以满足;开发相应机制,这样当个别的组件出现差错时,系统能很快地恢复。我们应该研究这些和其他问题的细节。

例 1.3 对比一个工程师设计控制喷气式发动机的计算机和某人设计通用的工作站的情况。发动机控制的设计者清楚地知道系统必须处理的工作负荷。例如,他大概知道计算机每秒钟必须调整多少次机器设置,同时能粗略地计算出每次设置需要多长时间。与之相对应的是,工作站的设计者知道自己的设计大概的应用领域(例如,机器将被主要用来处理图形或多媒体),但是他对这个机器将要运行什么软件没有具体的想法。即使他能够预知他的机器将要运行的每一份复制,那也不见得对他有什么好处——调整设计来满足一种类型用户的同时可能会对另一种类型的用户产生极坏的影响。这正强调了我们所说的实时设计者(特别是严格的实时设计者)比一般意义上的工作站设计者对于其产品的操作环境要掌握更多的信息。

然而,实时的工程师比其他的一般意义上的工程师有满足性能目标的更重的负担。如果一个变周期喷气式发动机不能按时得到其控制输入,可能会爆炸。对于一个给定应用,如果工作站比计划慢了几毫秒,不会有什么严重的后果。

1.3 实时系统的结构

图 1.3 显示了一个实时系统控制某个进程的原理框图。被控制的进程和操作环境的状态(例如,压力、温度、速度和高度)通过传感器来获得,作为输入提供给控制器(即实时的计算机)。每个传感器的数据速率依赖于测量参数的变化快慢,它通常会小于 1KB/s。

有一个确定的应用任务(或工作)的集合^①,即图 1.3 中的“工作菜单”。处理这些任务的软件预先载入计算机。如果这个计算机有一个共享的主存,则全部软件都将被载入。相反,如果它包含一系列属于各个处理器的私有内存,相应的问题就会出现,即每个任务应该被载入哪个内存。这个问题与任务的分配与调度有关,在本书中我们详细讨论这个问题。

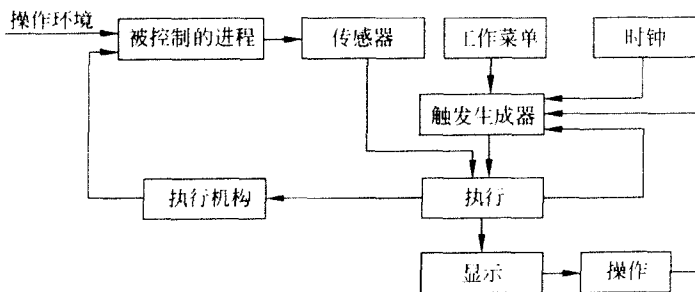


图 1.3 实时系统方框图

“触发生成器”是一种机制的表示,用来触发每个任务的执行。它并不真是一个单独的硬件单元,一般来讲它是执行软件的一部分。很多任务都是周期性的(即它们有规律地执行)。这些任务的进度表可以脱机获得,并且作为一个查找表载入供调度器使用。任务可以根据被控制进程的状态或者操作环境进行初始化。例如,当化工厂中锅炉的压强高出预置的阈值或飞机的高度低于一定的阈值时,可能需要每 x 毫秒执行一次某个任务。最后,任务可以根据操作者的输入面板的命令进行初始化。

计算机的输出被提供给执行机构和显示器。容错技术(将在第 7 章详细讨论)确保即使计算机的输出有一些小错误,执行机构也会被正确地设置。执行机构一般有一个机械或液动部件,因此它们的时间常数很高,这导致执行机构数据速率很低,平均每 25ms 一个命令是很正常的。

一个控制计算机根据数据速率会表现出二义性。传感器与执行机构以相对低

① 本书中我们所说的“任务”和“工作”可替换,是在不同工作方式下的说法。