

信息与电子学科百本精品教材工程

| 新编电气与电子信息类本科规划教材 |

全国大学生电子设计竞赛 训练教程

黄智伟 主 编

王 彦 陈文光 朱卫华 编 著

<http://www.phei.com.cn>



电子工业出版社
PUBLISHING HOUSE OF ELECTRONICS INDUSTRY

新编电气与电子信息类本科规划教材

全国大学生电子设计竞赛

训练教程

黄智伟 主编

王彦 陈文光 朱卫华 编著

電子工業出版社

Publishing House of Electronics Industry

北京 · BEIJING

内 容 简 介

本书是针对全国大学生电子设计竞赛特点和需要,为高等院校电子信息工程、通信工程、自动化、电气控制类专业学生编写的培训教材。全书共分8章,内容包括:电子设计竞赛题目与分析,电子设计竞赛制作基础训练,基本单元电路设计制作训练,单片机最小系统设计制作训练,可编程逻辑器件系统设计制作训练,电子设计竞赛系统设计训练,电子设计竞赛设计总结报告写作,电子设计竞赛中应注意的一些问题。

本书内容丰富实用,叙述简洁清晰,工程性强,可以作为高等院校电子信息工程、通信工程、自动化、电气控制类等专业学生参加全国大学生电子设计竞赛的培训教材,也可以作为参加各类电子制作、课程设计、毕业设计的教学参考书,以及电子工程技术人员进行电子电路设计与制作的参考书。

未经许可,不得以任何方式复制或抄袭本书之部分或全部内容。

版权所有,侵权必究。

图书在版编目(CIP)数据

全国大学生电子设计竞赛训练教程/黄智伟主编. —北京:电子工业出版社,2005.1

新编电气与电子信息类本科规划教材

ISBN 7-121-00669-3

I. 全… II. 黄… III. 电子电路—电路设计—高等学校—教材 IV. TN702

中国版本图书馆 CIP 数据核字(2004)第 131629 号

责任编辑:陈晓莉 特约编辑:李双庆

印 刷:北京牛山世兴印刷厂

出版发行:电子工业出版社

北京市海淀区万寿路 173 信箱 邮编 100036

经 销:各地新华书店

开 本: 787×1092 1/16 印张: 24 字数: 618 千字

印 次: 2005 年 1 月第 1 次印刷

印 数: 4 000 册 定价: 30.00 元

凡购买电子工业出版社的图书,如有缺损问题,请向购买书店调换。若书店售缺,请与本社发行部联系。联系电话:(010)68279077。质量投诉请发邮件至 zlts@phei.com.cn, 盗版侵权举报请发邮件至 dbqq@phei.com.cn。

前 言

本书是针对全国大学生电子设计竞赛的特点,为满足高等院校电子信息工程、通信工程、自动化、电气控制类专业学生参加全国大学生电子设计竞赛的需要而编写的培训教材。本书详细分析了参加全国大学生电子设计竞赛题目的类型与特点,系统介绍了电子设计竞赛制作基础训练、单元电子电路训练、单片机最小系统训练、可编程逻辑器件系统训练、电子设计竞赛系统设计训练、电子设计竞赛设计总结报告写作的基本方法,以及电子设计竞赛中应注意的一些问题。

本书的特点是以全国大学生电子设计竞赛所需要的知识点为基础,内容丰富实用,叙述简洁清晰,工程性强,突出了设计制作竞赛作品的方法,注重培养学生综合分析、开发创新和竞赛设计制作的能力。本书也可以作为参加各类电子制作、课程设计、毕业设计的教学参考书,以及电子工程技术人员进行电子电路设计与制作的参考书。

全书共分 8 章,第 1 章介绍了全国大学生电子设计竞赛命题原则及要求,电子设计竞赛的题目分析。第 2 章介绍了电子元器件的识别,装配工具及使用方法,印制电路板设计与制作。第 3 章介绍了集成直流稳压电源,信号放大电路,信号产生电路,信号处理电路,声音报警电路,传感器及其应用电路,功率驱动电路,显示电路,A/D 及 D/A 转换器电路的设计与制作。第 4 章介绍了单片机最小系统,通用键盘显示电路,单片机与液晶显示电路接口电路,单片机与 D/A 及 A/D 转换电路设计制作与程序设计。第 5 章介绍了 FPGA 最小系统制作,FPGA 最小系统配置电路的设计,ModelSim 仿真工具的使用,可编程逻辑器件编程常见错误及其原因分析,编程技巧。第 6 章介绍了电子系统设计的基本方法,电子竞赛作品设计制作的步骤,单片机与可编程逻辑器件子系统设计步骤,数字/模拟子系统设计步骤。第 7 章介绍了电子设计竞赛设计总结报告写作基本要求,设计总结报告示例。第 8 章介绍了电子设计竞赛中应注意的一些问题,赛前的培训组织,队员的组合与分工,赛前题目分析和准备,竞赛过程中应注意的一些问题。书中所介绍的程序均通过运行,电路一般都实际制作通过。

本书由黄智伟拟订编写大纲和目录。黄智伟编写了第 1 章、第 6 章、第 7 章和第 8 章,陈文光编写了第 2 章、第 3 章,朱卫华编写了第 4 章,王彦编写了第 5 章,南华大学电气工程学院 2000 级电子竞赛参赛队员林杰文、田丹丹、方艾、余丽、张清明、申政琴、潘礼、田世颖、王凤玲、俞沛宙、裴霄光、熊卓、陈国强、贺康政、王亮、陈琼、曹学科、黄松、钟犹洪、王怀涛、张海军等参加了编写工作,全书由黄智伟统稿。

在本书的编写过程中,南华大学电气工程学院电子信息工程、通信工程、自动化、电气工程及自动化、电工电子、实验中心等教研室的老师,长沙科瑞特电子有限公司等,提出了很多宝贵的建议,并给予了大力的支持,李富英高级工程师对本书进行了审阅,在此一并表示感谢。

在本书的编写过程中,参考了大量的国内外著作和资料,在此向这些作者表示衷心的感谢。

由于我们水平有限,错误和不足在所难免,敬请各位读者批评斧正。

黄智伟 于南华大学

2004. 11. 18

目 录

第1章 电子设计竞赛题目与分析	1
1.1 全国大学生电子设计竞赛简介	1
1.2 全国大学生电子设计竞赛命题原则及要求	2
1.2.1 命题范围	2
1.2.2 题目要求	2
1.2.3 题目类型	2
1.2.4 命题格式	3
1.2.5 征题办法	3
1.3 电子设计竞赛的题目分析	4
1.3.1 电源类题目分析	5
1.3.2 信号源类题目分析	8
1.3.3 无线电类题目分析	12
1.3.4 放大器类题目分析	17
1.3.5 仪器仪表类题目分析	23
1.3.6 数据采集与处理类题目分析	32
1.3.7 控制类题目分析	36
第2章 电子设计竞赛制作基础训练	43
2.1 电子元器件的识别	43
2.1.1 电阻器	43
2.1.2 电位器	45
2.1.3 电容器	46
2.1.4 电感器	47
2.1.5 半导体分立器件	48
2.1.6 半导体集成电路	51
2.1.7 表面贴装元件	52
2.2 装配工具及使用方法	56
2.2.1 装配工具	56
2.2.2 焊接材料	57
2.2.3 焊接工艺和方法	59
2.3 印制电路板设计与制作	66
2.3.1 印制电路板设计	66
2.3.2 印制电路板的制作	66
第3章 基本单元电路设计制作训练	73
3.1 集成直流稳压电源的设计	73
3.1.1 直流稳压电源的基本原理	73

3.1.2	三端固定式正压稳压器	74
3.1.3	三端固定式负压稳压器	75
3.1.4	三端可调式稳压器	75
3.1.5	正、负输出稳压电源	76
3.1.6	斩波调压电源电路	77
3.1.7	精密稳压电源电路	79
3.1.8	DC-DC 电源电压	79
3.1.9	受控稳压电源	79
3.1.10	LCD 显示器用负压电源	80
3.2	运算放大器电路	82
3.2.1	运算放大器基本特性	82
3.2.2	基本运算放大器应用电路	84
3.2.3	测量放大电路	85
3.3	信号产生电路	87
3.3.1	分立模拟电路构成矩形波产生电路	87
3.3.2	正弦波产生电路	88
3.3.3	三角波产生电路	89
3.3.4	多种信号发生电路	89
3.4	信号处理电路	90
3.4.1	有源滤波电路	90
3.4.2	电压—频率、频率—电压变换电路	91
3.4.3	电流—电压变换电路	92
3.5	声音报警电路	93
3.5.1	分立元件制作的声音报警电路	93
3.5.2	与单片机接口的声音报警电路与程序	93
3.5.3	与可编程逻辑器件接口的声音报警电路与程序	94
3.6	传感器及其应用电路	95
3.6.1	传感器种类介绍	95
3.6.2	霍尔传感器与应用电路	96
3.6.3	金属传感器与应用电路	98
3.6.4	温度传感器与应用电路	100
3.6.5	光电传感器与应用电路	105
3.6.6	超声波传感器与应用电路	107
3.7	功率驱动电路	112
3.7.1	直流电动机驱动接口电路	112
3.7.2	步进电动机及驱动电路	115
3.7.3	继电器电路	118
3.7.4	固态继电器电路	118
3.8	显示电路	120
3.8.1	LED 显示器接口电路	120

3.8.2 LCD 显示器的控制	123
3.9 A/D 转换器	126
3.9.1 A/D 转换器的分类及简介	126
3.9.2 A/D 转换器的主要技术指标	127
3.9.3 A/D 转换器及其相应接口电路选择原则	128
3.9.4 常用的 A/D 转换器	129
3.9.5 A/D 接口电路及程序设计	133
第4章 单片机最小系统设计制作训练.....	142
4.1 单片机最小系统设计制作	142
4.1.1 单片机最小系统电路板硬件设计	142
4.1.2 最小系统电路 PCB 印制板电路图	146
4.1.3 单片机最小系统电路板测试程序设计	146
4.2 通用键盘显示电路设计	152
4.2.1 通用可编程键盘和显示器的接口电路芯片 8279	152
4.2.2 基于 8279 的通用键盘和显示电路硬件设计	153
4.2.3 8279 与单片机最小系统电路板的连接	153
4.2.4 基于 8279 的通用键盘和显示电路程序设计	153
4.3 单片机与液晶显示电路接口电路设计	162
4.3.1 MDLS 点阵字符型液晶显示模块及程序设计	162
4.3.2 LMA97S005AD 点阵图形型液晶显示模块及程序设计	168
4.4 单片机与 D/A 及 A/D 转换电路制作	181
4.4.1 D/A 转换电路及程序设计	181
4.4.2 A/D 转换电路及程序设计	186
第5章 可编程逻辑器件系统设计制作训练.....	194
5.1 FPGA 最小系统的设计制作	194
5.1.1 Xilinx 公司的 FPGA 器件	194
5.1.2 FPGA 最小系统电路设计	199
5.1.3 FPGA 最小系统印制板设计	199
5.1.4 FPGA 最小系统电源电路的设计	199
5.2 FPGA 最小系统配置电路的设计	199
5.2.1 使用 PC 并行口配置 FPGA	199
5.2.2 使用单片机配置 FPGA	202
5.2.3 Spartan-II 器件的配置	206
5.2.4 各种模式的配置方式	207
5.3 ModelSim 仿真工具的使用	212
5.3.1 设计流程	212
5.3.2 功能仿真和时序仿真	213
5.3.3 功能仿真(Function Simulation)步骤	214
5.3.4 功能仿真(Function Simulation)查错分析	220
5.3.5 时序仿真(Timing Simulation)步骤	222

5.4	FPGA 的最小系统板的下载	225
5.4.1	设计的实现过程	225
5.4.2	使用 iMPACT 配置 FPGA 最小系统板的过程	228
5.5	常见错误及其原因分析	240
5.5.1	避免语法错误	240
5.5.2	信号与变量	241
5.5.3	IF-ELSE 语句	242
5.5.4	CASE 语句	245
5.5.5	多时钟源的解决方案	247
5.5.6	仿真无波形	249
5.5.7	执行时端口丢失	250
5.6	编程技巧	252
5.6.1	程序优化	252
5.6.2	状态机优化	252
5.6.3	片内资源的开发利用	254
5.6.4	毛刺与抗干扰	258
5.6.5	宏功能模块和 IP 核复用	259
第 6 章	电子设计竞赛系统设计训练	262
6.1	电子系统设计的基本方法	262
6.1.1	概述	262
6.1.2	现代电子系统的设计方法	263
6.1.3	EDA 技术	264
6.2	电子竞赛作品设计制作步骤	267
6.2.1	题目选择	267
6.2.2	系统方案论证	268
6.2.3	安装制作与调试	269
6.2.4	电子设计竞赛作品设计制作的全过程	270
6.3	子系统的设计制作步骤	270
6.3.1	单片机与可编程逻辑器件子系统设计步骤	270
6.3.2	数字/模拟子系统设计步骤	271
第 7 章	电子设计竞赛设计总结报告写作	274
7.1	设计总结报告写作基本要求	274
7.1.1	设计总结报告的评分标准分析	274
7.1.2	设计总结报告的内容、要求与应注意的一些问题	275
7.2	设计与总结报告示例	278
7.2.1	电压控制 LC 振荡器(A 题)设计与总结报告示例	278
7.2.2	低频数字式相位测量仪(C 题)设计与总结报告示例	283
7.2.3	简易智能电动车(E 题)设计与总结报告示例	286
第 8 章	电子设计竞赛中应注意的一些问题	289
8.1	赛前的培训组织	289

8.1.1	参赛队员的挑选	289
8.1.2	理论课培训	290
8.1.3	实践课培训	291
8.1.4	强化训练	293
8.1.5	队员的组合与分工	293
8.2	赛前题目分析和准备	293
8.2.1	赛前公布的基本仪器和主要元器件清单	293
8.2.2	赛前题目分析	294
8.2.3	赛前准备	297
8.3	竞赛过程中应注意的一些问题	298
8.3.1	注意竞赛纪律	298
8.3.2	竞赛题目的分析	299
8.3.3	方案的设计	299
8.3.4	元器件的采购	299
8.3.5	设计装配制作	299
8.3.6	竞赛时间安排	300
8.3.7	注意休息和饮食	300
附录 A	电压控制 LC 振荡器(A 题)设计与总结报告	302
附录 B	低频数字式相位测量仪(C 题)设计与总结报告	326
附录 C	简易智能电动车(E 题)设计与总结报告	348
参考文献	372

第1章 电子设计竞赛题目与分析

内容提要

全国大学生电子设计竞赛是教育部倡导的四大学科竞赛之一。本章介绍了全国大学生电子设计竞赛的基本情况,全国大学生电子设计竞赛命题原则和要求以及征题办法,将历届的电子设计竞赛的题目分成电源类、信号源类、无线电类、放大器类、仪器仪表类、数据采集与处理类和自动控制类,进行了简要的分析,给出了部分设计方案案例。

知识要点

电子设计竞赛组织,竞赛命题原则及要求、题目分析。

教学建议

本章的重点是通过对试题的分析,掌握电子设计竞赛试题的特点与要求,了解进行电子设计竞赛必须具备的基础知识与制作能力。建议学时数为4学时,可以通过对其中的2~4类试题进行详细的分析和方案比较,加深理解。方案分析与比较这一部分的内容也可以在第6章中作为例题进行详细讲解。

1.1 全国大学生电子设计竞赛简介

全国大学生电子设计竞赛是教育部倡导的四大学科竞赛之一,是面向大学生的群众性科技活动,目的在于推动全国普通高等学校促进信息与电子类学科面向21世纪课程体系和课程内容的改革,促进教育也要实现两个转变重要思想的落实,有助于高等学校实施素质教育,培养大学生的创新能力、协作精神和理论联系实际的学风;有助于学生工程实践素质的培养、提高学生针对实际问题进行电子设计制作的能力;有助于吸引、鼓励广大青年学生踊跃参加课外科技活动,为优秀人才的脱颖而出创造条件。

全国大学生电子设计竞赛努力与课程体系和课程内容改革密切结合,与培养学生全面素质紧密结合,与理论联系实际学风建设紧密结合。竞赛内容既有理论设计,又有实际制作,可以全面检验和促进参赛学生的理论素养和工作能力。

全国大学生电子设计竞赛的组织运行模式为:“政府主办、专家主导、学生主体、社会参与”十六字方针,以充分调动各方面的参与积极性。

全国大学生电子设计竞赛由教育部高等教育司及信息产业部人事司负责领导全国竞赛工作,各地竞赛事宜由地方教委(厅、局)统一领导。为保证竞赛顺利开展,组建全国及各赛区竞赛组织委员会和专家组。全国组委会由教育部、信息产业部、部分参赛省市教委代表及有关电子类专家组成,负责全国竞赛的组织领导工作。各赛区竞赛组委会由省、市、自治区教委(厅、局)、高校代表及电子类专家、企事业代表组成,负责本赛区的竞赛组织领导工作。原则上以省(市、自治区)独立组成一个赛区。若参赛学校少于3所或参赛队少于20个队时,可与邻近省

市联合组成一个赛区。全国专家组由部分高校电子类专家组成,负责全国竞赛的命题、评审工作。各赛区成立赛区专家组,由赛区内电子类专家组成,负责赛区征题、评审工作。参赛单位以普通高等学校为参赛单位,参赛学校应成立电子竞赛工作领导小组,负责本校学生的参赛事宜,包括组队、报名、赛前准备、赛后总结等。参赛学校可以独立组织不超过 20 个参赛队。参赛队和参赛学生每队由 3 名学生组成,除研究生以外所有具有正式学籍的在校本科生、专科生都有资格参加。

竞赛时间定于竞赛举办年度的 9 月份,赛期 4 天(具体日期届时通知)。从 1997 年开始,每两年举办一届全国大学生电子设计竞赛,即凡逢单数年号时举办全国竞赛。

竞赛采用全国统一命题、分赛区组织的方式,竞赛采用“半封闭、相对集中”的组织方式进行。竞赛期间学生可以查阅有关文献资料,队内学生集体商讨设计思想,确定设计方案,分工负责、团结协作,以队为基本单位独立完成竞赛任务;竞赛期间不允许任何教师或其他人员进行任何形式的指导或引导;竞赛期间参赛队员不得与队外任何人员讨论商量。参赛学校应将参赛学生相对集中在一个或几个实验室内进行竞赛,便于组织人员巡查。为保证竞赛工作,竞赛所需设备、元器件等均由各参赛学校负责提供。

为保证竞赛工作的顺利进行,应严格遵守全国组委会届时颁布的《全国大学生电子设计竞赛竞赛规则与赛场纪律》。

1.2 全国大学生电子设计竞赛命题原则及要求

每逢全国大学生电子设计竞赛举办年度,全国竞赛组委会都向参赛的赛区发布当年竞赛的《命题原则及征题要求》。各赛区组委会根据命题原则,广泛征集来自教学第一线教师设计的竞赛题目,这些题目必须包括理论设计、实际制作与调试内容,既应考虑到教学的基本内容要求,又应适当反映新技术和新器件的应用。各赛区组委会与专家组将对征集的题目进行分类、完善和遴选,然后报送全国竞赛组委会。全国专家组对征集的题目进行综合加工、精心完善,最终形成数个竞赛题目。全国竞赛组委会于 1999 年开始设“优秀征题奖”。

1.2.1 命题范围

应以电子技术(包括模拟低频、高频和数字电路)应用设计为主要内容。可以涉及单片机、可编程逻辑器件、EDA 软件工具和 PC(主要用于开发)的应用。题目包括“理论设计”和“实际制作与调试”两部分。竞赛题目应具有实际意义和应用背景,并考虑到目前教学基本内容和新技术应用趋势。

1.2.2 题目要求

竞赛题目应能测试学生运用基础知识的能力、实际设计能力和独立工作能力。题目原则上应包括基本要求部分和发挥部分,从而使绝大多数参赛学生能在规定时间内完成基本要求部分的设计工作,又能使一部分优秀学生有发挥与创新的余地。

1.2.3 题目类型

1. 综合题

综合题应涵盖模—数混合电路,可涉及单片机和可编程逻辑器件的应用,并尽可能适合不

同类型学校和专业的学生选用。

2. 专业题

专业题是侧重于某一专业(如计算机、通信、自控、电子技术应用等)的题目。

3. 电路题

电路题是侧重于模拟电路、数字电路、电力电子线路等的题目。

4. 新型器件和集成电路应用题

新型器件和集成电路应用题侧重于新型器件的应用、新型集成电路的应用。

5. 电子产品和仪器初步设计题

常用电子产品和电子仪器初步设计的题目侧重于某一产品的初步设计。

不同类型的题目之间,在难易程度上允许有差别。

1.2.4 命题格式

1. 题目名称

题目名称要求简明扼要。

2. 设计任务和要求

设计任务和要求需要对题目做必要的说明,明确提出设计任务和对功能指标的要求,文字描述准确,避免含混不清。

3. 评分标准

评分标准按设计报告、实际制作两部分提出具体评分细则,实际制作又分基本要求和发挥部分。总分一般是 150 分,其中设计报告占 50 分,基本要求占 50 分,发挥部分占 50 分。

4. 命题说明

命题人应对命题的意图、涉及的主要知识范围及其他问题予以必要的说明,供全国专家组选题时参考。

1.2.5 征题办法

由各赛区竞赛组织机构广泛发动各普通高校的有关教师、科研单位和企业单位的专家按此命题原则及要求,广泛征集竞赛题目;尽量扩大征题内容覆盖面,题目类型和风格要多样化,可在不同单位、不同人员、不同题目类型上重点组织一些题源;除赛区有组织的征题外,欢迎个人参与竞赛征题,可将题目连同本人通信地址、联系电话直接寄往全国大学生电子设计竞赛组委会秘书处;各赛区选出的题目于当年 6 月 30 日之前上报全国大学生电子设计竞赛组委会秘书处。全国大学生电子设计竞赛组织委员会将根据征题的使用情况,对有助于本年度竞赛命题的原创题目作者予以奖励,包括在本年度竞赛优秀作品选编中反映作者的贡献及颁发适当的奖金。

1.3 电子设计竞赛的题目分析

由国家教委高教司倡导并组织的全国大学生电子设计竞赛从1994年的首届试点到2003年已经成功地举办了6届。从6届电子设计竞赛的试题来看,可以归纳成7类。

(1) 电源类

简易数控直流电源(第一届),直流稳压电源(第三届);

(2) 信号源类

实用信号源的设计和制作(第二届),波形发生器(第五届),电压控制LC振荡器(A题)(第六届);

(3) 高频无线电类

简易无线电遥控系统(第二届),调幅广播收音机(第三届),短波调频接收机(第四届),调频收音机(第五届);

(4) 放大器类

实用低频功率放大器(第二届),高效率音频功率放大器(第五届),宽带放大器(B题)(第六届);

(5) 仪器仪表类

简易电阻、电容和电感测试仪(第二届),简易数字频率计(第三届),频率特性测试仪(第四届),数字式工频有效值多用表(第四届),简易数字存储示波器(第五届),低频数字式相位测量仪(C题)(第六届),简易逻辑分析仪(D题)(第六届);

(6) 数据采集与处理类

多路数据采集系统(第一届);数字化语音存储与回放系统(第四届),数据采集与传输系统(第五届)。

(7) 控制类

水温控制系统(第三届),自动往返电动小汽车(第五届);简易智能电动车(E题)(第六届);液体点滴速度监控装置(F题)(第六届)。

从以上试题可见,试题具有实用性强、综合性强、技术水平发挥余地大的特点。涉及到的电子信息类专业的课程有:低频电路、高频电路、数字电路、微机原理、电子测量、单片机、可编程逻辑器件、EDA设计等;涉及到的实践性教学环节有:电子线路实验课、微机原理实验课、课程设计、生产实习等;竞赛中可选用的器件有:晶体管、集成电路、大规模集成电路、单片机、可编程逻辑器件等;设计手段必须采用现代电子设计方法与开发工具,如VHDL语言、Xilinx Foundation Series EDA工具、单片机编程器等。不难看出,电子设计竞赛的试题既反映了电子技术的先进水平,又引导高校在教学改革中应注重培养学生的工程实践能力和创新设计能力。

传统的电子信息类专业教学内容,重理论、轻实践;重分析、轻综合;重个体、轻协作。实验内容及实验方法上所存在的内容陈旧、形式呆板、方法单一。按传统方法培养的学生,在参加电子设计竞赛时,就会发生诸多的问题。如:理论设计正确却无法在工程上实现;单元电路正确却无法实现系统联调;个人能力很强却各自为政,不能实现强强联合,等等。

电子设计竞赛既不是单纯的理论设计竞赛也不仅仅是实验竞赛,而是由一个参赛队共同设计、制作完成一个有特定工程背景的题目的优劣与快慢的竞赛。它既强调理论设计,更强调

系统实现。它考核了学生综合运用基础知识的能力,更注重考察学生的创新意识。题目涉及的内容是一个课程群,而非单一的一门课程。因此,竞赛的形式与内容基本上符合面向 21 世纪人才培养的目标和需求,是对传统教学方法的一个挑战,同时,竞赛成绩也能从一个侧面反映了这个课程群的教学水平和教学改革的成败。

1.3.1 电源类题目分析

电源类题目有“简易数控直流电源(第一届,1994 年)”和“直流稳压电源(第三届,1997 年)”。

“简易数控直流电源”要求设计制作一个输出电压数控可调直流稳压电源。涉及到的基础知识与制作能力包含:交流电源降压和整流,直流电压稳压和调节,单片机,数字显示与控制等。

“直流稳压电源”要求设计制作一个交流变换为直流的稳定电源。涉及到的基础知识与制作能力包含:交流电源降压和整流,直流电压稳压和调节,恒流电流源,DC—DC 变换器,单片机,数字显示与控制等。

各题目具体要求如下。

1. 简易数控直流电源^[1](第一届,1994 年)

(1) 设计任务

设计出有一定输出电压范围和功能的数控电源。其原理方框图如图 1.3.1 所示。

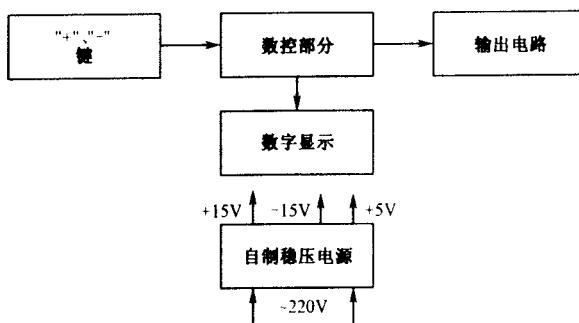


图 1.3.1 简易数控直流电源方框图

(2) 设计要求

① 基本要求

- 输出电压: 范围 0~+9.9V, 步进 0.1V, 纹波不大于 10mV。
- 输出电流: 500mA。
- 输出电压值由数码管显示。
- 由“+”、“-”两键分别控制输出电压步进增减。
- 为实现上述几部件工作, 自制一稳压直流电源, 输出±15V, +5V。

② 发挥部分

- 输出电压可预置在 0~9.9V 之间的任意一个值。
- 用自动扫描代替人工按键, 实现输出电压变化(步进 0.1V 不变)。

c. 扩展输出电压种类(比如三角波等)。

2. 直流稳压电源^[3](第三届, 1997 年)

(1) 设计任务

设计并制作交流变换为直流的稳压电源。

(2) 设计要求

① 基本要求

稳压电源, 在输入电压 220V、50Hz、电压变化范围+15%~-20%条件下:

a. 输出电压可调范围为+9V~+12V。

b. 最大输出电流为 1.5A。

c. 电压调整率≤0.2%(输入电压 220V 变化范围+15%~-20%下, 空载到满载)。

d. 负载调整率≤1%(最低输入电压下, 满载)。

e. 纹波电压(峰-峰值)≤5mV(最低输入电压下, 满载)。

f. 效率≥40%(输出电压 9V、输入电压 220V 下, 满载)。

g. 具有过流及短路保护功能。

稳流电源, 在输入电压固定为+12V 的条件下:

a. 输出电流: 4~20mA 可调。

b. 负载调整率≤1%(输入电压+12V、负载电阻由 200Ω~300Ω 变化时, 输出电流为 20mA 时的相对变化率)。

DC-DC 变换器, 在输入电压为+9V~+12V 条件下:

a. 输出电压为+100V, 输出电流为 10mA。

b. 电压调整率≤1%(输入电压变化范围+9V~+12V)。

c. 负载调整率≤1%(输入电压+12V 下, 空载到满载)。

d. 纹波电压(峰-峰值)≤100mV (输入电压+9V 下, 满载)。

② 发挥部分

扩充功能:

a. 排除短路故障后, 自动恢复为正常状态。

b. 过热保护。

c. 防止开、关机时产生的“过冲”。

d. 用数字显示输出电压和输出电流。

提高稳压电源的技术指标:

a. 提高电压调整率和负载调整率。

b. 扩大输出电压调节范围和提高最大输出电流值。

改善 DC-DC 变换器:

a. 提高效率(在 100V、100mA 下)。

b. 提高输出电压。

3. 方案例: 简易数控直流电源

(1) 采用单片机的简易数控直流电源设计方案

采用单片机作为控制器的简易数控直流电源设计方案如图 1.3.2 所示。设计方案中采用

8031 单片机完成整个数控部分的功能。采用 8279 作为键盘/显示器接口控制器，不仅简化接口引线，而且减小了软件对键盘/显示器的查询时间，提高了 8031 单片机的利用率。输出部分采用 D/A 0832 及运算放大器 OP07，运算放大器 OP07 输出电压波形与 D/A 变换输出波形相同，不仅可以输出直流电平，而且只要预生成波形的量化数据，就可以产生多种波形输出。显示部分采用 3 位半的数字电压表(DVM)直接对输出电压进行采样并显示输出实际电压值，一旦系统工作异常，出现预置值与输出值偏差过大，用户可以根据该信息予以处理。

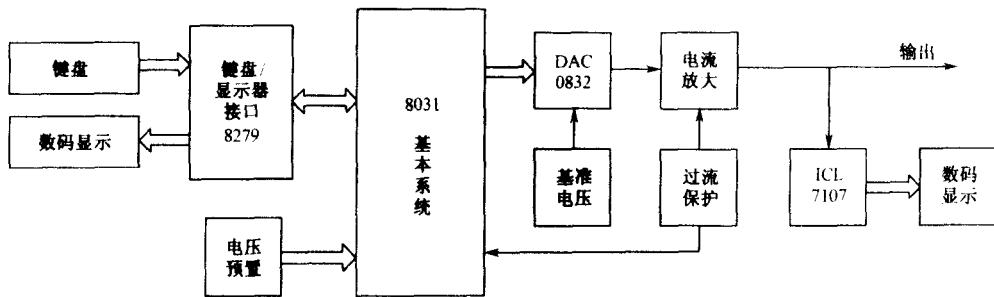


图 1.3.2 采用单片机的简易数控直流电源设计方案

(2) 采用 FPGA 的简易数控直流电源设计方案

采用 FPGA 作为控制器的简易数控直流电源设计方案如图 1.3.3 所示。设计方案中采用 FPGA 作为控制器完成数控部分、键盘、显示器接口控制。输出部分采用 D/A0832 与运算放大器 UA714，输出电压波形由 FPGA 的输出数据控制，不仅可以输出直流电平，而且只要预先生成波形的量化数据，就可以产生多种波形输出。显示数据由 FPGA 提供。

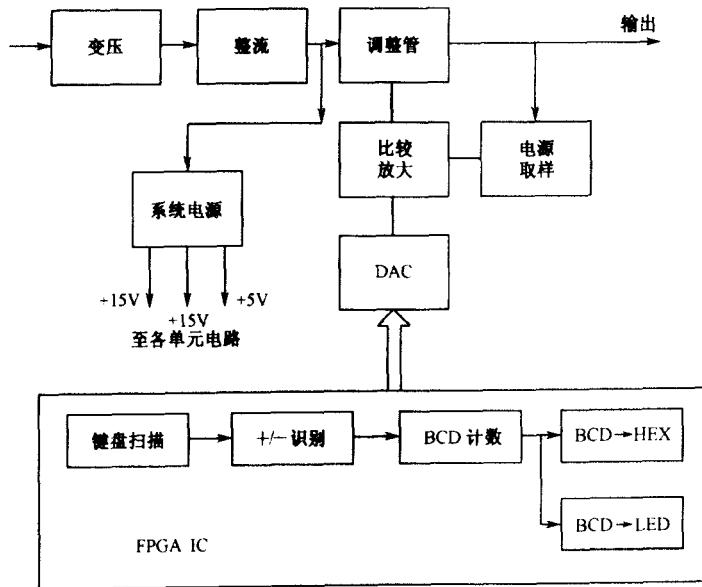


图 1.3.3 采用 FPGA 的简易数控直流电源设计方案

(3) 采用中小规模集成电路的简易数控直流电源设计方案

采用中小规模集成电路的简易数控直流电源设计方案如图 1.3.4 所示。系统由数字控制部分、D/A 变换部分及可调稳压部分三部分组成。除了上述的三大部分之外，还包括一些附加的功能电路，如电压显示、控制、防止误操作、波形发生器电路等。

系统中数字控制部分用+/-按键控制产生可增加或减少BCD码，BCD码输入到D/A变换，变换成相应的电压，此电压通过放大到合适的电平后加到可调稳压部分，控制输出电压以手动0.1V的电压步进或步减，或自动连续步进(减)，或直接变化到某一设定的电压值。

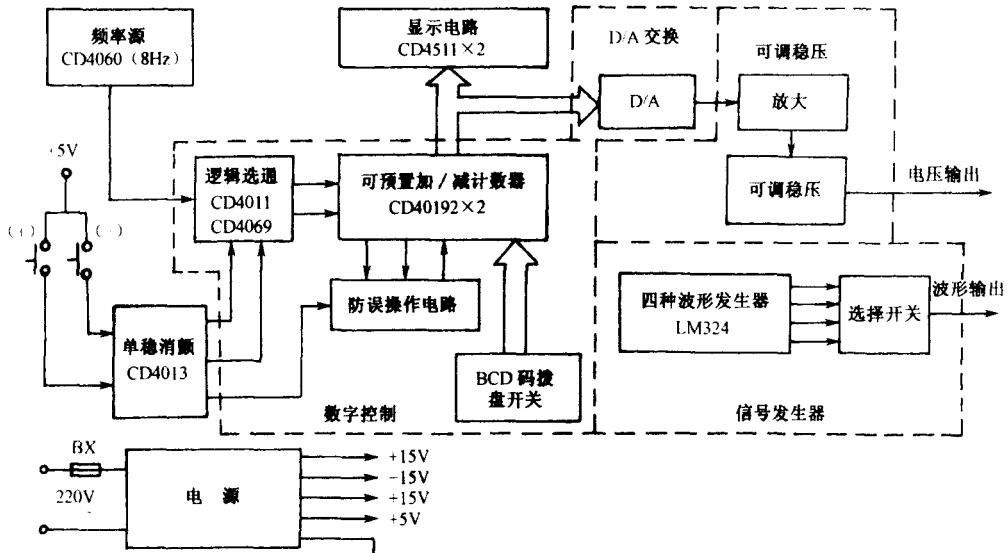


图 1.3.4 采用中小规模集成电路的简易数控直流电源设计方案

1.3.2 信号源类题目分析

信号源类有“实用信号源的设计和制作(第二届,1995年)”、“波形发生器(第五届,2001年)”和“电压控制LC振荡器(第六届,2003年)”。

“实用信号源的设计和制作”要求设计制作一个正弦波和脉冲波信号源，频率范围 20Hz~20kHz，低频信号源。涉及到的基础知识与制作能力包含：RC 振荡器，脉冲振荡器，数字可调电位器，单片机，数字显示与控制等。

“波形发生器”要求设计制作一个能产生正弦波、方波、三角波和由用户编辑的特定形状波形的波形发生器，频率范围 100Hz~20kHz，低频信号源。涉及到的基础知识与制作能力包含：单片机或者可编程逻辑器件，存储器，数字显示与控制，滤波器等。

“电压控制 LC 振荡器”要求设计制作一个电压控制 LC 振荡器，频率范围 15MHz~35MHz，高频信号源。涉及到的基础知识与制作能力包含：单片机或者可编程逻辑器件，PLL，LC 振荡器，数字显示与控制，滤波器，高频功率放大器等。

各题目具体要求如下。

1. 实用信号源的设计和制作^[2](第2届,1995年)

(1) 设计任务

在给定±15V 电源电压条件下，设计并制作一个正弦波和脉冲波信号源。

(2) 设计要求

① 基本要求

正弦波信号源：

- a. 信号频率为 20Hz~20kHz 步进调整，步长为 5Hz。