

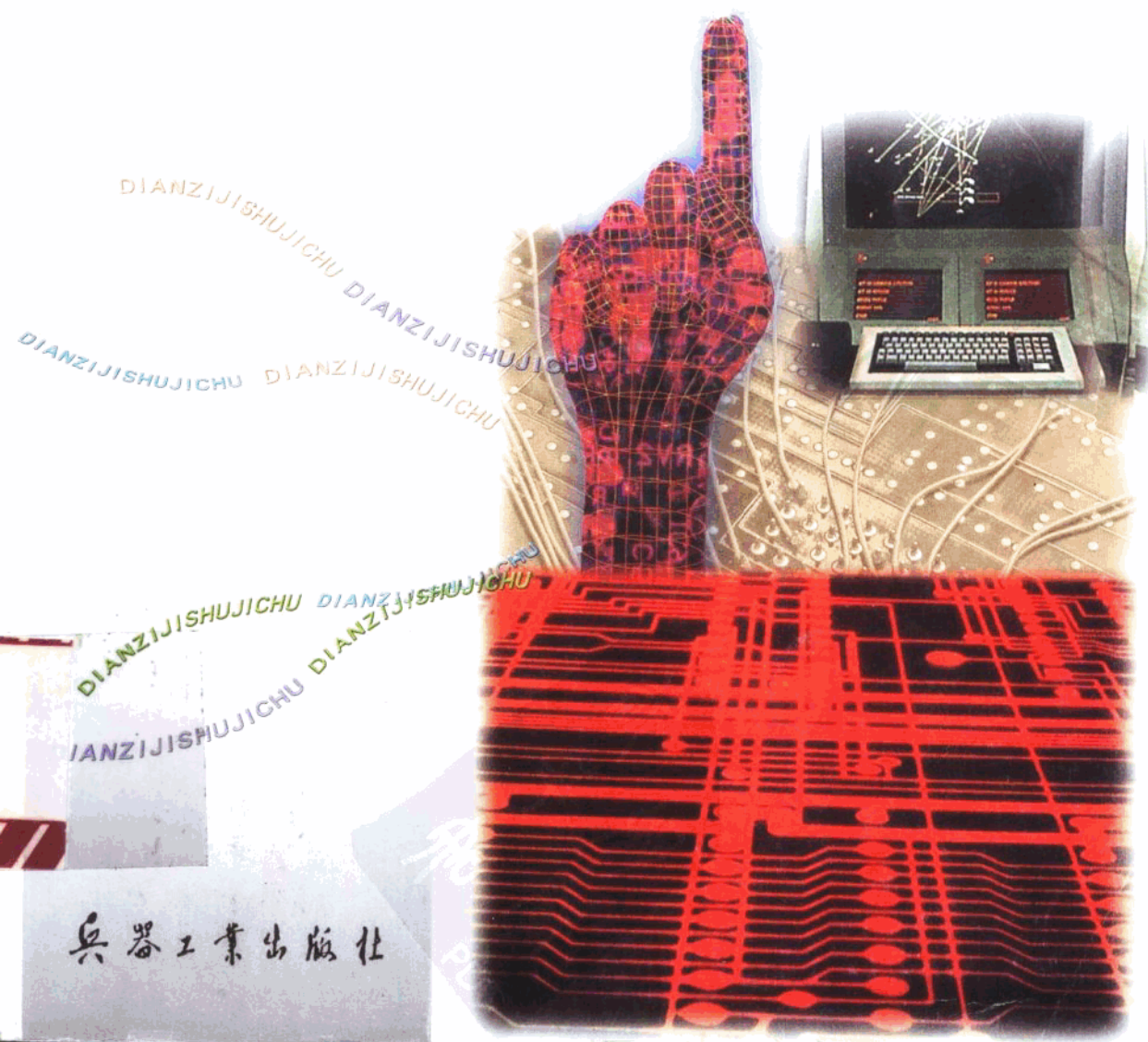
• 21世纪高等学校教材 •

电子技术基础

DIANZIJIISHUJICHU

• 夏路易 阎宏印 王永强 主编 •

上册



兵器工业出版社

出版说明

目前,高校正处于新一轮教学改革时期,许多院校进行了重组和专业调整,以适应新世纪对不同类型高技术人材的需求。这样,原来的教材体系结构很难适应新的要求,不能满足调整后专业的需要,必须进行相应的改革。为此,教育部启动了“面向 21 世纪高等工程教育教学内容和课程体系改革计划”,许多高等院校都进行了有益的探索研究和实践,并取得了一定的成果。

计算机、自动化、电子信息专业是当前发展最快的专业,课程内容更新快,变化大。为了满足各类高校以上专业教学改革和课程建设的需要,在有关部门和专家的大力支持下,我们组织有关高校的教师编写了计算机、自动化、电子信息类专业系列教材。

我们认为,新的教材必须是教学改革力度大,有创新精神,既要反应当前教学改革的需要,还应有一定的特色。在确保基本内容概念清晰、准确,深入浅出的前提下,还要反应出本门学科的最新发展。为此,我们组织有关高校的专家对这批教材进行了认真的审阅。

由于我们的水平有限,这批教材在编审和出版工作中还会存在一些缺点和不足,希望使用本教材的老师 and 同学以及广大读者提出宝贵意见,以便今后进一步提高教材的出版质量,使我们的工作能做的更好。

兵器工业出版社

前 言

本书是根据国家教育部工科课程教学指导委员会审定的教学大纲,结合我们多年的教学经验编写的专业技术基础课教材,可作为高等院校计算机、通信、自动控制、电力系统及相关专业“数字电子技术”和“模拟电子技术”的教材,也可作为其他专业和有关工程技术人员的参考书。

电子技术是当前发展最快的学科之一。电子器件已从原来的中、小规模集成电路发展到大规模、超大规模集成电路,从而对教学内容、教学方法和教材都提出了新的要求。为此,本书在编写时,在确保基本内容概念清晰、准确,深入浅出的前提下,力求反应出电子技术的最新发展,以适应新世纪对高技术人材的要求。

本书分为上下册,上册为数字电子技术,下册为模拟电子技术。上册分为9章,第1、2、3章分别介绍数制、编码、逻辑代数基础和集成门电路;第4、5、6章分别介绍组合逻辑电路、触发器电路和时序电路;第7、8、9章分别介绍半导体存储器、脉冲波形的产生与整形、数模与模数转换。下册分为12章,第10、11章分别介绍半导体器件基础知识和基本放大电路;第12、13、14、15章分别介绍差动电路、功放电路、集成运算电路和反馈放大电路;第16、17、18章分别介绍放大电路的频率特性、信号运算处理和发生电路;第19、20、21章分别介绍调制解调器、电流模拟技术和直流电源。本书各章均有一定数量的例题和习题,以提高读者分析问题、解决问题的能力。凡是书中有“*”的章节,可根据需要作为选修内容。

本书第1、2章由阎宏印编写,第3、16章由赵庆玲编写,第4、5、9章由秦建中编写,第6章由夏路易编写,第7、8章和数字电子技术附录由丁芳编写,第10、11章由李海芳编写,第12、13、14、18章由王淼编写,第15、17、19章由武娟萍编写,第20、21章由王永强编写。

本书由夏路易、阎宏印、王永强策划、统稿,由太原理工大学谢克明教授主审。在编写过程中,得到了太原理工大学王华奎、段富教授和许多老师的人力支持和帮助,在此表示衷心的感谢。

由于我们水平有限,书中难免存在错误和不妥之外,敬请各位老师、同学和读者提出批评和指正。

编 者

2001年5月

目 录

数字电子技术

第1章 数制和编码	1
1.1 进位计数制	1
1.1.1 基数和权	1
1.1.2 几种常用的进位计数制	1
1.2 不同进位计数制间的转换	3
1.2.1 非十进制数到十进制数的转换	3
1.2.2 十进制数到非十进制数的转换	4
1.2.3 非十进制数之间的转换	5
1.3 二进制数的特点和运算	7
1.3.1 二进制数的特点	7
1.3.2 二进制数的算术运算	8
1.4 带符号数的编码表示	10
1.4.1 原码	10
1.4.2 补码	11
1.4.3 反码	13
1.4.4 原码、补码、反码三者的比较	13
1.5 字符编码	14
1.5.1 ASCII 码	14
1.5.2 十进制数的编码表示	15
1.5.3 汉字字符编码	16
1.6 可靠性编码	18
1.6.1 循环码	18
1.6.2 校验码	18
1.7 定点数和浮点数表示	20
1.7.1 定点数表示	20
1.7.2 浮点数表示	22
本章小结	23
习 题	23
第2章 逻辑代数基础	25
2.1 逻辑代数的三种基本运算	25
2.1.1 逻辑与运算	25
2.1.2 逻辑或运算	26
2.1.3 逻辑非运算	27
2.2 逻辑代数的基本公式和规则	27

2.2.1 逻辑代数的基本公式.....	27
2.2.2 逻辑代数的三个重要运算规则.....	29
2.3 基本逻辑电路.....	30
2.3.1 与门、或门和非门电路.....	30
2.3.2 复合门电路.....	31
2.3.3 正逻辑和负逻辑.....	34
2.4 逻辑表达式的变换.....	34
2.4.1 逻辑运算符的完备性.....	34
2.4.2 逻辑表达式的变换.....	35
2.5 逻辑函数的两种标准表达式.....	36
2.5.1 最小项和最小项表达式.....	36
2.5.2 最大项和最大项表达式.....	38
2.6 逻辑函数的化简.....	40
2.6.1 逻辑代数化简法.....	41
2.6.2 卡诺图化简法.....	42
2.6.3 包含无关项的逻辑函数的化简.....	48
本章小结.....	49
习 题.....	49
第3章 集成逻辑门电路.....	51
3.1 最简单的与、或、非门电路.....	51
3.1.1 极管与门.....	51
3.1.2 极管或门.....	52
3.1.3 三极管非门.....	53
3.2 TTL 门电路.....	53
3.2.1 TTL 反相器.....	53
3.2.2 其它类型的 TTL 门电路.....	58
3.2.3 TTL 电路的改进系列.....	66
3.3 其它类型的双极型逻辑门电路.....	69
3.3.1 ECL 电路.....	69
3.3.2 I ² L 电路.....	71
3.4 MOS 逻辑门.....	72
3.4.1 NMOS 反相器及逻辑门.....	72
3.4.2 PMOS 反相器及逻辑门.....	76
3.4.3 CMOS 门电路.....	78
本章小结.....	82
习 题.....	83
第4章 组合电路.....	85
4.1 概述.....	85
4.2 组合电路的分析与设计.....	86
4.2.1 组合电路分析.....	86

4.2.2 组合电路设计.....	87
4.2.3 组合电路设计中的几个问题.....	89
4.3 常用的组合电路.....	90
4.3.1 译码器.....	90
4.3.2 编码器.....	100
4.3.3 数据选择器.....	105
4.3.4 数值比较器.....	111
4.3.5 加法器.....	113
4.4 组合电路的竞争与冒险.....	118
4.4.1 竞争—冒险现象.....	118
4.4.2 竞争—冒险现象的消除.....	118
本章小结.....	120
习 题.....	120
第5章 锁存器与触发器.....	123
5.1 概述.....	123
5.1.1 锁存器与触发器.....	123
5.1.2 锁存器与触发器的描述方法.....	124
5.2 锁存器.....	125
5.2.1 基本 RS 锁存器.....	125
5.2.2 门控锁存器.....	128
5.3 触发器.....	130
5.3.1 主从结构触发器.....	131
5.3.2 边沿触发器.....	135
5.3.3 T 触发器.....	137
*5.4 触发器的动态特性.....	138
5.4.1 RS 锁存器的时间特性.....	138
5.4.2 主从触发器的时间特性.....	139
5.4.3 维持阻塞触发器的时间特性.....	140
5.4.4 边沿触发器 7474 的时间特性.....	140
5.5 集成锁存器与触发器.....	141
5.5.1 四 RS 锁存器 74279.....	141
5.5.2 上升沿触发的双 D 触发器 7474.....	142
5.5.3 双 JK 触发器 7473.....	142
本章小结.....	143
习 题.....	144
第6章 时序电路.....	149
6.1 概述.....	149
6.1.1 时序电路的组成.....	149
6.1.2 一些基本概念.....	150
6.1.3 描述时序电路的逻辑工具.....	151

6.2 同步时序电路分析.....	154
6.2.1 同步时序电路分析步骤.....	154
6.2.2 同步时序电路分析举例.....	155
6.3 一些常用集成时序电路.....	160
6.3.1 寄存器与移位寄存器.....	160
6.3.2 计数器.....	168
6.3.3 使用集成计数器构成 N 进制计数器.....	180
6.3.4 移位寄存器型计数器.....	186
6.4 同步时序电路设计.....	190
6.4.1 设计方法.....	190
6.4.2 设计举例.....	192
*6.5 算法状态机.....	201
6.5.1 ASM 符号.....	201
6.5.2 用 ASM 符号描述时序电路.....	201
*6.6 异步时序电路的分析与设计.....	204
6.6.1 脉冲异步时序电路分析.....	205
6.6.2 脉冲异步时序电路设计.....	210
*6.7 状态化简.....	211
6.7.1 状态等价.....	211
6.7.2 状态化简.....	212
*6.8 状态编码.....	214
6.8.1 次优编码法.....	214
本章小结.....	215
习 题.....	215
第 7 章 半导体存储器.....	219
7.1 半导体存储器概述.....	219
7.1.1 存储器的技术指标.....	219
7.1.2 半导体存储器的分类.....	219
7.2 随机存储器.....	219
7.2.1 存储器的基本组成.....	220
7.2.2 存储元电路.....	221
7.2.3 静态存储器芯片的内部组成.....	223
7.2.4 存储器芯片的扩展.....	224
7.3 只读存储器.....	225
7.3.1 只读存储器的组成.....	226
7.3.2 掩模只读存储器 (MROM).....	226
7.3.3 一次可编程只读存储器 (PROM).....	228
7.3.4 可擦除可编程只读存储器 (EPROM).....	229
7.3.5 电可擦可编程只读存储器 (EEPROM).....	230
本章小结.....	231

习 题	231
第 8 章 脉冲波形的产生与整形	232
8.1 555 定时电路及其功能	232
8.1.1 电路的组成	232
8.1.2 功能	233
8.2 施密特触发器	233
8.2.1 由门电路构成的施密特触发器	234
8.2.2 用 555 定时电路构成的施密特触发器	237
8.2.3 施密特触发器的应用	238
8.3 单稳态触发器	239
8.3.1 由门电路构成的单稳态触发器	240
8.3.2 用 555 定时电路构成的单稳态触发器	242
8.3.3 集成单稳态触发器	245
8.3.4 单稳态触发器的应用	247
8.4 多谐振荡器	247
8.4.1 由门电路构成的多谐振荡器	248
8.4.2 石英晶体振荡器	250
8.4.3 用 555 定时电路构成的多谐振荡器	251
本章小结	253
习 题	254
第 9 章 数—模与模—数转换器	257
9.1 D/A 转换器	257
9.1.1 权电阻网络 D/A 转换器	258
9.1.2 R-2R 梯形电阻网络 D/A 转换器	261
9.1.3 R-2R 倒梯形电阻网络 D/A 转换器	263
9.1.4 D/A 转换器的主要技术指标	265
9.1.5 集成 D/A 转换器(0832)应用举例	266
9.2 A/D 转换器	271
9.2.1 A/D 转换器转换的一般步骤	272
9.2.2 并行 A/D 转换器	274
9.2.3 逐次逼近型 A/D 转换器	276
9.2.4 双积分型 A/D 转换器	277
9.2.5 A/D 转换器的主要技术指标	280
9.2.6 集成 A/D 转换器(0804)应用举例	280
本章小结	283
习 题	283
附录 F1 二进制逻辑单元的图形符号	285
参考文献 1	304

数字电子技术

第1章 数制和编码

数制和编码是学习计算机、通信、自动化技术必须掌握的重要基础知识。本章将详细介绍进位计数制的基本概念和不同数制之间的转换方法，还将介绍数和字符在数字系统中的编码方法和表示方法。

1.1 进位计数制

计数制是指用一组固定的符号和统一的规则来表示数值的方法。如果按照进位的方法进行计数，则称为进位计数制。

1.1.1 基数和权

在进位计数制中，数的表示涉及到两个基本问题：权和基数。权是一个与相应数位有关的常数，它与该数位的数码相乘后，可得到该数位的数码代表的数值。一个数码处于不同的数位时，代表的数值不相同，因为它拥有的权不同。基数是一个正整数，它等于相邻数位上权的比。对任何一种进制的数，基数和能选用的数码的个数相等，能选用的最大数码要比基数小1，每个数位能表示的最大数值是最大数码乘以该位具有的权，当超过这个数值时要向高位进位。

1.1.2 几种常用的进位计数制

在日常生活中，人们使用的是十进制计数制，而计算机中使用的是二进制计数制。为了阅读和书写方便，计算机技术中还使用八进制和十六进制计数制。

1. 十进制数

采用十进制计数制的数称为十进制数，计数时“逢十进一”。十进制数的基数是10，每一个数位可选用的数码有10个，即：0、1、2、3、4、5、6、7、8、9。对十进制数来说，其整数部分每一位的权，从右到左依次为 10^0 ， 10^1 ， 10^2 ， 10^3 ， 10^4 ，…，即平常所说的个、十、百、千、万，…对小数部分每一位的权，从左到右依次为 10^{-1} ， 10^{-2} ， 10^{-3} ， 10^{-4} ，…，即平常所说的十分之一、百分之一、千分之一、万分之一，…可看出，相邻两数位权的比是10。

对任意一个十进制数，都可以用一个多项式形式表示，其中每一项表示相应数位代表的数值。例如，十进制数3784.25可表示成：

$$(3784.25)_{10} = 3 \times 10^3 + 7 \times 10^2 + 8 \times 10^1 + 4 \times 10^0 + 2 \times 10^{-1} + 5 \times 10^{-2}$$

2. 二进制数

采用二进位计数制的数称为二进制数，计数时“逢二进一”。二进制数的基数是2，每一个数位能选用的数码只有2个，即0和1。对二进制数来说，整数部分每一位的权，从右到左依次为 $2^0, 2^1, 2^2, 2^3, 2^4, \dots$ ；对小数部分每一位的权，从左到右依次为 $2^{-1}, 2^{-2}, 2^{-3}, 2^{-4}, \dots$ 。可看出，二进制数相邻两数位权的比是2。

对任意一个二进制数，也可以用一个多项式形式表示，其中每一项表示相应数位代表的数值。例如，二进制数1101.11可表示成：

$$(1101.11)_2 = 1 \times 2^3 + 1 \times 2^2 + 0 \times 2^1 + 1 \times 2^0 + 1 \times 2^{-1} + 1 \times 2^{-2}$$

3. 八进制数

采用八进位计数制的数称为八进制数，计数时“逢八进一”。八进制数的基数是8，每一个数位可选用的数码有8个，即：0、1、2、3、4、5、6、7。对八进制数来说，其整数部分每一位的权，从右到左依次为 $8^0, 8^1, 8^2, 8^3, 8^4, \dots$ ；对小数部分每一位的权，从左到右依次为 $8^{-1}, 8^{-2}, 8^{-3}, 8^{-4}, \dots$ 。可看出，相邻两数位权的比是8。

对任意一个八进制数，也可以用一个多项式形式表示，其中每一项表示相应数位代表的数值。例如，八进制数1744.25可表示成：

$$(1744.25)_8 = 1 \times 8^3 + 7 \times 8^2 + 4 \times 8^1 + 4 \times 8^0 + 2 \times 8^{-1} + 5 \times 8^{-2}$$

4. 十六进制数

采用十六进位计数制的数称为十六进制数，计数时“逢十六进一”。十六进制数的基数是16，每一个数位可选用的数码有16个，前10个数码和十进制一样，后6个采用英文字符表示，这16个数码是：0、1、2、3、4、5、6、7、8、9、A、B、C、D、E、F。对十六进制数来说，其整数部分每一位的权，从右到左依次为 $16^0, 16^1, 16^2, 16^3, 16^4, \dots$ ；对小数部分每一位的权，从左到右依次为 $16^{-1}, 16^{-2}, 16^{-3}, 16^{-4}, \dots$ 。可看出，相邻两数位权的比是16。

对任意一个十六进制数，也可以用一个多项式形式表示，其中每一项表示相应数位代表的数值。例如，十六进制数1A4.2C可表示成：

$$(1A4.2C)_{16} = 1 \times 16^2 + 10 \times 16^1 + 4 \times 16^0 + 2 \times 16^{-1} + 12 \times 16^{-2}$$

对以上几种进位计数制进行归纳，可对 R （ R 为正整数）进位计数制的特点总结如下：

(1) R 进位计数制的基数是 R ，各数位能选用的数码的个数为基数 R ，最大的数码应比基数小1。

(2) 每一数位都有一个权，权是基数 R 的整次幂，幂的大小取决于该数码所在的位置，而相邻两数位权的比正好为基数 R 。

(3) 每一个数位的数码代表的数值，等于该数码乘以该数位的权。

(4) 计数规则是“逢 R 进一”。

因此，对任意一个 R 进制数 N 都可表示成下面的形式：

$$(N)_R = A_n \times R^n + A_{n-1} \times R^{n-1} + \dots + A_0 \times R^0 + A_{-1} \times R^{-1} + \dots + A_{-m} \times R^{-m}$$

其中， A_i 的取值只能是在允许的范围内，第 i 位的权是 R^i 。等式左边括号下角的数表示进制。

1.2 不同进位计数制间的转换

计算机中存储数据和对数据进行运算采用的是二进制数,当把数据输入到计算机中,或者从计算机中输出数据时,要进行不同计数制之间的转换。数制转换的实质是基数之间的转换,转换的原则是:如果两个有理数相等,则两个数的整数部分和小数部分肯定分别相等。

1.2.1 非十进制数到十进制数的转换

非十进制数转换成十进制数一般采用的方法是按权相加。这种方法是按照十进制数的运算规则,将非十进制数各位的数码乘以对应的权再累加起来。一个 R 进制数转换成十进制数的过程可用下式表示:

$$(A_n \cdots A_0 A_{-1} \cdots A_{-m})_R = (A_n \times R^n + \cdots + A_0 \times R^0 + A_{-1} \times R^{-1} + \cdots + A_{-m} \times R^{-m})_{10}$$

例 1-1 将 $(11011.101)_2$ 转换成十进制数。

$$\begin{aligned}\text{解: } (11011.101)_2 &= (2^4 + 2^3 + 2^1 + 2^0 + 2^{-1} + 2^{-3})_{10} \\ &= (16 + 8 + 2 + 1 + 0.5 + 0.125)_{10} \\ &= (27.625)_{10}\end{aligned}$$

例 1-2 将 $(10101.01)_2$ 转换成十进制数。

$$\begin{aligned}\text{解: } (10101.01)_2 &= (2^4 + 2^2 + 2^0 + 2^{-2})_{10} \\ &= (16 + 4 + 1 + 0.25)_{10} \\ &= (21.25)_{10}\end{aligned}$$

在将二进制数转换成十进制数时,若 $A_i = 1$,则该位代表的十进制数值是 2^i 。若 $A_i = 0$,则该位代表的十进制数值为 0,计算时,这一项可以省略,不必参加累加。

在二进制数到十进制数的转换过程中,要频繁的计算 2 的整次幂。下面列出了常用的 2 的整次幂和十进制数的对应关系,记住这些值,对今后的学习是十分有益的。

$2^0 = 1$	$2^1 = 2$	$2^2 = 4$	$2^3 = 8$
$2^4 = 16$	$2^5 = 32$	$2^6 = 64$	$2^7 = 128$
$2^8 = 256$	$2^9 = 512$	$2^{10} = 1024$	$2^{11} = 2048$
$2^{-1} = 0.5$	$2^{-2} = 0.25$	$2^{-3} = 0.125$	$2^{-4} = 0.0625$

例 1-3 将 $(137.2)_8$ 转换成十进制数。

$$\begin{aligned}\text{解: } (137.2)_8 &= (1 \times 8^2 + 3 \times 8^1 + 7 \times 8^0 + 2 \times 8^{-1})_{10} \\ &= (64 + 24 + 7 + 0.25)_{10} \\ &= (95.25)_{10}\end{aligned}$$

例 1-4 将 $(A7.8)_{16}$ 转换成十进制数。

$$\begin{aligned}\text{解: } (A7.8)_{16} &= (10 \times 16^1 + 7 \times 16^0 + 8 \times 16^{-1})_{10} \\ &= (160 + 7 + 0.5)_{10} \\ &= (167.5)_{10}\end{aligned}$$

1.2.2 十进制数到非十进制数的转换

将十进制数转换成非十进制数时, 整数部分和小数部分要分别进行转换, 整数部分的转换一般采用除基取余法, 小数部分的转换一般采用乘基取整法。

1. 十进制整数转换成非十进制整数

设十进制整数 N 转换成 R 进制整数的表示形式为 $(A_n A_{n-1} \cdots A_1 A_0)_R$, 由于每个 R 进制整数都可写成按权展开的多项式, 所以有下式成立:

$$(N)_{10} = (A_n \times R^n + A_{n-1} \times R^{n-1} + \cdots + A_1 \times R^1 + A_0 \times R^0)_R$$

那么, 转换的关键是寻找多项式每一项的系数 $A_n, A_{n-1}, \cdots, A_1, A_0$, 如果对上式两边同除以基数 R 可得:

$$(N/R)_{10} = (A_n \times R^{n-1} + A_{n-1} \times R^{n-2} + \cdots + A_1 \times R^0)_R + A_0/R$$

在这个等式的右边, 括号中为商的整数部分, A_0/R 为小数部分。由于等式两边整数和小数应分别对应相等, 所以 N/R 的余数就是 A_0 。同理, 再用 N/R 的整数部分除以 R , 余数就是 A_1 。依次类推, 直到整数商为 0, 求出 A_n 为止。

例 1-5 将 $(288)_{10}$ 转换成二进制数。

$$\begin{aligned} \text{解: } 288/2 &= 144 \quad \text{余数为 } 0, \quad A_0 = 0 \\ 144/2 &= 72 \quad \text{余数为 } 0, \quad A_1 = 0 \\ 72/2 &= 36 \quad \text{余数为 } 0, \quad A_2 = 0 \\ 36/2 &= 18 \quad \text{余数为 } 0, \quad A_3 = 0 \\ 18/2 &= 9 \quad \text{余数为 } 0, \quad A_4 = 0 \\ 9/2 &= 4 \quad \text{余数为 } 1, \quad A_5 = 1 \\ 4/2 &= 2 \quad \text{余数为 } 0, \quad A_6 = 0 \\ 2/2 &= 1 \quad \text{余数为 } 0, \quad A_7 = 0 \\ 1/2 &= 0 \quad \text{余数为 } 1, \quad A_8 = 1 \end{aligned}$$

所以, $(288)_{10} = (100100000)_2$

例 1-6 将 $(62)_{10}$ 转换成八进制数。

$$\begin{aligned} \text{解: } 62/8 &= 7 \quad \text{余数为 } 6, \quad A_0 = 6 \\ 7/8 &= 0 \quad \text{余数为 } 7, \quad A_1 = 7 \end{aligned}$$

所以, $(62)_{10} = (76)_8$

例 1-7 将 $(108)_{10}$ 转换成十六进制数。

$$\begin{aligned} \text{解: } 108/16 &= 6 \quad \text{余数为 } 12, \quad A_0 = C \\ 6/16 &= 0 \quad \text{余数为 } 6, \quad A_1 = 6 \end{aligned}$$

所以, $(108)_{10} = (6C)_{16}$

2. 十进制小数转换成非十进制小数

设十进制小数 N 转换成 R 进制小数的表示形式为 $(0.A_{-1}A_{-2}\cdots A_{-(n-1)}A_{-n})_R$, 也可写成按权展开的多项式, 因此有下式成立:

$$(N)_{10} = (A_{-1} \times R^{-1} + A_{-2} \times R^{-2} + \cdots + A_{-(n-1)} \times R^{-(n-1)} + A_{-n} \times R^{-n})_R$$

转换的关键同样是确定多项式中每一项的系数 $A_{-1}, A_{-2}, \cdots, A_{-(n-1)}, A_{-n}$, 如果将上式的两边同乘以 R , 可得:

$$(R \times N)_{10} = (A_{-1} + (A_{-2} \times R^{-1} + \cdots + A_{-(n-1)} \times R^{-(n-2)} + A_{-n} R^{-(n-1)})_R$$

根据等式两边整数部分和小数部分应相等原则， $R \times N$ 的整数部分就是 A_{-1} 。同理，再对等式两边的小数部分乘以 R ，可求得 A_{-2} 。依次类推，直到求得 A_{-n} 为止。

例 1-8 将 $(0.625)_{10}$ 转换成二进制数。

$$\begin{aligned} \text{解: } 0.625 \times 2 &= 1 + 0.25 & A_{-1} &= 1 \\ 0.25 \times 2 &= 0 + 0.5 & A_{-2} &= 0 \\ 0.5 \times 2 &= 1 + 0 & A_{-3} &= 1 \end{aligned}$$

所以， $(0.625)_{10} = (0.101)_2$

例 1-9 将 $(0.8125)_{10}$ 转换成二进制数。

$$\begin{aligned} \text{解: } 0.8125 \times 2 &= 1 + 0.625 & A_{-1} &= 1 \\ 0.625 \times 2 &= 1 + 0.25 & A_{-2} &= 1 \\ 0.25 \times 2 &= 0 + 0.5 & A_{-3} &= 0 \\ 0.5 \times 2 &= 1 + 0 & A_{-4} &= 1 \end{aligned}$$

所以， $(0.8125)_{10} = (0.1101)_2$

例 1-10 将 $(0.8125)_{10}$ 转换成八进制数。

$$\begin{aligned} \text{解: } 0.8125 \times 8 &= 6 + 0.5 & A_{-1} &= 6 \\ 0.5 \times 8 &= 4 + 0 & A_{-2} &= 4 \end{aligned}$$

所以， $(0.8125)_{10} = (0.64)_8$

例 1-11 将 $(0.8125)_{10}$ 转换成十六进制数。

$$\text{解: } 0.8125 \times 16 = 13 + 0 \quad A_{-1} = D$$

所以， $(0.8125)_{10} = (0.D)_{16}$

由于不是所有的十进制小数都能用有限位 R 进制小数来表示，因此，在转换过程中可根据精度要求取一定的位数即可。若要求误差小于 R^{-n} ，则转换取小数点后 n 位就能满足要求。

例 1-12 将 $(0.7)_{10}$ 转换成二进制数，要求误差小于 2^{-6} 。

$$\begin{aligned} \text{解: } 0.7 \times 2 &= 1 + 0.4 & A_{-1} &= 1 \\ 0.4 \times 2 &= 0 + 0.8 & A_{-2} &= 0 \\ 0.8 \times 2 &= 1 + 0.6 & A_{-3} &= 1 \\ 0.6 \times 2 &= 1 + 0.2 & A_{-4} &= 1 \\ 0.2 \times 2 &= 0 + 0.4 & A_{-5} &= 0 \\ 0.4 \times 2 &= 0 + 0.8 & A_{-6} &= 0 \end{aligned}$$

所以， $(0.7)_{10} = (0.101100)_2$

由于最后剩下未转换的部分，即误差在转换过程中扩大了 2^6 ，所以真正的误差应该是： 0.8×2^{-6} ，满足精度要求。

1.2.3 非十进制数之间的转换

非十进制数之间的转换主要是指二进制数、八进制数、十六进制数之间的转换。从理论上讲，任意两种数制的数都可以直接转换，但所用的一些计算规则却是一般人不熟悉的。如在八进制运算中， $(3 \times 7)_8 = (25)_8$ ，而在十六进制运算中， $(3 \times 7)_{16} = (15)_{16}$ 。由于二进制数和八进制数、十六进制数的基数之间有整次幂的关系，所以二进制数和八进制数、十六进制数之间的转换可以采用一种十分简单的方法。

1. 二进制数和八进制数之间的转换

二进制数的基数是 2，八进制数的基数是 8，正好有 $2^3=8$ 。因此，任意一位八进制数可以转换成三位二进制数。当要把一个八进制数转换成二进制数时，可以直接将每位八进制数码转换成三位二进制数码。而二进制数到八进制数的转换可按相反的过程进行，转换时，从小数点开始向两边分别将整数和小数每三位划分成一组，整数部分的最高一组不够三位时，在高位补 0，小数部分的最后一组不足三位时，在末位补 0，然后将每组的三位二进制数转换成一位八进制数即可。

例 1-13 将 $(354.72)_8$ 转换成二进制数。

解：

3	5	4	.	7	2
↓	↓	↓		↓	↓
011	101	100	.	111	010

所以， $(354.72)_8=(011101100.111010)_2$

例 1-14 将 $(1010110.0101)_2$ 转换成八进制数。

解：

001	010	110	.	010	100
↓	↓	↓		↓	↓
1	2	6	.	2	4

所以， $(1010110.0101)_2=(126.24)_8$

2. 二进制数和十六进制数之间的转换

二进制数的基数是 2，十六进制数的基数是 16，正好有 $2^4=16$ 。因此，任意一位十六进制数可以转换成四位二进制数。当要把一个十六进制数转换成二进制数时，可以直接将每位十六进制数码转换成四位二进制数码。对二进制数到十六进制数的转换可按相反的过程进行，转换时，从小数点开始向两边分别将整数和小数每四位划分成一组，整数部分的最高一组不够四位时，在高位补 0，小数部分的最后一组不足四位时，在末位补 0，然后将每组的四位二进制数转换成一位十六进制数即可。

例 1-15 将 $(8E.3A)_{16}$ 转换成二进制数。

解：

8	E	.	3	A
↓	↓		↓	↓
1000	1110	.	0011	1010

所以， $(8E.3A)_{16}=(10001110.00111010)_2$

例 1-16 将 $(1011111.101101)_2$ 转换成十六进制数。

解：

0101	1111	.	1011	0100
↓	↓		↓	↓
5	F	.	B	4

所以， $(1011111.101101)_2=(5F.B4)_{16}$

3. 八进制数和十六进制数之间的转换

八进制数和十六进制数之间的转换，直接进行比较困难，可用二进制数作为转换中介，即先转换成二进制数，再进行转换就比较容易了。

例 1-17 将 $(345.27)_8$ 转换成十六进制数。

解：

3

4

5

.

2

7

↓

↓

↓

↓

011

100

101

.

010

111

1110

0101

.

0101

1100

↓

↓

↓

↓

E

5

.

5

C

先转换成二进制数
重新分组

转换成十六进制数

所以， $(345.27)_8=(E5.5C)_{16}$

例 1-18 将 $(2B.A6)_{16}$ 转换成八进制数。

解：

2

B

.

A

6

↓

↓

↓

↓

0010

1011

.

1010

0110

101

011

.

101

001

100

↓

↓

.

↓

↓

↓

5

3

.

5

1

4

先转换成二进制数
重新分组

转换成八进制数

所以， $(2B.A6)_{16}=(53.514)_8$

为了方便初学者，表 1-1 列出了二进制和八进制、十进制、十六进制数之间的换算关系。

表 1-1 二进制和八进制、十进制、十六进制数之间的换算

二进制数	八进制数	十进制数	十六进制数
0000	0	0	0
0001	1	1	1
0010	2	2	2
0011	3	3	3
0100	4	4	4
0101	5	5	5
0110	6	6	6
0111	7	7	7
1000	10	8	8
1001	11	9	9
1010	12	10	A
1011	13	11	B
1100	14	12	C
1101	15	13	D
1110	16	14	E
1111	17	15	F
10000	20	16	10

1.3 二进制数的特点和运算

1.3.1 二进制数的特点

计算机处理的数字、文字、图形、图像和声音信息都是采用二进制数编码的，那么为什么在计算机中要使用二进制数呢？这是由于二进制数具有的下列一些特点所决定的。

1. 在计算机中容易实现

在二进制数中，只需要 0 和 1 两个数码就可以表示任意数。这样，每一位二进制数可以用具有两种不同状态的电路或元件表示。如电平的高低、晶体管的导通与截止、磁性元件的

7

正负磁化状态，可分别用来表示 0 和 1。由于制造具有两种状态的元件比制造具有多种状态的元件要容易的多，而且两种状态间的转换也比多种状态间的转换要容易控制和实现，这是计算机采用二进制数的一个主要原因。

2. 运算规则简单

由于数的运算规则随基数的增大而变得复杂，对 R 进制的数，在作加法运算时需要记住 $R(R+1)/2$ 条规则，作乘法运算需要记住同样的规则。如十进制数的乘法口诀有 55 条，而二进制数由于在所有的进位记数制中基数最小，因而规则也最少，乘法规则仅有 3 条。运算规则少，将有利于计算机运算功能部件的制造和运算速度的提高。

3. 工作可靠

表示二进制数的元件具有的两种状态，一般都是质的不同，十分稳定。如电平的正和负、晶体管的导通和截止、磁场的正和负。利用质的不同区别信息，要比利用量的不同区别信息更加可靠。它可以减少电源变化、元器件特性改变等因素产生的干扰，而且采用二进制还可以为计算机的自动纠错提供方便。当发现某一位有错时，将该位的状态变反即可实现纠正，这对其他进制的数来说是很难办到的。

4. 适合逻辑运算

在计算机的非数值计算应用中，存在着大量的逻辑运算。二进制数的 1 和 0 正好与逻辑代数中的“真”与“假”、“是”与“非”这两种逻辑值相对应，为计算机在非数值计算领域的应用提供了强有力的支持

1.3.2 二进制数的算术运算

在各种进位计数制中，二进制的运算规则是最简单的。下面讨论二进制数的四则运算。

1. 加法运算

二进制的加法运算规则为：

$$0+0=0 \quad 0+1=1 \quad 1+0=1 \quad 1+1=10$$

例 1-19 已知 $A=10010110$ ， $B=01001110$ ，求 $A+B$ 。

解：

$$\begin{array}{r} 10010110 \\ + 01001110 \\ \hline 11100100 \end{array}$$

所以， $A+B=11100100$

例 1-20 已知 $A=11011101$ ， $B=10110011$ ，求 $A+B$ 。

解：

$$\begin{array}{r} 11011101 \\ + 10110011 \\ \hline 110010000 \end{array}$$

所以， $A+B=110010000$

可见，二进制的加法运算非常简单。根据运算规则可以求出每一位的和，当和大于等于 2 时要向高位进 1。如本位相加的两个数都是 1，而低位又有一个进位，则该位相当于 3 个 1 相加，本位的和是 1，同时向高位进 1。

2. 减法运算

二进制减法运算的规则为：

$$0-0=0 \quad 1-0=1 \quad 1-1=0 \quad 0-1=1 \quad (\text{有借位})$$

例 1-21 已知 $A=11101010$, $B=10101011$, 求 $A-B$ 。

$$\begin{array}{r} \text{解:} \quad 11101010 \\ - 10101011 \\ \hline 00111111 \end{array}$$

所以, $A-B=00111111$

例 1-22 已知 $A=101011$, $B=110011$, 求 $A-B$ 。

解: 因为 $A < B$, 所以应该用 B 去减 A , 且差为负。

$$\begin{array}{r} 110011 \\ - 101011 \\ \hline 001000 \end{array}$$

所以, $A-B=-001000$

在二进制减法运算中, 当某一位不够减时, 应向高位借 1, 而借来的 1 是当 2 用的, 类似于十进制减法的“借 1 当 10”。如被减数小于减数时, 差是负的, 则应该用减数去减被减数。在计算机中实现减法运算, 实际上是用补码加法完成的, 不必考虑操作数的大小。

3. 乘法运算

二进制乘法运算的规则为:

$$0 \times 0 = 0 \quad 1 \times 0 = 0 \quad 0 \times 1 = 0 \quad 1 \times 1 = 1$$

在二进制乘法中, 乘数的每一位只有 0 和 1 两种情况, 这使得乘法运算变得非常容易。当乘数的某位是 1 时, 对应的部分积是被乘数。当乘数的某位是 0 时, 对应的部分积是 0, 计算时可以省略。从低位到高位逐次求出乘数每一位对应的部分积, 累加即可求得两个二进制数的积。在求累加和时, 当某一位的和大于等于 2 时向高位进 1, 大于等于 4 时, 向高位进 2, 其余依次类推。

例 1-23 已知 $A=10101$, $B=10011$, 求 $A \times B$ 。

$$\begin{array}{r} \text{解:} \quad 10101 \\ \times 10011 \\ \hline 10101 \\ 10101 \\ 10101 \\ \hline 110001111 \end{array}$$

所以, $A \times B=110001111$

在计算机中实现乘法一般采用移位相加的方法进行。

4. 除法运算

二进制的除法运算是乘法运算的逆运算, 和十进制除法运算过程是类似的, 但要简单的多, 每一位的商只有 1 和 0 两种选择。在除法运算中, 当除数是 n 位时, 首先将除数和被除数的高 n 位比较, 当除数小于等于被除数的最高 n 位时, 商为 1, 然后从被除数中减去除数得部分余数; 否则, 商为 0, 被除数成为部分余数。重复上述过程, 将除数和部分余数比较, 直到被除数的所有位都处理完为止。

例 1-24 已知 $A=110111$, $B=101$, 求 $A \div B$ 。