

高校计算机教学系列教材

# 电路仿真与PCB设计

—— PSpice 8.0, Multisim 2001 及 Protel 99 SE 的应用

骆新全 黄玲玲 编著



北京航空航天大学出版社

高校计算机教学系列教材

# 电路仿真与 PCB 设计

——PSpice 8.0, Multisim 2001 及 Protel 99 SE 的应用

骆新全 黄玲玲 编著

北京航空航天大学出版社

## 内容简介

为配合电工、电子教学与体系的改革,作者在多年的教学基础上,参阅了较多相关书籍和资料,编写了这本教材。全书分三篇,内容包括:PSpice 8.0、Multisim 2001 及 Protel 99 SE 三种软件的说明及应用。本书前后风格统一,内容简洁,并配有大量的操作实例,适于少课时教学以及学生自学,可独立作为高等院校电子类本、专科学生 EDA 技术课的教材,也可作为电路分析基础、信号与系统、模拟电子线路、数字电路等理论课程或相关实验的辅助教材,也可供电子工程类专业的工程技术人员参考使用。

### 图书在版编目(CIP)数据

电路仿真与 PCB 设计/骆新全等编著. —北京:北京航空航天大学出版社,2004.8

ISBN 7-81077-494-8

I. 电… II. 骆… III. 电子电路—计算机仿真—应用软件, PSpice 8.0, Multisim 2001 及 Protel 99 SE  
IV. TN702

中国版本图书馆 CIP 数据核字(2004)第 044733 号

## 电路仿真与 PCB 设计

——PSpice 8.0, Multisim 2001 及 Protel 99 SE 的应用

骆新全 黄玲玲 编著

责任编辑 许传安

\*

北京航空航天大学出版社出版发行

北京市海淀区学院路 37 号(100083) 发行部电话:(010)82317024 传真:(010)82328026

<http://www.buaapress.com.cn> E-mail: [bhpress@263.net](mailto:bhpress@263.net)

涿州市新华印刷有限公司印装 各地书店经销

\*

开本:185mm×260mm 印张:21 字数:569 千字

2004 年 8 月第 1 版 2004 年 8 月第 1 次印刷 印数:5 000 册

ISBN 7-81077-494-8 定价:28.00 元



## 总 前 言

科教兴国,教育先行,在全国上下已形成共识。在教育改革过程中,出现了多渠道、多形式、多层次办学的局面。同时,政府逐年加大教育的投入力度。教育发展了,才能有效地提高全民族的文化、科学素质,使我们中华民族屹立于世界民族之林。

计算机科学与技术的发展日新月异,其应用领域迅速扩展,几乎无处不在。社会发展的需求,促使计算机教育生气蓬勃。从普通高校的系统性教学,到远距离的电视、网上教学;从全面讲述,到不同应用领域的、星罗棋布的培训班;从公办的到民办的;从纸介教材到电子教材等等,可以说计算机教学异彩纷呈。要进行教学,就必须有教材。

要对我们这么大的国家和教学形势,在保证国家教学基本要求的前提下,应当提倡教材多样化,才能满足各教学单位的需求,使他们形成各自的办学风格和特色。为此,我们组织北京工业大学、北京航空航天大学、北京理工大学、南开大学、天津工业大学等高校的有丰富教学经验的教师编写了计算机教学系列教材,将陆续与师生见面。

系列教材包括以下各项。

(一) 基础理论:离散数学。

(二) 技术基础:电路基础与模拟电子技术;数字逻辑基础;计算机组成与体系结构;计算机语言(拼盘,选择使用),包括 C++ 程序设计基础、Visual Basic 程序设计基础、Matlab 程序设计基础、Java 程序设计基础、Delphi 语言基础、汇编语言基础等;数据结构;计算机操作系统基础;计算方法基础;微机与接口技术;数据库技术基础等。

(三) 应用基础:计算机控制技术;网络技术;软件工程;多媒体技术等。

(四) 技术基础扩展:编译原理与编译构造;知识工程——网络计算机环境下的知识处理。

(五) 应用基础扩展:计算机辅助设计;单片机实用基础;图形、图像处理基础;传感器与测试技术;计算机外设与接口技术。

本系列教材主要是针对计算机教学编写的,供普通高校、社会民办大学、高等职业学校、业余大学等计算机本科或专科选用。其中一部分也适合非计算机专业本科教学使用。在这些教材的内容简介或前言中对使用范围均作了说明。

本系列教材在编写时,注重以下几点:(1) 面对计算机科学与技术动态发展的现实,在内容上应具有前瞻性;(2) 面对学以致用,既有系统的基础知识,又具有应用价值的实用性;(3) 具有科学性、严谨性。另外,力求使有限的版面具有最大的信息量,以使读者得到实惠。

能否实现这些愿望,只有靠师生在教学实践中评价。我们期望得到师生的批评和指正。

高校计算机教学系列教材编委会

BBN35/04



## 高校计算机教学系列教材编委会成员

**主 任** : 赵沁平

**副 主 任(常务)** : 陈炳和

**顾 问** : 袁中凡

**委 员** (以姓氏笔划为序):

**吕景瑜** (北工大教授)

**乔少杰** (社长, 研究员)

**袁中凡** (北航教授, 教育部工科计算机基础教学指导委员会副主任、中专计算机教学指导委员会顾问)

**苏开娜** (北工大教授)

**陈炳和** (北工大教授)

**张鸿宾** (北工大博导)

**郑玉明** (北工大副教授)

**金茂忠** (北航博导)

**赵沁平** (北航博导, 国务院学位办主任)



# 前 言

现代电子设计技术的核心就是 EDA(Electronic Design Automatic)技术。利用 EDA 技术,电子设计师可以方便地实现 IC 设计、电子电路设计和 PCB 设计等工作。

EDA 技术已有 30 年的发展历程。现在 EDA 技术应用广泛,包括在机械、电子、通信、航空航天、化工等各个领域,都有 EDA 的应用。无论是在产品设计、制造方面,还是在科研与教学方面,EDA 已成为必不可少的一部分。掌握 EDA 技术已成为通信电子类专业的学生学习及就业的基本素质。本书所介绍的内容也属于 EDA 范畴,因此有必要了解一些 EDA 方面的知识,对于学习这些软件及后续课程会有一定的帮助。

## 一、EDA 技术的概念

EDA 技术是在电子 CAD 技术基础上发展起来的通用软件系统,是指以计算机为工作平台,融合了应用电子技术、计算机技术、信息处理及智能化技术的最新成果,进行电子产品的自动设计。

EDA 设计可分为系统级、电路级和物理实现级。物理级设计主要指 IC 版图设计,一般由半导体厂家完成;系统级设计主要面对大型复杂的电子产品;而一般民用及教学所涉及基本是电路级设计。我们常用的 EDA 软件多属于电路级设计。

电路级设计工作,是在电子工程师接受系统设计任务后,首先确定设计方案,并选择合适的元器件,然后根据具体的元器件设计电路原理图,接着进行第一次仿真。其中包括数字电路的逻辑模拟、故障分析、模拟电路的交直流分析、瞬态分析等。这一次仿真主要是检验设计方案在功能方面的正确性。

仿真通过后,根据原理图产生的电气连接网络表进行 PCB 板的自动布局布线,有条件的还可以进行 PCB 后分析。其中包括热分析、噪声及窜扰分析、电磁兼容分析、可靠性分析等,并将分析后的结果参数反馈回电路图,进行第二次仿真,也称作后仿真。后仿真主要是检验 PCB 板在实际工作环境中的可行性。

## 二、EDA 技术的历史与发展

EDA 技术发展历程大致可分为三个阶段。20 世纪 70 年代为计算机辅助设计(CAD)阶段,人们开始用计算机取代手工操作进行 IC 版图编辑、PCB 布局布线。80 年代为计算机辅助工程(CAE)阶段。与 CAD 相比,CAE 除了有纯粹的图形绘制功能外,又增加了电路功能分析和结构设计,并且通过电气连接网络表将两者结合在一起,实现了工程设计。20 世纪 90 年代为电子系统设计自动化(EDA)阶段,同时又出现了计算机辅助工艺(CAPP)、计算机辅助制造(CAM)等。

## 三、EDA 的应用

现在 EDA 技术应用广泛,包括在机械、电子、通信、航空航天、化工、矿产、生物、医学、军



事等各个领域,都有 EDA 的应用。目前 EDA 技术已在各大公司、科研和教学部门广泛使用。

在产品设计与制造方面,EDA 技术可实现前期的计算机仿真、系统级模拟及测试环境的仿真、PCB 的制作、电路板的焊接、ASIC 的设计等。

在教学方面,我国高校是从九十年代中期开始 EDA 教育的,现在几乎所有理工科类高校都开设了 EDA 课程。这些课程主要是让学生了解 EDA 的基本概念和原理,使用 EDA 软件进行电子电路课程的实验及从事简单系统的设计。

#### 四、EDA 常用软件

EDA 工具层出不穷,目前进入我国并具有广泛影响的 EDA 软件有:EWB、PSpice、OrCAD、PCAD、Protel、Viewlogic、Mentor、Graphics、Synopsys、LSILogic、Cadence 等等。这些工具都有较强的功能,一般可用于几个方面,例如很多软件都可以进行电路设计与仿真,同时也可以进行 PCB 自动布局布线,可输出多种网表文件与第三方软件接口。下面按主要功能或主要应用场合进行划分。

##### 1. 电子电路设计与仿真工具

电子电路设计与仿真工具包括 PSpice、EWB、Matlab、SystemView、MMICAD 等。下面简单介绍前两种软件。

(1) PSpice:基于 Spice 的 PC 版软件。Spice(Simulation Program with Integrated Circuit Emphasis)是由美国加州大学推出的电路分析仿真软件,是 20 世纪 80 年代世界上应用最广的电路设计软件,1988 年被定为美国国家标准。1984 年,美国 MicroSim 公司推出了 PSpice。PSpice 是一种强大的模拟和数字电路混合信号仿真软件,包括对中规模集成电路(MSI)和大规模集成电路(LSI)提供多种分析功能,而且仿真精度高,在国内普遍使用。

(2) EWB(Electronic Workbench)软件:Interactive Image Technologies Ltd 在 20 世纪 90 年代初推出的电路仿真软件,主要用于模拟和数字电路的仿真。高版本已更名为 Multisim。相对于其它 EDA 软件,它提供了万用表、示波器、信号发生器等虚拟仪器。该软件的界面直观,易学易用。它的很多功能模仿了 Spice 的设计,分析功能也较强。

##### 2. PCB 设计软件

PCB(Printed—Circuit Board)设计软件种类很多,如 Protel、OrCAD、PowerPCB、Cadence PSD、MentorGraphics 的 Expedition PCB、Winboard/Windraft/Ivex—SPICE、PCB Studio 等等。目前在我国使用最普遍的应属 Protel。

Protel 是 PROTEL(现更名为 Altium)公司在 20 世纪 80 年代末推出的 CAD 工具。它较早在国内使用,普及率很高。早期的 Protel 主要作为印刷板自动布线工具使用,现在普遍使用的是 Protel 99 SE。它是个完整的全方位电路设计系统,包含了电原理图绘制、模拟电路与数字电路混合信号仿真、多层印刷电路板设计,可编程逻辑器件设计等功能,并具有 Client/Server 体系结构,同时还兼容一些其它设计软件的文件格式。Protel 软件功能强大、界面友好、使用方便。它最具代表性的是电路设计和 PCB 设计。

##### 3. IC 设计软件

IC 设计工具很多,其中按市场所占份额排行为 Cadence、Mentor Graphics 和 Synopsys。这三家都是 ASIC 设计领域相当有名的软件供应商。其它公司的软件相对来说使用者较少。



#### 4. 其它 EDA 软件

(1) VHDL 语言:超高速集成电路硬件描述语言(Vhsic Hardware Description Language, 简称 VHDL),是 IEEE 的一项标准设计语言。它源于美国国防部提出的超高速集成电路(Very High Speed Integrated Circuit,简称 VHSIC)计划,是 ASIC 设计和 PLD 设计的一种主要输入工具。

(2) Verilog HDL:Verilog 公司推出的硬件描述语言,在 ASIC 设计方面与 VHDL 语言平分秋色。

### 五、EDA 软件的使用

一般的 EDA 软件主要实现三项任务:电原理图(简称电路图)的创建、混合信号的仿真及 PCB(印刷电路板)制版等。

一般的流程是先创建电路图,然后进行电路图的仿真,最后将电路图转化(自动或手动)为 PCB 图。能执行 PCB 图的仿真的软件比较少。

本书将介绍几种主要的仿真及设计软件,即 PSpice、Multisim 及 Protel。

PSpice 软件以 PSpice 8.0 评估版为蓝本,整个软件由原理图编辑、电路仿真、激励源编辑、输出绘图等几个子程序组成,每个子程序各有独立的窗口。

Multisim 软件以 Multisim 2001 教育版为蓝本。该软件提供了万用表、示波器、信号发生器等虚拟仪器。它的分析功能是以 Spice 为核心的,其自带的分析方法还是很丰富的。





Protel 软件以 Protel 99 SE 为蓝本,是个完整的全方位电路设计系统,包含了电路图的绘制、混合信号仿真、多层印刷电路板设计、可编程逻辑器件设计、图表生成等功能。所有模块都集合在一个窗口里,并具有 Client/Server 体系结构,同时可与 OrCAD、PSpice、Excel 等软件相兼容。

本书简洁地介绍 Protel、Pspice 及 Multisim 等三种软件的使用,以及在电子电路仿真与设计方面的应用。三种软件的功能相近,但是各有所长,Pspice、Multisim 两种软件主要侧重电路的仿真,Protel 软件侧重电路图及 PCB 图的设计。

本书风格统一、条理清晰,有自己的特色。首先介绍软件的界面,然后按照使用的一般流程展开说明。语言通俗易懂,配有大量的图例。本书每部分都给出了精选实例,使用者可以较快地入门。例题的出发角度不同,可满足不同的需要。

因为软件本身的原因,其自带元件库中的元件符号基本都采用欧美标准。本书中的图例及曲线基本由软件生成。从教学及读者自学方面考虑,图例都使用软件自带的元件符号绘制,其中在某些符号可选时,尽量接近国家标准。在具体的标准使用方面,PSpice 篇内容主要采用美制标准,Multisim 篇内容主要采用欧洲标准,Protel 篇内容是国家标准和美国标准混合使用的。

欧美标准中的部分元件符号与我国的现行国家标准不一致,虽然软件都有创建新符号的功能,但毕竟使初学者产生困难。目前,本书介绍的三个软件都没有进行汉化,同时也没有符合国标、自己开发的中文软件,使我们不能按着国家标准进行教学,这是一大缺憾!另外,软件中还有一些标示也不符合国家标准,造成阅读的困难。为了便于读者理解,下面就对软件使用中出现的这些问题作一简单说明。在图例中,前面为书中符号,括号中为现行国家标准。

1. 电阻符号:  (  );
2. 电解电容符号:  (  );





3. 二极管符号: ( );      4. 接地符号: ( );
5. 电压源符号: ( );      6. 场效应管符号: ( );
7. 逻辑门符号: ( );      ( );      ( )。

8. 元件序号和参量的表示中,一般无法按照国标进行斜体、下标等的变化。例如  $R_C$ 、 $V_{CC}$ ,一般会表示为 RC、Rc、VCC、Vcc 等。

9. 电阻值的标示方法中,PSpice、Protel 软件中是没有单位的,例如  $10\ \Omega$ 、 $10\ k\Omega$ ,表示为 10、10 k,而 Multisim 中以 Ohm 替代  $\Omega$ ,例如 10 Ohm。

10. 电容、电感值的标示方法中,数量单位  $\mu(10^{-6})$  都是用字母 u 代替,例如  $10\ \mu\text{F}$ 。

11. 在 PSpice 中,规定双极性晶体管(BJT)、MOS 场效应管(MOSFET)、结型场效应管(JFET)分别用字母 Q、M、J 表示。因此,为了前后的统一,本书中这些元件的符号都采用以上标准。

本书可作为大专院校 EDA 技术课程的教材,或电路基础、模拟电路及数字电路等课程及实验的教学参考书。希望本书能对电子、通信类专业学生学好专业基础课,掌握现代电子电路设计流程有较大的帮助。

在相关院校也可独立开设“电路的仿真与 PCB 设计”课程,建议学时为 54 课时,包括理论课及上机实验,可放在大二下或大三上这两学期中。其中,PSpice 部分以先讲授后上机, Multisim、Protel 可以上机自学为主,辅以教师指导。

对书中一些术语和操作方式说明如下:单击——按一下鼠标左键;右击——按一下鼠标右键;双击——连续快按两下鼠标左键;拖动——按下鼠标左键同时移动鼠标,将屏幕界面中的对象移动到指定位置;对连续操作的菜单命令,英文版的表示方法为 Edit|Copy。

本书是在授课讲义的基础上整理改变而成的。其中,Pspice 8.0 篇由黄玲玲编写, Multisim2001 篇及 Protel 99 SE 篇由骆新全编写。黄玲玲负责全书的校订和成稿,骆新全负责全书内容的编排与原书稿修订。

本书的主审北京广播学院车晴教授提出了很多宝贵意见,在此表示衷心的感谢。

限于编者的水平,本书难免存在不妥之处,恳求广大读者批评和指正!

编者

2003 年 12 月



## 目 录

第一篇 PSpice 8.0 软件及应用——电路的仿真与设计	
第 1 章 PSpice 8.0 简介	2
1.1 概述	2
1.2 PSpice 软件的结构	2
1.3 PSpice 8.0 简介	3
1.4 PSpice 8.0 常用文件格式	4
习题	4
第 2 章 电路设计实验室的设计管理程序—Designlab Design Manager	5
2.1 概述	5
2.2 菜单和命令	5
2.3 工具按钮	7
2.4 DesignLab Design Manager 的应用	8
习题	8
第 3 章 电路图输入程序—Schematics	9
3.1 概述	9
3.2 菜单和命令	9
3.3 工具按钮及热键	13
3.4 绘制原理图	14
3.5 Schematics 中的分析功能	18
3.6 电路的仿真	25
3.7 Schematics 的高级应用	27
习题	33
第 4 章 模拟和数字电路运算程序—PSpice A/D	35
4.1 概述	35
4.2 菜单和命令	35
4.3 PSpice A/D 程序的应用	36
习题	36
第 5 章 输出绘图程序—Probe	37
5.1 概述	37
5.2 菜单和命令	37
5.3 工具按钮	39
5.4 Probe 程序的基本应用	40
5.5 Probe 程序的高级应用	42
习题	48
第 6 章 元件模型参数提取程序—Parts	49
6.1 概述	49
6.2 菜单和命令	49
6.3 工具按钮	50
6.4 Parts 程序的应用	51
习题	53
第 7 章 激励源编辑程序—Stimulus Editor	54
7.1 概述	54
7.2 菜单和命令	54
7.3 工具按钮	55
7.4 Stimulus Editor 的应用	55
习题	56
第 8 章 电路优化程序—Optimizer	57
8.1 概述	57
8.2 菜单和命令	58
8.3 Optimizer 的应用	58
习题	62
第 9 章 制作印刷电路板程序—PCBoards	63
9.1 概述	63
9.2 菜单和命令	63
9.3 工具按钮	66
9.4 PCBoards 的应用	67
习题	70
第 10 章 电路文件编辑程序—Text Editor	71
10.1 概述	71
10.2 菜单和命令	71
10.3 Text Editor 的应用	72
习题	76
第 11 章 PSpice 软件的应用	78
11.1 电路的仿真	78
11.2 构造层次性电路	90
习题	93
附录 电路输入文件的编写	95
附 1 电路描述的基本格式	95
附 2 电路输入文件中的语句	95
附 3 电路输入文件举例	118
附 4 PSpice 软件运行中的一些问题	120
第二篇 Multisim 2001 软件及应用——电路的仿真与设计	
第 12 章 Multisim 简介	122



12.1	概述	122	16.16	批处理分析	192
12.2	Multisim 2001 操作界面	123	16.17	RF 分析	193
12.3	菜单和命令	124	16.18	分析方法的应用	195
12.4	工具按钮	126	16.19	仿真结果显示窗口	203
12.5	元件工具栏	126	习题		208
12.6	仪器工具栏	127	<b>第 17 章 后续处理</b>		210
12.7	界面的设置	127	17.1	后续处理器	210
习题		129	17.2	转换与输出功能	212
<b>第 13 章 元件</b>		130	习题		212
13.1	数据库	130	<b>第 18 章 数字电路的仿真</b>		213
13.2	Multisim Master 中的元件	131	18.1	元件	213
13.3	元件的编辑	133	18.2	数字测量仪器	215
13.4	创建元件	136	18.3	数字电路的仿真	217
13.5	符号编辑器	138	习题		220
习题		141			
<b>第 14 章 电路图的绘制</b>		142			
14.1	元件的操作	142	<b>第三篇 Protel 99 SE 软件及应用——电路</b>		
14.2	元件属性的编辑	144	<b>的设计与制版</b>		
14.3	绘图基本操作	149	<b>第 19 章 Protel 99 SE 简介</b>		224
14.4	创建子电路	151	19.1	概述	224
14.5	标识的编辑	152	19.2	设计环境	224
14.6	绘制电路图举例	153	19.3	Protel 99 SE 常用文件格式	227
习题		154	习题		228
<b>第 15 章 虚拟仪器</b>		155	<b>第 20 章 电路图编辑器</b>		229
15.1	概述	155	20.1	概述	229
15.2	数字万用表	156	20.2	菜单和命令	229
15.3	函数信号发生器	157	20.3	工具按钮及热键	232
15.4	功率表	157	20.4	电路图管理器	233
15.5	示波器	158	20.5	电路图设计环境的设置	237
15.6	波特图仪	159	20.6	窗口的操作	238
15.7	字信号发生器	160	习题		239
15.8	逻辑分析仪	162	<b>第 21 章 绘制电路图</b>		240
15.9	逻辑转换器	164	21.1	电路图设计对象	240
15.10	失真分析仪	165	21.2	放置对象	241
15.11	频谱分析仪	166	21.3	对象属性的编辑	246
15.12	网络分析仪	167	21.4	电路图的编辑	249
15.13	波形的放大显示	170	21.5	绘制层次性电路	252
15.14	虚拟仪器的应用	170	21.6	后续操作	254
习题		174	21.7	生成报表	255
<b>第 16 章 基本分析功能</b>		176	21.8	电路图绘制实例	256
16.1	概述	176	习题		258
16.2	直流工作点分析	176	<b>第 22 章 创建元件</b>		260
16.3	交流分析	179	22.1	元件库编辑器	260
16.4	瞬态分析	179	22.2	工具箱	262
16.5	傅里叶分析	180	22.3	创建新元件	262
16.6	噪声分析	182	习题		264
16.7	失真分析	183	<b>第 23 章 印刷电路板图编辑器</b>		265
16.8	直流扫描分析	184	23.1	概述	265
16.9	灵敏度分析	185	23.2	菜单和命令	265
16.10	参数扫描分析	185	23.3	PCB 图设计管理器	269
16.11	温度扫描分析	187	23.4	PCB 图设计环境的设置	271
16.12	极点-零点分析	188	习题		274
16.13	转移函数分析	188			
16.14	最坏情况分析	189			
16.15	蒙特卡罗分析	191			



<b>第 24 章 自动布线绘制 PCB 图</b> .....	275
24.1 印刷电路板的构成 .....	275
24.2 定义电路板 .....	279
24.3 调入网单 .....	283
24.4 设计规则的设置 .....	286
24.5 自动布置 .....	291
24.6 自动布线 .....	292
24.7 手工修改走线和网络 .....	294
24.8 自动布线绘制 PCB 图实例 .....	295
习 题 .....	297
<b>第 25 章 手工绘制 PCB 图</b> .....	298
25.1 直接定义电路板 .....	298
25.2 放置对象 .....	299
25.3 对象属性的编辑 .....	303
25.4 PCB 图的编辑 .....	307
25.5 手工绘制 PCB 图实例 .....	310
习 题 .....	311
<b>第 26 章 PCB 设计的后续处理</b> .....	312
26.1 高级布线技巧 .....	312
26.2 设计规则检查 .....	314
26.3 生成报表 .....	315
26.4 PCB 图的打印 .....	316
习 题 .....	319
<b>第 27 章 元件封装编辑</b> .....	320
27.1 元件封装库编辑器 .....	320
27.2 创建新元件封装 .....	322
习 题 .....	323
<b>参考文献</b> .....	324

# 第一篇

## PSpice 8.0 软件及应用

—— 电路的仿真与设计

- PSpice 8.0 简介
- 电路设计实验室的设计管理程序
- 电路图输入程序
- 模拟和数字电路运算程序
- 输出绘图程序
- 元件模型参数提取程序
- 激励源编辑程序
- 电路优化程序
- 制作印刷电路板程序
- 电路文件编辑程序
- PSpice 软件的应用
- 附录 电路输入文件的编写



# 第 1 章

## PSpice 8.0 简介



### 1.1 概述

PSpice 即 Personal SPICE 是在 PC 机上使用的 SPICE 程序。SPICE 是 Simulation Program with Integrated Circuit Emphasis 的缩写,意思为侧重于集成电路的模拟程序。SPICE 是美国加州大学伯克利分校以 Pederson 教授为首的计算机辅助集成电路设计小组于 20 世纪 70 年代开发的。1988 年 SPICE 2G.6 版被定为美国国家工业标准。SPICE 从 20 世纪 70 年代末起向全世界推广,至今已成为世界范围内大学、研究机构和各公司普遍使用的电路分析程序。目前在通用性、模拟精度等方面还没有超过 SPICE 的。常用的电子线路 CAD 软件的仿真精度多以 SPICE 为比照标准。

PSpice 是 MicroSim 公司出版的众多 SPICE 分枝中的一种。它是在 SPICE 基础上开发的,主要用于 PC 机上作电子线路的模拟仿真。PSpice 产生于 1984 年,最初受 PC 机性能限制,仅用于教学演示或小型电路的分析。随着 PC 机性能的提高,PSpice 功能也不断完善,可以进行较大电路的分析与设计。PSpice 已经成为一个具有很高使用价值的计算机辅助设计的工具。应用 PSpice 能在实际电路制作前就对电路的各种性能,如直流、交流、瞬态等特性进行分析,并可以从元器件变化、温度变化等方面对电路造成的影响进行容差分析和最坏情况分析;对一些较难测量的情况,如噪声等也能进行分析;在 PSpice 8.0 中还可以对电路设计进行优化;从已设计好的电路得到相应印刷电路板图,为用户带来更大的方便。高校学生学习 PSpice 软件,不仅可为电路课程设计及毕业设计提供了有力的工具,更为今后从事相关领域的设计和仿真打下了良好的基础。本篇以 PSpice 8.0(评估版)为依据编写。



### 1.2 PSpice 软件的结构

PSpice 的软件结构与 Spice 是类似的。它由五部分组成:输入部分、器件模型处理部分、建立电路方程部分、求解电路方程部分、输出部分。各部分的功能大体如下。

**输入部分** 用户以文本或图形方式输入有关电路的信息,包括拓扑结构、器件模型、元件参数、分析类型、输出类型。

**器件模型处理部分** 指由计算机处理的数学模型。模型要尽可能反映器件的电特性,且计算时间短、仿真结果好。

**建立电路方程部分** 根据输入的信息自动建立电路方程。通常采用改进节点法形成方程组。



**求解电路方程部分** 是程序的核心,也是占用 CPU 时间最长的部分。对线性代数方程组采用高斯消去法或 LU 分解法求解。对非线性代数方程组采用牛顿-拉夫森迭代。对于瞬态分析建立的非线性常微分方程组采用数值积分的方法,如梯形法和基尔法等。

**输出部分** 有文本方式和图形方式。电路仿真后可形成 \*.OUT 的文本文件和 \*.DAT 的图形显示文件。

整个 SPICE 软件是在根程序模块管理下的一组功能模块,包括输入模块、错误检查模块、建立方程模块、求解直流模块、迭代模块和交流模块。其中最重要的是求解直流模块。它是程序的核心。通过反复调用迭代模块来完成直流、交流、瞬态等分析功能。

## 1.3 PSpice 8.0 简介

PSpice 6.0 以上的版本都是以 Windows 为平台的,称为 Windows 版。运行时应使用 PC486 以上的微机。Windows 版的 PSpice 可采用电路图输入方式,也可采用电路文件输入方式,同时向下兼容以前的版本。

PSpice 8.0 包含 9 个组成部分,如图 1.3.1 所示。

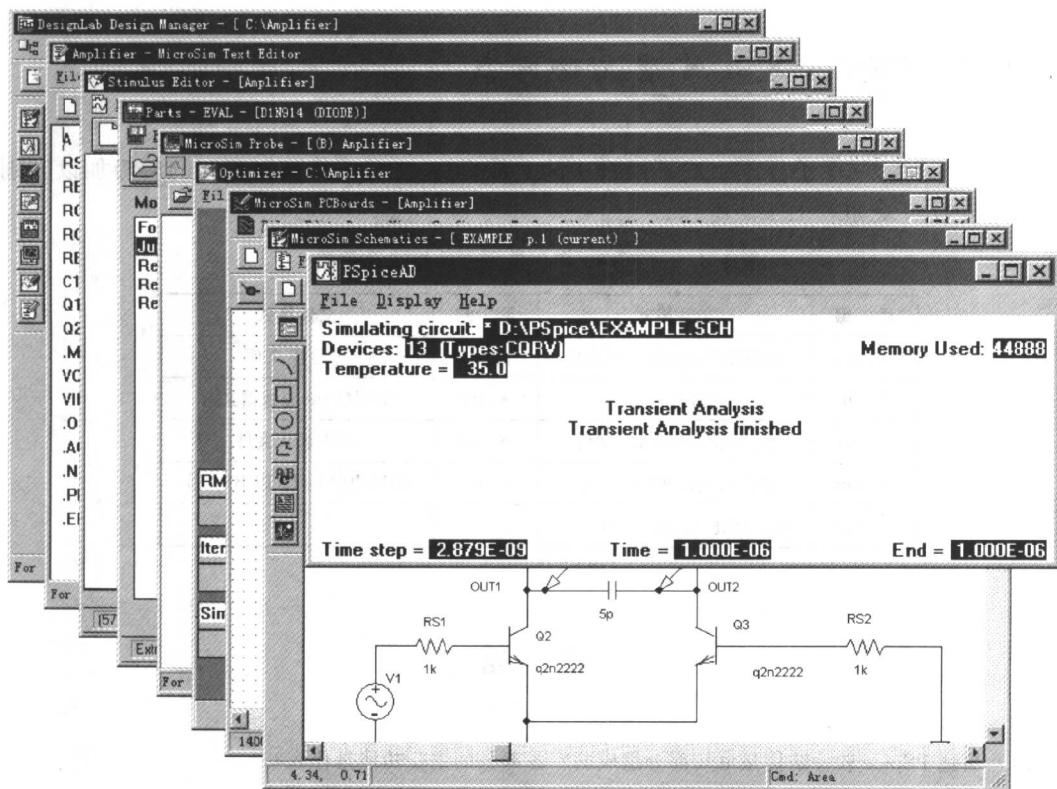


图 1.3.1 PSpice 8.0 的组成



- (1) DesignLab Design Manager 电路设计实验室的设计管理程序。
- (2) MicroSim Schematics 电路图输入程序。
- (3) PSpice A/D 进行模拟和数字电路计算的主程序。
- (4) MicroSim PCBoards 制作印刷电路板的程序。
- (5) Optimizer 电路优化程序。
- (6) Parts 元件模型参数提取程序。
- (7) Microsim Probe 输出绘图程序。
- (8) Stimulus Editor 激励源编辑程序。
- (9) Microsim Text Editor 电路文件编辑程序。

上述 9 个部分程序都可以独立运行,也可以在 DesignLab Design Manager 管理下运行。PSpice 8.0 还提供了示范电路和帮助文件。示范电路在 EXAMPLE 这个目录中。帮助文件在各个程序中都有,可以打开查找,也可以运行在线帮助。各个部分程序打开后的窗口形式是类似的。它们都是标题栏为程序名及正在运行中的文件的名称及路径,紧接着为一组下拉式菜单命令和相应的工具按钮,有几个程序窗口纵向还有一列可操作的工具按钮。所有的命令只有可被执行时才能点亮。用户用光标指向或选择任何一条命令或任一工具按钮时,窗口的最底部分或图标下,都有功能说明。下面各章将分别对各个部分程序进行介绍和说明。

## 1.4 PSpice 8.0 常用文件格式

PSpice 8.0 的 9 个子程序生成不同格式的文件,每种文件格式都以不同的后缀加以区别。常用的文件及后缀如表 1.4.1 所列。

表 1.4.1 PSpice 8.0 常用文件格式及后缀

后 缀	文件格式	后 缀	文件格式
*.sch	电路图(Schematics)文件	*.slb	符号库文件
*.lib	元件库文件	*.dat	绘图(Probe)数据文件
*.stl	激励源(Stimulus)文件	*.cir	电路输入文件
*.out	电路仿真结果输出文件	*.pca	印刷电路板图(PCB)文件
*.opt	电路优化(Optimizer)文件		

### 习 题

- 1.1 简述 PSpice 软件结构是由几部分组成的? 各部分的主要功能是什么?
- 1.2 PSpice 8.0 由几部分组成? 每部分的名称是什么?





## 第 2 章

# 电路设计实验室的设计管理程序

— DesignLab Design Manager

### 2.1 概述

DesignLab Design Manager 程序窗口如图 2.1.1 所示。DesignLab Design Manager 是 PSpice 8.0 的一个综合性的管理程序,其余 8 个程序都以工具按钮的形式竖放在窗口的最左边一列上。工作窗口中还有一组下拉式菜单命令,以及一组横向排列的工具按钮。

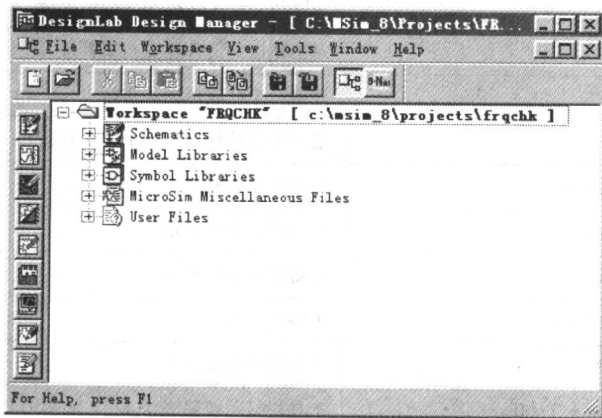


图 2.1.1 DesignLab Design Manager 程序窗口

### 2.2 菜单和命令

下面对 DesignLab Design Manager 程序中的下拉式菜单命令加以说明,如表 2.2.1 所列。

表 2.2.1 DesignLab Design Manager 程序菜单命令

菜单	命令	功能说明
File	Open	打开所选择的文件
	New Workspace	建立一个新的工作区
	Open Workspace	打开存储的工作区