

· 高等学校计算机基础教育教材精选 ·

微型计算机原理 与接口技术 (第3版)

冯博琴 吴宁 主编



清华大学出版社

· 高等学校计算机基础教育教材精选 ·

微型计算机原理 与接口技术 (第3版)

冯博琴 吴宁 主编

清华大学出版社
北京

内 容 简 介

本书是《微型计算机原理与接口技术》的第3版。作者根据计算机技术的发展及实际教学中的体会,除对原稿部分文字进行修订外,还对包括系统总线、汇编语言程序设计、半导体存储器等在内的部分内容做了一定的调整和扩充。考虑到读者对象的需求和实用性,本版仍以 Intel 80x86 系列微处理器为平台,介绍其3个不同时期的典型代表——8088、80386 及 Pentium 4 的基本结构和工作原理;保持了第2版中基本指令系统、输入/输出系统、接口电路设计内容的叙述风格。另外,此次改版依然保持了原版注重实际应用的特点,在强调基本概念的基础上,使用了大量实例来阐明各种应用问题,同时也融入了作者在使用原教材教学过程中的体会,实用性较强。

本书可作为普通高等学校非计算机类专业本科学生的“微机原理与接口技术”课程的教材,也可作为成人高等教育的培训教材及广大科技工作者的自学参考书。

本书封面贴有清华大学出版社防伪标签,无标签者不得销售。

版权所有,侵权必究。侵权举报电话:010-62782989 13701121933

图书在版编目(CIP)数据

微型计算机原理与接口技术/冯博琴,吴宁主编. --3版. --北京:清华大学出版社,2011.6
(高等学校计算机基础教育教材精选)

ISBN 978-7-302-24947-4

I. ①微… II. ①冯… ②吴… III. ①微型计算机—理论—高等学校—教材 ②微型计算机—接口技术—高等学校—教材 IV. ①TP36

中国版本图书馆 CIP 数据核字(2011)第 040533 号

责任编辑:焦虹 王冰飞

责任校对:白蕾

责任印制:何芊

出版发行:清华大学出版社

地 址:北京清华大学学研大厦 A 座

<http://www.tup.com.cn>

邮 编:100084

社 总 机:010-62770175

邮 购:010-62786544

投稿与读者服务:010-62795954,jsjic@tup.tsinghua.edu.cn

质 量 反 馈:010-62772015,zhiliang@tup.tsinghua.edu.cn

印 刷 者:北京密云胶印厂

装 订 者:北京市密云县京文制本装订厂

经 销:全国新华书店

开 本:185×260 印 张:23.75 字 数:558千字

版 次:2011年6月第3版 印 次:2011年8月第2次印刷

印 数:3001~8000

定 价:33.00元

产品编号:040836-01

出版说明

—— 高等学校计算机基础教育教材精选 ——

在教育部关于高等学校计算机基础教育三层次方案的指导下,我国高等学校的计算机基础教育事业蓬勃发展。经过多年的教学改革与实践,全国很多学校在计算机基础教育这一领域中积累了大量宝贵的经验,取得了许多可喜的成果。

随着科教兴国战略的实施以及社会信息化进程的加快,目前我国的高等教育事业正面临着新的发展机遇,但同时也必须面对新的挑战,这些都对高等学校的计算机基础教育提出了更高的要求。为了适应教学改革的需要,进一步推动我国高等学校计算机基础教育事业的发展,我们在全中国各高等学校精心挖掘和遴选了一批经过教学实践检验的优秀教学成果,编辑出版了这套教材。教材的选题范围涵盖了计算机基础教育的三个层次,包括面向各高校开设的计算机必修课、选修课,以及与各类专业相结合的计算机课程。

为了保证出版质量,同时更好地适应教学需求,本套教材将采取开放的体系和滚动出版的方式(即成熟一本、出版一本,并保持不断更新)。坚持宁缺毋滥的原则,力求反映我国高等学校计算机基础教育的最新成果,使本套丛书无论在技术质量上还是文字质量上均成为真正的“精选”。

清华大学出版社一直致力于计算机教育用书的出版工作,在计算机基础教育领域出版了许多优秀的教材。本套教材的出版将进一步丰富和扩大我社在这一领域的选题范围、层次和深度,以适应高校计算机基础教育课程层次化、多样化的趋势,从而更好地满足各学校由于条件、师资和生源水平、专业领域等的差异而产生的不同需求。我们热切期望全国广大教师能够积极参与到本套丛书的编写工作中来,把自己的教学成果与全国的同行们分享;同时也欢迎广大读者对本套教材提出宝贵意见,以便我们改进工作,为读者提供更好的服务。

我们的电子邮件地址是 jiaoh@tup.tsinghua.edu.cn。联系人:焦虹。

清华大学出版社

第 3 版前言

微型计算机原理与接口技术(第 3 版)

本书第 2 版推出已经 3 年。3 年中,有关微型计算机的新技术在不断出现,微机的性能在不断提高,教学中也不断地有新的体会产生,这些都促使本书必须做适当的更新和调整。但此次再版,原书中多数内容依然保留,面向应用、与实际工程设计相结合的特点没有改变,文字的叙述风格也一如既往。保留这些主要是基于以下理由。

虽然 Intel 公司的微处理器从早期的 8086、8088、80286、80386,到后来的 Pentium Pro、Pentium II、Pentium III、Pentium 4,再到今天的多核技术,其无论是制造工艺还是技术和性能,都有了极大的改进和提高,但从应用者的角度,特别是应用程序员的角度来看,它们属于一个系列,是完全兼容的:应用编程的寄存器结构只有字长之分,而无本质区别;芯片的指令系统中,从 8086 到 Pentium 系列,除部分保护模式下扩展的指令外,80% 以上是完全相同的;在应用程序中所用到的绝大多数指令依然是基本指令集中的指令,也就是 8086 指令集。因此,本书此次仍保留了第 2 版教材中关于微处理器的内容,包括 Intel 公司 3 个不同时期的代表性芯片 8088、80386 和 Pentium 4 的介绍,指令系统仍然以介绍 8086 指令集为主。

如今,虽然微型机的存储器容量越来越大,但存储器的基本工作原理和构成没有变;虽然微型机能够连接的外部设备越来越丰富,但中断工作原理和输入/输出控制方法没有变;虽然随着大规模集成电路技术的发展,主板上曾经大量独立的接口芯片都已被集成到几块专用芯片中,但并行接口 8255、串行接口 8250、定时/计数器 8253(8254)、中断控制器 8259A 等芯片的作用依然存在。

总之,虽然微型计算机技术有了巨大的发展,但其基本工作原理是相同的。作为介绍微型机工作原理的书籍,原版中的大多数内容依然适用。读者在学习时应以了解和掌握微型机的基本工作原理及应用方法为主,对部分复杂的新技术可根据需要参考其他相关的专业书籍。

本次修订得到了我校陈文革的大力支持和指导,在此表示诚挚的感谢。由于编者水平有限,书中难免存在一些疏漏和不当之处,敬请同行和各位读者批评指正。

编者

2011 年 3 月于西安交通大学

目录

微型计算机原理与接口技术(第3版)

第 1 章 微型计算机基础概论	1
1.1 微型计算机系统	1
1.1.1 微型计算机的发展	1
1.1.2 微型计算机的工作过程	3
1.1.3 微机系统的组成	5
1.2 计算机中的数制及编码	11
1.2.1 常用记数制	11
1.2.2 各种数制之间的转换	13
1.2.3 计算机中的二进制数表示	14
1.2.4 二进制编码	16
1.3 无符号二进制数的算术运算和逻辑运算	18
1.3.1 二进制的算术运算	19
1.3.2 无符号数的表示范围	20
1.3.3 二进制数的逻辑运算	21
1.3.4 基本逻辑门及常用逻辑部件	23
1.4 有符号二进制数的表示及运算	25
1.4.1 有符号数的表示方法	26
1.4.2 补码数与十进制数之间的转换	28
1.4.3 补码的运算	29
1.4.4 有符号数的表示范围	30
习题	32
第 2 章 微处理器与总线	34
2.1 微处理器概述	34
2.1.1 运算器	35
2.1.2 控制器	36
2.2 8088/8086 微处理器	37
2.2.1 8088/8086 CPU 的特点	38
2.2.2 8088 CPU 的外部引脚及其功能	40

2.2.3	8088/8086 CPU 的功能结构	43
2.2.4	8088/8086 CPU 的存储器组织	46
2.2.5	8088/8086 CPU 的工作时序	48
2.3	80386 微处理器	50
2.3.1	80386 微处理器的主要特性	50
2.3.2	80386 的内部结构	51
2.3.3	80386 的主要引脚信号	52
2.3.4	80386 的内部寄存器	53
2.3.5	80386 的工作模式	57
2.4	Pentium 4(奔腾 4)微处理器	59
2.4.1	Pentium 4 微处理器中的新技术	60
2.4.2	Pentium 4 CPU 的结构	65
2.4.3	Pentium 4 的存储器管理	66
2.4.4	奔腾 4 的基本执行环境	68
2.5	总线	70
2.5.1	概述	71
2.5.2	总线的基本功能	76
2.5.3	常用系统总线和外设总线标准	80
2.5.4	8088 系统总线	87
	习题	88

第 3 章 8086/8088 指令系统

3.1	概述	91
3.1.1	指令的基本构成	92
3.1.2	指令的执行时间	93
3.1.3	CISC 和 RISC 指令系统	94
3.2	寻址方式	96
3.2.1	立即寻址	97
3.2.2	直接寻址	97
3.2.3	寄存器寻址	98
3.2.4	寄存器间接寻址	98
3.2.5	寄存器相对寻址	99
3.2.6	基址—变址寻址	100
3.2.7	基址—变址—相对寻址	101
3.2.8	隐含寻址	102
3.3	8086 指令系统	102
3.3.1	数据传送指令	102
3.3.2	算术运算指令	111

3.3.3	逻辑运算和移位指令	118
3.3.4	串操作指令	124
3.3.5	程序控制指令	129
3.3.6	处理器控制指令	139
3.4	Pentium 新增指令简介	140
3.4.1	80x86 虚地址下的寻址方式	140
3.4.2	80x86 CPU 新增指令简述	141
	习题	143
第 4 章	汇编语言程序设计	145
4.1	汇编语言源程序	145
4.1.1	汇编语言源程序的结构	146
4.1.2	汇编语言语句类型及格式	147
4.1.3	数据项及表达式	148
4.2	伪指令	151
4.2.1	数据定义伪指令	152
4.2.2	符号定义伪指令	153
4.2.3	段定义伪指令	154
4.2.4	设定段寄存器伪指令	157
4.2.5	过程定义伪指令	157
4.2.6	宏命令伪指令	158
4.2.7	模块定义与连接伪指令	160
4.3	BIOS 和 DOS 功能调用	161
4.3.1	BIOS 功能调用	162
4.3.2	DOS 功能调用	164
4.4	汇编语言程序设计基础	168
4.4.1	程序设计概述	169
4.4.2	顺序程序	170
4.4.3	分支程序	171
4.4.4	循环程序	174
4.4.5	子程序设计	176
4.4.6	常用程序设计举例	179
	习题	186
第 5 章	存储器系统	189
5.1	概述	189
5.1.1	存储器系统的一般概念	190
5.1.2	半导体存储器及其分类	193

5.1.3	半导体存储器的主要技术指标	195
5.2	随机存取存储器 RAM	195
5.2.1	静态随机存取存储器 SRAM	196
5.2.2	动态随机存取存储器 DRAM	202
5.2.3	存储器扩展技术	206
5.3	只读存储器 ROM	209
5.3.1	EPROM	209
5.3.2	EEPROM(E ² PROM)	212
5.3.3	闪存 FLASH	216
5.4	高速缓冲存储器 Cache	220
5.4.1	Cache 的工作原理	220
5.4.2	Cache 的读写操作	221
5.4.3	Cache 与主存的存取一致性	223
5.4.4	Cache 的分级体系结构	223
5.5	半导体存储器设计举例	225
	习题	230

第 6 章	输入/输出和中断技术	232
6.1	输入/输出系统概述	232
6.1.1	I/O 系统的特点	232
6.1.2	I/O 接口的基本功能	234
6.1.3	I/O 端口的编址方式	235
6.1.4	I/O 端口地址的译码	236
6.2	简单接口电路	237
6.2.1	接口电路的基本构成	237
6.2.2	三态门接口	238
6.2.3	锁存器接口	239
6.2.4	简单接口的应用举例	242
6.3	基本输入/输出方式	243
6.3.1	无条件传送方式	243
6.3.2	查询方式	244
6.3.3	中断方式	246
6.3.4	直接存储器存取方式	246
6.4	中断技术	248
6.4.1	中断的基本概念	249
6.4.2	中断处理的一般过程	249
6.4.3	8086/8088 中断系统	254
6.5	可编程中断控制器 8259A	259

6.5.1	8259A 的引线及内部结构	260
6.5.2	8259A 的工作过程	261
6.5.3	8259A 的工作方式	262
6.5.4	8259A 的初始化编程	267
6.5.5	中断程序设计概述	273
习题		275
第 7 章 常用数字接口电路		277
7.1	并行通信与串行通信	278
7.1.1	并行通信	278
7.1.2	串行通信	279
7.2	可编程定时/计数器 8253	283
7.2.1	8253 的引线及结构	284
7.2.2	8253 的工作方式	286
7.2.3	8253 的控制字	290
7.2.4	8253 的应用	291
7.3	可编程并行接口 8255	295
7.3.1	8255 的引线及结构	295
7.3.2	8255 的工作方式	297
7.3.3	8255 的控制字及状态字	302
7.3.4	8255 的应用	303
7.4	可编程串行接口 8250	311
7.4.1	8250 的外部引线及功能	311
7.4.2	8250 的结构及内部寄存器	313
7.4.3	8250 的工作过程	318
7.4.4	8250 的应用	318
习题		323
第 8 章 模拟量的输入/输出		325
8.1	模拟量的输入/输出通道	325
8.1.1	模拟量输入通道	326
8.1.2	模拟量输出通道	327
8.2	D/A 转换器	327
8.2.1	D/A 转换器的基本原理及技术指标	327
8.2.2	典型 D/A 转换器芯片 DAC0832	331
8.2.3	D/A 转换器的应用	334
8.3	A/D 转换器	337
8.3.1	A/D 转换器的工作原理及技术指标	337

8.3.2 典型 A/D 转换器芯片 ADC0809	339
习题	344
附录 A ASCII 码表	346
附录 B 8088 CPU 部分引脚信号功能	347
附录 B.1 \overline{SS}_0 、 $\overline{IO}/\overline{M}$ 、 $\overline{DT}/\overline{R}$ 的组合及对应的操作	347
附录 B.2 \overline{S}_2 、 \overline{S}_1 、 \overline{S}_0 的组合及对应的操作	347
附录 B.3 QS_1 、 QS_0 的组合及对应的操作	347
附录 C 8086/8088 指令执行时间及指令简表	348
附录 C.1 常用指令执行时间	348
附录 C.2 8086/8088 指令简表	349
附录 D 8086/8088 微机的中断	353
附录 D.1 中断类型分配	353
附录 D.2 DOS 软中断	354
附录 D.3 DOS 系统功能调用简表	355
附录 E BIOS 软中断简要列表	360
参考文献	361

引言:

本章主要介绍两方面内容:

① 微型计算机系统,包括微型计算机的发展历程、微机系统的组成及各部分的主要功能,这样安排的目的是帮助读者首先建立起微机系统,特别是微型计算机硬件系统的整体概念,以便在后续章节的学习中始终能够有一个整体的结构框架;

② 计算机中常用记数制及编码的表示方法、它们相互间的转换、二进制数的运算、定点数和浮点数的表示等,这些都属于计算机基础知识。

教学目的:

- (1) 理解微机系统的整体结构;
- (2) 掌握 3 种常用记数制、两种编码的表示方法及其相互间的转换;
- (3) 掌握二进制数的算术运算和逻辑运算;
- (4) 深入理解补码的概念及其运算。

1.1 微型计算机系统

本节概述微型计算机的发展历程、微机的一般工作过程以及微机系统的组成 3 个方面的内容。

微型计算机的发展更替主要是指微处理器的更新换代。微处理器发展的重要基础是电子技术的发展,中间复杂的原理这里不做讨论,只简单地说明一下它们各自的特点。

事实上,微型计算机的工作原理只有在学习完这本书后才能完全明白。1.1 节只是以流程图和框图的形式简单说明微机的一般工作过程。

本书讨论的对象是微型计算机的硬件系统。在进一步学习硬件各部分的详细构成和工作原理之前,先建立起整个系统的概念是必要的。1.1.3 节将通过结构框图介绍微机系统的概念结构和层次结构。

1.1.1 微型计算机的发展

计算机技术是 20 世纪发展最快的技术之一。自 1946 年第一台计算机问世以来,在

短短的 60 多年中,已经历了由电子管计算机、晶体管计算机、集成电路计算机到大规模、超大规模集成电路计算机这样 5 代的更替,并且还在不断地向巨型化、微型化、网络化和智能化这 4 个方向发展。

计算机按照性能、价格和体积等的综合指标,可分为巨型机、大型机、中型机、小型机、微型机五大类。

微型计算机诞生于 20 世纪 70 年代,由于体积小、价格低,尤其是日益提高的性能价格比,使其迅速在各行各业乃至家庭中得到了广泛的应用。现在一台微型机的处理能力不仅早已超过了 20 世纪 50 年代初期占地上千平方英尺、重量数十吨、功耗几百千瓦的大型电子管计算机,而且大大超过了 20 多年前、造价数十万美元的大型晶体管数字计算机。

微处理器是微型计算机的核心芯片,简称 μP 或 MP(Micro Processor)。它将计算机中的运算器和控制器集成在一片硅片上,也称为中央处理单元,即 CPU(Central Processing Unit)。它是 20 世纪 70 年代人类重要的创新之一,在 40 年的时间中获得了极快的发展,其集成度和性能几乎每过一年就会提高 1.5~2 倍。

微处理器和微型计算机的发展历史是与大规模集成电路的发展分不开的。20 世纪 60 年代初期的硅平面管工艺和二极管晶体管逻辑电路的发展,使得在 1963 年、1964 年有了小规模集成电路(Small Scale Integration, SSI)的出现,之后的金属氧化物半导体(Metal Oxide Semiconductor, MOS)工艺,又使集成度提高了一大步。到 20 世纪 60 年代后期,在一片几平方毫米的硅片上,已可集成几千个晶体管,这就出现了大规模集成电路 LSI(Large Scale Integration)。LSI 器件体积小、功耗低、可靠性高,为微处理器的生产打下了很好基础。现代新型的集成电路已可在单个芯片上集成数亿个晶体管,工作频率超过 3GHz。

虽然集成电路技术在不断发展,但终归受物理性能的限制而存在极限。微处理器的两大生产巨头 Intel 和 AMD 发现:单纯地通过提高芯片的集成度以提升工作频率,已无法明显提升系统整体性能。性能的提高会受到多种因素的制约,如随着功率的增大,散热问题成了一个无法逾越的障碍;其超标量和超流水线技术也接近了极限;开发成本也在不断提高。同时,在应用方面,并行处理的应用逐渐增多,常希望一个设备能同时执行多个任务,也就是希望能有多个 CPU 并行工作。由此,诞生了多核处理器。

从微处理器诞生到 20 世纪末,每块处理器中都只有一个“核心”,称为单核处理器。这里的核心又称为内核,是 CPU 最重要的组成部分,由单晶硅以一定的生产工艺制造出来。CPU 所有的计算、数据处理、接受和存储命令都由核心执行。随着需求的不断提高,人们发现单核处理器性能的提高已接近极限。因此,从 20 世纪 90 年代末,多核技术开始投入研发并很快得到发展和普及。2006 年,Intel 公司推出了用于个人计算机的“双核”处理器 Core 2。“双核”技术是一种突破主频限制、提高性能的技术,简单地说,就是将两个功能相同的计算内核集成在一个处理器中,使处理器每个时钟周期内的执行能力增加了一倍,从而提高了计算能力。

近年来,多核技术得到飞速发展。目前,在个人计算机中已推出了 6 核的 Intel Core i7(-980X),而在服务器中已有了 8 核的处理器。

1.1.2 微型计算机的工作过程

1. 冯·诺依曼计算机

计算机的工作过程就是执行程序的过程,而程序则是指令序列的集合。那么,什么是指令呢?其实,指令可以说就是人向计算机发出的、能够被计算机所识别的命令。不同型号的计算机(准确地说应是处理器)识别“命令”的能力不同,即其能够执行的指令不同。人们将计算机所能够识别的所有指令的集合称为该机的指令系统。本书的第3章将详细介绍 Intel 80x86 CPU 的指令系统。

当人们要利用计算机完成某项工作,例如,要解算一道数学题时,需要先把题目的解算方法分解成计算机能够识别并能执行的基本操作命令。这些基本操作命令按一定顺序排列起来,就组成了程序,而其中每一条基本操作命令称为一条机器指令,指示计算机执行规定的操作。

因此,程序是实现既定任务的指令序列,计算机按照程序安排的顺序执行指令,就可完成解题任务。

每台计算机都拥有各种类型的机器指令,这些指令按照一定的规则存放在存储器中,在中央控制系统的统一控制下,按一定顺序依次取出执行,这就是冯·诺依曼计算机的核心原理,即存储程序的工作原理。存储程序的概念是指把程序和数据送到具有记忆功能的存储器中保存起来,计算机工作时只要给出程序中第一条指令的地址,控制器就可依据存储程序中的指令顺序地、周而复始地取出指令、分析指令、执行指令,直到执行完全部指令为止。

冯·诺依曼计算机的主要特点如下。

- (1) 将计算过程描述为由许多条指令按一定顺序组成的程序,并放入存储器保存。
- (2) 程序中的指令和数据必须采用二进制编码,且能够被执行该程序的计算机所识别。
- (3) 指令按其在存储器中存放的顺序执行,存储器的字长固定并按顺序线性编址。
- (4) 由控制器控制整个程序 and 数据的存取以及程序的执行。
- (5) 以运算器为核心,所有的执行都经过运算器。

多年来,尽管计算机体系结构发生了重大变化,性能不断改进提高,但从本质上讲,存储程序控制仍是现代计算机的结构基础。图 1-1 是典型的冯·诺依曼计算机结构示意图,其各部分的职责和功能本书将会在后续章节中详细介绍。

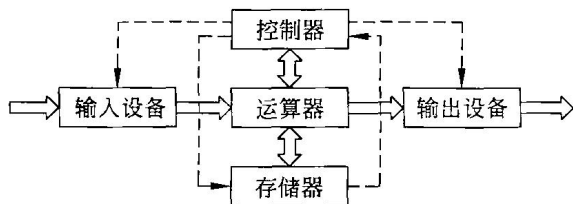


图 1-1 冯·诺依曼计算机结构示意图

2. 微型计算机的工作过程

如上所述,微机的工作过程就是执行程序的过程,也就是逐条执行指令序列的过程。由于每一条指令的执行都包括取指令和执行指令两个基本阶段,所以微机的工作过程也就是不断地取指令和执行指令的过程。图 1-2 是执行这个过程的示意图。

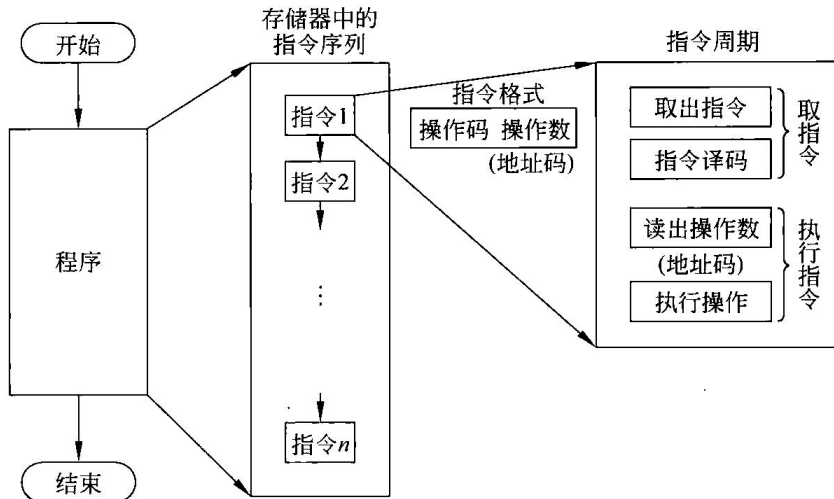


图 1-2 程序执行过程示意图

假定程序已由输入设备存放到内存中,当计算机要从停机状态进入运行状态时:

- ① 首先将第一条指令由内存中取出;
- ② 将取出的指令送指令译码器译码,以确定要进行的操作;
- ③ 读取相应的操作数(即执行的对象);
- ④ 执行指令;
- ⑤ 存放执行结果;
- ⑥ 一条指令执行完后,转入了下一条指令的取指令阶段,如此周而复始地循环,直到程序中遇到暂停指令方才结束。

取指令阶段都是由一系列相同的操作组成的,所以取指令阶段的时间总是相同的,称为公共操作。而执行阶段则由不同的事件顺序组成,它取决于被执行指令的类型。因此,指令不同,执行阶段所花费的时间也各不相同。

图 1-3 是一个简单实例中读取第一条指令的工作过程示意图。

编写一个求 $5+8=?$ 的程序。其机器码和助记符程序如下。

机器码	助记符	
10110000 00000101	MOV A, 5	;第 1 个操作数 (5) 送到累加器
00000100 00001000	ADD A, 8	;5 与第 2 个数 (8) 相加,结果 (13) 送到累加器
11110100	HLT	;停机

取第一条指令的过程如下。

- (1) 指令所在的地址(这里为 00000000)赋给程序计数器 PC 并送到地址寄存器 AR。

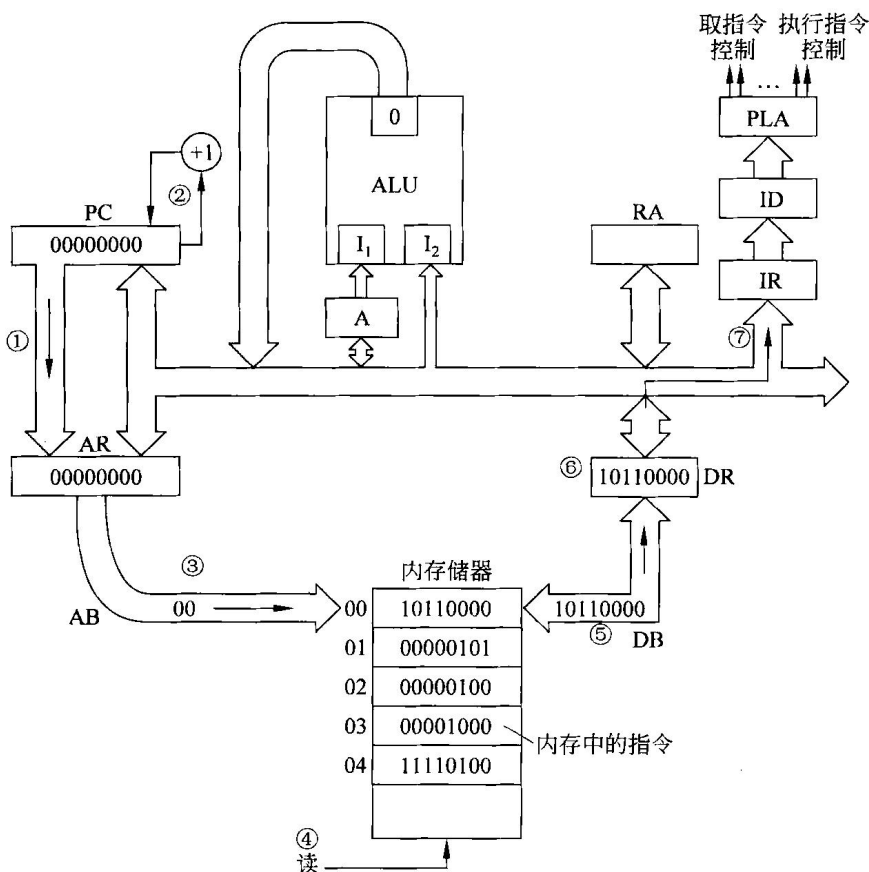


图 1-3 读取第 1 条指令操作码的过程

(2) PC 自动加 1(即由 00000000 变为 00000001), AR 的内容不变。

(3) 将地址寄存器 AR 的内容(00000000)放在地址总线上,并送至内存储器,经地址译码器译码,选中相应的 00000000 单元。

(4) CPU 的控制器发出读命令。

(5) 在读命令控制下,将所选中的 00000000 单元中的内容即第 1 条指令的操作码 10110000 读到数据总线 DB。

(6) 将读出的内容 10110000 经数据总线送到数据寄存器 DR。

(7) 取指令阶段的最后一步是指令译码。因为取出的是指令的操作码,故数据寄存器 DR 将它送到指令寄存器 IR,然后再送到指令译码器 ID。

如此,就完成了第 1 条指令的读取。第 2 条以及后续指令的读取过程与第 1 条指令是一样的,只是每次译码后指令译码器 ID 中的内容不同(因为指令不同)。

1.1.3 微机系统的组成

微型计算机(Microcomputer)是体积、重量、计算能力都相对比较小的一类计算机的总称,一般供个人使用,所以也称为个人计算机(PC, Personal Computer)。

人们通常所说的微型机实际上指的是微型机系统。微机系统、微型机和微处理器是3个不同的概念,是微型计算机从全局到局部的3个不同的层次。微型计算机系统的概念结构如图1-4所示,它由硬件系统和软件系统两大部分组成。

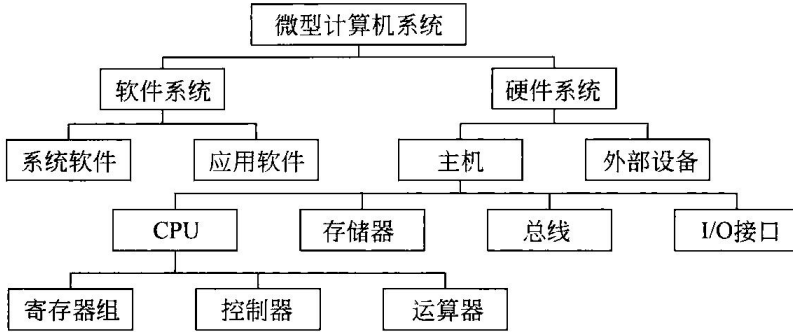


图 1-4 微型计算机系统的组成

对于硬件系统,目前的各种微型计算机,无论是单片机还是个人计算机系统,从概念结构上来说都是由微处理器、存储器及输入/输出接口等几个部分组成。在具体实现上,这些组成部分往往又合并或分解为若干个功能模块,分别由不同的部件予以实现。各组成部分之间通过总线连接,总线是部件之间信息传递的公共通道。所以通常也将总线系统作为硬件主机系统的一个独立部件。

所有的微型机系统都采用了总线结构形式。总线结构的主要优点是设计简单、灵活性好、具有优良的可扩展性、便于故障检测和维修。图1-5所示为微型计算机的系统结构框图。图中AB表示地址总线(Address Bus),用于传送读/写存储器(RAM或ROM)或读/写输入/输出接口(I/O接口)的地址信息;DB表示数据总线(Data Bus),传送操作的数据;CB表示控制总线(Control Bus),传送控制信息。

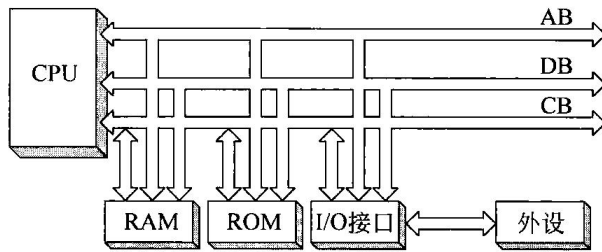


图 1-5 微型计算机的系统结构框图

1. 硬件系统

1) 微处理器(或中央处理器、CPU)

CPU是微型计算机的核心芯片,是整个系统的运算和指挥控制中心。不同型号的微型计算机,其性能的差别首先在于其CPU性能的不同,而CPU性能又与它的内部结构有关。无论哪种CPU,其内部基本组成都大同小异,即包括控制器、运算器和寄存器组3个主要部分。CPU的典型结构如图1-6所示。