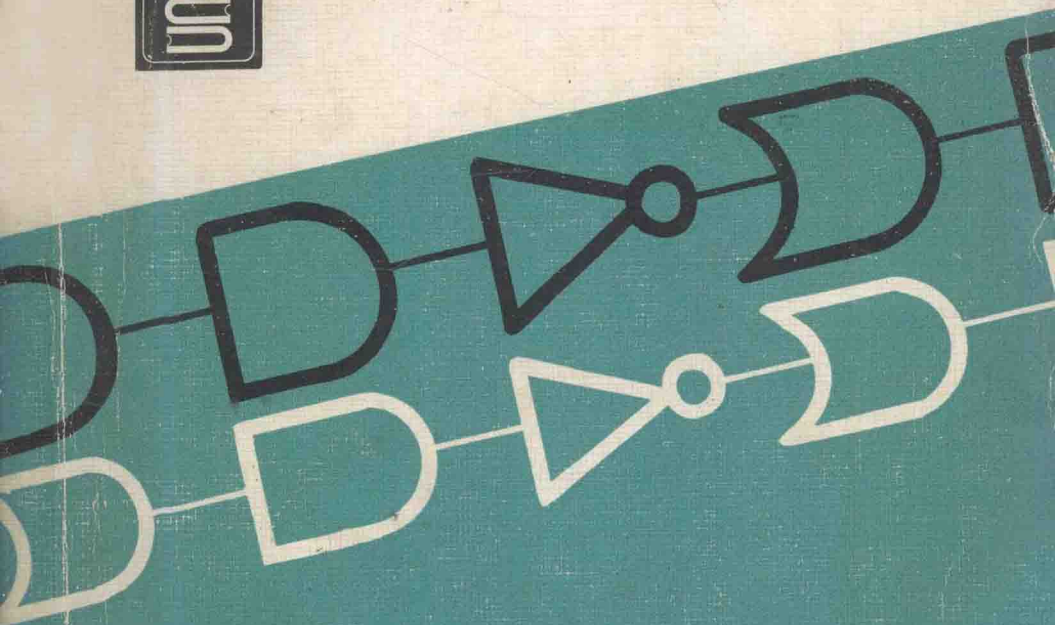


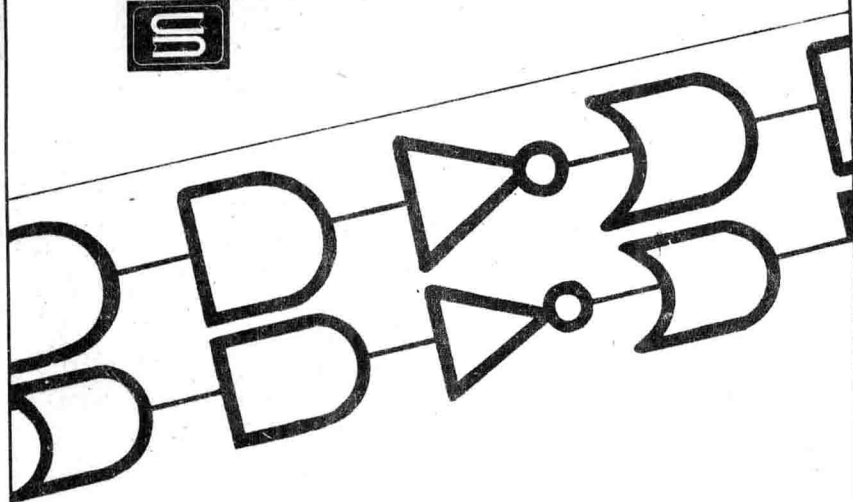
邏輯電路

陳玉龍 編著 / 信文圖書有限公司印行



邏輯電路

陳玉龍 編著 / 信文圖書有限公司印行



信文圖書有限公司印行



信文圖書 版權所有 翻印必究
局版台業字第1516號 法律顧問：陳培豪律師

邏輯電路

陳玉龍 編著

出版者 信文圖書有限公司
北市龍江路76巷20-7號
電話：581-1300·564-1819
郵撥帳號：110820

發行者 詹 儀 正
印刷者 慶福彩色印刷廠
東南亞 港 明 書 店
總經銷 香港九龍彌敦道500號2樓
電話：3-302846·3-309095

基 價 3 元
海外定價 港 幣 16.8 元
再 版 中華民國69年7月

謝謝您選購信文圖書！

希望本書能滿足您求知的慾望！

編輯大意

1. 本書係遵照教育部六十三年二月頒佈之「高工電子設備修護科邏輯電路課程標準」編著。
2. 本書全一冊，適於高工第三學年上、下學期每週三小時邏輯電路課程講授之用。本書之編撰，係採循序漸進原則，由易而難，由簡而繁，務使學者能觸類旁通，以收舉一反三之效。本書特重分析之法，務使學者能掌握此一犀利工具以嘗試解決實際邏輯電路問題。
3. 波爾代數乃邏輯設計之基礎，波爾代數式之簡化更為邏輯電路設計以簡馭繁之所繫，故本書除代數運算外，另闢一節詳述各種有系統的簡化方法。
4. 本書理論與實際並重，務使學者能將理論應用於實際邏輯電路問題中，書中所提分析、設計方法皆能夠於實驗中做成，故可配合工場實習，俾得以互相印證。
5. 本書所用邏輯符號係採用目前國內外教科書與工程書籍所最通行者，竭力避免採用業已逐漸廢棄之符號，以免學者增加無謂之紛擾。書中名詞悉依教育部六十年六月公佈之「電子工程名詞」為準，其未經公佈者，則酌採目前常用之譯名。
6. 本書編有教學手冊，專供教師教學之參考。
7. 本書之編撰，雖審慎取捨，並迭經多次之校訂，舛誤之處仍恐難免，敬祈各界先進不吝賜教，俾得於再版時訂正。

編者謹識

66年5月

目 錄

第一章 數目系統

1-1 前 言	1
1-2 二進位數目系統	3
1-3 八進位數目系統	7
1-4 十六進位數目系統	10
1-5 數系互換	13
1-6 數字碼	17
1-6-1 二進碼	18
1-6-2 BCD 碼——二化十進碼	19
1-6-3 加三碼	20
1-6-4 其它十進位數碼	21
1-6-5 格雷碼	23
習 題	27

第二章 數位電路

2-1 前 言	29
2-2 基本邏輯符號	30
2-2-1 及函數 (AND Function) ; 及閘 (AND Gate)	32
2-2-2 或函數 (OR Function) ; 或閘 (OR Gate)	35
2-2-3 反函數 (NOT Function) ; 非閘 (NOT Gate)	37
2-2-4 反及函數 (NAND Function) ; 反及閘 (NAND Gate)	39
2-2-5 反或函數 (NOR Function) ; 反或閘 (NOR Gate)	42

2-3 各種開門電路.....	46
2-3-1 直接耦合電晶體邏輯 DCTL	47
2-3-2 電阻電晶體邏輯 RTL	49
2-3-3 二極體電晶體邏輯 DTL	50
2-3-4 電晶體電晶體邏輯 TTL	52
2-3-5 電流式邏輯 CML	53
2-3-6 金氧半導體邏輯 (MOS logic)	54
2-4 本章重點整理.....	57
習 題.....	58

第三章 正反器

3-1 前 言.....	61
3-2 R-S 型正反器	63
3-3 R-S 時序正反器.....	66
3-4 T型正反器.....	70
3-5 D型正反器.....	71
3-6 J-K 正反器	72
3-7 移位記錄器.....	75
3-8 本章重點整理.....	80
習 題.....	81

第四章 步林代數

4-1 前 言.....	83
4-2 基 礎.....	84
4-3 定 理.....	86
4-4 標準形式.....	92
4-5 代數運算.....	93
4-6 步林代數式化簡.....	94

4-7 本章重點整理	109
習題	110

第五章 組合邏輯

5-1 前言	113
5-2 邏輯分析	114
5-3 執行	124
5-4 本章重點整理	132
習題	133

第六章 二進位計數器

6-1 前言	137
6-2 異步計數器	138
6-3 同步計數器	141
6-4 同步進數及退數計數器	148
6-5 N進位計數器	152
6-5-1 異步式N進位計數器	153
6-5-2 同步式N進位計數器	156
6-6 本章重點整理	16
習題	161

第七章 加法

7-1 前言	163
7-2 二進位加法	164
7-3 半加法	166
7-4 全加法	168
7-5 多數元二進數的加法	171
7-5-1 並加法	171

7-5-2 串加法	172
7-6 二進位減法	175
7-6-1 1 補數方式	176
7-6-2 2 補數方式	180
7-7 雙步並加器	183
7-8 利用雙步並加器做減法	185
7-9 本章重點整理	188
習題	189

第八章 BCD 運算

8-1 前言	191
8-2 BCD 計數器	192
8-3 BCD 加法	196
8-4 BCD 減法	202
8-4-1 9 補數 (9's complement) 方式	202
8-4-2 10 補數 (10's complement) 方式	208
8-5 本章重點整理	212
習題	213

第九章 數碼之轉換及解碼

9-1 前言	215
9-2 十進位數碼	216
9-3 反射數碼	220
9-4 檢誤數碼	225
9-5 其它數碼	228
9-6 二進位與 BCD 間的轉換	235
9-7 本章重點整理	243

數目系統

1-1 前 言

人類用來記數的方法有很多種。我們日常使用的記數法中，歷史最久而且應用最廣的是十進制的記數法，此因人類利用雙手十指之便，以計算數目，相沿而成一種習慣。

十進制的記數法使用 0, 1, 2, 3, 4, 5, 6, 7, 8, 9 等十個數字為基本符號，記法為每一位只能記到九，每滿“十”要記作它左邊相鄰一位的“一”，即滿十進位，所以這種記數的系統，稱為以“十”為底（Radix or Base）的數目系統，或十進位數目系統（Decimal Number System）。

十進數系中有兩種重要觀念，一為絕對值，一為位值（Positional or Place Value），絕對值是基本數字 0 到 9 各自的數值，位值表示每一對應位置的十的乘方的值。例如 1,234.56 這個數可表示為：

2 邏輯電路

$$\begin{aligned}
 1,234.56 &= 1 \times 1,000 + 2 \times 100 + 3 \times 10 + 4 \times 1 + 5 \times \frac{1}{10} + 6 \times \frac{1}{100} \\
 &= 1 \times 10^3 + 2 \times 10^2 + 3 \times 10^1 + 4 \times 10^0 + 5 \times 10^{-1} \\
 &\quad + 6 \times 10^{-2}
 \end{aligned}$$

1 所在位置之位值為 1,000，2 所在位置的位值為 100，3 所在位置的位值為 10，4 所在之位值為 1，5 所在位值為 $\frac{1}{10}$ ；6 所在位值為 $\frac{1}{100}$ 。下表 1-1 列示十進數系中各位置的名稱及其位值。

表 1-1 十進數系位名及位值表

位 名		千 位	百 位	十 位	個 位		十 分 位	百 分 位	千 分 位	
位 值		10^3	10^2	10^1	10^0		10^{-1}	10^{-2}	10^{-3}	

十進制並非唯一的記數法，事實上，除 1 以外，任一自然數（2，3，4……）都可以做底而用來計數。

一般而言，以 r 為底的數目系統（即 r 進位數目系統）來記數，使用 0，1，2，……， $(r-1)$ 等 r 個基本數字來表示一個數，每一數字有其對應的絕對值，每一數字所在位置的位值各代表 r 的若干乘方。用數學式子來表示，即

$$N = a_n \cdots a_1 a_0 \cdots a_{-1} a_{-2} \cdots (r) \quad (\text{式1-1})$$

$$= a_n \times r^n + a_{n-1} \times r^{n-1} + \cdots + a_1 \times r^1 + a_0 \times r^0$$

$$+ a_{-1} \times r^{-1} + a_{-2} \times r^{-2} + \cdots + a_{-n} r^{-n} + \cdots (\text{式1-2})$$

其中 $\left\{ \begin{array}{l} a_i \text{ 表示 } 0 \text{ 到 } (r-1) \text{ 的任一數字} \\ \text{小括弧附腳表示以 } r \text{ 爲底 (即 } r \text{ 進位)} \\ \text{正、負乘方數用一個小數點隔開} \\ r^0 \text{ 定義爲 } 1 \end{array} \right.$

【例 1-1】：十二進位數目系統：

- 1 以 12 爲底，滿 12 進位。
- 2 選用 0, 1, 2, 3, 4, 5, 6, 7, 8, 9, A, B, 等十二個基本數字來記數。
- 3 基本符號代表的數值（絕對值）：0, 1, 2, 3, 4, 5, 6, 7, 8, 9, 10（A 之值），11（B 之值）。

4 位值：

...	12^4	12^3	12^2	12^1	12^0	.	12^{-1}	12^{-2}	12^{-3}	12^{-4}	...
-----	--------	--------	--------	--------	--------	---	-----------	-----------	-----------	-----------	-----

- 5 $N = 2A9.36_{(12)}$ 可表示爲

$$\begin{aligned}
 N &= 2 \times 12^2 + 10 \times 12^1 + 9 \times 12^0 + 3 \times 12^{-1} + 6 \times 12^{-2} \\
 &= 2 \times 144 + 10 \times 12 + 9 \times 1 + 0.25 + 0.05 \\
 &= 417.3_{(10)} \quad (\text{相當於十進數})
 \end{aligned}$$

在工程上，特別是在計算機工程方面，二進位及由二進位導出之八進位和十六進位等數目系統被廣泛應用，在本章下面諸節中，將分別討論二進位，八進位和十六進位等數目系統，以及各數系間的轉換。

1-2 二進位數目系統 (Binary Number System)

二進位數目系統，以 2 爲底，只用 0, 1 兩數字爲基本符號，其各位位的位名及位置值如表 1-2 所示：

4 邏輯電路

表 1-2 二進位數系位名及位值表

位 名		八 位	四 位	二 位	個 位	小 數 點	二 分 位	四 分 位	八 分 位	
位 值		2^3	2^2	2^1	2^0		2^{-1}	2^{-2}	2^{-3}	

二進位數系進位方法為“滿二進一”，所以十進制的 2，在二進制應記為 10，同理，3 為 $11_{(2)}$ ，4 為 $100_{(2)}$ ，餘類推。

按照前節所述，一個二進數，例如 $10101_{(2)}$ 可表示為：

$$\begin{aligned}
 N &= 10101_{(2)} \\
 &= 1 \times 2^4 + 0 \times 2^3 + 1 \times 2^2 + 0 \times 2^1 + 1 \times 2^0 \\
 &= 1 \times 16 + 0 \times 8 + 1 \times 4 + 0 \times 2 + 1 \times 1 \\
 &= 16 + 0 + 4 + 0 + 1 = 21_{(10)}
 \end{aligned}$$

關於二進數與十進數間之轉換將在 1-5 節中加以說明。

下表列出二進數與十進數 0 到 32 間的對照關係

表1-3 十進數和二進數對照表

十 進 數	二 進 數	十 進 數	二 進 數
0	0	16	10000
1	1	17	10001
2	10	18	10010
3	11	19	10011
4	100	20	10100
5	101	21	10101
6	110	22	10110
7	111	23	10111
8	1000	24	11000
9	1001	25	11001
10	1010	26	11010
11	1011	27	11011
12	1100	28	11100
13	1101	29	11101
14	1110	30	11110
15	1111	31	11111
		32	100000

在實際應用上，二進位數系使用的 0，1 兩符號，可用開關中的“開”與“關”，指示燈的“亮”與“滅”，電晶體的“導通”與“截止”等電路狀態來表示；所以二進系統最適宜被用作為機器語言（Machine Language）。事實上，所有計算機在運算時，都採用二進位數目系統。

二進位的四則運算（加、減、乘、除）和十進位的四則運算大致相同，只要我們注意運算時的進位與借位問題，再依照二進制的加法法則與乘法法則就行了。二進位的加法法則與乘法法則如下：

加法法則

$$0+0=0$$

$$0+1=1$$

$$1+0=1$$

乘法法則

$$0 \times 0 = 0$$

$$0 \times 1 = 0$$

$$1 \times 0 = 0$$

6 邏輯電路

$1 + 1 = 10$ (即進位到高一次方之位)

$$1 \times 1 = 1$$

4
進位

下面以四個實例說明二進位四則運算

【例 1-2】 加法

$$\begin{array}{r}
 1111 \leftarrow \text{進位} \\
 1011 \quad (\text{被加數}) \\
 +) 1101 \quad (\text{加數}) \quad \text{相當於} \\
 \hline
 11000 \quad (\text{和})
 \end{array}
 \quad
 \left(\begin{array}{r} 11 \\ + 13 \\ \hline 24 \end{array} \right)_{10}$$

【例 1-3】 減法

$$\begin{array}{r}
 \text{借位} \quad \text{借位} \\
 1010 \quad (\text{被減數}) \\
 -) 101 \quad (\text{減數}) \\
 \hline
 101 \quad (\text{差})
 \end{array}
 \quad
 \left(\begin{array}{r} 10 \\ - 5 \\ \hline 5 \end{array} \right)_{10}$$

【例 1-4】 乘法

$$\begin{array}{r}
 110 \quad (\text{被乘數}) \\
 \times 101 \quad (\text{乘數}) \\
 \hline
 110 \\
 000 \\
 110 \\
 \hline
 11110 \quad (\text{積})
 \end{array}
 \quad
 \left(\begin{array}{r} 6 \\ \times 5 \\ \hline 30 \end{array} \right)_{10}$$

【例 1-5】 除法

$$\begin{array}{r}
 1100 \text{ (商)} \\
 \hline
 \text{(除數) } 110 \overline{) 1001000 \text{ (被除數)}} \\
 \underline{110} \\
 110 \\
 \underline{110} \\
 000
 \end{array}
 \quad
 \left(6\sqrt{72} \right)_{10}
 \begin{array}{r}
 12 \\
 \hline
 6\sqrt{72} \\
 \hline
 72 \\
 \hline
 0
 \end{array}$$

實際上在計算機中減法係利用一種補數方法藉加法運算而得到，這種方法將在 7-6 節中加以討論。而乘或（除）法係利用加或（減）法及右（或左）移的重覆週期運算來完成。

1-3 八進位數目系統 (Octal Number System)

八進位數目系統以 8 為底，基本數字為 0, 1, 2, 3, 4, 5, 6, 7 等八個數字，位值為 8 的各次乘方值，讀者試仿表 (1-1) 列出八進制中各位置名稱及位值

表 1-4 八進數系之位名及位值表

位 名		五 一 二 位	六 十 四 位	八 位	個 位	小 數 點	八 分 位	六 十 四 分 位	五 二 分 位	
位 值		8^3	8^2	8^1	8^0		8^{-1}	8^{-2}	8^{-3}	

8 邏輯電路

記數時每位只能記到七，“滿八進一”到相鄰的高一次方位。

八進數 $142_{(8)}$ ，

$$\begin{aligned}N &= 142_{(8)} \\&= 1 \times 8^2 + 4 \times 8^1 + 2 \times 8^0 \\&= 1 \times 64 + 4 \times 8 + 2 \times 1 \\&= 64 + 32 + 2 = 98_{(10)}\end{aligned}$$

八進數與十進數間轉換上的問題留待 1-5 節中再做討論

表 (1-5) 爲八進數與十進數 0 到 $32_{(8)}$ 間的對照表

表 1-5 十進數和八進數對照表

十進數	八進數	十進數	八進數
0	0	16	20
1	1	17	21
2	2	18	22
3	3	19	23
4	4	20	24
5	5	21	25
6	6	22	26
7	7	23	27
8	10	24	30
9	11	25	31
10	12	26	32
11	13	27	33
12	14	28	34
13	15	29	35
14	16	30	36
15	17	31	37
		32	40