

十五规划计算机系列教材



HUIBIANYUYAN  
CHENGXUSHEJI

# 汇编语言程序设计

主 编：刘 念

副主编：赵美虹 李顺增

崔广才 潘广贞

兵器工业出版社

# 汇编语言程序设计

主 编 刘 念  
副主编 赵美虹 李顺增  
崔广才 潘广贞

兵器工业出版社

## 内 容 简 介

本书共分10章,第1章介绍汇编语言的基础知识,第2章介绍8086计算机的基本结构,第3章介绍寻址方式和8086指令系统,第4章介绍汇编程序的基本框架以及程序开发过程,第5章讲述汇编语言源程序的开发以及开发环境,第6章主要介绍程序设计的基本步骤和结构化程序设计的基本结构,第7章介绍输入/输出程序设计的基本方法和中断调用方法,第8章重点讲述DOS功能调用和BIOS调用方法,第9章简要介绍了彩色图形程序设计,第10章介绍了发声系统的程序设计。本书以8086CPU为背景,由浅入深地介绍了使用汇编语言及程序设计的方法,通过本书的学习,可以帮助读者初步了解计算机的结构和掌握程序设计技巧。

本书可供高等院校计算机以及相关专业的师生作为教材使用,也可供工程技术人员作为参考书使用。

### 图书在版编目(CIP)数据

汇编语言程序设计 / 刘念主编. —北京:兵器工业出版社, 2004. 8  
ISBN 7-80172-283-3

I. 汇... II. 刘... III. 汇编语言 - 程序设计  
IV. TP313

中国版本图书馆CIP数据核字(2004)第076937号

出版发行:兵器工业出版社  
责任编辑:莫丽珠  
邮编社址:100089 北京市海淀区车道沟10号  
经 销:各地新书店  
印 刷:北京市登峰印刷厂  
版 次:2006年2月第1版第2次印刷  
印 数:1851-3850

封面设计:李 晖  
责任校对:郭 芳  
责任印制:王京华  
开 本:787×1092 1/16  
印 张:19.5  
字 数:498千字  
定 价:36.00元

(版权所有 翻印必究 印装有误 负责调换)

# 计算机系列教材编辑工作委员会

主任：闫达远

副主任：李晓梅

委员：（按姓氏笔画为序）

马星国 孔令德 王复兴 王 琰 李凤霞

李 梁 张 华 张岳新 陈立潮 苏春辉

梁建民 梁国栋 崔广才 薛 虹

# 前 言

随着计算机技术的发展和各种软件开发平台的不断涌现，目前完全用汇编语言实现的软件系统已经极为罕见。汇编语言也难以胜任大型软件系统的开发。然而，汇编语言的最大特点就是能充分发挥计算机硬件的特性，汇编语言可以实现高级语言难以胜任甚至无法完成的任务。尤其适合于对时空效率要求较高，与机器硬件密切相关的软件的开发，例如：操作系统的部分核心代码，要求能快速响应的实时系统等。

汇编语言与程序设计作为高等院校计算机及相关专业本科生的技术基础课，是学习操作系统和编译原理等课程的基础，同时，掌握汇编语言知识，对于提高程序设计水平，加深对计算机系统的理解也是非常重要的。

全书共分 10 章，第 1 章介绍了学习汇编语言所需的基础知识，主要是数制以及数制之间的转换和位的基本运算；第 2 章介绍了 8086 计算机的基本结构，重点是 CPU 中寄存器的结构；第 3 章详细介绍了寻址方式和 8086 指令系统，并给出了大量的指令使用实例；第 4 章介绍了汇编程序的基本框架以及程序开发过程，以汇编语句的格式为主，分别介绍了汇编语言的运算符和操作符以及伪指令；第 5 章结合具体实例，讲述了汇编语言源程序的开发以及开发环境，使学生学习完前段内容后就可进行上机练习；第 6 章主要介绍了程序设计的基本步骤，介绍了顺序、分支、循环、过程、宏汇编技术的程序设计方法和技巧；第 7 章介绍了输入/输出程序设计的基本方法和中断调用方法；第 8 章重点讲述 DOS 功能调用和 BIOS 调用方法，使读者对常用外设的编程方法有一定的了解；第 9 章和第 10 章属于提高性的要求，分别介绍了彩色图形和发声系统的程序设计。

通过本书的学习，读者可以系统地学习 8086 汇编语言程序设计的基本技术，这一部分内容自成体系，无需其他先修知识，由于时间仓促，书中难免会有错处，敬请各位读者多多指出，我们将表示由衷的谢意。

编 者  
2004 年 6 月

# 目 录

|                                     |        |
|-------------------------------------|--------|
| <b>第 1 章 基础知识</b> .....             | ( 1 )  |
| 1.1 汇编语言概述 .....                    | ( 1 )  |
| 1.1.1 汇编语言 .....                    | ( 1 )  |
| 1.1.2 高级语言 .....                    | ( 2 )  |
| 1.1.3 汇编语言的优势 .....                 | ( 2 )  |
| 1.2 数据的表示 .....                     | ( 2 )  |
| 1.2.1 数与数制 .....                    | ( 2 )  |
| 1.2.2 计算机中的数据表示 .....               | ( 5 )  |
| 1.2.3 数据类型 .....                    | ( 9 )  |
| 1.3 基本位操作 .....                     | ( 11 ) |
| 1.3.1 逻辑操作 .....                    | ( 11 ) |
| 1.3.2 移位与循环移位 .....                 | ( 12 ) |
| 1.4 小结 .....                        | ( 13 ) |
| <b>第 2 章 计算机系统组织</b> .....          | ( 15 ) |
| 2.1 计算机系统的基本结构 .....                | ( 15 ) |
| 2.1.1 8086 计算机的 CPU .....           | ( 15 ) |
| 2.1.2 8086 寄存器组 .....               | ( 16 ) |
| 2.1.3 段寄存器 .....                    | ( 19 ) |
| 2.2 存储器 .....                       | ( 19 ) |
| 2.2.1 存储单元的地址和内容 .....              | ( 19 ) |
| 2.2.2 存储器寻址 .....                   | ( 20 ) |
| 2.3 系统总线和 I/O 子系统 .....             | ( 23 ) |
| 2.3.1 系统总线 .....                    | ( 23 ) |
| 2.3.2 I/O 子系统 .....                 | ( 24 ) |
| 2.4 小结 .....                        | ( 24 ) |
| <b>第 3 章 8086 指令系统及汇编语言格式</b> ..... | ( 26 ) |
| 3.1 8086 指令系统 .....                 | ( 26 ) |





|            |                       |             |
|------------|-----------------------|-------------|
| 3.1.1      | 指令格式 .....            | (26)        |
| 3.1.2      | 操作数形式 .....           | (27)        |
| 3.2        | 寻址方式 .....            | (27)        |
| 3.2.1      | 什么是寻址方式 .....         | (27)        |
| 3.2.2      | 寻址方式分类 .....          | (28)        |
| 3.2.3      | 与数据有关的寻址方式 .....      | (28)        |
| 3.2.4      | 与地址相关的寻址方式 .....      | (32)        |
| 3.3        | 指令的机器语言表示 .....       | (34)        |
| 3.3.1      | 操作码的机器语言表示 .....      | (35)        |
| 3.3.2      | 指令的机器表示 .....         | (36)        |
| 3.4        | 8086 汇编指令系统 .....     | (38)        |
| 3.4.1      | 数据传送类指令 .....         | (39)        |
| 3.4.2      | 算术运算类指令 .....         | (44)        |
| 3.4.3      | 逻辑运算指令 .....          | (55)        |
| 3.4.4      | 转移类指令 .....           | (59)        |
| 3.4.5      | 字符串操作指令 .....         | (65)        |
| 3.4.6      | 处理器控制指令 .....         | (70)        |
| 3.5        | 中断指令 .....            | (71)        |
| 3.5.1      | 中断简介 .....            | (71)        |
| 3.5.2      | 中断指令 .....            | (72)        |
| 3.6        | 小结 .....              | (73)        |
| <b>第4章</b> | <b>汇编语言程序格式 .....</b> | <b>(78)</b> |
| 4.1        | 地址计数器 .....           | (78)        |
| 4.2        | 汇编语言语句 .....          | (78)        |
| 4.2.1      | 语句类型 .....            | (78)        |
| 4.2.2      | 语名格式及其他 .....         | (78)        |
| 4.3        | 运算符和操作符 .....         | (80)        |
| 4.3.1      | 运算符 .....             | (80)        |
| 4.3.2      | 操作符 .....             | (81)        |
| 4.3.3      | 表达式的运算次序 .....        | (82)        |
| 4.3.4      | 地址表达式 .....           | (83)        |
| 4.4        | 基本伪指令 .....           | (83)        |
| 4.4.1      | 符号定义伪指令 .....         | (83)        |
| 4.4.2      | 数据定义伪指令 .....         | (84)        |
| 4.4.3      | 段和模块定义伪指令 .....       | (85)        |



|                                  |              |
|----------------------------------|--------------|
| 4.4.4 过程定义和通信伪指令 .....           | (87)         |
| 4.5 汇编语言源程序结构 .....              | (90)         |
| 4.6 小结 .....                     | (94)         |
| <b>第5章 汇编语言程序的开发 .....</b>       | <b>(99)</b>  |
| 5.1 开发过程 .....                   | (99)         |
| 5.1.1 开发流程 .....                 | (99)         |
| 5.1.2 汇编程序的作用 .....              | (100)        |
| 5.1.3 开发过程 .....                 | (100)        |
| 5.2 汇编语言程序的开发环境 .....            | (102)        |
| 5.2.1 汇编器 .....                  | (102)        |
| 5.2.2 调试器 .....                  | (103)        |
| 5.3 小结 .....                     | (110)        |
| <b>第6章 基本结构程序设计与汇编语言扩展 .....</b> | <b>(111)</b> |
| 6.1 程序设计的一般过程 .....              | (111)        |
| 6.1.1 算法与流程图 .....               | (111)        |
| 6.1.2 程序设计的一般过程 .....            | (112)        |
| 6.2 基本程序结构 .....                 | (113)        |
| 6.2.1 顺序结构 .....                 | (113)        |
| 6.2.2 分支结构 .....                 | (114)        |
| 6.2.3 循环结构程序设计 .....             | (123)        |
| 6.3 过程 .....                     | (129)        |
| 6.3.1 过程概述 .....                 | (129)        |
| 6.3.2 过程调用方法说明 .....             | (133)        |
| 6.3.3 过程参数的传递 .....              | (134)        |
| 6.3.4 过程的嵌套与递归 .....             | (138)        |
| 6.4 宏指令 .....                    | (143)        |
| 6.4.1 宏指令的定义、调用和展开 .....         | (143)        |
| 6.4.2 宏操作符 .....                 | (145)        |
| 6.4.3 宏指令与过程的区别 .....            | (146)        |
| <b>第7章 输入/输出程序设计 .....</b>       | <b>(148)</b> |
| 7.1 输入/输出的基本概念 .....             | (148)        |
| 7.1.1 CPU 与外设 .....              | (148)        |
| 7.1.2 端口寻址和 I/O 指令 .....         | (150)        |







|                                |              |
|--------------------------------|--------------|
| 7.2 输入/输出基本方式 .....            | (152)        |
| 7.3 程序直接控制输入/输出方式 .....        | (153)        |
| 7.3.1 无条件传送方式 .....            | (153)        |
| 7.3.2 程序查询输入/输出方式 .....        | (154)        |
| 7.4 8086/8088 中断 .....         | (155)        |
| 7.4.1 中断的基本概念及用途 .....         | (156)        |
| 7.4.2 8086/8088 中断分类及向量表 ..... | (157)        |
| 7.5 中断优先级与中断嵌套 .....           | (163)        |
| 7.5.1 中断优先级 .....              | (163)        |
| 7.5.2 中断嵌套 .....               | (163)        |
| 7.6 应用举例 .....                 | (163)        |
| 7.7 小结 .....                   | (170)        |
| <b>第8章 BIOS/DOS 中断 .....</b>   | <b>(172)</b> |
| 8.1 键盘 I/O .....               | (173)        |
| 8.1.1 字符码与扫描码 .....            | (173)        |
| 8.1.2 BIOS 键盘中断 .....          | (175)        |
| 8.1.3 DOS 键盘功能调用 .....         | (176)        |
| 8.2 显示器 I/O .....              | (179)        |
| 8.2.1 字符属性 .....               | (179)        |
| 8.2.2 BIOS 显示中断 .....          | (181)        |
| 8.2.3 DOS 显示功能调用 .....         | (185)        |
| 8.3 打印机 I/O .....              | (186)        |
| 8.3.1 DOS 打印功能 .....           | (187)        |
| 8.3.2 打印机的控制字符 .....           | (188)        |
| 8.3.3 BIOS 打印功能 .....          | (191)        |
| 8.4 串行通信口 I/O .....            | (192)        |
| 8.4.1 串行通信接口 .....             | (193)        |
| 8.4.2 DOS 串行口功能调用 .....        | (193)        |
| 8.4.3 BIOS 串行口功能调用 .....       | (194)        |
| 8.5 磁盘与文件操作 .....              | (197)        |
| 8.5.1 BIOS 磁盘操作 .....          | (198)        |
| 8.5.2 DOS 文件操作 .....           | (201)        |
| 8.5.3 应用举例 .....               | (206)        |
| 8.6 程序驻留技术 .....               | (209)        |
| 8.6.1 内存管理 .....               | (210)        |



|                                 |              |
|---------------------------------|--------------|
| 8.6.2 触发方式 .....                | (213)        |
| 8.6.3 应用举例 .....                | (213)        |
| 8.7 小结 .....                    | (218)        |
| <b>第9章 彩色图形程序设计 .....</b>       | <b>(220)</b> |
| 9.1 显示方式 .....                  | (220)        |
| 9.1.1 显示分辨率 .....               | (220)        |
| 9.1.2 BIOS 设置显示方式 .....         | (221)        |
| 9.2 视频显示存储器 .....               | (224)        |
| 9.2.1 图形存储器映像 .....             | (224)        |
| 9.2.2 数据到颜色的转换 .....            | (226)        |
| 9.2.3 直接视频显示 .....              | (227)        |
| 9.3 EGA/VGA 图形程序设计 .....        | (231)        |
| 9.3.1 读写像素 .....                | (232)        |
| 9.3.2 图形方式下的文本显示 .....          | (238)        |
| 9.3.3 彩色绘图程序 .....              | (241)        |
| 9.3.4 动画显示技术 .....              | (246)        |
| 9.4 画直线——在两点间画一直线 .....         | (248)        |
| 9.5 绘制圆形 .....                  | (260)        |
| 9.6 扫描线填充三角形 .....              | (265)        |
| 9.7 屏幕显示缓冲区的内容转存至文件 .....       | (271)        |
| 9.8 数据从文件装入到显示缓冲区 .....         | (275)        |
| 9.9 产生一个 BMP 文件 .....           | (277)        |
| 9.10 利用鼠标绘图 .....               | (280)        |
| <b>第10章 发声系统的程序设计 .....</b>     | <b>(283)</b> |
| 10.1 通用发声程序 .....               | (283)        |
| 10.1.1 可编程时间间隔定时器 8253/54 ..... | (283)        |
| 10.1.2 扬声器驱动方式 .....            | (286)        |
| 10.1.3 通用发声程序 .....             | (287)        |
| 10.1.4 80x86PC 的时间延迟 .....      | (289)        |
| 10.2 乐曲程序 .....                 | (291)        |
| 10.2.1 音调与频率和时间的关系 .....        | (291)        |
| 10.2.2 演奏乐曲的程序 .....            | (292)        |
| 10.2.3 键盘控制发声程序 .....           | (295)        |
| 10.3 报警程序 .....                 | (296)        |



# 第1章 基础知识

本章介绍学习汇编语言程序设计所必须具备的基本知识，主要包括汇编语言的基本概念及计算机中数据的表示方法。通过本章的学习，读者应了解什么是汇编语言、汇编语言的特点和意义、数据的组织（字节、字和双字）、带符号数的二进制补码表示、BCD码以及基本位操作等。尤其要深刻理解：对于一个二进制数，其具体含义依赖于使用者的解释。

## 1.1 汇编语言概述

汇编语言是机器语言的符号表示形式。在汇编语言出现之前，计算机使用机器语言来控制计算机的各种动作。因为构成计算机硬件本身的各个部件是基于二值逻辑的，这些部件只能识别0和1两个状态，计算机能直接识别并进行处理的只有0、1组成的二进制代码。其功能就是记忆、传输和加工二进制信息0或1。所谓机器语言，就是用“0”和“1”所组成的一串二进制数所表示的命令或数据，机器的硬件可以直接识别和执行，不需要进行翻译。机器语言的特点是命令代码效率高，但不容易记忆，不利于推广和使用；程序员借助机器语言编程时，要用一串由0和1所组成的二进制数值表示指令和地址，不但费时费力，而且容易出错。汇编语言将机器语言指令和地址符号化，程序员只需要记住符号名并用其编程，汇编器负责把汇编程序翻译成机器指令和正确的地址数值。

### 1.1.1 汇编语言

汇编语言是为了克服机器语言难以记忆、表达和阅读的缺点，人们将机器语言中的指令符号化，以直观、便于记忆的符号来表示指令，这些符号被称作指令助记符（Mnemonic）。例如，用ADD表示加法指令，MOV表示传送指令，MUL表示乘法指令等。

以助记符描述的指令称作汇编格式指令或符号指令，通常简称指令。指令和伪指令的集合及其程序设计规则便构成了汇编语言。伪指令的概念将在第3章介绍。用汇编语言编写的程序就是汇编语言源程序。

利用汇编语言，计算表达式 $67 * 15 - 10$ 的程序代码如下：

```
MOV    AL, 67
MOV    BL, 15
MUL   BL
SUB    AX, 10
```

显然，用汇编语言编写的程序要比机器代码更容易理解。

然而，汇编语言仅仅是机器语言的符号化，每条汇编语言指令均对应惟一的机器指令，因而与机器语言并无本质区别，即具有机器语言“与机器的密切相关性”等特点，只是在



直观和记忆方面有了改进。

### 1.1.2 高级语言

虽然汇编语言较机器语言在记忆和直观等方面有了很大的改进，但并无本质上的飞跃。人们迫切希望有一种接近自然语言或数学表达形式的程序设计语言，使程序设计工作能避开与机器硬件相关的细节，而着重于解决问题的算法本身，因此便产生了高级语言。例如，可以在程序中直接使用表达式  $36 \times 68 + 10$ 。目前，常用的高级语言有数十种，如 Pascal、C、C++、Basic、Java 等。

高级语言在程序设计的简易性与代码的可移植性等方面有了质的提高。当然，用高级语言编写的源程序必须经过编译和连接，将其转换为可执行程序或借助于解释程序方可运行。

### 1.1.3 汇编语言的优势

高级语言简单、易学且开发效率高，而汇编语言复杂、难懂、开发效率低。那么，是否就意味着没有必要学习和使用汇编语言了呢？对于这一问题，也存在着不同看法。支持使用汇编语言的观点认为，汇编语言具有如下优势：

- 用汇编语言容易得到高时空效率的程序。由于汇编语言本质上就是机器语言，可直接、有效地控制计算机硬件，因而与高级语言相比，容易得到运行速度快，执行代码短、占用内存空间少的高时空效率的目标程序。

- 用汇编语言能设计出高级语言无法实现的程序。正是由于与机器的密切相关性，使得汇编语言能充分利用计算机的硬件特性，编写出与硬件紧密相关而高级语言又无法实现的程序来。

尽管如此，汇编语言还是在某些方面具有高级语言无法比拟的独特优势。因此，汇编语言的意义可归纳为如下四个方面：

1. 速度：对于同一个问题，用汇编语言设计出的程序能达到“运行速度最快”。
2. 空间：对于同一个问题，用汇编语言设计出的程序能达到“占用空间最少”。
3. 功能：汇编语言可以实现高级语言难以胜任甚至不能完成的任务。
4. 知识：掌握汇编语言知识，有助于加深对计算机系统特别是程序执行逻辑的理解，有助于写出更好的高级语言程序来。很难想像，一个没有汇编语言知识的程序员能写出高质量的程序来。至少对于计算机专业人员来说，汇编语言是非常重要的。

当然，我们不能期望用汇编语言开发大型的应用软件系统，而应尽可能扬长避短。汇编语言正是由于其“面向机器”的特点，广泛用于高性能软件的开发中，例如，操作系统的核心代码要求有快速响应的实时系统等。

虽然汇编语言不具有通用性，不同类型 CPU 的指令系统可能有较大差异，但其原理和方法是具有普遍性的。只要熟练掌握一种汇编语言，再学习其他汇编语言是相当容易的。

## 1.2 数据的表示

### 1.2.1 数与数制

数制是指用一组固定的数字符号和统一的规则表示数的方法。基数和权是数制要涉及到



的两个基本概念。数制中，每个数位（数字位置）所用到的不同数字的个数叫做基数。常用的十进制，是采用0~9这10个数字表示的，它的基数是10。在一个数中，数字在不同的数位所代表的数值是不同的，每个数字所表示的数值等于它本身乘以与所在数位有关的常数，通常称这个常数为位权，简称权。例如，十进制数个位的位权是1，十位的位权是10，百位的位权是100，千位的位权是1000等。相邻两位权的比值就等于基数。一个数的数值大小就等于它的各位数码乘以相应位权的总和。

### 1. 数制

计算机常用的数制有二进制、八进制、十进制、十六进制。

#### 1) 十进制

由十个数字0~9组成，基数为10，小数点左边从右至左其各位的位权依次是： $10^0$ ， $10^1$ ， $10^2$ ， $10^3$ ，…；小数点右边从左至右其各位的位权依次是： $10^{-1}$ ， $10^{-2}$ ， $10^{-3}$ ，…。

例如，十进制数678.5可以表示为

$$678.5 = 6 \times 10^2 + 7 \times 10^1 + 8 \times 10^0 + 5 \times 10^{-1}$$

十进制数值的表示方法是在0~9数字序列后可跟一个字母D或不跟D，例如，128D或128。十进制实数的表示分为底数与指数两部分，正号“+”可有可无，指数部分写在E之后，若省略E，则底数部分应有小数点。例如， $1E-32$ ，3.1415。

#### 2) 二进制

由数字0和1组成，基数为2。小数点左边从右至左其各位的位权依次是： $2^0$ ， $2^1$ ， $2^2$ ，…；小数点右边从左至右其各位的位权依次是： $2^{-1}$ ， $2^{-2}$ ， $2^{-3}$ ，…。表示方法是在0、1序列后跟一个字母B，例如，110B、1100011B。

#### 3) 八进制

计算机中经常使用的八进制和十六进制可用于解决二进制数书写长且不易阅读的问题。八进制数由0~7共8个数字组成，基数为8，小数点左边从右至左其各位的位权依次是： $8^0$ ， $8^1$ ， $8^2$ ，…；小数点右边从左至右其各位的位权依次是： $8^{-1}$ ， $8^{-2}$ ， $8^{-3}$ ，…。表示方法是在0~7组成的数后跟一个字母O或Q。例如，1477O或1477Q。

#### 4) 十六进制

由16个数字符号（数字0~9、符号A、B、C、D、E、F）组成，16为基数。小数点左边从右至左其各位的位权依次是： $16^0$ ， $16^1$ ， $16^2$ ，…；小数点右边从左至右其各位的位权依次是： $16^{-1}$ ， $16^{-2}$ ， $16^{-3}$ ，…。表示方法是在0~9的数字或A~E的字母序列之后跟一个字母H，但必须以数字打头，例如，40490EH、0C0000H。

### 2. 数制的转换

#### 1) 十六进制数转换为二进制数

不论是十六进制的整数还是小数，只要把每一位十六进制的数用相应的4位二进制数代替，就可以转换为二进制数。

【例1-1】将 $(3AB)_{16}$ 转换为二进制数。

|      |      |      |
|------|------|------|
| 3    | A    | B    |
|      |      |      |
| 0011 | 1010 | 1011 |

$$(3AB)_{16} = (0011 \ 1010 \ 1011)_2 = (11 \ 1010 \ 1011)_2$$





【例 1-2】将  $(0.7A53)_{16}$  转换为二进制数

|      |      |      |      |
|------|------|------|------|
| 7    | A    | 5    | 3    |
|      |      |      |      |
| 0111 | 1010 | 0101 | 0011 |

$$(0.7A53)_{16} = (0.0111\ 1010\ 0101\ 0011)_2$$

2) 二进制数转换为十六进制数

二进制的整数部分由小数点向左，每 4 位一分，最前面不足 4 位的在前面补 0；小数部分由小数点向右，每 4 位一分，最后不足 4 位的后面补 0。然后把每 4 位二进制数用相应的十六进制数代替，即可转换为十六进制数。

【例 1-3】将  $(1101111100011.100101111)_2$  转换为十六进制数。

|      |      |      |      |      |      |      |
|------|------|------|------|------|------|------|
| 0001 | 1011 | 1110 | 0011 | 1001 | 0111 | 1000 |
|      |      |      |      |      |      |      |
| 1    | B    | E    | 3    | 9    | 7    | 8    |

$$(1101111100011.100101111)_2 = (1BE3.978)_{16}$$

总之，数在机器中是用二进制表示的，但是，一个二进制数书写起来太长，且容易出错。大部分微型机的字长是 4 位、8 位、16 位或 32 位的，都是 4 的整数倍，在书写时用十六进制来表示。一个字节就可以用两位十六进制数表示，两个字节可以用 4 位十六进制表示，书写、阅读方便且不容易出错。

3) 十进制整数转换成二进制整数

一般采用的方法是除 2 取余法。

具体做法为：将十进制数除以 2，得到一个商和一个余数；再将商除以 2，又得到一个商和一个余数；继续这一过程，直到商等于 0 为止。每次得到的余数（必定是 0 或 1）就是对应二进制数的各位数字。

【例 1-4】将十进制数 97 转换成二进制数。其过程如下：

|    |    |       |             |
|----|----|-------|-------------|
| 2  | 97 |       | 即 $A_0 = 1$ |
| 2  | 48 |       | 即 $A_1 = 0$ |
| 2  | 24 |       | 即 $A_2 = 0$ |
| 2  | 12 |       | 即 $A_3 = 0$ |
| 2  | 6  |       | 即 $A_4 = 0$ |
| 2  | 3  |       | 即 $A_5 = 1$ |
| 2  | 1  | 余数为 1 | 即 $A_6 = 1$ |
| 商为 | 0  | 余数为 0 | 结束          |

最后结果为

$$(97)_{10} = (A_6 A_5 A_4 A_3 A_2 A_1 A_0)_2 = (1100001)_2$$

4) 十进制小数转换成二进制小数

一般的方法为乘 2 取整方法。

具体做法为：用 2 乘以十进制小数，得到整数和小数部分；再用 2 乘以小数部分，又得到一个整数和一个小数部分；继续这一过程，直到余下的小数部分为 0 或满足精度要求为



止。最后将每次得到的整数部分（必定是0或1）按先后顺序从左到右排列即得到所对应的二进制小数。

【例1-5】将十进制小数0.6875转换成二进制小数。其过程如下：

$$\begin{array}{r}
 0.6875 \\
 \times 2 \\
 \hline
 1.3750 \quad \text{整数部分为1, 即 } A_{21} = 1 \\
 \quad 0.3750 \quad \text{余下的小数部分} \\
 \times 2 \\
 \hline
 0.7500 \quad \text{整数部分为0, 即 } A_{22} = 0 \\
 \quad 0.7500 \quad \text{余下的小数部分} \\
 \times 2 \\
 \hline
 1.5000 \quad \text{整数部分为1, 即 } A_{23} = 1 \\
 \quad 0.5000 \quad \text{余下的小数部分} \\
 \times 2 \\
 \hline
 1.0000 \quad \text{整数部分为1, 即 } A_{24} = 1 \\
 \quad 0.0000 \quad \text{余下的小数部分为0, 结束}
 \end{array}$$

最后结果为

$$(0.6875)_{10} = (0.A_{21}A_{22}A_{23}A_{24})_2 = (0.1011)_2$$

为了将一个既有整数部分又有小数部分的十进制数转换成二进制数，可以将其整数部分和小数部分分别进行转换，然后再组合起来。

### 1.2.2 计算机中的数据表示

计算机只能识别二进制数，因此数、字符等在计算机中都是使用二进制形式表示的。数可以分为带符号数和无符号数。

#### 1. 带符号数的表示法

##### 1) 机器数与真值

上面提到的二进制数，没有提到符号问题，故是一种无符号数的表示。数总有正负之分，那么符号在计算机中又是如何表示的呢？机器中通常用一个数的最高位表示符号位。字长为8位的数，用最高位D7表示符号位，余下的7位D6~D0为数字位，符号位为“0”表示正，为“1”表示负。如：

$$X = (0101 \ 1011)_2 = +91$$

而

$$X = (1101 \ 1011)_2 = -91$$

这样连同符号位在一起的一个数，称为机器数，它的数值称为机器数的真值。

为了运算方便，即统一加减运算，机器中的负数有3种表示法——原码、反码和补码。

##### 2) 原码

若正数的符号位用“0”表示，负数的符号位用“1”表示，这种表示法就称为原码。

$$X = +105, [X] = 0 \ 1101001$$

$$X = -105, [X] = 1 \ 1101001$$

|            |  
符号位    数值





其中，字长为 8 位的数，其最高位为符号位，后面 7 位是数值；若字长为 16 位，则后面的 15 位是数值。用原码表示时，+105 和 -105 它们的数值位相同，而符号位不同。

原码表示简单易懂，与真值的转换方便。但是，两个异号数相加或两个同号数相减，就要做减法，难以实现加减法的统一。反码和补码的引进，就是为了把减法运算转换为加法运算。8 位二进制的原码如表 1-1 所示。

### 3) 反码

当一个带符号数由反码表示时，最高位为符号位。当符号位为 0（即正数）时，后面的七位为数值部分；当符号位为 1（即负数）时，后面几位表示的不是此负数的数值，一定要把它们按位取反，才能得到它的数值。例如，一个反码表示的数为

10010100

这是一个负数，它不表示  $(-20)_{10}$ ，而表示的是

$$\begin{aligned} -1101011 &= -(1 \times 2^6 + 1 \times 2^5 + 1 \times 2^3 + 1 \times 2^1 + 1) \\ &= -(64 + 32 + 8 + 3) = (-107)_{10} \end{aligned}$$

$$[(+4)]_{\text{反}} = 0 \quad \underline{0000100}$$

|            |

符号位    二进制数值

$$[(+31)]_{\text{反}} = 0 \quad \underline{0011111}$$

|            |

符号位    二进制数值

$$[(+127)]_{\text{反}} = 0 \quad \underline{1111111}$$

|            |

符号位    二进制数值

而负数的反码是它的正数连同符号位按位取反而形成的。如：

$$[(+4)]_{\text{反}} = 0 \ 0000100, [(-4)]_{\text{反}} = 1 \ 1111011$$

$$[(+31)]_{\text{反}} = 0 \ 0011111, [(-31)]_{\text{反}} = 1 \ 1100000$$

$$[(+127)]_{\text{反}} = 0 \ 1111111, [(-127)]_{\text{反}} = 1 \ 0000000$$

$$[(+0)]_{\text{反}} = 0 \ 0000000, [(-0)]_{\text{反}} = 1 \ 1111111$$

负数反码的表示与原码表示有很大的区别：最高位仍为符号位，“0”表示正数，“1”表示负数，但数值位就不同了。如：

$$[(-127)]_{\text{反}} = 1 \quad \underline{0000000}$$

|            |

符号位    取反 = 数值

8 位二进制数的反码表示如表 1-2 所示。

### 4) 补码

正数的补码表示与原码相同，即最高位为符号位，“0”表示正数，其余位为数值。如：





|                           |                |
|---------------------------|----------------|
| $[(+4)]_{\text{补}} = 0$   | <u>0000100</u> |
|                           |                |
| 符号位                       | 二进制数值          |
| $[(+31)]_{\text{补}} = 0$  | <u>0011111</u> |
|                           |                |
| 符号位                       | 二进制数值          |
| $[(+127)]_{\text{补}} = 0$ | <u>1111111</u> |
|                           |                |
| 符号位                       | 二进制数值          |

反码的特点有以下3点:

(1) “0”有两种表示法。

(2) 8位二进制反码所能表示的数值范围为  $-127 \sim +127$ 。

(3) 负数的补码是先求其反码,再在最后位(即最低位)加1。如:

$$\begin{aligned}
 [(+4)]_{\text{原}} &= 00000100, [(-4)]_{\text{反}} = 11111011, [(-4)]_{\text{补}} = 11111100, \\
 [(+31)]_{\text{原}} &= 00011111, [(-31)]_{\text{反}} = 11100000, [(-31)]_{\text{补}} = 11100001, \\
 [(+127)]_{\text{原}} &= 01111111, [(-127)]_{\text{反}} = 10000000, [(-127)]_{\text{补}} = 10000001, \\
 [(+0)]_{\text{原}} &= 00000000, [(-0)]_{\text{反}} = 11111111, [(-0)]_{\text{补}} = 00000000
 \end{aligned}$$

8位带符号位的补码表示如表1-1所示,有以下特点:

(1)  $[+0]_{\text{补}} = [-0]_{\text{补}} = 00000000$ 。

(2) 8位二进制补码所能表示的数值为  $-128 \sim +127$ 。

(3) 一个用补码表示的二进制数,最高位为符号位,当符号位为“0”(即正数)时,其余七位即为此数的二进制值;当符号位为“1”(即负数)时,其余几位不是此数的数值,其数值获取的方法是将其按位取反,并在最低位加1。

【例1-6】 $[X]_{\text{补}} = 10010100$ ,它不等于  $(-20)_{10}$ ,它的数值为由0010100按位取反得1101011,然后再加1为1101100。即

$$\begin{aligned}
 X &= -1101100 = -(1 \times 2^6 + 1 \times 2^5 + 1 \times 2^3 + 1 \times 2^2) \\
 &= -(64 + 32 + 8 + 4) = (-108)_{10}
 \end{aligned}$$

当负数采用补码表示时,就可以把减法转换为加法。

【例1-7】 $X = 64 - 10 = 64 + (-10)$

$$\begin{aligned}
 [X]_{\text{补}} &= [64]_{\text{补}} + [-10]_{\text{补}} \\
 + 64 &= [64]_{\text{补}} = 01000000 \\
 + 10 &= 00001010 \\
 [-10]_{\text{补}} &= 11110110
 \end{aligned}$$

【例1-8】 $34 - 68 = 34 + (-68)$

$$\begin{aligned}
 [+34]_{\text{补}} &= 00100010 \\
 [+68]_{\text{补}} &= 01000100 \\
 [-68]_{\text{补}} &= 10111100
 \end{aligned}$$

于是

