



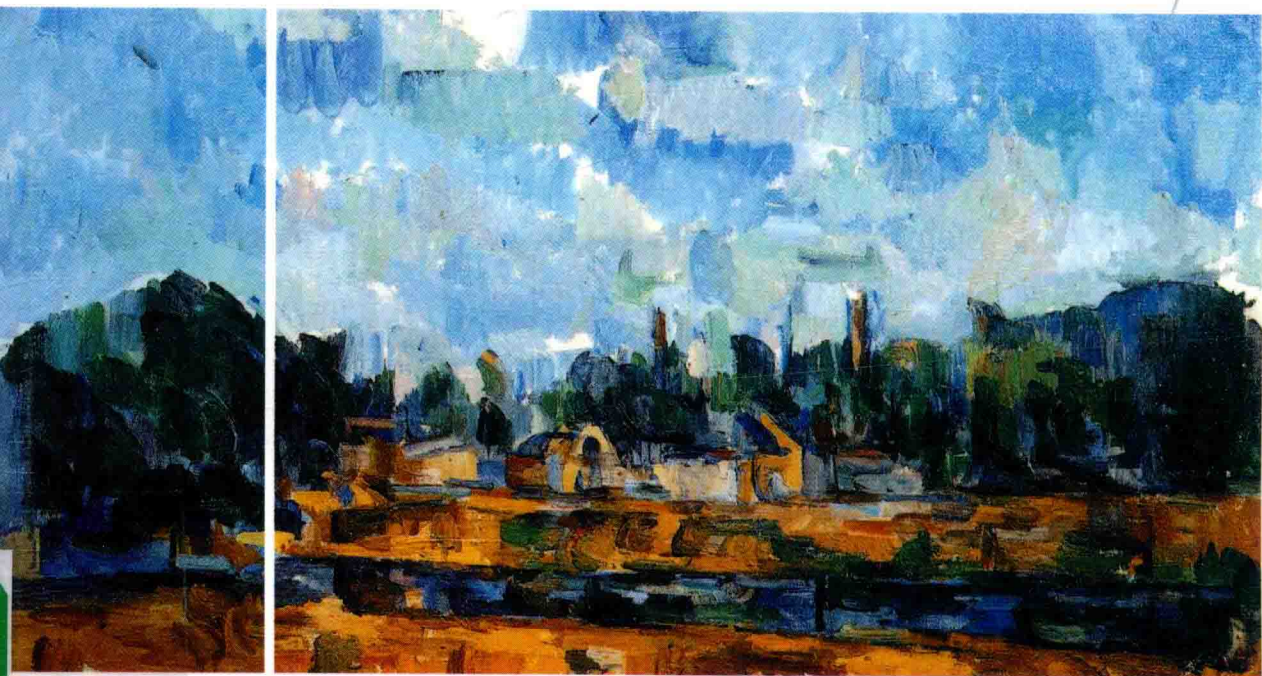
“十三五”江苏省高等学校重点教材



21世纪高等学校计算机  
基础实用规划教材

# SoC单片机 原理与应用 (第二版)

◎ 鲍可进 主编



清华大学出版社





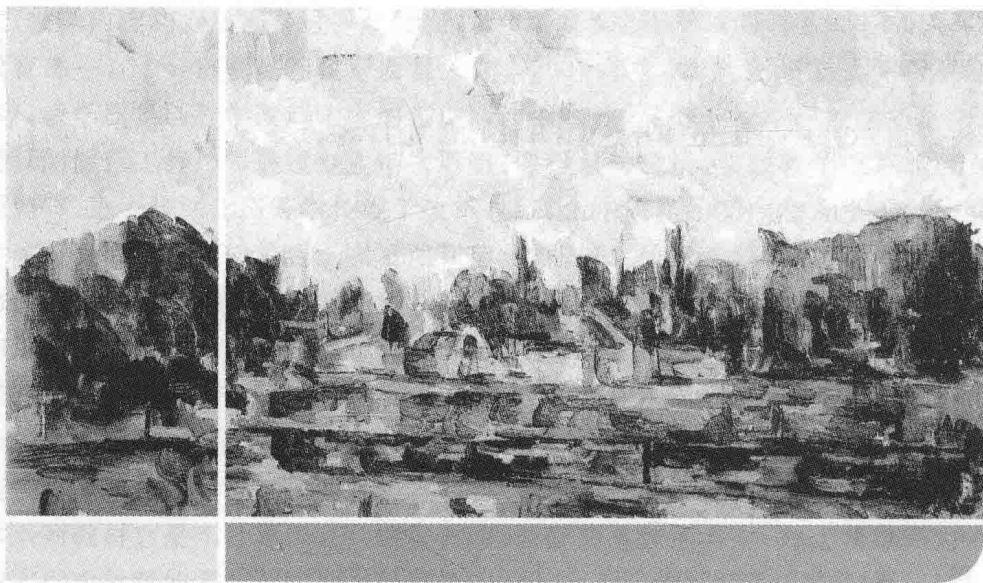
“十三五”江苏省高等学校重点教材  
(编号: 2016-1-012)



21世纪高等学校计算机  
基础实用规划教材

# SoC单片机原理与应用 (第二版)

◎ 鲍可进 主编 赵念强 申屠浩 陈向益 参编



清华大学出版社  
北京

## 内 容 简 介

本书以 C8051F020 为例介绍 SoC 型的单片机原理及应用,该系列单片机具有与 MCS-51 完全兼容的指令内核和丰富的外设接口及片内资源。书中详细叙述了该单片机的基本结构、指令系统及用 C51 语言对片内资源的编程方法、C8051F 单片机应用系统的开发方法及实验项目等方面的内容。书中提供大量习题、实验题、应用实例及程序源码,以供读者练习;同时作者还提供了用于教学的 PPT 教案。

全书内容自成体系,语言通俗流畅,结构合理紧凑。本书既可作为高等院校单片机课程的教材及实验指导书,也可作为相关电子技术人员的参考书。

本书封面贴有清华大学出版社防伪标签,无标签者不得销售。

版权所有,侵权必究。侵权举报电话:010-62782989 13701121933

### 图书在版编目(CIP)数据

SoC 单片机原理与应用/鲍可进主编. —2 版. —北京:清华大学出版社,2017  
(21 世纪高等学校计算机基础实用规划教材)  
ISBN 978-7-302-46156-2

I. ①S… II. ①鲍… III. ①单片微型计算机 IV. ①TP368.1

中国版本图书馆 CIP 数据核字(2017)第 013702 号

责任编辑:黄 芝 李 晔

封面设计:刘 键

责任校对:梁 毅

责任印制:何 芊

出版发行:清华大学出版社

网 址: <http://www.tup.com.cn>, <http://www.wqbook.com>

地 址:北京清华大学学研大厦 A 座 邮 编:100084

社总机:010-62770175 邮 购:010-62786544

投稿与读者服务:010-62776969, [c-service@tup.tsinghua.edu.cn](mailto:c-service@tup.tsinghua.edu.cn)

质 量 反 馈:010-62772015, [zhiliang@tup.tsinghua.edu.cn](mailto:zhiliang@tup.tsinghua.edu.cn)

课 件 下 载: <http://www.tup.com.cn>, 010-62795954

印 装 者:三河市春园印刷有限公司

经 销:全国新华书店

开 本:185mm×260mm 印 张:23.5 字 数:592 千字

版 次:2011 年 1 月第 1 版 2017 年 5 月第 2 版 印 次:2017 年 5 月第 1 次印刷

印 数:1~2000

定 价:49.50 元

产品编号:069915-01

# 出版说明

随着我国改革开放的进一步深化,高等教育也得到了快速发展,各地高校紧密结合地方经济建设发展需要,科学运用市场调节机制,加大了使用信息科学等现代科学技术提升、改造传统学科专业的投入力度,通过教育改革合理调整和配置了教育资源,优化了传统学科专业,积极为地方经济建设输送人才,为我国经济社会的快速、健康和可持续发展以及高等教育自身的改革发展做出了巨大贡献。但是,高等教育质量还需要进一步提高以适应经济社会发展的需要,不少高校的专业设置和结构不尽合理,教师队伍整体素质亟待提高,人才培养模式、教学内容和教学方法需要进一步转变,学生的实践能力和创新精神亟待加强。

教育部一直十分重视高等教育质量工作。2007年1月,教育部下发了《关于实施高等学校本科教学质量与教学改革工程的意见》,计划实施“高等学校本科教学质量与教学改革工程(简称‘质量工程’)”,通过专业结构调整、课程教材建设、实践教学改革、教学团队建设等多项内容,进一步深化高等学校教学改革,提高人才培养的能力和水平,更好地满足经济社会发展对高素质人才的需要。在贯彻和落实教育部“质量工程”的过程中,各地高校发挥师资力量强、办学经验丰富、教学资源充裕等优势,对其特色专业及特色课程(群)加以规划、整理和总结,更新教学内容、改革课程体系,建设了一大批内容新、体系新、方法新、手段新的特色课程。在此基础上,经教育部相关教学指导委员会专家的指导和建议,清华大学出版社在多个领域精选各高校的特色课程,分别规划出版系列教材,以配合“质量工程”的实施,满足各高校教学质量和教学改革的需要。

本系列教材立足于计算机公共课程领域,以公共基础课为主、专业基础课为辅,横向满足高校多层次教学的需要。在规划过程中体现了如下一些基本原则和特点。

(1) 面向多层次、多学科专业,强调计算机在各专业中的应用。教材内容坚持基本理论适度,反映各层次对基本理论和原理的需求,同时加强实践和应用环节。

(2) 反映教学需要,促进教学发展。教材要适应多样化的教学需要,正确把握教学内容和课程体系的改革方向,在选择教材内容和编写体系时注意体现素质教育、创新能力与实践能力的培养,为学生的知识、能力、素质协调发展创造条件。

(3) 实施精品战略,突出重点,保证质量。规划教材把重点放在公共基础课和专业基础课的教材建设上;特别注意选择并安排一部分原来基础比较好的优秀教材或讲义修订再版,逐步形成精品教材;提倡并鼓励编写体现教学质量和教学改革成果的教材。

(4) 主张一纲多本,合理配套。基础课和专业基础课教材配套,同一门课程可以有针对不同层次、面向不同专业的多本具有各自内容特点的教材。处理好教材统一性与多样化,基本教材与辅助教材、教学参考书,文字教材与软件教材的关系,实现教材系列资源配套。

(5) 依靠专家,择优选用。在制定教材规划时依靠各课程专家在调查研究本课程教材建设现状的基础上提出规划选题。在落实主编人选时,要引入竞争机制,通过申报、评审确定主题。书稿完成后要认真实行审稿程序,确保出书质量。

繁荣教材出版事业,提高教材质量的关键是教师。建立一支高水平教材编写梯队才能保证教材的编写质量和建设力度,希望有志于教材建设的教师能够加入到我们的编写队伍中来。

21 世纪高等学校计算机基础实用规划教材  
联系人:魏江江 weijj@tup.tsinghua.edu.cn

# 前言 (第二版)

---

单片微型计算机简称单片机,是典型的嵌入式微控制器。随着电子技术的飞速发展,目前的单片机已经集成了 A/D、D/A 转换器,存储器, I<sup>2</sup>C, CAN、SPI 总线接口及一些专用外设,形成了 SoC(System on Chip)型的单片机,或称为系统级芯片,也有称片上系统,在工业控制、机电一体化、通信终端、智能仪表、家用电器等诸多领域中得到了广泛应用,已成为传统机电设备进化为智能化机电设备的重要手段。因此高等理工院校师生和工程技术人员了解和掌握 SoC 型的单片机原理和应用技术是十分必要的。

目前单片机已经形成很多种类, C8051F 系列单片机就是一种典型的 SoC 型单片机,原是 Cygnal 公司的产品,该公司于 2003 年并入 Silicon Laboratories 公司。C8051F 系列单片机具有与 MCS-51 完全兼容的指令内核,采用流水线处理(pipe line)技术,不再区分时钟周期和机器周期,能在执行指令期间预处理下一条指令,提高了指令执行效率。而且大部分 C8051F 单片机具备控制系统所需的模拟和数字外设,包括看门狗、ADC、DAC、电压比较器、电压基准输出、定时器、PWM、定时器捕捉和方波输出等,并具备多种总线接口,包括 UART、SPI、SMBUS(与 I<sup>2</sup>C 兼容)总线以及 CAN 总线等。C8051F 系列单片机采用 Flash ROM 技术,集成 JTAG,支持在线编程和调试。C8051F 系列单片机诸多特点和优越性,使其广受单片机系统设计工程师青睐,成为很多测控系统设计的首选机型。

本书以 C8051F020 为讲述对象,是因为该单片机为 C8051F 系列单片机中功能较全、最具有代表性的一款。熟悉了 C8051F020 单片机工作原理和编程方法后,可较快地对 C8051F 系列的其他单片机上手编程。事实上,模拟和数字外设以及各种总线具有共性,因而本书也可作为其他厂商单片机的参考资料,书中例程稍加修改,即可应用于其他单片机。而且本书大部分代码采用 C51 语言编写,这也是单片机应用的发展方向,同时增强了程序的可读性和可移植性。

书中对于 C51 的介绍着重在与标准 C 语言的不同之处,读者应该在具备一定 C 语言编程知识的基础上阅读本书内容。书中大部分章节附有习题,以供读者练习。本书配套提供教学用 PPT、实验的源代码的电子文档(请访问清华大学出版社网站获取),供读者参考。

此次再版重点修改了有关知识点的叙述,尽量实用和简洁,删除了部分不经常用的器件的叙述,增加了部分实用项目的关键技术例程及解读,对 TI 公司具有无线通信功能的 51 单片机进行了简单的介绍。

本书由鲍可进担任主编,书中第 1 章、第 2 章、第 5 章由鲍可进编写,第 4 章由赵念强编

写,第3章由赵念强、申屠浩编写、第6章由申屠浩、赵念强编写、第7章由陈向益、鲍可进编写、第8章由陈向益编写,鲍可进对全书进行了修改并统稿。

在编写过程中,我们参考了有关书刊、资料,在此对有关作者一并表示感谢。

由于水平有限,书中不妥之处在所难免,恳请读者批评指正。

编者

2016年9月

## 图书资源支持

感谢您一直以来对清华版图书的支持和爱护。为了配合本书的使用,本书提供配套的素材,有需求的用户请到清华大学出版社主页(<http://www.tup.com.cn>)上查询和下载,也可以拨打电话或发送电子邮件咨询。

如果您在使用本书的过程中遇到了什么问题,或者有相关图书出版计划,也请您发邮件告诉我们,以便我们更好地为您服务。

### 我们的联系方式:

地 址: 北京海淀区双清路学研大厦 A 座 707

邮 编: 100084

电 话: 010-62770175-4604

资源下载: <http://www.tup.com.cn>

电子邮件: [weijj@tup.tsinghua.edu.cn](mailto:weijj@tup.tsinghua.edu.cn)

QQ: 883604(请写明您的单位和姓名)

用微信扫一扫右边的二维码,即可关注清华大学出版社公众号“书圈”。



扫一扫  
资源下载、样书申请  
新书推荐、技术交流



# 目 录

第 1 章 概述	1
1.1 单片机的发展概况	1
1.1.1 单片机的发展历史	1
1.1.2 典型的 8 位单片机产品	4
1.2 单片机的应用及发展趋势	10
1.2.1 单片机的应用	10
1.2.2 单片机的发展趋势	11
习题 1	14
第 2 章 SoC 单片机的结构与原理	15
2.1 C8051F 系列单片机总体结构	15
2.1.1 C8051F 系列单片机简介	15
2.1.2 CIP-51 内核	16
2.1.3 C8051F020 单片机的片上资源	17
2.2 C8051F020 存储器组织	20
2.2.1 程序存储器	20
2.2.2 内部数据存储器	21
2.2.3 特殊功能寄存器	21
2.2.4 位寻址区	25
2.2.5 外部 RAM 和片内 XRAM	25
2.3 中断系统	26
2.3.1 中断概念	26
2.3.2 C8051F 中断系统	27
2.4 端口输入/输出	36
2.4.1 优先权交叉开关译码器	39
2.4.2 端口 0~3 的 I/O 初始化	41
2.4.3 端口 4~7	43
2.4.4 端口特殊功能寄存器	45
2.4.5 交叉开关引脚分配示例	47
2.4.6 片上资源配置工具 Config 的应用	48

2.5	电源管理方式	55
2.5.1	空闲方式	56
2.5.2	停机方式	57
2.6	复位与时钟	57
2.6.1	复位源	57
2.6.2	上电/掉电复位	58
2.6.3	外部复位	60
2.6.4	内部复位	60
2.6.5	系统时钟	62
	习题 2	68
<b>第 3 章 51 单片机编程语言</b>		69
3.1	单片机的编程语言概述	69
3.2	CIP-51 指令介绍	69
3.2.1	寻址方式	70
3.2.2	51 指令集	71
3.3	汇编语言	78
3.3.1	伪指令	78
3.3.2	顺序程序设计	81
3.3.3	分支程序设计	82
3.3.4	循环程序设计	83
3.3.5	子程序设计	88
3.4	C51 语言	93
3.4.1	C51 关键字	94
3.4.2	C51 变量定义	95
3.4.3	C51 数据类型	98
3.4.4	C51 指针类型	101
3.4.5	C51 函数定义	103
3.4.6	C51 程序设计的注意事项	106
	习题 3	107
<b>第 4 章 SoC 单片机的片内功能部件</b>		109
4.1	定时器/计数器	109
4.1.1	定时器/计数器的一般结构和工作原理	110
4.1.2	定时器/计数器 T0 和 T1	112
4.1.3	定时器/计数器 T2 和 T4	121
4.1.4	定时器 T3	126
4.2	可编程计数器阵列	129
4.2.1	PCA0 交叉开关配置	130

4.2.2	PCA0 的特殊功能寄存器 .....	131
4.2.3	PCA0 定时器/计数器 .....	133
4.2.4	PCA0 捕捉/比较模块 .....	135
4.2.5	PCA0 应用举例 .....	139
4.3	UART 通信接口 .....	143
4.3.1	串行通信及基础知识 .....	143
4.3.2	串行接口的组成和特性 .....	145
4.3.3	串行接口的工作方式 .....	150
4.3.4	波特率设计 .....	152
4.3.5	串行口应用编程 .....	154
4.3.6	多机通信原理及应用 .....	162
	习题 4 .....	169
<b>第 5 章</b>	<b>模/数和数/模转换器 .....</b>	<b>171</b>
5.1	模/数转换器 .....	171
5.1.1	模数转换原理和性能指标 .....	172
5.1.2	C8051F020 的 ADC0 功能结构 .....	173
5.1.3	模拟多路选择器和 PGA .....	175
5.1.4	ADC 的工作方式 .....	177
5.1.5	ADC0 可编程窗口检测器 .....	181
5.1.6	ADC1(8 位 ADC) .....	184
5.1.7	模数转换举例 .....	187
5.2	数/模转换器 .....	199
5.2.1	数模转换原理及性能指标 .....	199
5.2.2	C8051F020 的 DAC 功能 .....	201
5.2.3	DAC 输出更新 .....	202
5.2.4	DAC 输出定标/调整 .....	203
5.2.5	数模转换举例 .....	203
5.3	电压基准 .....	206
5.4	比较器 .....	208
	习题 5 .....	212
<b>第 6 章</b>	<b>复杂接口应用 .....</b>	<b>213</b>
6.1	系统管理总线 SMBus .....	213
6.1.1	SMBus 原理 .....	213
6.1.2	SMBus 协议 .....	214
6.1.3	SMBus 数据传输方式 .....	217
6.1.4	SMBus 特殊功能寄存器 .....	219
6.1.5	实时时钟芯片 S-3530A .....	225

6.1.6	程序代码	229
6.2	串行外设接口总线 SPI	240
6.2.1	SPI 的原理、控制信号及交叉开关配置	240
6.2.2	SPI 特殊功能寄存器	243
6.2.3	用 SPI 实现串行 Flash 芯片的读写	246
6.2.4	程序代码	249
6.3	液晶显示器接口	262
6.3.1	并口连接方式	264
6.3.2	串口连接方式	268
6.4	GPRS 与 SMS 的应用	270
6.4.1	设计思路	271
6.4.2	核心代码	273
	习题 6	278
<b>第 7 章 SoC 的特殊型号芯片介绍</b>		279
7.1	资源较少配置型 C8051F 单片机——C8051F30X	279
7.2	资源较多配置型单片机 C8051F5XX	284
7.3	带无线通信功能的 51 单片机	287
7.3.1	CC2530 单片机简介	287
7.3.2	CC2530 单片机的芯片封装和外部引脚	290
7.3.3	CC2530 单片机的内部结构	291
7.3.4	CC2530 单片机的应用电路	295
7.3.5	CC2530 应用举例	296
	习题 7	299
<b>第 8 章 SoC 单片机实验介绍</b>		300
8.1	实验系统介绍	300
8.1.1	C8051F 单片机开发工具	301
8.1.2	NMC-20XX 核心模块简介	301
8.1.3	系统实验板	302
8.2	C8051F 系列单片机开发环境	303
8.2.1	Silicon Laboratories IDE 集成开发环境简介	303
8.2.2	集成开发环境的安装和配置	303
8.2.3	Silicon Laboratories IDE 的软件界面	306
8.2.4	程序开发的基本操作	312
8.2.5	JTAG 接口及在线编程调试	319
8.2.6	SiliconLabs IDE 集成环境使用实例	319
8.3	C8051F 单片机实验项目	325
8.3.1	数据传送实验	325

8.3.2	查表实验	326
8.3.3	七段码显示与按键实验	327
8.3.4	定时器和走马灯实验	332
8.3.5	直流电机测速和控制实验	333
8.3.6	步进电机控制实验	335
8.3.7	温度数据采集实验	337
8.4	Keil $\mu$ Vision2 开发环境	338
8.4.1	在 Keil $\mu$ Vision2 中集成 Silicon 的驱动和配置	338
8.4.2	使用 Keil $\mu$ Vision2 开发 C8051F020 单片机项目示例	342
	习题 8	346
附录 A CIP-51 指令一览表		347
附录 B C8051F020 的封装、引脚		351
附录 C C8051F020 的电气参数		358
参考文献		363

集成电路的发展已有 50 多年的历史,它一直遵循摩尔定律所揭示的规律推进,现已进入深亚微米阶段。由于信息市场的需求和微电子自身的发展,引发了以微细加工(集成电路尺寸不断缩小)为主要特征的多种工艺集成技术和面向应用的系统级芯片的发展。随着半导体产业进入超深亚微米乃至纳米加工时代,在单一集成电路芯片上就可以实现一个复杂的电子系统,诸如手机芯片、数字电视芯片、DVD 芯片等。在未来几年内,上亿个晶体管、几千万个逻辑门都可在单一芯片上实现。SoC(System on Chip)设计技术始于 20 世纪 90 年代中期,随着半导体工艺技术的发展,IC 设计者能够将越来越复杂的功能集成到单硅片上,SoC 正是在集成电路(IC)向集成系统(IS)转变的大方向下产生的。1994 年 Motorola 发布的 FlexCore 系统(用来制作基于 68000 和 PowerPC 的定制微处理器)和 1995 年 LSILogic 公司为 Sony 公司设计的 SoC,可能是基于 IP(Intellectual Property)核完成 SoC 设计的最早报道。由于 SoC 可以充分利用已有的设计积累,显著地提高了 ASIC 的设计能力,因此发展非常迅速,引起了工业界和学术界的关注。本书要介绍的单片机就是目前发展起来的 SoC 型的单片机,它集成了丰富的接口和硬件资源,形成了单片的智能控制系统。

## 1.1 单片机的概况

1971 年 Intel 公司制造出第一片微型机芯片 4004 之后,开始了微型机时代。将微处理器、存储器和外围设备集成到一块芯片上,这就是单片微型计算机(Single Chip Microcomputer),简称单片机。单片机是应工业测控的需求而诞生的,它的结构与指令功能都是按照工业控制要求设计的,故也叫单片微控制器(Single Chip Microcontroller, SCM),它在控制领域大显身手,装入到各种智能化产品之中,所以又称为嵌入式微控制器(Embedded Microcontroller),也有文献中称为微控制器单元(MicroController Unit, MCU)。

### 1.1.1 单片机的发展历史

从最初的单片机到如今的新一代单片机,其发展历史大致可以分为四个阶段:

第一阶段(1974—1976 年),单片机的初级阶段。因受工艺技术水平限制,单片机结构和功能都很简单。例如仙童公司生产的 F8 单片机,内部仅有 8 位 CPU,64 字节 RAM 和 2 个并行口,还需一些其他芯片才能组合成一台完整的微型机。

第二阶段(1976—1978 年),低性能单片机阶段。以美国 Intel 公司的 MCS-48 为代表。该系列单片机内集成有 8 位 CPU、并行 I/O 接口、一个 8 位的定时/计数器、片内 64 或 128 字节 RAM,程序存储空间最大 4KB,但无串行通信口,不宜多机使用。

第三阶段(1978—1983年),高性能单片机阶段。这一阶段推出的单片机虽然仍采用8位CPU,但均有多级中断功能、串行通信接口、16位的定时/计数器,而且片内ROM、RAM容量加大,寻址空间范围可达64KB,有的片内还带有A/D转换器接口。这一阶段单片机的生产厂家众多,产品系列也特别多,主要的有Intel公司的MCS-51, Motorola公司的6801和ZILOG公司的Z8等。这类产品由于具有优异的性能价格比,因而获得了极其广泛的应用。尤其是MCS-51系列单片机,特别适合于控制应用,在我国教育和经济建设等各个领域大显身手,经久不衰,是我国单片机应用的主流系列。

第四阶段(1983年至今),暂且称作新一代单片机阶段。这一阶段单片机的最重要标志是“单片机”的含义已发生了根本改变。目前大家仍然保留单片机这一习惯叫法,但大家都明白它是指Single-chip Microcontroller。近年来,单片机的技术不断发展,主要反映在内部结构、功率消耗、外部电压等级以及制造工艺上。在目前,用户对单片机的需要越来越多,要求也越来越高。下面分别就这四个方面说明单片机的技术进步状况。

### 1. 内部结构的进步

单片机在内部已集成了越来越多的部件,这些部件包括一般常用的电路,例如,定时器、比较器、A/D转换器、D/A转换器、串行通信接口、Watchdog电路、LCD控制器等。

有的单片机为了构成控制网络或形成局部网,内部含有局部网络控制模块CAN。例如,Infineon公司的C505C、C515C、C167CR、C167CS-32FM、81C90; Silicon Laboratories公司的C8051F500; Motorola公司的68HC08AZ系列等。特别是在单片机C167CS-32FM中,内部还含有两个CAN。因此,这类单片机十分容易构成网络。特别是在控制系统较为复杂时,构成一个控制网络十分有用。

为了能在变频控制中方便地使用单片机,形成最具经济效益的嵌入式控制系统。有的单片机内部设置了专门用于变频控制的脉宽调制控制电路,这些单片机有Fujitsu公司的MB89850系列、MB89860系列; Motorola公司的MC68HC08MR16、MR24等。在这些单片机中,脉宽调制电路有6个通道输出,可产生三相脉宽调制交流电压,并且内部含死区控制等功能。

特别引人注目的是,现在有的单片机已采用所谓的三核(Tri-Core)结构。这是一种建立在系统级芯片(System on a chip)概念上的结构。这种单片机由三个核组成:一个是微控制器和DSP核,一个是数据和程序存储器核,最后一个是外围专用集成电路(ASIC)。这种单片机的最大特点在于把DSP和微控制器同时做在一个片上。虽然从结构定义上讲,DSP是单片机的一种类型,但其作用主要反映在高速计算和特殊处理,如快速傅里叶变换等上面。把它和传统单片机结合集成,大幅提高了单片机的功能。这是目前单片机最大的进步之一。这种单片机最典型的有Infineon公司的TC10GP; Hitachi公司的SH7410、SH7612等。这些单片机都是高档单片机,MCU都是32位的,而DSP采用16或32位结构,工作频率一般在60MHz以上。

### 2. 功耗、封装及电源电压的进步

现在新的单片机的功耗越来越小,特别是很多单片机都设置了多种工作方式,这些工作方式包括等待、暂停、睡眠、空闲、节电等工作方式。Silicon Laboratories公司的单片机C8051F020是一个很典型的例子,在空闲时,其功耗为0.2mA,而在节电方式中,其功耗只有10 $\mu$ A。而在功耗上最令人惊叹的是TI公司的单片机MSP430系列,它是一个16位的

系列,有超低功耗工作方式。它的低功耗方式有 LPM1、LPM3、LPM4 三种。当电源为 3V 时,如果工作于 LMP1 方式,即使外围电路处于活动,由于 CPU 不活动,振荡器处于 1~4MHz,这时功耗只有  $50\mu\text{A}$ 。在 LPM3 时,振荡器处于 32kHz,这时功耗只有  $1.3\mu\text{A}$ 。在 LPM4 时,CPU、外围及振荡器 32kHz 都不活动,则功耗只有  $0.1\mu\text{A}$ 。

现在单片机的封装水平已大大提高,随着贴片工艺的出现,单片机也大量采用了各种符合贴片工艺的封装方式出现,以大量减少体积。在这种形势下,Microchip 公司推出的 8 引脚的单片机特别引人注目。这是 PIC12CXXX 系列。它含有 0.5~2KB 程序存储器、25~128B 数据存储器、6 个 I/O 端口以及一个定时器,有的还含 4 道 A/D,完全可以满足一些低档系统的应用。扩大电源电压范围以及在较低电压下仍然能工作是今天单片机发展的目标之一。目前,一般单片机都可以在 3.3~5.5V 条件下工作。而一些厂家则生产出可以在 2.2~6V 条件下工作的单片机。这些单片机有 Fujitsu 公司的 MB89191~89195、MB89121~125A、MB89130 系列等,应该说该公司的 F2MC-8L 系列单片机绝大多数都满足 2.2~6V 的工作电压条件。TI 公司的 MSP430X11X 系列的最小工作电压也是 2.2V 的。

### 3. 工艺上的进步

现在的单片机基本上采用 CMOS 技术,但已经大多数采用了  $0.6\mu\text{m}$  以上的光刻工艺,有个别公司,如 Motorola 公司则已采用  $0.35\mu\text{m}$  甚至是  $0.25\mu\text{m}$  技术。这些技术的进步极大地提高了单片机的内部密度和可靠性。

### 4. 以单片机为核心的嵌入式系统

单片机的另外一个名称就是嵌入式微控制器,原因在于它可以嵌入到任何微型或小型仪器或设备中。目前,把单片机嵌入式系统和 Internet 连接已是一种趋势。但是,Internet 一向采用肥服务器、瘦客户机的技术。这种技术用于在互联网上存储及访问大量数据是合适的,但对于控制嵌入式器件就成了“杀鸡用牛刀”了。要实现嵌入式设备和 Internet 连接,就需要把传统的 Internet 理论和嵌入式设备的实践都颠倒过来。为了使复杂的或简单的嵌入式设备,例如单片机控制的机床、单片机控制的门锁,能切实可行地和 Internet 连接,就要求专门为嵌入式微控制器设备设计网络服务器,使嵌入式设备和 Internet 相连,并通过标准网络浏览器进行过程控制。

目前,为了把单片机为核心的嵌入式系统和 Internet 相连,已有多家公司在进行这方面的研究,较为典型的有 EmWare 公司和 TASKING 公司。

EmWare 公司提出嵌入式系统入网的方案——EMIT 技术。这个技术包括三个主要部分,即 emMicro、emGateway 和网络浏览器。其中,emMicro 是嵌入设备中的一个只占内存容量 1KB 的极小的网络服务器;emGateway 作为一个功能较强的用户或服务器,用于实现对多个嵌入式设备的管理,还有标准的 Internet 通信接入以及网络浏览器的支持。网络浏览器使用 emObjects 进行显示和嵌入式设备之间的数据传输。

如果嵌入式设备的资源足够,则 emMicro 和 emGateway 可以同时装入嵌入式设备中,实现 Internet 的直接接入。否则,将要求 emGateway 和网络浏览器相互配合。EmWare 的 EMIT 软件技术使用标准的 Internet 协议对 8 位和 16 位嵌入式设备进行管理,但比传统上的开销小得多。

纵观单片机的发展历程,单片机已经由纯粹的单片微型机到增加一定接口以适用于一般控制应用而成为单片机微控制器。为了适应不同用户的各种各样的专门应用,在通常的



CPU 内核之外又增加了有相适应的特有功能的外设驱动器,称为片上系统(System of Chip, SoC),单片机又发展成了嵌入式微控制器。

### 1.1.2 典型的 8 位单片机产品

世界上单片机的生产厂商众多,单片机的型号更多,目前常用单片机的位数有 8 位、16 位、32 位不同的产品,本节介绍一些著名的半导体厂商典型的 8 位单片机产品,以使读者对目前的 8 位单片机产品有个大概的了解,在开发单片机应用系统时,为读者选择单片机提供参考。

#### 1. Intel 公司的单片机

Intel 公司是最早推出单片机的大公司之一,其产品有 MCS-48、MCS-51 和 MCS-96 三大系列几十个型号的单片机。MCS-51 系列单既包括三个基本型:8031(无 ROM 型)、8051 (ROM 型)、8751(EPROM 型),以及对应的低功耗型号:80C31、80C51、87C51,因而 MCS-51 特指 Intel 的这几种型号。目前 Intel 公司已不再推出新品种的单片机,但 Intel 公司 MCS-51 系列单片机的结构为其他一些大公司所采纳,它们推出了许多适用于不同场合的新型的 51 系列单片机,使这个系列的单片机仍被广泛应用,8051 是世界上产量排名第二的著名单片机 CPU。表 1-1 列出了 Intel 公司 MCS-51 单片机产品的特性。

表 1-1 Intel 公司 MCS-51 单片机特性

型 号	ROM/ EPROM /KB	RAM/B	时钟 频率 /MHz	I/O 口线	定时器/ 计数器	串行口	中断源	PCA 通道	A/D 通道	省电 方式
8031AH	—	128	12	32	2	1	5	0	0	—
8051AH	4	128	12	32	2	1	5	0	0	—
8051AHP	4	128	12	32	2	1	5	0	0	—
8051H	4	128	12	32	2	1	5	0	0	—
8051BH	4	128	12	32	2	1	5	0	0	—
8032AH	—	256	12	32	3	1	6	0	0	—
8052AH	8	256	12	32	3	1	6	0	0	—
8752BH	8	256	12	32	3	1	6	0	0	—
80C31BH	—	128	12,16	32	2	1	5	0	0	√
80C51BH	4	128	12,16	32	2	1	5	0	0	√
80C51BHP	4	128	12,16	32	2	1	5	0	0	√
87C51	4	128	12~24	32	2	1	5	0	0	√
80C32	—	256	12~24	32	3	1	6	0	0	√
80C52	8	256	12~24	32	3	1	6	0	0	√
87C52	8	256	12~24	32	3	1	6	0	0	√
80C54	16	256	12~24	32	3	1	6	0	0	√
87C54	16	256	12~24	32	3	1	6	0	0	√
80C58	32	256	12~24	32	3	1	6	0	0	√
87C58	32	256	12~24	32	3	1	6	0	0	√