

普通高等院校“十一五”规划教材

电子系统 设计教程

(第2版)

DIANZI XITONG SHEJI JIAOCHENG

主 编 陆应华
副主编 王照平 王理



国防工业出版社
National Defense Industry Press

普通高等院校“十五”规划教材

电子系统设计教程

(第2版)

主 编 陆应华

副主编 王照平 王 理

国防工业出版社

·北京·

内 容 简 介

本教材从电子系统的基本概念开始,由浅入深,介绍了模拟电路子系统、数字电路子系统和单片机子系统的设计方法;介绍了电子系统设计中常见的抗干扰、电子设备热设计和可靠性设计等工程问题的处理;对美国 Silicon Labs 公司出品的当前流行使用的 C8051F 系列中的 C8051F020 单片机做了较详尽的介绍,为使用者进一步应用 C8051F 系列器件奠定一定的基础。

本教材注重实用性,给出了较多的例子,通过例子尽可能反映出设计思路、设计特点和方法。同时,尽量给出设计流程,以便读者从整体上把握设计的各个环节,尽量将设计规则方法条理化,以便读者在电路设计时有所依据。

学习这本教材时,要求读者已学过模拟电子电路、数字电路、电子电路实验技术基础等前期课程。本教材适用于本科电类专业,也可供相关专业的技术人员参考。

图书在版编目(CIP)数据

电子系统设计教程 / 陆应华主编. —2 版. —北京:国防工业出版社, 2009. 1

普通高等院校“十一五”规划教材

ISBN 978 - 7 - 118 - 06063 - 8

I. 电... II. 陆... III. 电子系统 - 系统设计 - 高等学校 - 教材 IV. TN02

中国版本图书馆 CIP 数据核字(2008)第 183607 号

※

国防工业出版社 出版发行

(北京市海淀区紫竹院南路 23 号 邮政编码 100048)

天利华印刷装订有限公司印刷

新华书店经售

*

开本 787 × 1092 1/16 印张 13 $\frac{3}{4}$ 字数 308 千字

2009 年 1 月第 2 版第 1 次印刷 印数 1—5000 册 定价 22.00 元

(本书如有印装错误,我社负责调换)

国防书店:(010)68428422

发行邮购:(010)68414474

发行传真:(010)68411535

发行业务:(010)68472764

编委会名单

主 编	陆应华		
副主编	王照平	王 理	
编 委	张秀钢	陈世文	高 杰
	郭仕勇	袁 博	雷 明
	李 崇	郭 涛	吴限量

前言

《电子系统设计教程(第2版)》是电子电路实验课教材,适用于本科电类专业。学习本教材,要求读者已学过模拟电子电路、数字电路、电子电路实验技术基础等前期课程。

本教材是在总结了多年本科电子电路实验教学改革经验的基础上编写的。集成电路技术和计算机技术高度发展的今天,要设计一个电子电路应用系统,一般会用到两类器件:带微处理器类器件和可编程逻辑器件。带微处理器类器件,从早期的单片微型计算机(SCMP)发展到单片微控制器(MCU),追求的目标是:单片最大化扩展;低功耗和功耗管理及应用系统串行为主的外部扩展。美国 Silicon Labs 公司出品的 C8051F 系列是完全集成的混合信号系统级 MCU,具有 MCS-51 完全兼容的指令内核。该系列单片机采用流水线技术,不再区分时钟周期和机器周期,能在执行指令期间预处理下一条指令,提高了指令执行效率。具备控制系统所需的模拟和数字外设,包括看门狗、ADC、DAC、电压比较器、电压基准输出、定时器、PWM、定时器捕捉和方波输出等,并具备多种总线接口,包括 UART、SPI、SMBUS(与 I²C 兼容)总线以及 CAN 总线。C8051F 系列采用 Flash Rom 技术,集成了 JTAG,支持在线编程。该系列诸多的特点和优越性,使其成为很多测控系统设计的首选。因此,本实验教材的再版中,对美国 Silicon Labs 公司出品的 C8051F 系列中的 C8051F020 单片机做了较详尽的介绍,为使用者进一步应用 C8051F 系列器件奠定一定的基础。

编写本教材主要基于以下的指导思想。

1. 以电路设计为主导,深化电子电路理论知识,培养实验能力

电子电路(包括模拟电路和数字电路)的教学必须以分析为基础,以设计为主导,只有通过电路设计才能真正掌握电子电路这门技术,这是关于电子电路教学的一个共识。电子电路理论的价值,主要体现在它能够解决生产实际中的需要。各种实际的需要必须通过电路设计来满足,换言之,在电子电路领域,技术人员面对的主要是电路设计问题,电路的分析只是设计工作的一部分。所以,电子电路理论的深化和实验能力的培养必须以电路设计为主导,这是贯穿本教材的基本指导思想。在这一思想的指导下,本教材给出的所有实验均为设计性实验。

2. 加强对电子电路技术性的认识

刚从基础课阶段进入技术基础课阶段学习的学生,在学习电子电路课的时候,容易产生一种偏向,就是只偏重对已有电路的数学分析,忽视了对电路功能、特点、元件作用和电路指标、用途等基本概念的掌握,而这些基本概念却是电路设计时首先要用到的。这些基本概念的欠缺,必然导致在电路设计时面对实际问题无从选择适宜的电路,并且在电路指标未达到要求时,也不知应该调整哪些器件。

针对这种情况,编写本教材时,注意讲述如何将实际需要归纳为技术要求,根据技术

要求选用合理的电路结构,再根据电路结构特点拟订设计步骤。通过较多的例子,体现运用电子电路理论解决技术问题的思路和方法,加强学生对电子电路理论的技术性的认识。指导学生复习,加深他们对基本概念的理解,并通过实验中的设计任务来检验他们对电路理论的掌握程度。

3. 加强对电子电路工程性的认识

电子电路的工程性也是这门理论的基本特点。为了使电路设计具有可操作性(工程性),在设计过程中往往对一些模拟和计算公式进行简化,有时还必须做出某些假设,一些参数的取值不是依照公式而是根据经验,这些都重复体现了电子电路理论的工程性特点。在电子电路的理论教学中,比较强调理论的系统性和严密性,较少涉及电子电路的工程性特点,学生对这一特点往往认识不足,尤其是模拟电路。这一特点只有通过电路设计才能体会到其意义。本教材在介绍电路的设计方法时对工程性问题都有详细的说明。

4. 以小系统电路设计为主,注重电路的完整性

电子电路的理论教学基本是以单元电路的分析为主,尽管电子电路实验技术基础是以设计性实验为主,但是,这种设计也都是单元电路。当然,单元电路的分析、设计和实验,对于掌握电子电路理论是十分必要的。然而,在实际的电子设备中,只含一个单元电路的情况是不多见的,大多是由多个单元电路构成的系统。所以,电路设计者面对的大多是一个系统而不是一个单元电路。考虑到这一点,为了使学生的学习内容更接近生产实际要求,在《电子电路实验技术基础》已经介绍了单元电路设计的基础上,本教材中讲述的主要是系统设计方法、实验,也都是构成小系统的电路。

5. 注重生产和市场对电子电路设计的要求

电子电路设计的目的是为了满足不同生产和市场的需要,所以在进行电路设计时,必须考虑生产和市场对设计的要求和影响。目前,电子电路器件飞速发展,设计手段也在不断更新,电子电路设计的方法和观念也必须与之适应。所以,电路设计所要考虑的不仅仅是电路本身的问题,还要综合考虑众多因素。本教材也给出了在设计中如何考虑生产和市场需要方面的指导。

6. 实验能力的培养,要求实验内容必须有一定的难度和数量

实验能力(或称为动手能力)是一种综合能力,这种能力必须在一定难度的前提下,通过一定数量的实验才能逐步形成,仅靠书本学习是无法形成实验能力的。因此,在培养学生实验能力的过程中,必须为学生提供发现问题和解决问题的机会。多年的电子电路实验教学实践证明,只有使实验任务具有一定的难度和数量,才能提供这种机会。实验难度偏低将造成在同一层次上的无效重复,实验次数偏少将使锻炼的机会减少。本教材中的实验,无论是设计还是调测,都具有一定的难度,同时还应将实验任务分为必做和选做两部分,以适应学生的不同情况。

7. 注重基本科技素质的培养

研制出符合要求的电子电路,不但需要有扎实的电子电路理论知识和实验能力,还要求设计者具备良好的科技素质。科技素质体现在理论知识的掌握能力、发现问题的观察力、应用所学知识的综合分析能力、提出解决问题方案的想象力、细致严谨的实验作风和科技写作能力等方面。本教材在这些方面均有明确的要求和指导。

8. 便于自学

为了便于读者自学,本教材给出了较多的例子,通过例子尽可能地反映出设计思路、说明设计特点和方法。同时,尽量给出设计流程,以便学生从整体上把握设计的各个环节,尽量将设计规则、方法条理化,以便他们在电路设计时有所依据。

希望读者认真体会这本教材的编写指导思想,自觉把握学习的方向。在这里,编者要特别提醒读者注意以下几点。

1. 实验能力的培养不同于某些书本知识的学习

在学习某些知识时,只要理解了就可以认为掌握了。而在电子电路实验中,知道应该怎样做是一回事,能否做到则是另一回事。实验能力要靠平时大量和艰苦的训练才能形成,考试前的突击对某些课程或许有用,而对实验能力的提高则作用甚微。

2. 实验能力只有经过发现问题和解决问题的亲身经历,才能逐步形成

一些学生在实验中缺乏独立完成实验的信心和自觉性,遇到问题不经过自己的努力,就立即请求他人的帮助。这样的做法实际上是主动放弃了锻炼的机会。可以说,得到的帮助越多,失去的锻炼机会也越多,尽管实验任务完成了,但是,锻炼自己的动手能力的任务却未完成。

3. 应当注重科技素质的全面提高

一些学生在学习这门课程时,注意力只集中在如何完成电路指标要求上,忽视了对自己科技素质的全面培养。例如,不认真拟订实验方案,电路图的绘制不规范,实验时求成心切,只重视结果不重视过程,实验操作不细致,遇到问题缺乏信心,记录实验数据不认真,实验报告潦草缺少分析等。这些问题都将给目前的学习和将来的工作带来不良影响,一个科技综合素质有缺陷的人在科学领域是难以有所作为的。

编者

2008年11月

于解放军信息工程大学

目 录

第1章 电子系统设计导论	1
1.1 电子系统概述	1
1.2 电子系统的设计	4
1.2.1 电子系统设计的一般方法	4
1.2.2 电子系统设计的一般步骤	6
1.2.3 设计文档的作用	7
1.2.4 传统手工设计步骤	7
1.2.5 电子系统设计的EDA方法	8
1.2.6 电子系统设计的三要素——人才、工具、库	12
1.3 各种电子系统设计步骤综述	12
1.3.1 数字系统设计步骤	12
1.3.2 模拟系统设计步骤	12
1.3.3 以微机(单片机)为核心的电子系统的设计步骤	13
1.4 电子系统设计选题举例	13
1.4.1 简易数控直流电源	13
1.4.2 频率特性测试仪	14
习题与思考题	16
第2章 模拟电路子系统的设计	17
2.1 模拟电路设计的特点	18
2.2 模拟系统设计简介	19
2.3 模拟电路设计的一般原则和步骤	22
2.4 常用单元电路	25
2.4.1 运算放大器及其应用	26
2.4.2 D/A转换器及其应用	30
2.4.3 A/D转换器及其应用	45
2.5 模拟电路设计举例	49
习题与思考题	55
第3章 数字电路子系统的设计	56
3.1 数字系统概述	56
3.1.1 数字系统的定义	56
3.1.2 数字系统设计的特点	57
3.1.3 数字系统设计的步骤	58

3.1.4	数字系统设计的方法	63
3.1.5	抗干扰措施	65
3.2	采用可编程逻辑器件的数字系统设计	68
3.2.1	采用可编程逻辑器件的数字系统设计方法	68
3.2.2	组合逻辑电路的设计	69
3.2.3	时序逻辑电路的设计	73
3.2.4	测试向量的编写	79
3.2.5	数字系统设计	82
	习题与思考题	87
第4章	单片机应用系统设计	88
4.1	单片机应用系统概述	88
4.1.1	单片机应用系统的组成	88
4.1.2	单片机应用系统基本设计思想	89
4.1.3	单片机应用系统的开发过程	90
4.2	C8051F020 单片机简介	93
4.2.1	C8051F020 结构简介	94
4.2.2	片内存储器	96
4.2.3	JTAG 调试和边界扫描	98
4.2.4	可编程数字 I/O 和交叉开关	99
4.2.5	可编程计数器阵列	100
4.2.6	串行端口	101
4.2.7	12 位模/数转换器	101
4.2.8	8 位模/数转换器	111
4.2.9	12 位电压输出 DAC	113
4.2.10	比较器	115
4.2.11	Silicon Labs C8051F 单片机开发工具简介	118
4.2.12	C8051F 单片机开发工具集成开发环境 IDE 使用说明	120
4.2.13	Silicon Labs IDE 的基本操作	127
4.3	实用系统设计方法	132
4.3.1	熟悉对象	132
4.3.2	确定系统的 I/O 点数和通道	133
4.3.3	选择单片机	135
4.3.4	确定存储器	135
4.3.5	选择 I/O 接口电路	136
4.3.6	进行系统设计	137
4.3.7	设计实验板并进行原理验证	139
4.3.8	利用开发系统检测调试实验电路	140
4.3.9	确定系统方案及设计系统结构	143
4.4	典型系统设计举例	144

4.4.1	电梯控制的基本要求	144
4.4.2	输入/输出点数安排	144
4.4.3	单片机选择	146
4.4.4	选用存储器	146
4.4.5	输入/输出接口选择	147
4.4.6	系统结构的设计	147
	习题与思考题	148
第5章	电子系统设计中的工程问题	150
5.1	概述	150
5.2	电子系统的抗干扰设计	150
5.2.1	电磁干扰与电磁兼容问题	150
5.2.2	干扰的类型	151
5.2.3	干扰传播的途径	152
5.2.4	抗干扰设计方法	153
5.3	电子设备热设计	155
5.3.1	功率器件的散热	155
5.3.2	整机的散热	156
5.4	可靠性设计	156
5.5	电路的可测试性设计	157
5.6	印制电路板的设计与装配	159
5.6.1	PCB 的设计	159
5.6.2	PCB 的装配与焊接	160
5.7	电子系统的调试	161
5.7.1	通电调试之前的检查	161
5.7.2	调试的一般顺序与步骤	161
5.7.3	做好调试纪录	161
5.7.4	模拟电路的调试	161
5.7.5	数字电路系统的调试	162
5.7.6	微处理器电路系统的调试	164
5.8	电子设备设计文件	164
	习题与思考题	166
第6章	电子系统设计举例	167
6.1	水温控制系统的设计	167
6.1.1	设计任务与要求	167
6.1.2	总体论证	167
6.1.3	系统设计	169
6.1.4	硬件开发	170
6.1.5	软件开发	176
6.1.6	连机调试	180

6.1.7	指标测试及软件固化	183
6.1.8	系统改进措施与功能扩展	183
6.2	交通信号灯控制器的设计	185
6.2.1	交通信号灯控制器的功能描述	185
6.2.2	交通信号灯控制器的设计	186
6.2.3	采用电路原理图/ABEL-HDL 描述的交通信号灯控制器的设计	187
6.2.4	仿真与测试	191
第7章	电子设计选题	194
选题1	低频功率放大器	194
选题2	数字控制直流稳压电源	194
选题3	函数信号发生器	195
选题4	交通信号控制器	196
选题5	简易电子乐器	197
选题6	智力竞赛抢答器	198
选题7	数字频率计	198
选题8	多功能数字钟	199
选题9	温度控制器	200
选题10	大屏幕显示器	201
选题11	运动小车	201
选题12	无线调频话筒(BA1404)	202
选题13	声光控制开关	203
选题14	红外报警器	203
附录		204
A.1	系统设计课程要求	204
A.1.1	电子系统工程设计课程计划	204
A.1.2	电子系统设计日程表	205
A.1.3	考核与评价	205
A.1.4	电子系统工程设计答辩规则与评分标准	205
A.2	本教材涉及的元器件数据手册	206
参考文献		208

第1章 电子系统设计导论

1.1 电子系统概述

1. 定义

1) 系统的定义

关于系统的一般化定义有各种不同的表达方式,下面是一个比较准确且易于理解的定义:系统是由两个以上各不相同且互相联系、互相制约的单元组成的、在给定环境下能够完成一定功能的综合体。这里所说的单元,可以是元件、部件或子系统。一个系统又可能是另一个更大的系统的子系统。这个一般化的定义适用于任何类型的系统(包括物理的、非物理的、自然的与人工合成的系统等)。系统的基本特征是:在功能与结构上具有综合性、层次性和复杂性。这些特征决定了系统的设计与分析方法将不同于简单的对象。当今,人类科技和文明已达到相当高的水平,现行的已投入使用的各种系统以及正在研究的各种系统均达到了相当大的规模与复杂程度。因此,具有管理系统设计复杂性的能力,应作为培养当代大学生的目标之一。

2) 电子系统的定义

通常将由电子元器件或部件组成的,能够产生、传输或处理电信号及信息的客观实体称为电子系统。例如,通信系统、雷达系统、计算机系统、电子测量系统、自动控制系统等。这些应用系统在功能与结构上具有高度的综合性、层次性和复杂性。应用系统的设计与分析方法是本章讨论的中心。

3) 电子系统、网络、电路的区别与联系

众所周知,组成电子系统的主要部件包括了大量的、多种类型的电子元器件和电路。电路亦称为电网络或网络。当研究一般的抽象规律时多用网络一词;反之,讨论一些指定的事物时则称为电路。一般来说,系统比网络更复杂、规模更大的组合体。前面所列举的一些应用系统确实如此。然而,实际中常常将一些简单的网络或电路也称为系统。这是因为采用了研究系统的观点与方法去观察与处理这类网络或电路的缘故。同一个事物作为系统研究时应注意其全局,而作为网络问题研究时则关心其局部。例如,仅由一个电阻和一个电容组成的简单电路,在网络分析中,注意研究其各支路、回路的电流或电压;而从系统的观点来看,可以研究它如何构成具有微分或积分功能的运算器(系统)。这样的系统是一种系统方法学意义上的系统,可将它们称为方法学系统。

本章所讨论的系统设计问题,其目标系统均指各种应用系统,而方法学系统和分布参数系统则作为所设计的目标系统中的子问题来考虑。实际上,对一些简单的应用系统或者仅限于系统高层设计用的,不一定涉及到方法学系统和分布参数系统的问题。

2. 有代表性的电子系统

下面列举几个典型的电子系统,以便对各种电子系统的组成与结构有一个感性认识。

1) 通信系统

该系统的种类很多,现以移动电话为例来看其组成。图 1.1 是一个简化了的 GSM900 (全球通)蜂窝移动电话子系统级框图。移动电话是一种众所周知的通信工具,虽然它的外形小、重量轻,但确是一个包括了发射机、接收机、微型计算机、音频及数字信号处理(DSP)、用户身份卡(SIM)等子系统的复杂系统。其中发射机、接收机和天线等为射频(890MHz~960MHz)模拟子系统;音频及 DSP 模块包括了低频模拟电路、数字电路和模数混合电路 A/D、D/A。如此复杂的系统只有借助于先进的 VLSI 微电子技术才能实现,它是现代高科技的结晶。目前最先进的移动电话主要由 RF(射频)和基带两片专用集成电路(ASIC)组成。

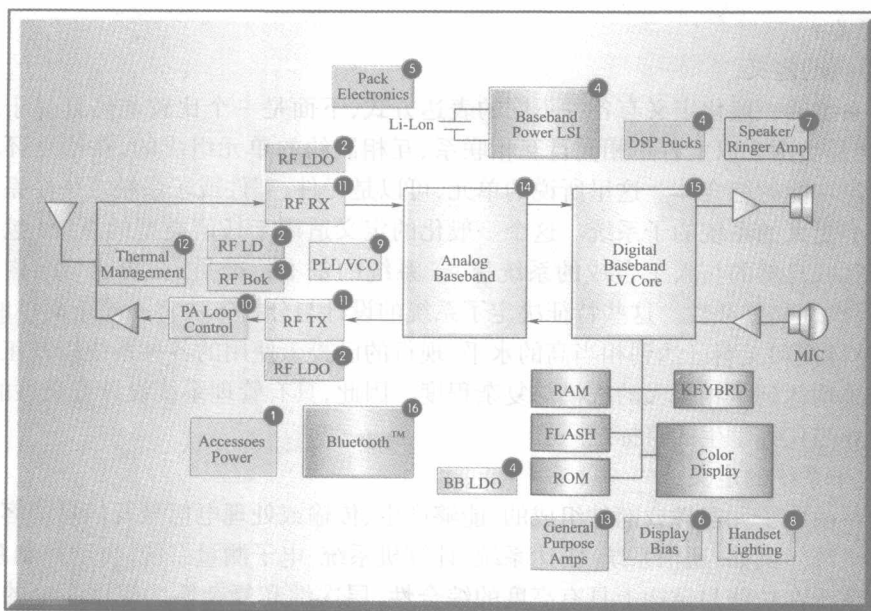


图 1.1 国家半导体公司的手机解决方案

下面通过该移动电话系统来看一个复杂系统在结构上的层次性。如前所述,图 1.1 是该移动电话子系统级的组成框图,其中每一个子系统又可分解为由若干子部件组成的系统。例如,微型计算机系统就是由微处理器、存储器、键盘及显示器几个部件组成的。而组成子系统的每个部件又可分解为由许多元件组成的电路。类似地,发射机、接收机也可由顶层(子系统级)向下,一层一层地一直分解到元件级(底层)。

2) 自动控制系统

图 1.2 所示自动控制系统是一个由计算机控制的电动机转速调节系统,由 5 个子系统组成。子系统的类型有数字的、模拟的和数字模拟混合的(如数字转速计及 D/A 部

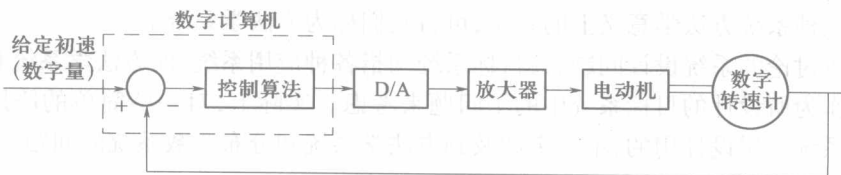


图 1.2 自动控制系统框图

分)。这是一个有反馈的闭环系统。控制算法由计算机的数字信号处理软件决定。众所周知,利用软件很容易实现诸如数字 PID(比例—积分—微分)等控制算法。

3) DVD 播放机

当前 DVD 播放机已成为大众化的家电产品。该产品看似普通,然而它们也属于含多种高新技术的复杂系统(DSP),必须在 VLSI 微电子技术的基础上才能实现。DVD 播放机的框图如图 1.3 所示。

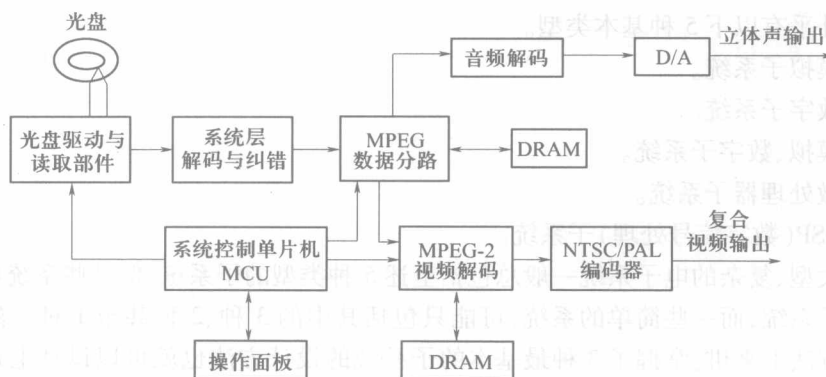


图 1.3 DVD 播放机框图

4) 计算机系统

图 1.4 是一个典型的 Pentium 个人计算机系统。它由 CPU、Cache(高速缓冲内存)、

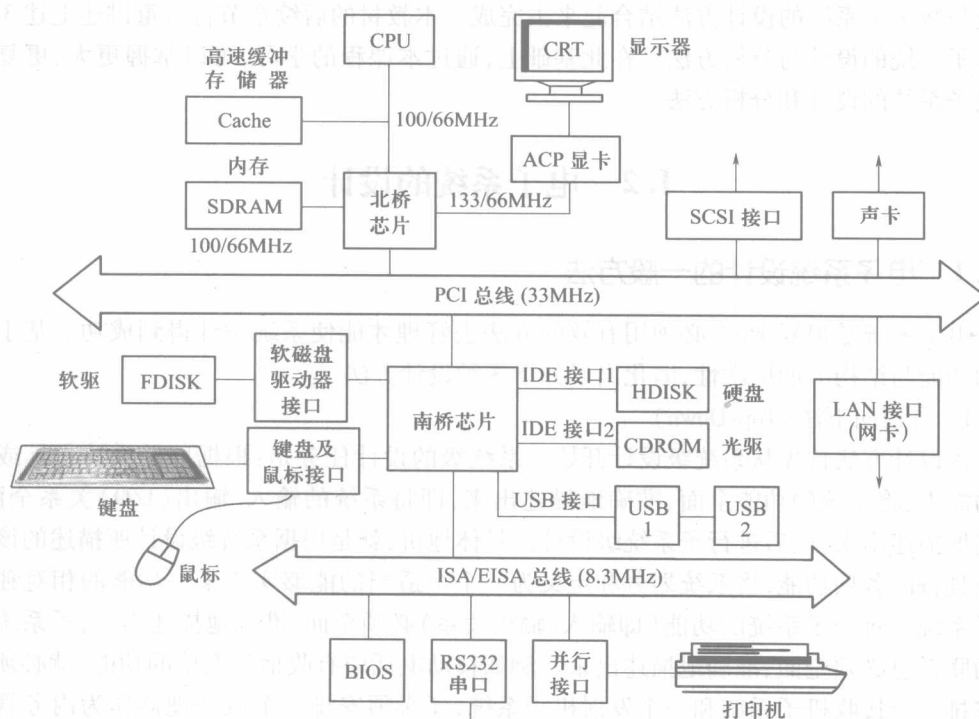


图 1.4 微型计算机系统组成框图

SDRAM 内存、南桥、北桥、PCI 总线、各种不同功能的接口模块以及各种外设(显示器、键盘、磁盘驱动、光盘驱动及打印机等)组成。基本类型的微型机或单片机要具有不同程序简化的类似于图 1.4 的结构。一个微型机或单片机往往作为一个系统嵌入到各种更大、更复杂的系统中去使用,正如前面所介绍的 3 个系统那样。

3. 构成电子系统的子系统的基本类型

从上面所列举的 4 个电子系统可以看出,每个系统均由若干个不同的子系统构成,归纳起来不外乎有以下 5 种基本类型。

- (1) 模拟子系统。
- (2) 数字子系统。
- (3) 模拟、数字子系统。
- (4) 微处理器子系统。
- (5) DSP(数字信号处理)子系统。

现代大型、复杂的电子系统一般总包括上述 5 种类型的子系统,但某些系统可能仅包括前 4 种子系统,而一些简单的系统,可能只包括其中的 3 种、2 种甚至 1 种。然而从设计的基本方法上来讲,掌握了 3 种最基本的子系统的设计方法也就可以设计上述 5 种子系统了。这 3 种子系统即为:模拟子系统、数字子系统、微处理器子系统。以硬件实现的 DSP 子系统的设计可在掌握 DSP 的理论和算法的前提下,借助数字子系统的设计方法完成设计;以软件实现的 DSP 子系统的设计可在掌握 DSP 的理论和算法的前提下,借助微型计算机子系统的程序设计方法和硬件配置方法去完成;混合子系统的设计可将模拟子系统与数字子系统的设计方法结合起来去完成。本教材的后续章节将着重讲述上述 3 种基本子系统的设计与分析方法。在此基础上,通过本课程的学习,可以掌握更大、更复杂的电子系统的设计和分析方法。

1.2 电子系统的设计

1.2.1 电子系统设计的一般方法

电子系统是很复杂的,必须用有效的方法去管理才能使系统设计得到成功。基于系统的功能与结构上的层次性,演化出了如下 3 种设计方法。

1. 自顶向下法(Top-Down)

该设计方法首先从系统级设计开始。系统级的设计任务是:根据原始设计指标或用户的需求,将系统的功能全面、准确地描述出来,即将系统的输入/输出(I/O)关系全面、准确地描述出来,然后进行子系统级设计。具体地讲,就是根据系统级设计所描述的该系统应具备的各项功能,将系统划分和定义为一个个适当的能够实现某一功能的相对独立的子系统。每个子系统的功能(即输入/输出关系)必须全面、准确地描述出来,子系统之间的联系也必须全面、准确地描述出来。例如移动电话应有收信和发信的功能,就必须分别安排一个接收机子系统和一个发射机子系统,还必须安排一个微处理器作为内务管理和用户操作界面管理子系统,此外,天线和电源等子系统也必不可少。子系统的划分、定义和互连完成后,从下级部件向上级去进行设计,即设计或者选用一些部件去组成实现既

定功能的子系统。部件级的设计完成后,再进行最后的元件级设计,选用适当的元件去实现该部件的功能。

自顶向下法是一种概念驱动的设计法。该方法要求在整个设计过程中尽量运用概念(即抽象)去描述和分析设计对象,而不要过早地去考虑实现该设计的具体电路、元器件和工艺,以便抓住主要矛盾,避开具体细节,这样才能控制住设计的复杂性。整个设计在概念上的演化从顶层到底层应当由概括到展开,由粗略到精细。只有当整个设计在概念上得到了验证与优化后,才能考虑“采用什么电路、元器件和工艺去实现该设计”这类具体问题。此外,设计人员在运用该方法时还必须遵循下列原则。

(1) 正确性和完备性原则。该方法要求在每一级的设计完成后,都必须对设计的正确性和完备性进行反复的仔细检查,即检查指标所要求的各项功能是否都能实现且留有必要的余地,最后还要对设计进行适当的优化。

(2) 模块化、结构化原则。每个子系统、部件或子部件应设计成在功能上相对独立的模块,即每个模块均有明确的可独立完成的功能,而且对某个模块内部进行修改时不应影响其他的模块;子系统之间、部件之间或者子部件之间的联系形式,应当与结构化程序设计中模块间的联系形式相仿。

(3) 问题不下放原则。在某一级的设计中如遇到问题时,必须将其在本级解决,才能进行下一级的设计,切不可将上一级的问题留到下一级去解决。

(4) 高层主导原则。在底层遇到的问题找不到解决办法时,必须退回到它的上一级甚至再上一级去,通过修改上一级的设计来减轻下一级设计的困难,或找出上一级设计中未发现的错误并将其解决,才是正确的解决问题的策略。

(5) 直观性、清晰性原则。应当在实际的设计中和文档中直观、清晰地反映出设计者的思路。设计文档的组织与表达应当具有高度的条理性与简洁性。一个易懂性好的设计,不仅使同一项目组的设计人员之间的交流方便、高效,而且使今后系统的修改、升级和维修大为方便,即达到可维护性好的目标。

综上所述,进行一项大型的、复杂的系统设计,实际上,一个自顶向下的过程,是一个上下多次反复进行修改的过程。

2. 自底向上法(Bottom-Up)

自底向上法的设计过程与自顶向下法正好相反。该方法是根据要实现的系统的各个功能的要求,首先从现有的可用的元件中选出合适的元件,设计成一个个部件。当一个部件不能直接实现系统的某个功能时,就需要设计由多个部件组成的子系统去实现该功能。上述过程一直进行到系统要求的全部功能都实现为止。该方法的优点是可以继承使用经过验证、成熟的部件与子系统,从而可以实现设计重用,减少设计的重复劳动,提高设计生产率。其缺点是设计过程中设计人员的思想受限于现成可用的元件,故不容易实现系统化的、清晰易懂的以及可靠性高的、可维护性好的设计。然而自底向上法,对系统的组装和测试来说,确是行之有效的,因此该方法常用于这种场合。

3. 以自顶向下方法为主导,并结合使用自底向上的方法(TD&BU Combined)

近代的系统设计中,为实现设计可重复使用以及对系统进行模块化测试,通常采用以自顶向下方法为主导,并结合使用自底向上的方法。这种方法既能保证实现系统化的、清晰易懂的以及可靠性高的、可维护性好的设计,又能减少设计的重复劳动,提高设计生产

率。这对于以 IP 核为基础的 VLSI 片上系统的设计特别重要,因而得到普遍采用。

上面所述的电子系统的一般设计方法,从方法学上来说,与大型软件的设计方法是完全一致的。如果读者在软件设计方面已经具有一定的实践经验,在学习硬件设计的方法和原则时,不妨将软件设计中的方法和原则与其做一个对照,从而可以加深理解。

1.2.2 电子系统设计的一般步骤

电子系统的设计一般要经历以下 3 个设计步骤。

(1) 行为描述与设计。

(2) 结构描述与设计。

(3) 物理描述与设计。

概括地讲,所谓行为是指系统、子系统、部件或元件诸单元的功能;所谓结构是指为实现相应功能所用的单元以及单元之间的互连方式;所谓物理是指实现结构的具体形式、技术与工艺(包括单元的物理类型、布局的基本式样、尺寸、位置和装配方法等)。

下面分别对每一个设计步骤予以具体说明。

1. 行为描述与设计

按照自顶向下的设计方法,行为描述与设计应首先从系统级开始。设计人员首先要按照用户需求与市场状况做深入细致的调查研究,然后对收集来的原始信息进行需求分析,最后用工程语言将所要设计的系统的各项功能和技术指标、与外部世界的接口方式和协议等描述或定义出来。例如,移动电话号码双工通话功能、短信息功能、来电显示功能、存储功能、时钟/闹钟功能以及与传真机/计算机接口的功能、接收/发射频率、调制方式、待机时间、连续通话时间、供电电池电压、尺寸和重量等。而子系统级、部件级和元件级的行为则由各个层次所用单元的功能——输入/输出关系来描述。它们是由设计人员从系统级逐层向下进行功能划分逐步推演和定义出来。显然,不同的设计人员会有不同的结果,这是一种一对多的映射关系。

2. 结构描述与设计

完成了行为域的描述与设计后,下一步骤就要以行为映射为结构,即以行为域的设计结果作为原始输入信息,选用设计好的单元,并按一定方式(含规则)互连起来,实现某一层面上的行为(功能)。系统从行为域到结构域的映射又称为综合。系统上结构设计的关键是确定系统与外部世界(包括使用者、子系统或部件等)的互作用、互连方式与协议。子系统级、部件级和元件级上的由行为到结构的映射是大家所熟悉的,这些级上的结构设计结果通常用框图、电路图来表达。例如,移动电话系统级的结构设计就是确定用户操作界面和该移动电话与 GSM 网之间信息交换的方式与协议,确定与传真机、计算机之间的连接方式与协议等关系。在子系统级上,移动电话的结构可用图 1.1 所示的框图来描述。当然,实际的结构设计文档除了图之外,还应有相应的文字说明。

3. 物理描述与设计

结构的描述与设计完成后,最后一步就是进行从结构域到物理域的映射,即用结构域的设计结果作为原始输入信息,选用一定的材料、技术和工艺去实现给定的结构。仍以移动电话为例,其系统级上的物理设计包括机壳、主机板、操作按键、显示窗口、与外部互连的接插件等的外形、尺寸、材料及工艺的确定,决定是否采用 VLSI 专用芯片(ASIC)来实