

数字电子技术 (第2版)

Shuzi Dianzi Jishu

路明礼/主编



武汉理工大学出版社
Wuhan University of Technology Press

数字电子技术

(第2版)

主 编 路明礼

副主编 李明伟 江姝妍

武汉理工大学出版社

【内 容 提 要】

本书是依据教育部“电子技术基础课程教学基本要求(1995年修订版)”编写的。主要内容包括数字电路基础,逻辑门电路,组合逻辑电路,触发器,时序逻辑电路,存储器和可编程逻辑器件,A/D、D/A转换器,脉冲波形的产生与整形,数字电子电路读图及课程设计等。本书以“能力培养为本,理论够用为度”为原则,压缩了集成电路电气特性和内部电路工作原理分析等,从提高实际应用能力的角度,更注重集成电路的外部特性。

本书简明扼要,深入浅出,便于自学,可作为高职高专电气类及相关专业教材,也可供从事电子技术工作的工程技术人员参考。

图书在版编目(CIP)数据

数字电子技术/路明礼主编. —2版. —武汉:武汉理工大学出版社,2008.8

ISBN 978-7-5629-2794-5

I. 数…

II. 路…

III. 数字电路-电子技术

IV. TN79

中国版本图书馆 CIP 数据核字(2008)第 123599 号

出 版 者:武汉理工大学出版社(武汉市洪山区珞狮路 122 号 邮编 430070)

<http://www.techbook.com.cn> 理工图书网

经 销 者:各地新华书店

印 刷 者:湖北地矿印业有限公司

开 本:787×1092 1/16

印 张:13.75

字 数:337 千字

版 次:2008 年 8 月第 2 版

印 次:2008 年 8 月第 3 次印刷

印 数:3001~4500 册

定 价:24.00 元

凡购本书,如有缺页、倒页、脱页等印装质量问题,请向出版社发行部调换。

本社购书热线电话:(027)87394412 87383695 87384729

版权所有,盗版必究。

前 言

(第 2 版)

结合高职高专电气类专业培养目标,以职业教育为基础,以“能力培养为本,理论够用为度”为原则,是本书编写的出发点。

本书的编写考虑到高职高专教育的特点,降低了理论深度,力求做到基本概念清楚,理论联系实际,语言简练流畅。始终贯彻以培养能力为主,以应用为目的的原则。为了适应数字电子技术特别是数字集成器件的飞速发展,在编写上注意对知识的更新,淡化了集成电路内部结构和内部工作原理的讲述,注重器件的外部功能特性和应用,尽可能多地介绍常用器件和新器件的应用,还注意了与微型计算机的密切联系。书中每章后有一定数量的习题,书中打*号的章节为选学内容,本教材的参考学时为 50~60 学时。

全书共分 9 章,内容有:数字电路基础,逻辑门电路,组合逻辑电路,触发器,时序逻辑电路,存储器和可编程逻辑器件,A/D、D/A 转换器,脉冲波形的产生与整形,数字电子电路读图及课程设计。

本书第 1、2 章由李明伟编写,第 3 章由江姝妍编写,第 4、7 章由吴淑美编写,第 5 章由路明礼编写,并对全书进行了统稿,第 6 章由高雅利编写,第 8、9 章由赵小明编写。卢秉娟主任审阅并提出了许多宝贵意见,在此表示感谢。

由于编者经验不足,水平有限,书中难免存在错误和不妥之处,诚恳希望使用本书的教师和读者提出宝贵意见。

编 者
2007.11

目 录

1 数字电路基础	(1)
1.1 概述	(1)
1.2 计数进制及代码	(2)
1.2.1 各种进制及转换	(2)
1.2.2 二进制代码	(4)
1.3 逻辑关系和逻辑运算	(5)
1.4 逻辑代数的基本运算和逻辑函数	(9)
1.4.1 逻辑代数的基本运算	(9)
1.4.2 逻辑函数的表示方法	(10)
1.5 逻辑函数的化简	(11)
1.5.1 逻辑函数的公式化简法	(11)
1.5.2 逻辑函数的图形化简法	(13)
1.5.3 具有约束的逻辑函数及其卡诺图化简法	(17)
本章小结	(20)
习题	(20)
2 逻辑门电路	(23)
2.1 概述	(23)
2.2 半导体器件的开关特性	(24)
2.2.1 二极管的开关特性	(24)
2.2.2 三极管的开关特性	(24)
2.3 逻辑门电路	(26)
2.3.1 二极管门电路	(26)
2.3.2 非门(反相器)	(26)
2.3.3 其他常用逻辑门电路	(28)
2.4 两大系列逻辑门电路及逻辑门 IC 简介	(29)
2.4.1 TTL 系列门电路	(29)
2.4.2 TTL 与非门的外部特性及主要性能指标	(32)
2.4.3 TTL 门电路封装形式和常用 TTL 集成门电路简介	(36)
2.4.4 CMOS 系列门电路	(39)
2.4.5 门电路在使用中应注意的问题	(43)
本章小结	(44)
习题	(44)
3 组合逻辑电路	(47)
3.1 概述	(47)

3.2	组合逻辑电路的基本分析方法和设计方法	(47)
3.2.1	组合电路的基本分析方法	(47)
3.2.2	组合电路的基本设计方法	(49)
3.3	常用的组合逻辑电路及 IC 简介	(52)
3.3.1	编码器和译码器	(52)
3.3.2	数据选择器和数据分配器	(65)
3.3.3	加法器和数值比较器	(68)
3.4	组合逻辑电路中的竞争冒险现象	(72)
	本章小结	(74)
	习题	(75)
4	触发器	(77)
4.1	触发器概述	(77)
4.2	基本 RS 触发器	(77)
4.2.1	基本 RS 触发器电路结构、工作原理及触发方式	(78)
4.2.2	逻辑功能	(78)
4.3	时钟触发器	(80)
4.3.1	同步 RS 触发器和 D 触发器	(80)
4.3.2	主从结构的 JK 触发器	(82)
4.3.3	边沿 D 触发器	(85)
4.4	时钟触发器逻辑功能分类	(87)
4.5	触发器的逻辑功能转换	(89)
4.6	常用触发器 IC 简介	(90)
	本章小结	(93)
	习题	(93)
5	时序逻辑电路	(96)
5.1	概述	(96)
5.2	时序逻辑电路基本分析方法和设计方法	(97)
5.2.1	时序电路的基本分析方法	(97)
5.2.2	时序逻辑电路的基本设计方法	(103)
5.3	计数器	(109)
5.3.1	计数器的分类和基本原理	(110)
5.3.2	常用的计数器 IC 简介	(111)
5.3.3	用集成计数器实现任意进制计数器	(120)
5.4	寄存器	(124)
5.4.1	寄存器的功能	(124)
5.4.2	移位寄存器型计数器	(128)
	本章小结	(131)
	习题	(131)
6	存储器和可编程逻辑器件	(134)

6.1	概述	(134)
6.2	只读存储器(ROM)	(134)
6.2.1	ROM 的结构及工作原理	(135)
6.2.2	ROM 的应用和容量扩展	(138)
6.3	读写存储器(RAM)	(141)
6.3.1	RAM 的结构	(141)
6.3.2	RAM 的存储单元简介	(143)
6.3.3	RAM 的容量扩展	(145)
6.4*	可编程逻辑器件(PLD)介绍	(146)
6.4.1	PLD 的结构	(147)
6.4.2	PLD 的基本原理	(149)
	本章小结	(154)
	习题	(154)
7	A/D、D/A 转换器	(156)
7.1	概述	(156)
7.2	D/A 转换器基本原理	(156)
7.2.1	D/A 转换器基本原理	(156)
7.2.2	D/A 转换器的主要技术参数	(158)
7.2.3	常用的集成 D/A 转换器及其应用	(158)
7.3	A/D 转换器基本原理	(160)
7.3.1	A/D 转换器基本原理	(160)
7.3.2	A/D 转换器的类型	(161)
	本章小结	(165)
	习题	(165)
8	脉冲波形的产生与整形	(167)
8.1	施密特触发器	(167)
8.1.1	由门电路构成的施密特触发器	(167)
8.1.2	施密特触发器的应用	(169)
8.2	单稳态电路	(170)
8.2.1	积分型单稳态电路	(171)
8.2.2	集成单稳态触发器简介	(171)
8.3	多谐振荡器	(172)
8.3.1	TTL 与非门构成的多谐振荡器	(172)
8.3.2	两级 CMOS 与非门构成的环形振荡器	(173)
8.3.3	石英晶体振荡器	(174)
8.4	555 定时器及其应用	(175)
8.4.1	555 定时器的电路结构	(175)
8.4.2	555 定时器的应用	(176)
	本章小结	(178)

习题.....	(178)
9 数字电子电路读图及课程设计	(181)
9.1 数字电子电路读图方法	(181)
9.1.1 电子电路图种类及读图方法	(181)
9.1.2 读图举例	(182)
9.2 数字电子电路课程设计方法	(185)
9.2.1 数字系统设计介绍	(185)
9.2.2 数字电子电路课程设计方法举例	(185)
本章小结.....	(189)
习题.....	(189)
附录.....	(191)
附录 1 TTL 集成电路系列介绍	(191)
附录 2 国产半导体集成电路型号命名方法(GB 3430—89)	(192)
附录 3 数字电路的若干应用电路	(193)
附录 4 部分集成逻辑门电路新、旧图形符号对照	(197)
附录 5 部分常用的集成电路芯片功能引出端排列图	(198)
部分习题解答.....	(203)
参考文献.....	(210)

1 数字电路基础

1.1 概 述

(1) 数字电路及其特点

电子电路中的信号可分为两类,一类是在时间和大小上都是连续的模拟信号,由模拟电路来处理;另一类是在时间和大小上都是离散的数字信号,其大小变化是某个最小量的整数倍,由数字电路来处理。

数字电路又称为逻辑电路,是研究信号输入、输出之间逻辑关系的学科。与模拟电路相比较,它具有以下特点:

① 模拟电路注重研究信号的放大、相位关系,波形失真情况等,采用的晶体管一般工作在放大状态;数字电路注重研究信号输入、输出之间的逻辑关系,采用的晶体管一般工作在截止或饱和状态。

② 数字电路分析和设计的数学工具是逻辑代数。逻辑代数以二进制为基础,其变量称为逻辑变量,用英文字母 A 、 B 、 C 、 $\dots$ 表示。逻辑变量取值(逻辑值)只有 1 和 0 两种,这里的 1 和 0 并不表示具体数值大小,而是表示逻辑变量的两种相反的状态,如是和否、真和假、电平的高和低、三极管的(饱和)导通和截止、开关的接通和关断等。数字电路中的数字量或逻辑量均采用二进制来表示。

③ 数字电路在对信号做处理时,是按照人们事先设计好的逻辑关系进行逻辑运算和逻辑判断的,也就是说,数字电路具有一定的运算和思维能力。因此,人们可以利用数字电路制造出具有一定智能的装置,如机器人和电子计算机等。

另外,数字电路具有集成度高、抗干扰能力强、工作可靠性高、芯片通用性强、信号便于存储等特点。

(2) 数字电路举例

数字电路大致包括信号的产生、放大、整形、传送、控制、状态记忆、计数、数字显示等内容。下面以数字频率计为例说明其基本结构和内容。

图 1.1 所示是一个数字频率计的简单框图,它可以用来测量周期信号的频率。被测信号频率为 f_x ,通过放大整形后变换成频率仍为 f_x 的矩形脉冲信号 A ,另外,秒脉冲电路产生宽度为 1 s 的控制信号 B (称为闸门信号),二者进入一个控制门(称为闸门),控制门输出的就是

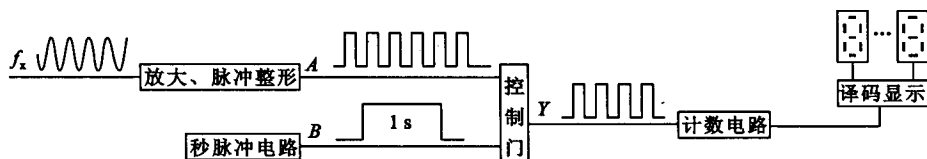


图 1.1 数字频率计的简单框图

1 s 内的被测信号 Y 。通过计数器对 Y 的变化次数进行累计,并由译码显示电路直接显示出来 f_x 的值。这个例子说明了数字电路主要涉及的知识内容。

1.2 计数进制及代码

1.2.1 各种进制及转换

(1) 十进制

十进制是日常生活和工作中最常使用的计数进制之一。在十进制中,有 0、1、2、3、4、5、6、7、8、9 共十个数码,计数基数为 10。超过 9 时要用多位数表示,其中低位数和相邻高位数之间的进位关系是“逢十进一,借一做十”。

例如, $648.72 = 6 \times 10^2 + 4 \times 10^1 + 8 \times 10^0 + 7 \times 10^{-1} + 2 \times 10^{-2}$ 。所以任何一个正的十进制 D 均可按下式展开:

$$(D)_{10} = \sum k_i \times 10^i \quad (1.1)$$

其中 k_i 是第 i 位的系数,它可能是 0~9 十个数码中的任何一个。若整数部分的位数是 n ,小数部分的位数是 m ,则 i 包含从 $n-1$ 到 0 的所有正整数和从 -1 到 $-m$ 的所有负整数。

若以 N 取代式(1.1)中的 10,即可得到任意进制(N 进制)数的一般展开表达式,即

$$(D)_N = \sum k_i \times N^i \quad (1.2)$$

式中, N 为计数制的基数; k_i 为第 i 位的系数; N^i 称为第 i 位的权。

(2) 二进制

在数字电路中应用最广的是二进制。在二进制数中,每位仅有 0 和 1 两种可能的数码,计数基数为 2。低位和相邻高位之间的进位关系是“逢二进一,借一做二”。

由式(1.2),任何一个二进制数 D 均可展开为

$$(D)_2 = \sum k_i \times 2^i \quad (1.3)$$

例如, $101.11 = 1 \times 2^2 + 0 \times 2^1 + 1 \times 2^0 + 1 \times 2^{-1} + 1 \times 2^{-2}$ 。

(3) 八进制

在八进制数中,有 0、1、2、3、4、5、6、7 共八个数码,计数基数为 8。低位与相邻高位之间的进位关系是“逢八进一,借一做八”。

任何一个八进制数都可以按式(1.2)展开为

$$(D)_8 = \sum k_i \times 8^i \quad (1.4)$$

例如, $(37.25)_8 = 3 \times 8^1 + 7 \times 8^0 + 2 \times 8^{-1} + 5 \times 8^{-2}$ 。

(4) 十六进制

在十六进制数中,有 0~9、A(10)、B(11)、C(12)、D(13)、E(14)、F(15) 共十六个数码,计数基数为 16。低位与相邻高位之间进位关系是“逢十六进一,借一做十六”。

任意一个十六进制数都可以按式(1.2)展开为

$$(D)_{16} = \sum k_i \times 16^i \quad (1.5)$$

例如, $2A.7F = 2 \times 16^1 + A \times 16^0 + 7 \times 16^{-1} + F \times 16^{-2}$

$$=2 \times 16^1 + 10 \times 16^0 + 7 \times 16^{-1} + 15 \times 16^{-2}。$$

十六进制数与二进制数之间的转换简单,在微机系统中常用十六进制符号书写程序。

以下简单介绍一下进制之间的转换:

(1) 二进制数与八进制、十六进制数之间的转换

二进制数与八进制、十六进制数的关系为:

① 三位二进制数可以对应写为一位八进制数,即 $(000)_2 \sim (111)_2 = (0)_8 \sim (7)_8$;

② 四位二进制数可以对应写为一位十六进制数,即 $(0000)_2 \sim (1111)_2 = (0)_{16} \sim (F)_{16}$ 。

在转换时,二进制的整数部分从小数点向左每三位或者每四位一组,小数部分从小数点向右每三位或者每四位一组,并把每一组的值求出,即可实现二进制数转换为八进制或者十六进制数。反之,可以实现八进制或者十六进制数转换为二进制数。

例如: $(10011010111)_2 = (10'011'010'111)_2 = (010'011'010'111)_2 = (2327)_8$

$(10011010111)_2 = (100'1101'0111)_2 = (0100'1101'0111)_2 = (4D7)_{16}$

$(2AF)_{16} = (0010'1010'1111)_2 = (1010101111)_2$

$(100110111.101011)_2 = (467.53)_8 = (137.AC)_{16}$

(2) 二进制数转换成十进制数

二进制数转换成十进制数,转换方法很简单。事实上,对于任意进制数,只需按照式(1.3)展开求和,即可得到十进制数。

例如,将 $(1001.11)_2$ 转换为十进制数,方法如下:

$$(1001.11)_2 = 1 \times 2^3 + 0 \times 2^2 + 0 \times 2^1 + 1 \times 2^0 + 1 \times 2^{-1} + 1 \times 2^{-2} = 8 + 0 + 0 + 1 + 0.5 + 0.25 \\ = (9.75)_{10}$$

(3) 十进制数转换成二进制数

对于十进制数的整数部分,转换成为二进制数的口诀为“除2取余,逆序排列”。即将十进制数的整数部分依次除以2,得到各次除法运算的余数,直至商为0。将余数逆序排列,即为该十进制数的整数部分的二进制数。

对于十进制数的小数部分,转换成为二进制数的口诀为“乘2取整,正序排列”。即将十进制数的小数部分乘以2后,将整数部分取出,然后再将剩下的小数部分乘以2,再次取整,以此类推。将取出的整数顺序排列,即为该十进制数的小数部分的二进制数。

例如,将 $(25.625)_{10}$ 转换为二进制数,运算过程如下:

$\begin{array}{r l} 2 & 25 \\ \hline 2 & 12 \cdots 1 \\ 2 & 6 \cdots 0 \\ 2 & 3 \cdots 0 \\ 2 & 1 \cdots 1 \\ \hline & 0 \cdots 1 \end{array}$	$\begin{array}{ccccccc} 0.625 & \xrightarrow{\times 2} & 0.25 & \xrightarrow{\times 2} & 0.50 & \xrightarrow{\times 2} & 0.00 \\ & \text{取1} & & \text{取0} & & \text{取1} & \\ & \xrightarrow{\hspace{1.5cm}} & & & & \xrightarrow{\hspace{1.5cm}} & \text{取整} \end{array}$	$\begin{array}{r l} 8 & 2006 \\ \hline 8 & 250 \cdots 6 \\ 8 & 31 \cdots 2 \\ 8 & 3 \cdots 7 \\ \hline & 0 \cdots 3 \end{array}$
--	--	--

转换结果为 $(25)_{10} = (11001)_2$, $(0.625)_{10} = (0.101)_2$, $(25.625)_{10} = (11001.101)_2$ 。

① 若整数非常大,除2操作不方便,可以采用相同的方法除以8或者除以16得到八进制或者十六进制数,然后再转换成二进制数。

例如: $(2006)_{10} = (3726)_8 = (11111010110)_2$

② 有些小数可能乘 2 乘不尽,取整后,最终不是零,转换时会有误差,这时可以按要求转换到保留小数点之后若干位得到近似值。

1.2.2 二进制代码

在数字系统中,为了表示文字、符号等信息,往往采用一定位数的二进制数码,这种具有特定含义的二进制数码称为二进制代码。建立这种代码与十进制数码、字母、符号的一一对应关系的过程叫做编码。若所需编码的信号对象有 N 个,则二进制数代码的位数 n 应满足下面关系:

$$N \leq 2^n$$

例如, $N=10$,则由 $N \leq 2^n$,取 $n=4$,即对十个对象编码至少要用四位二进制代码。

表 1.1 所示是几种常见代码的编码。

表 1.1 常用各种代码的编码表

十进制数	自然码	循环码	BCD 码				
			8421BCD 码	十进制数	余 3 码	余 3 循环码	十进制数
0	0000	0000	0000	0			
1	0001	0001	0001	1			
2	0010	0011	0010	2			
3	0011	0010	0011	3	0011	0010	0
4	0100	0110	0100	4	0100	0110	1
5	0101	0111	0101	5	0101	0111	2
6	0110	0101	0110	6	0110	0101	3
7	0111	0100	0111	7	0111	0100	4
8	1000	1100	1000	8	1000	1100	5
9	1001	1101	1001	9	1001	1101	6
10	1010	1111			1010	1111	7
11	1011	1110			1011	1110	8
12	1100	1010			1100	1010	9
13	1101	1011					
14	1110	1001					
15	1111	1000					

(1) 自然码

自然码是一种四位二进制代码,可以看做一个四位二进制数,各位的权依次是 8、4、2、1。因此,将这种代码又叫做 8421 码。

(2) 循环码

循环码,又叫格雷码(Gray Code),也是一种 4 位二进制代码。它的每 1 位代码都是按一定的周期规律进行循环。应用较多的是 3 位和 4 位的循环码,对于 4 位循环码,循环规律为:

右起第 1 位的循环周期是 0110;

右起第 2 位的循环周期是 00111100;

右起第 3 位的循环周期是 0000111111110000;

右起第 4 位的循环周期是 000000001111111100000000。

若每相邻的两个代码组合相比较,只有一位不同,其他位都相同,则称这种代码具有逻辑相邻性。循环码具有逻辑相邻性的特点,它属于一种无权码。

(3) 二-十进制编码(BCD 码; Binary Coded Decimal code)

用 4 位二进制代码表示一位十进制数 0~9 的代码叫做 BCD 码。它包括 8421BCD 码、余 3 码和余 3 循环码。

① 8421BCD 码

8421BCD 码是最常用的一种编码。它是取 8421 码(16 种)的前十种组合 0000~1001 来对应表示一位十进制数 0~9 的。后 6 种组合 1010~1111 不用,作为无效代码或伪码。它属于一种有权码,各位代码的权依次为 8、4、2 和 1。

例如, $(9)_{10} = (1001)_{8421BCD}$, $(58)_{10} = (01011000)_{8421BCD}$ 。

② 余 3 码

余 3 码是用 8421 码的中间 10 种组合 0011~1100 来分别对应表示一位十进制数的一种编码。它将 8421 码的前 3 种、后 3 种代码组合作为无效代码。它属于一种无权码。

例如, $(3)_{10} = (0110)_{\text{余}3\text{码}}$, $(59)_{10} = (10001100)_{\text{余}3\text{码}}$ 。

③ 余 3 循环码

余 3 循环码是用 4 位从 0000 开始的循环码的中间 10 种组合(0010~1010)对应表示一位十进制数 0~9 的一种编码。它属于一种无权码。

例如, $(3)_{10} = (0101)_{\text{余}3\text{循环码}}$, $(59)_{10} = (11001010)_{\text{余}3\text{循环码}}$ 。

另外,还有恒权码 2421 码、5211 码,这种代码各位的权是恒定的;还有字符、字母编码,主要有 ASCII 和 ISO 码,这里就不一一介绍了。

1.3 逻辑关系和逻辑运算

在数字电路中,有算术运算和逻辑运算。算术运算也有加、减、乘、除运算,与普通代数中的运算方法相同。这里主要讲逻辑运算。

在逻辑代数中,有三种最基本的逻辑关系,即:与、或、非。在这三种最基本逻辑关系的基础上,又有复合逻辑关系,即:与非、或非、与或非、异或、同或等。这些逻辑关系,都对应有各自的逻辑运算规则。

(1) 与逻辑关系和与运算

当决定一件事情的所有条件都具备时,这件事情才会发生。这种关系称为与逻辑关系。

图 1.2(a)所示是一个简单的与逻辑关系电路。两个开关 K_1 、 K_2 的状态决定灯泡 Y 的状态,只有开关 K_1 、 K_2 全部闭合,灯才会亮;否则灯灭。表 1.2 是这个电路的功能表。

现把开关 K_1 、开关 K_2 、灯泡 Y 抽象出来作为逻辑变量 A、B、Y,其中 A、B 属于输入变量, Y 属于输出变量。并且这里规定用二进制数码 0 表示开关断开、灯泡灭,用 1 表示开关闭合、灯泡亮,这一替换过程叫做逻辑状态赋值,由此将得到另一个数学表格如表 1.3 所示,这个表格叫做逻辑真值表,简称真值表。

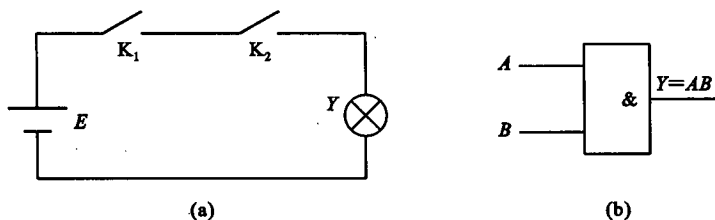


图 1.2 与逻辑关系及与运算逻辑符号

(a) 电路;(b) 与运算逻辑符号

表 1.2 图 1.2 电路的功能表

开关 K_1	开关 K_2	灯泡 Y
断开	断开	灭
断开	闭合	灭
闭合	断开	灭
闭合	闭合	亮

表 1.3 与逻辑关系真值表

输 入		输 出
A	B	Y
0	0	0
0	1	0
1	0	0
1	1	1

真值表是反映输入变量的所有可能的取值组合与输出变量的函数值一一对应关系的表格,它是数字电路中非常重要的概念。

逻辑与也叫逻辑乘,在数字电路中,用与运算逻辑符号来表示,如图 1.2(b)所示。这个符号也叫与门。

与逻辑关系除了用真值表来描述外,还可以用与运算逻辑函数表达式来描述,即

$$Y = A \cdot B = AB$$

式中的“ $\cdot$ ”为逻辑与运算符,可以省略不写。式子读做 Y 等于 A 与 B,或者 A 乘 B。

(2) 或逻辑关系和或运算

当决定一件事情的所有条件中,只要有一个具备时,这件事情就会发生。这种关系称为或逻辑关系。

图 1.3(a)所示是一个简单的或逻辑关系电路。两个开关 K_1 、 K_2 的状态决定灯泡 Y 的状态,只要开关 K_1 、 K_2 有一个闭合,灯就会亮;只有全断开灯泡才会灭。

表 1.4 是这个电路的功能表。

按前面的同样规定进行状态赋值,将得到其真值表,如表 1.5 所示。

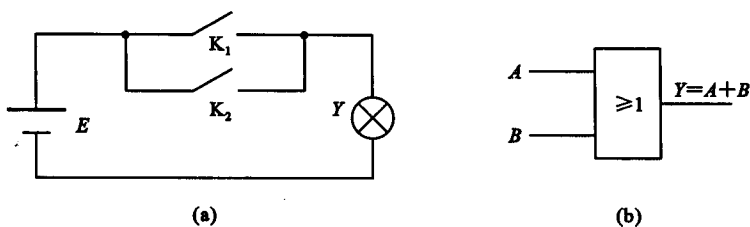


图 1.3 或逻辑关系及或运算逻辑符号

(a) 电路; (b) 或运算逻辑符号

表 1.4 图 1.3 电路的功能表

开关 K_1	开关 K_2	灯泡 Y
断开	断开	灭
断开	闭合	亮
闭合	断开	亮
闭合	闭合	亮

表 1.5 或逻辑关系真值表

输 入		输 出
A	B	Y
0	0	0
0	1	1
1	0	1
1	1	1

或逻辑也叫逻辑加,在数字电路中,用或运算逻辑符号来表示,如图 1.3(b)所示。这个符号叫或门。

或逻辑关系除用真值表来描述外,同样可以用或运算逻辑函数表达式来描述:

$$Y = A + B$$

式中的“+”为逻辑或运算符,读做 Y 等于 A 或 B ,或者 A 加 B 。

在或逻辑关系真值表中,出现“ $1+1=1$ ”。要说明的是,这是逻辑运算,这里的“1”并不代表具体的数,没有数的概念,而是代表一种逻辑状态,这在前面已经做规定了。

(3) 非逻辑关系和非运算

图 1.4(a)所示是一个简单的非逻辑关系电路。开关 K 的状态决定灯泡 Y 的状态,开关 K_1 闭合,灯就灭; K 断开,灯泡就会亮。

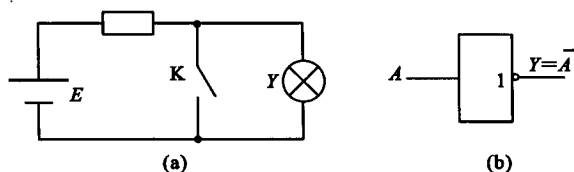


图 1.4 非逻辑关系及非运算逻辑符号

(a) 电路; (b) 非运算逻辑符号

表 1.6 非逻辑关系真值表

A	Y
0	1
1	0

真值表如表 1.6 所示,其逻辑符号叫做非门,如图 1.4(b)所示。非运算逻辑函数表达式为:

$$Y = \bar{A}$$

式中变量字母上的“—”为逻辑非运算符,读作 Y 等于 A 非,或者 A 反。非就是否定,则非门也叫反相器。

(4) 逻辑变量、逻辑函数及复合逻辑关系

① 逻辑变量和逻辑函数

以上已经碰到逻辑变量和逻辑函数的概念,这里重申一下。

逻辑变量也是用英文字母表示的变量,其取值只有两种,或者是 1 或者是 0,没有第三种可能。而且,这里的 1 和 0 没有数值大小的含义,仅用来表示事物相互对立而又联系的两个方面,即两种对立的状态。

前面介绍的几种逻辑关系表达式,均抽象地表达了输入变量和输出变量的函数关系。一般地讲,如果输入逻辑变量 A、B、C、…的取值确定之后,输出逻辑变量 Y 的值也被唯一确定了,那么就称 Y 是 A、B、C、…的逻辑函数,并写成函数表达式为

$$Y = F(A, B, C, \dots)$$

一般,任一逻辑函数均可以用对应的真值表直观地表达出来。

② 复合逻辑关系

除了以上三种最基本的逻辑运算外,还有一些其他常用的复合逻辑运算,图 1.5 所示是几种常用复合逻辑关系的逻辑符号。

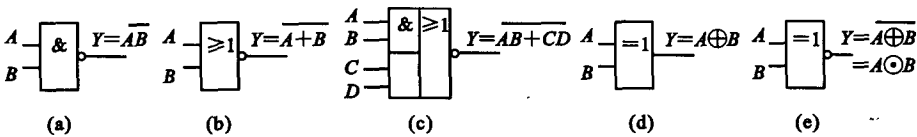


图 1.5 几种常用的逻辑符号

(a) 与非门;(b) 或非门;(c) 与或非门;(d) 异或门;(e) 同或门

a. 与非逻辑关系

与非逻辑关系是对与逻辑关系的否定,逻辑表达式为 $Y = \overline{AB}$,读做 A 与 B 的非。其逻辑符号叫做与非门,如图 1.5(a)所示。与非逻辑关系真值表如表 1.7 所示。从真值表可以总结出与非逻辑关系为:有 0 出 1,全 1 出 0。

b. 或非逻辑关系

或非逻辑关系是对或逻辑关系的否定,逻辑表达式为 $Y = \overline{A+B}$,读作 A 加 B 的非。或非逻辑关系真值表如表 1.7 所示,其逻辑符号叫做或非门,如图 1.5(b)所示。从真值表可以总结出或非逻辑关系为:有 1 出 0,全 0 出 1。

表 1.7 常用复合逻辑关系的真值表

输入		几种逻辑输出			
A	B	$\overline{AB}$	$\overline{A+B}$	$\overline{AB} + A\overline{B}$	$\overline{A}\overline{B} + AB$
0	0	1	1	0	1
0	1	1	0	1	0
1	0	1	0	1	0
1	1	0	0	0	1

c. 与或非逻辑关系

与或非逻辑关系表达式为 $Y = \overline{AB + CD}$, 其逻辑符号叫做与或非门, 如图 1.5(c) 所示。

d. 异或逻辑关系、同或逻辑关系

所谓异或, 是指两个输入逻辑变量相比较, 相同则输出 0; 相异则输出 1。

异或逻辑关系表达式为 $Y = \overline{A}B + A\overline{B} = A \oplus B$, 其逻辑符号叫做异或门; 如图 1.5(d) 所示。

所谓同或, 是指两个输入逻辑变量相比较, 相同则输出 1; 相异则输出 0。所以它是异或逻辑关系的非。

同或逻辑关系表达式为: $Y = \overline{\overline{A}B + A\overline{B}} = \overline{A}B + AB = A \odot B$, 其逻辑符号叫做同或门, 如图 1.5(e) 所示。

实际的逻辑问题, 往往变量多, 非常复杂, 但是它们都是通过基本逻辑关系的组合或复合来实现的。在复杂的逻辑运算中要特别注意运算的优先顺序。按优先顺序为: ① 括号; ② 非运算; ③ 与运算; ④ 异或运算; ⑤ 或运算。

1.4 逻辑代数的基本运算和逻辑函数

1.4.1 逻辑代数的基本运算

数字电路的基本数学工具就是逻辑代数。逻辑代数中的变量称为逻辑变量, 其取值只有 0 和 1。逻辑运算法则中有公理、定理、规则和公式。

(1) 公理

① $0 \cdot 0 = 0; 1 + 1 = 1$

② $0 + 0 = 0; 1 \cdot 1 = 1$

③ $0 \cdot 1 = 0; 1 + 0 = 1$

④ $\overline{0} = 1; \overline{1} = 0$

(2) 定理

① $A \cdot 1 = A; A + 0 = A$

② $A + 1 = 1; A \cdot 0 = 0$

③ $A \cdot \overline{A} = 0; A + \overline{A} = 1$

④ $A \cdot A = A; A + A = A$

⑤ 交换律: $AB = BA; A + B = B + A$

⑥ 结合律: $A(BC) = (AB)C; A + (B + C) = (A + B) + C$

⑦ 分配律: $A(B + C) = AB + AC; A + BC = (A + B)(A + C)$

⑧ 德·摩根定理: $\overline{AB} = \overline{A} + \overline{B}; \overline{A + B} = \overline{A} \cdot \overline{B}$

⑨ 还原律: $\overline{\overline{A}} = A$

证明以上定理的基本方法就是看等号两边的逻辑表达式对应的真值表是否完全相同, 若相同, 则等式成立。证明略。

(3) 规则

① 代入规则