



21世纪普通高等教育规划教材

单片机

习题集与实验指导书

丁元杰 吴大伟 沈晋源 编

第3版



3.1
3



机械工业出版社
CHINA MACHINE PRESS



21 世纪普通高等教育规划教材

单片机习题集与实验指导书

第 3 版

丁元杰 吴大伟 沈晋源 编



机械工业出版社

本书在 2001 年第 2 版基础上修订,是机械工业出版社出版的上海普通高校“九五”重点教材《单片微机原理及应用》的配套教材。主教材十余年来热销不衰,受到兄弟院校和社会各方普遍欢迎与好评。

习题集部分,本版又增添了许多内容,题型也更全面;特别是跟随主教材,也相应添加了 8086 与 PC 方面的习题。它与主教材的第 1~5 章和第 7 章一一对应。其中部分习题还提供了参考答案或提示,有的可视作例题。另外,还收有上海市高校最近两年计算机等级考的相关试题,可供参考与练习。

实验指导书部分三章。第 1 章简要介绍了专为单片微机实验开发的 SD—1 型实验装置。第 2、3 章分别列出了将它联成调试机,调试简单程序的实验与组成单片机系统,研究接口、应用、编程的实验。

本版进一步充实了课程设计指导书部分,汇集了更多适用面宽、实用性强、便于教师增删修改和能引起学生浓厚兴趣的课题,以满足各校组织这一教学环节的不同需要。

本书供高等院校或单片微机培训班教学使用,也可供工矿企业需要掌握单片微机技术或将 SD—1 型装置用作用户箱、以开发单片机应用课题的广大科技人员学习与参考。

图书在版编目 (CIP) 数据

单片微机习题集与实验指导书/丁元杰等编. —3 版. —北京:机械工业出版社,2005.5

21 世纪普通高等教育规划教材

ISBN 7-111-04301-4

I. 单... II. 丁... III. 单片微型计算机—高等学校—教学参考资料 IV. TP368.1

中国版本图书馆 CIP 数据核字(2005)第 012150 号

机械工业出版社(北京市百万庄大街 22 号 邮政编码 100037)

责任编辑:贡克勤 版式设计:冉晓华 责任校对:李秋荣

封面设计:张 静 责任印制:杨 曦

北京机工印刷厂印刷·新华书店北京发行所发行

2005 年 3 月第 3 版第 1 次印刷

787mm×1092mm¹/₁₆·12.5 印张·309 千字

定价:18.00 元

凡购本书,如有缺页、倒页、脱页,由本社发行部调换

本社购书热线电话 (010) 68326294

封面无防伪标均为盗版

前言

近几年，我国单片微机教学有了极大发展。不少院校在开设“微机原理及应用”课程时，都以单片微机为主讲内容；有的院校在这门课上虽主讲 8086/8088，但在后继课中仍安排有“单片微机”课程；更有许多院校，在教学计划中设置有单片微机课程设计；而许多专业的毕业设计，其中的单片微机课题常占着主要的比重。我们认为：初学计算机，以单片微机为主讲对象，的确较易入门，而且，硬件、软件紧密结合，又贴近应用，初学者容易全面领会、融会贯通、打好基础，从而能提高学习其他机型的效率，也有利于课程设计、毕业设计等后继教学环节的迅速适应与深入。

但是在国内，本书是惟一一本单片微机的习题集。关于单片微机的教学实验，更没有比较满意的方案与装置。由于单片微机在教学中最早是一门少学时后继课，所以对习题和实验都不很重视。沿袭教 Z80 时的思路，有的用单片微机组成了单片单板机，让学生像 TP801 那样在上面通运行简单程序；也由于单片微机原来是一门专业课，它的应用较广，教师手头往往接有一些项目，需用到开发装置，所以有的便直接让学生使用开发装置。我们觉得：单片单板机和开发装置都不是理想的教学实验装置。集成电路技术既然发展到了单片微机的出现，课程学习与实验的重点应该逐步转移到组成单片微机应用系统、研究单片微机接口、练习编写实用程序了，不宜再侧重简单程序，而且，把单片微机固定连接成一种单板机，也丢失了它的优越性。至于开发装置，这是一种开发单片微机应用系统的工具，并不是应用系统本身；再说，要教会学生使用则很难组织教学，在学生刚学这门课程时就让他们接触开发装置，也有嫌过早。所以，我们想像：比较合适的单片微机实验装置应该是一种硬件配置较全、组合灵活方便的模块式的用户箱，它既可以联成调试机，供学生在学指令系统与初接触汇编语言程序时上机通简单程序，也可以在学到扩展、接口、应用等章节后，紧扣教学内容，练习组成系统，研究各种基本的接口、应用、编程，把课程的实验质量提升一个台阶。在后继教学环节或协助教师搞项目时，学生在已学课程的基础上，有能力通过自学熟悉开发装置，此时将用户箱与开发系统联机，又可用于课程设计、大型作业、后继课、毕业设计、开发实用课题等场合。当然，我们的想法只是一得之见，希望同仁们帮助我们完善或提出更为理想的方案，共同来推进微机原理课程和单片微机课程的教学和教改工作。

本书编写的指导思想是将课堂理论教学与课后的习题以及动手实验三者尽可能紧密地联系起来，突出重点，相互呼应，以利学生的接受、巩固、融会贯通与学了能用。在习题集部分，第 3 版又增添了许多内容，题数再增 44%，题型也更为全面。特别是跟随主教材，也相应添加了 8086 与 PC 方面的习题，以拓宽适用面。习题集与主教材的第 1~5 章和第 7 章一一对应。另外，还给出了部分习题（例题）的参考答案。第 3 版题解约增 50%。此外，考虑到上海市对普通高校非计算机专业学生组织了计算机等级考试，它对课程教学有很强的导向作用，而非上海市的高校学生对此也十分关注，为此，本书以附录形式收有最近两年硬三级（工科电类专业学生规定参加这一级）考试中“硬”的部分（以“微机原理及应用”课程内容为主）的试题，供观摩、参考与练习。在实验指导书部分，则在简要介绍 SD—1 型单

IV

片微机实验装置的基础上,收入了前述通简单程序与练习组成单片微机应用系统两大类型的实验内容。因实验数量较多,可供选做,或分组做后交流;更提倡学生按本书做了一定数量实验后,能在教师引导下自行设计实验内容。本书第3版,进一步加强了课程设计指导书部分内容,汇集了更多适用面宽、实用性强、便于教师增删和能引起学生浓厚兴趣的课题,以满足各校组织这一教学环节的不同需要。

本书习题集的第6章由吴大伟编写,第3部分课程设计指导书曾由吴大伟和沈晋源充实和整理。全书由丁元杰统稿。本书初版时,上海大学陈瀛清、曹自强等教师曾提供了许多习题和试题;陈瀛清、吴显明、曹自强、朱宝强、邵磊等许多教师为实验装置的开发以及实验指导书的成稿做出了贡献;上海大学上达公司、上海大学技术服务公司承担了实验装置从鉴定到批量生产的全部工作,谨在此一并致以衷心的感谢。

本书这一次再版,上海大学自领导到各有关部门都给予了高度重视和关怀、支持,编写时涉及的经费由上海大学教材建设基金拨供。

虽然编者愿为教改工作竭尽绵力,但许多做法是探索性的,编者的认识和水平有限,肯定有许多不当与错误的地方,敬请读者们不吝赐教与指正。

编 者

2005年1月

目 录

前言

第 1 部分 习 题 集

第 1 章 微型计算机的基本概念	1	第 4 章 MCS—51 系列单片机的扩展 ...	31
1.1 基本概念	1	第 5 章 MCS—51 系列单片机的接口与	
1.2 数制	4	应用	38
第 2 章 MCS—51 系列单片机的硬件		第 6 章 8086CPU 与 PC	44
结构	8	6.1 基本概念	44
第 3 章 MCS—51 系列单片机的指令		6.2 汇编指令	47
系统和汇编语言程序	11	6.3 汇编语言程序	51
3.1 汇编指令	11	6.4 接口	63
3.2 汇编语言程序	15	部分习题（例题）的参考答案	73

第 2 部分 实 验 指 导 书

第 1 章 SD—1 型单片微机实验装置		实验一 认识实验	117
简介	104	实验二 数据区清零、建立数据区与数据	
SD—1 型单片微机实验装置的用途	104	块传送	119
SD—1 型单片微机实验装置的结构	104	实验三 多字节无符号数加法运算	119
1.A 板（最小系统板）	105	实验四 多字节数取补处理	120
2.B 板（输入板）	106	实验五 多字节无符号数乘法运算	121
3.C 板（显示板）	107	实验六 自行设计实验	122
4.D 板（P0 口扩展 I/O 及 8155 板）	107	第 3 章 组成单片机系统，研究接口、	
5.E 板（串行口扩展 I/O 及 ADC0809		应用、编程的实验	123
板）	108	实验的注意事项	123
SD—1 型单片微机实验装置的键盘	109	实验一 按键、LED 的接口与应用	124
第 2 章 联成“调试机”，调试简单程		实验二 数显的接口与应用	125
序的实验	111	实验三 键盘的接口与应用	127
调试机的结构	111	实验四 汽车方向灯应用实例	128
1. 系统连接	111	实验五 P0 口扩展 I/O 口	129
2. 存储器地址	113	实验六 串行口扩展 I/O 口	130
3. 资源分配	113	实验七 8155 的接口与应用	131
4. 具体安排	113	实验八 ADC0809 的接口与应用	133
调试机的操作	114	各实验的系统连接图	134
1. 键盘操作	114	各实验的参考程序	136
2. 调试机使用说明	115		

第3部分 课程设计（大型作业）指导书

课程设计（大型作业）的教学组织	150	2. 设计任务	167
1. 性质与目的	150	课题六 收银机	168
2. 设计任务书	150	1. 课题概况	168
3. 交流与考核	151	2. 设计任务	169
课题一 LED 显示屏	151	课题七 锅炉水位仪	170
1. 硬件简介	151	1. 课题概况	170
2. 显示程序设计	152	2. 设计任务	171
课题二 水处理监控系统	156	课题八 炉温 PID 控制	172
1. 模拟调试盒	156	1. 课题概况	172
2. 设计任务	157	2. 设计任务	181
课题三 电脑时钟	157	课题九 流水线产量统计	181
1. 系统连接	157	1. 课题概况	181
2. 设计任务	158	2. 设计任务	182
课题四 作息时间控制系统	163	附录 上海市高校 2002 年、2003 年非	
1. 课题概况	164	计算机专业计算机等级考试	
2. 设计任务	165	（硬三级）有关试题	183
课题五 分时计费电能表	166	参考文献	194
1. 课题概况	167		

第 1 部分 习 题 集

第 1 章 微型计算机的基本概念

1.1 基本概念

1.1.1 综述微型计算机的特点与发展前景。

1.1.2 综述微型计算机的各类主要用途。

1.1.3 微型计算机由哪五大件组成？每一部件各起何种作用？

1.1.4 什么是 CPU？什么是主机（裸机）？

1.1.5 什么是微型计算机的核心部件？

什么是运算器的核心部件？

什么是 ALU 的核心部件？

试默绘典型微处理器结构框图。

1.1.6 什么是接口电路？什么是总线？请说说它们在微型计算机组成中的地位与前景。

1.1.7 何谓计算机系统？何谓单板机？何谓单片机？

1.1.8 说说单片机的特点、应用场合与发展前景。

1.1.9 请解释下列名词：

1) 字长，字，字节，BCD 码，ASCII 码。

2) 指令，指令地址，指令系统，程序。

3) 存储器，存储单元，存储容量，存储体，存储单元地址，读操作，写操作。

1.1.10 十六进制数转换为 ASCII 码的规律是怎样的？

1.1.11 十六进制数转换为 BCD 码数的规律是怎样的？

1.1.12 请结合 CPU 的结构图简述微型计算机逐条执行指令的工作过程。

1.1.13 请配合上题，简述访问内存进行读、写的工作过程。

1.1.14 您能说清下述各点的理由吗？

1) 运用取补的办法可以使减法运算改变为加法运算。

2) 单字节负数的取补办法是： D_7 不变， $D_6 \sim D_0$ 按位“取反加 1”。

3) 单字节负数由补码求原码的办法还是： D_7 不变， $D_6 \sim D_0$ 按位“取反加 1”。

1.1.15 何谓程序计数器？程序计数器中存放的是什么内容？它对计算机的工作起何种作用？在什么情况下程序的执行顺序将发生转移？此时程序计数器的内容是怎样的？

1.1.16 电子数字计算机诞生至今，种种机型的基本工作原理是相同的，你能概括说出其要点吗？你知道该原理是谁最早提出的吗？

1.1.17 何谓溢出？如何判别溢出？

1.1.18 何谓奇偶校验？它有什么用途？请说明其具体方法。

1.1.19 评价存储器有哪些重要指标？为什么说存储器性能已成为计算机性能提高的关键？

1.1.20 请综述存储器的种类、特点、用途和优缺点（主要针对内存）。

1.1.21 请概述：

1) 静态 MOS RAM 单元存储电路的工作原理。

2) 静态 MOS RAM 存储器的大致结构。

3) EPROM 单元存储电路的工作原理。

1.1.22 何谓堆栈？为什么要设置堆栈？栈区是怎样确定的？数据进栈、出栈按照何种规律？进栈用什么指令？出栈用什么指令？进栈、出栈时栈针将怎样变化？通常栈底所指是什么内容？栈顶所指又是什么内容？

1.1.23 为什么要采用总线结构？芯片为什么要通过缓冲器才能挂在总线上？

1.1.24 何谓系统总线？它包含些什么？你能举出一种常用的标准系统总线吗？

1.1.25 什么是 RAM？什么是 ROM？试区分其性能和用途。

1.1.26 试比较静态 MOS RAM 与动态 MOS RAM 的优缺点。

1.1.27 CPU 与外围设备间传送数据有哪几种方式？试根据每种方式的特征，分析其适用的场合。

1.1.28 讲清中断的概念、用途和优越性。说明 CPU 响应中断的条件。

1.1.29 何谓中断优先权？它是怎样规定的？讲清中断嵌套的概念。

1.1.30 说说从中断请求到中断响应、进入中断服务程序、一直到中断返回的全过程。在中断服务程序中，除规定的服务内容外，还要完成哪些任务？

1.1.31 CPU 响应中断请求后，是怎样完成断点保护的？

A. 执行 PUSH 指令 B. 通过用户程序

C. 通过监控程序 D. 内部自动操作

1.1.32 图 1-1 所示某中断传送方式的输入接口电路，其结构和原理与主教材图 1-33 相似，具体工作过程如下：当输入设备准备好一个数据后，便发出选通信号 STB，将 8 位数据通过锁存器送到三态缓冲器；与此同时，使中断请求触发器输出“1”，于是输入设备的 $\overline{\text{IBF}}$ （输

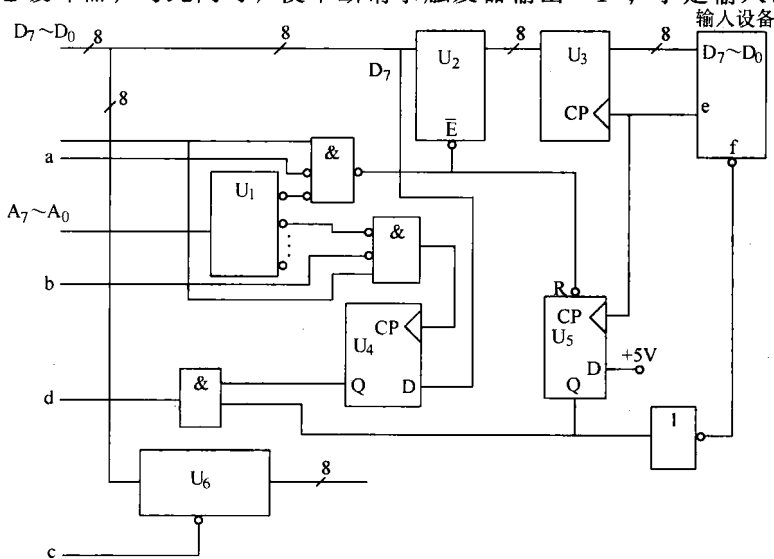


图 1-1 习题 1.1.32 图

入缓冲器满) 信号为“0”、有效, 而令输入设备不再送新数。若系统此时允许该输入设备向 CPU 申请中断, 即相应的中断屏蔽触发器已置“1”, 便能向 CPU 发出中断请求信号 INTR。如 CPU 已开中断, 则在其现行指令执行结束后将响应该中断, 并发回中断响应信号 $\overline{INTA}$, 使此中断源通过锁存器由数据总线向 CPU 提供其中断服务程序的入口地址, CPU 转到为该输入设备服务的中断服务程序, 将打开三态缓冲器而读入这一数据, 且复位中断请求触发器, INTR 回复为“0”, 取消中断请求, $\overline{IBF}$ 回复为“1”, 令输入设备可再送新数。请在习题图 1-1 上:

1) 写出 U_1 、 U_2 、 U_3 、 U_4 、 U_5 、 U_6 的名称。

2) 在 a、b、c、d、e、f 端分别正确注上 STB、 $\overline{IBF}$ 、读信号、写信号、INTR、 $\overline{INTA}$ 等名称。

1.1.33 图 1-2 所示为某多个中断源、单一中断请求线情况下的中断多级嵌套流程图, 请推敲或讨论: 图上空白的方框 CPU 应完成何种工作。

1.1.34 综述中断服务程序与一般子程序的异同。

1.1.35 请分析: 实时控制为什么必须采用中断方式?

1.1.36 MCS—51 系列单片机不具备 DMA 传送方式的功能, 但 DMA 是一种重要的传送方式。试阅读参考书籍, 阐明该传送方式的特点与工作过程。

1.1.37 下列程序存放在 $64K \times 8$ 位的 EPROM 中:

```

74 08      MOV A, #08H
75 F0 76    MOV B, #76H
25 E0      ADD A, A
25 F0      ADD A, B
02 20 00    LJMP 2000H

```

试分析该程序, 并回答以下问题:

1) 如该段程序自 000FH 单元开始存放, 请在程序段中写明每条指令的首址。

2) 该程序段共占用内存多少单元?

3) 在执行指令 ADD A, A 时, 程序计数器 PC 的内容是什么?

4) 执行完指令 ADD A, B 后, 累加器 A、寄存器 B 及程序计数器 PC 的内容各是什么?

5) 在 CPU 取回指令 LJMP 2000H 并执行该指令时, (PC) = ?; 该指令执行后, (PC) = ?。

1.1.38 有程序段如下, 试画出堆栈图, 在图上注明各有关单元的内容。

```

MOV SP, #0E0H
MOV A, #24H
MOV B, #0F1H
PUSH A

```

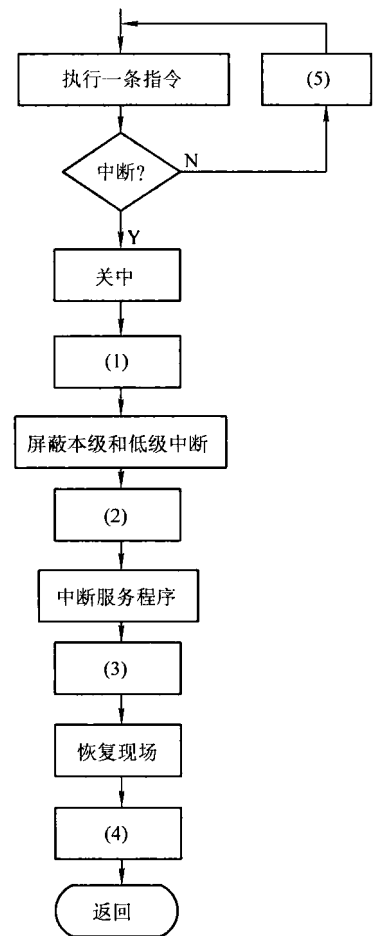


图 1-2 习题 1.1.33 图

PUSH B

1.1.39 某存储器芯片有 12 根地址线、8 根数据线，请回答：

- 1) 该芯片有多少个存储单元？
- 2) 每个存储单元存放多少位二进制数？
- 3) 用十六进制数写出它的首地址和末地址。

1.1.40 某存储器芯片的存储容量为 $16K \times 8$ 位，它应有几根地址线？若其首址为 1000H，则末址是多少？

1.2 数制

1.2.1 请将下列十六进制数转换为二进制数。

- 1) 0EDH 2) 3FF.2H

1.2.2 要求同题 1.2.1。

- 1) 0EC.B7H 2) 0B.ADH 3) 101.0CH 4) 4356.892FH

1.2.3 请将下列二进制数转换为十六进制数。

- 1) 101.101B 2) 111010.11001B

1.2.4 要求同题 1.2.3。

- 1) 100000000.00001B 2) 10110111000101000B
- 3) 11101010100.0011110111B 4) 101110100000.11111001B

1.2.5 请将下列十六进制数转换为十进制数。

- 1) 3DCH 2) 0F.8H

1.2.6 要求同题 1.2.5。

- 1) 10FFH 2) 0ABCDH 3) 0.08H 4) 978.C4H

1.2.7 请将下列二进制数转换为十进制数。

- 1) 11.01B 2) 1111 1111 1111 1111 B

1.2.8 要求同题 1.2.7。

- 1) 1101 1101.0101B 2) 110.11B
- 3) 1101011110101001B 4) 1000000000.11111B

1.2.9 请将下列十进制数转换为十六进制数。

- 1) 15.25 2) 3300

1.2.10 要求同题 1.2.9。

- 1) 4095 2) 60000 3) 100.75 4) 255.99609375

1.2.11 请将下列十进制数转换为二进制数。

- 1) 124.125 2) 3072

1.2.12 要求同题 1.2.11。

- 1) 40.6875 2) 0.725 (精确到小数点后第 8 位)
- 3) 1026.875 4) 65537.0742187

1.2.13 下列二进制数若为无符号数，它们的值是多少？若为带符号数，它们的值又是多少？均用十进制表示。

- 1) 01101110B 2) 01011001B 3) 10001101B 4) 11111001B

1.2.14 若用字长为 8 位的寄存器存放无符号整数，机器数的最大值和最小值是多少？如用

来存放无符号小数，最大值和最小值是多少？均用十进制表示。

1.2.15 又，若用字长为 8 位的寄存器存放带符号整数，机器数的最大值和最小值是多少？真值是多少？如用来存放带符号小数，最大值和最小值是多少？真值是多少？

1.2.16 已知 X，求其原码、反码与补码（8 位字长）。

1) $X = 46$ 2) $X = -46$

1.2.17 将下列 8 位二进制数分别看作是原码、反码和补码，请写出它们相应的十进制数。

1) 01101100 2) 00000000 3) 10000010 4) 11111111

1.2.18 用 8 位二进制数写出下列各数的原码、反码和补码。

1) $+21$ 2) -21 3) $+120$ 4) -120

1.2.19 已知某数的原码如下，求该数的补码。

1) 00101111 2) 01111111 3) 11010101 4) 10001000

1.2.20 已知 X，求其补码（8 位字长）。

1) $X = -127$ 2) $X = 64$ 3) $X = -3$ 4) $X = +127$

1.2.21 求出下列各补码表示的二进制数的真值。

1) 00000000 2) 01111111 3) 10000000 4) 11111111

1.2.22 已知某数的补码如下，求该数负数的补码。

1) 00010000 2) 01111111 3) 11000001 4) 11101111

1.2.23 已知 $[X]_{\text{补}}$ ，求 X，且用十进制数表示。

1) $[X]_{\text{补}} = 01000001\text{B}$ 2) $[X]_{\text{补}} = 11000001\text{B}$

3) $[X]_{\text{补}} = 11111011\text{B}$ 4) $[X]_{\text{补}} = 01111110\text{B}$

1.2.24 通过对下列二进制数求补，验看“求反加 1”与“减 1 求反”两种方法的结果是否相同。

1) 100110 2) 0.11001

1.2.25 已知 X、Y 两数的补码如下，请验看 $[X]_{\text{补}} + [Y]_{\text{补}}$ 是否与 $[X+Y]_{\text{补}}$ 相等。

1) $[X]_{\text{补}} = 101001$, $[Y]_{\text{补}} = 001101$ 2) $[X]_{\text{补}} = 1.011001$, $[Y]_{\text{补}} = 0.100101$

1.2.26 已知 $[X]_{\text{补}}$ 和 $[Y]_{\text{补}}$ ，求 $[X+Y]_{\text{补}}$ 及 $X+Y$ ，并判断运算结果是否溢出。

1) $[X]_{\text{补}} = 01011101\text{B}$, $[Y]_{\text{补}} = 01100110\text{B}$

2) $[X]_{\text{补}} = 11111010\text{B}$, $[Y]_{\text{补}} = 11110011\text{B}$

3) $[X]_{\text{补}} = 01010111\text{B}$, $[Y]_{\text{补}} = 10101011\text{B}$

1.2.27 已知 $[X]_{\text{补}}$ 和 $[Y]_{\text{补}}$ ，求 $[X-Y]_{\text{补}}$ ，并判断运算结果是否溢出。

1) $[X]_{\text{补}} = 11101011$, $[Y]_{\text{补}} = 01001010$

2) $[X]_{\text{补}} = 11001110$, $[Y]_{\text{补}} = 01011010$

3) $[X]_{\text{补}} = 01001000$, $[Y]_{\text{补}} = 11100100$

1.2.28 已知 8 位二进制带符号数 $[X]_{\text{原}} = 10111010$ ， $[Y]_{\text{原}} = 11001011$ ，问 $[X+Y]_{\text{补}}$ 与下列四者中的哪一个相等？

A. 1000101

B. 11111011

C. 01111011

D. 溢出

1.2.29 已知 8 位二进制带符号数 $[X]_{\text{补}} = 11001000$ ， $[Y]_{\text{补}} = 11101111$ ，问 $[X+Y]_{\text{真值}}$ 与

下列四者中的哪一个相等?

A. -55 B. -73 C. +73 D. 溢出

1.2.30 已知 16 位二进制带符号数 $[X]_{\text{补}} = 7EDFH$, 8 位二进制带符号数 $[Y]_{\text{补}} = C8H$, 求 $[X+Y]_{\text{补}}$ 。

1.2.31 已知 8 位二进制带符号数 $[X]_{\text{补}} = X_7X_6X_5X_4X_3X_2X_1X_0B$, 求以 8 位二进制数表示的 $[X/2]_{\text{补}}$ 。

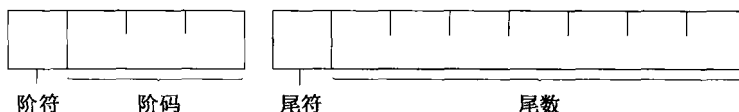
1.2.32 已知 8 位二进制带符号数 $[X]_{\text{补}} = X_7X_6X_5X_4X_3X_2X_1X_0B$, 求以 8 位二进制数表示的 $[-X/2]_{\text{补}}$ 。

1.2.33 已知 8 位二进制带符号数 $[X]_{\text{补}}$, 求 $[-4X]_{\text{补}}$ 和 $[2X]_{\text{补}}$ 。

1) $[X]_{\text{补}} = 11010101$

2) $[X]_{\text{补}} = 00101011$

1.2.34 设二进制浮点规格化数的格式为:



试将下列十进制数表示成上述浮点数形式:

1) -3.125 2) -0.3125 3) -31.25

1.2.35 一个用 16 位二进制表示的规格化浮点数, 含阶符 1 位, 阶码 4 位, 尾符 1 位, 尾数 10 位, 求该浮点数所表示的数值范围。

1.2.36 上题如阶码为 6 位, 尾数为 8 位, 其他不变, 求该浮点数可表示的数值范围。

1.2.37 请将下列十进制数转换为 BCD 码。

1) 254.25 2) 376.125

1.2.38 请将下列十进制数转换为二进制、十六进制和 BCD 码。

1) 135.625

2) 0.725

3) 25.6875

4) 548.875

1.2.39 请将下列 BCD 码转换为十进制数、二进制数和十六进制数。

1) 1001.0111

2) 10000111000.01

3) 0.10001001

4) 1000011.10010001

1.2.40 请将下列十六进制数转换为 ASCII 码。

1) F

2) A

3) 0

4) 7

5) 8

6) C

7) 3

8) 4

1.2.41 下列各数, 哪几个与 $(65.625)_{10}$ 的值相等?

A. $(1100101.101)_2$

B. $(1000001.10011111)_2$

C. $(101.5)_8$

D. $(31.A)_{16}$

注: 题中括号外下注 8 表示八进制数, 也可以注字母 Q 表示; 如写成二进制形式, 以每 3 位二进制数表示 1 位八进制数。

1.2.42 试按数值从大到小的顺序, 依次排列下列各数:

1) $X_1 = (1024)_{10}$, $X_2 = (1023)_{16}$, $X_3 = (0001000000100100)_2$, $X_4 = (0001000000100011)_{BCD}$

2) $X_1 = \text{AE.9H}$, $X_2 = 10101110.11\text{B}$, $X_3 = 000101110100.1000\text{BCD}$, $X_4 = 174.7$

3) $X_1 = (10010010)_2$, $X_2 = (10010010)_{\text{BCD}}$, $X_3 = (89)_{16}$, $X_4 = (223)_8$

1.2.43 求出下列算式的值：

1) $(100100.1)_2 + (110110.1000)_{\text{BCD}} + (36.8)_{16} + (36.4)_8$

2) $(01010010)_2 + (01010010)_{\text{BCD}} + 48 + (48)_{16}$

3) $00111100\text{B} + (10010110)_{\text{BCD}} + 24 + 24\text{H}$

4) $111011.1\text{B} - (100010.0101)_{\text{BCD}} - 19.8\text{H} + 75.1\text{Q}$

5) $00100110\text{B} + 00100110\text{BCD} + 74\text{H} + 74$

以上 1)、2)、3) 题答案以十进制数表示, 4) 题答案以二进制数表示, 5) 题答案以十六进制数表示。

1.2.44 以下算式涉及三个有符号数, 其中哪个是正确的?

A. $80\text{H} < -127\text{D} < 10000010\text{B}$

B. $-127\text{D} < 80\text{H} < 10000010\text{B}$

C. $10000010\text{B} < 80\text{H} < -127\text{D}$

D. $10000010\text{B} < -127\text{D} < 80\text{H}$

1.2.45 请回答：

1) 用二进制数表示 5 位十进制数, 至少需要几位?

2) 用二进制数表示 6 位十进制数, 至少需要几位?

1.2.46 用二进制的规格化浮点数完整地 (不丢弃低位) 表示十进制数 9999, 需用几位?

第 2 章 MCS—51 系列单片机的硬件结构

- 2.1 综述 MCS—51 系列单片机的大致功能。
- 2.2 请结合 MCS—51 系列单片机的结构框图，阐明其大致组成。
- 2.3 学了第 1 章，你认为微型计算机的结构应包含有哪些部件？学了第 2 章，你认为单片机至少包含有哪些部件？
- 2.4 综述 MCS—51 系列单片机各引脚的作用，并试行分类。
- 2.5 什么是 ALU？简述 MCS—51 系列单片机 ALU 的功能与特点。
- 2.6 程序计数器的符号是什么？MCS—51 系列单片机的程序计数器有几位？它的位置在哪里？
- 2.7 何谓程序状态字？它的符号是什么？它的位置在哪里？它各位的含义是什么？为 1、为 0 各代表什么？各在何种场合有用？
- 2.8 如果说某计算机是 32 位机，那么它 CPU 中什么肯定是 32 位的？
- A. 地址总线
 - B. 数据总线
 - C. 内部总线
 - D. 运算器
- 2.9 如果说某计算机内存容量为 8MB，那么它的内存到底有多少字节？
- A. 10^6
 - B. 8×10^6
 - C. 8196×10^3
 - D. 8×2^{20}
- 2.10 请多看些参考书（微机、单片机方面的教材），在这基础上阐述我们“研究 CPU 时序的意义”。
- 2.11 何谓时钟周期、机器周期、指令周期？针对 MCS—51 系列单片机，如采用 12MHz 晶振，它们的频率和周期各是什么值？
- 2.12 我们通常说：“CPU 执行一条指令的时间称为指令周期”。请结合 CPU 时序判断：指令周期是否包含取指时间在内？再联系主教材图 1-14，阐明指令取得后，是送那里以有条不紊地实现指令操作码所规定的功能的？另外，单片机内部协调工作的最小时间单元是不是指令周期？
- 2.13 试说明 MCS—51 系列单片机自振荡源开始是怎样逐级分频而得到周期为 $1\mu s$ 的内部时钟脉冲的。
- 2.14 “一般说，PC 指的是现指令的地址；严格说，PC 指的是下一条指令的地址。”请结合时序解释上述说法。
- 2.15 综述 MCS—51 系列单片机其内存可由哪几部分组成？其编址与访问的规律是怎样的？
- 2.16 $\overline{EA}$ 引脚的作用是什么？在下列四种情况下， $\overline{EA}$ 引脚各应接何种电平？
- 1) 只有片内 ROM
 - 2) 只有片外 ROM
 - 3) 有片内 ROM 和片外 ROM
 - 4) 有片内 ROM 和片外 ROM，片外 ROM 所存为调试程序。

2.17 MCS—51 系列单片机片内 RAM 有多少单元？有哪些用途？这些用途各占用哪些单元？又，堆栈的栈区设在哪里？

2.18 绘图示出 MCS—51 系列单片机的各可寻址位，并统计共有多少个可寻址位。

2.19 何谓特殊功能寄存器？8031 有哪些特殊功能寄存器？试按其用途相关联的硬件功能单元（如 CPU、并行 I/O 口、串行 I/O 口、定时器/计数器、中断控制等）进行分类。

2.20 综述 TMOD、TCON、SCON、IE、IP、PCON 等 6 个专用寄存器的名称、应用场合、各位的定义与各位内容的更换办法。

2.21 请结合教材图 2-9，综述 MCS—51 系列单片机定时器/计数器 0、1 的结构与工作原理。

2.22 定时器/计数器 0 已预置为 FFFFH，并选定用于方式 1 的计数器方式，问此时定时器/计数器 0 的实际用途将是什么？

2.23 定时器/计数器 0 如用于下列定时，晶振为 12MHz，试为定时器/计数器 0 编制初始化程序：
 $T = (65536 - x) \times 1\mu s = 50ms$
 $x = 65536 - 50000 = 1536 = 3C80$
 $TH0 = 3C, TL0 = 80$

1) 50ms

2) 25ms

2.24 定时器/计数器 0 已预置为 156，且选定用于方式 2 的计数器方式，现在 T0 引脚上输入周期为 1ms 的脉冲，问：

1) 此时定时器/计数器 0 的实际用途是什么？

2) 在什么情况下，定时器/计数器 0 溢出？

2.25 设 $f_{osc} = 12MHz$ ，定时器/计数器 0 的初始化程序和中断服务程序如下：

；主程序

```
MOV    TH0, #0DH
MOV    TL0, #0D0H
MOV    TMOD, #01H
SETB   TR0
      :
```

；中断服务程序

```
000B   MOV    TH0, #0DH
        MOV    TL0, #0D0H
        :
```

RETI

请回答：1) 该定时器/计数器工作于什么方式？为什么？

2) 相应的定时时间或计数值是多少？

3) 为什么在中断服务程序中要重置定时器/计数器的初值？

2.26 综述定/计 0、定/计 1、定/计 2 各有哪几种工作方式，相应的工作特征与用法。

2.27 请归纳 MCS—51 系列单片机的定时器/计数器共有哪些用途，并说清其具体用法。

2.28 综述 P0、P1、P2、P3 口各有哪几种功能。

2.29 试根据 P0、P1、P2、P3 各口的不同用途，综述各口每一引脚具体电路的异同。

2.30 在读回端口数据时，为什么应读锁存器内容，而不宜读引脚电平？

2.31 阐明“准双向口”这一名称所以要加用“准”字的理由。

- 2.32 分析有哪些 MCS—51 系列单片机组成的应用系统，其 P2 口可用作通用 I/O 口。
- 2.33 怎样确定 MCS—51 系列单片机串行口的工作方式？有哪几种工作方式？请说明各种工作方式的功能、应用场合与相应的波特率。
- 2.34 何谓波特率？综述 MCS—51 系列单片机有哪些功能部件可作为波特率发生器，以及相应的波特率计算公式。
- 2.35 何谓串行通信、单工、半双工、全双工、发送、接收、异步通信、同步通信、起始位、停止位、空闲位、一帧信息、同步字符、双机通信、多机通信？
- 2.36 试简述：
- 1) 并行通信、串行通信的优缺点。
 - 2) 异步通信、同步通信的优缺点。
 - 3) 异步、多机通信时如何鉴别地址帧与数据帧。
- 2.37 在串行接口中，并行数据与串行数据间的转换是通过下列何种器件实现的？
- A. A/D 转换器或 D/A 转换器 B. 发送控制器或接收控制器
- C. 发送数据缓冲器或接收数据缓冲器 D. 移位寄存器
- 2.38 在串行异步通信时，传送具有一位偶校验位的 ASCII 码字符，传送速率为 2400 波特，问每秒传送的字符数最多可为多少个？又，某帧传送的为英文字母 T，请写出该帧信息的二进制代码。
- 2.39 在串行异步通信时，要传送 8 位数据 3BH，另采用偶校验位 1 位，请写出该帧信息的二进制代码。
- 2.40 在串行异步通信时，传送最高位为奇校验位的 ASCII 码，采用 1 位起始位和 1 位停止位，若 ASCII 码为 39H，请写出该帧信息的二进制代码。
- 2.41 如异步通信，每个字符由 11 位组成，串行口每秒传送 250 个字符，问波特率为多少？
- 2.42 请列举 MCS—51 系列单片机的中断源和中断申请方法，并结合专用寄存器 IE、IP 的功能详细说明如何开中断以及各中断源中断优先权的高低是如何排列确定的。
- 2.43 如外部中断请求 $\overline{\text{INT0}}$ （或 $\overline{\text{INT1}}$ ）采用跳变触发方式，问在响应前和响应后编程时应作何种安排？
- 2.44 阐明 8031 单片机：
- 1) 响应中断的条件与响应中断后由硬件自动完成的操作。
 - 2) 在中断过程中另有哪些不能自动完成，必需由中断服务程序处理的操作。
 - 3) 上面 2) 中的这些操作有什么意义？又为什么不设计成自动完成？
- 2.45 MCS—51 怎样实现上电复位与操作复位？并请综述各专用寄存器复位后的状态。
- 2.46 MCS—51 系列单片机怎样实现掉电保护？怎样工作在节电操作方式？
- 2.47 如果单片机系统要求记录引脚 P1.1 上出现负跳变的时间，问定/计 2 应工作于何种方式？专用寄存器 T2CON 应具有什么样的内容？
- 2.48 某单片机系统用于定时测试压力、温度，并用定/计 0 实现定时。如压力超限和温度超限的报警信号分别由 $\overline{\text{INT0}}$ 、 $\overline{\text{INT1}}$ 输入，中断优先权排列顺序依次为压力超限→温度超限→定时检测，试确定专用寄存器 IE 和 IP 的内容。
- 2.49 上题如压力超限和温度超限的报警信号改由 $\overline{\text{INT1}}$ 、 $\overline{\text{INT0}}$ 分别输入、其他不作改变，问 IE 和 IP 的内容将作何种改变？

5.11 02H 04H