



普通高等教育“十二五”创新型规划教材

电气工程及其自动化系列

数字逻辑电路设计

SHUZI LUOJI DIANLU SHEJI

张玉茹 主 编

赵 明 李 云 副主编

苏晓东 主 审

- ◆ 详述基础理论，深入浅出
- ◆ 注重知识体系，强化应用
- ◆ 精选设计实例，培养创新



哈尔滨工业大学出版社
HARBIN INSTITUTE OF TECHNOLOGY PRESS

普通高等教育“十二五”创新型规划教材·电气工程及其自动化系列

数字逻辑电路设计

主 编 张玉茹
副主编 赵 明 李 云
主 审 苏晓东

哈尔滨工业大学出版社

内 容 简 介

“数字逻辑电路设计”是电类专业必修的一门专业基础课。本书主要介绍数字电路及逻辑设计的基本知识、分析与设计的基本方法及常用集成芯片的使用等方法。全书共分9章,基础理论部分深入浅出,简要、透彻;数字逻辑电路的分析与设计部分注重实践性;常用集成芯片的选型考虑实用性。书中备有大量例题和习题,部分章节后附带实验内容,最后一章给出数字系统设计案例。

本书定位于本科层次,既可作为高等院校数字逻辑电路教学用书,也可作为教师、科技人员和有关专业学生的参考用书。

图书在版编目(CIP)数据

数字逻辑电路设计/张玉茹主编. —哈尔滨:
哈尔滨工业大学出版社,2016.2
ISBN 978-7-5603-5643-3

I. ①数… II. ①张… III. ①数字电路-逻辑电路-
电路设计-高等学校-教材 IV. ①TN790.2

中国版本图书馆 CIP 数据核字(2016)第 237415 号

策划编辑 王桂芝
责任编辑 范业婷 高婉秋
出版发行 哈尔滨工业大学出版社
社 址 哈尔滨市南岗区复华四道街 10 号 邮编 150006
传 真 0451-86414749
网 址 <http://hitpress.hit.edu.cn>
印 刷 哈尔滨工业大学印刷厂
开 本 787mm×1092mm 1/16 印张 18.5 字数 454 千字
版 次 2016 年 2 月第 1 版 2016 年 2 月第 1 次印刷
书 号 ISBN 978-7-5603-5643-3
定 价 35.00 元

(如因印装质量问题影响阅读,我社负责调换)

普通高等教育“十二五”创新型规划教材
电气工程及其自动化系列
编 委 会

主 任 戈宝军

副主任 王淑娟 叶树江 程德福

编 委 (按姓氏笔画排序)

王月志 王燕飞 付光杰 付家才 白雪冰

刘宏达 宋义林 张丽英 周美兰 房俊龙

郭 媛 贾文超 秦进平 黄操军 嵇艳菊

序

随着产业国际竞争的加剧和电子信息科学技术的飞速发展,电气工程及其自动化领域的国际交流日益广泛,而对能够参与国际化工程项目的工程师的需求越来越迫切,这自然对高等学校电气工程及其自动化专业人才的培养提出了更高的要求。

根据《国家中长期教育改革和发展规划纲要(2010—2020)》及教育部“卓越工程师教育培养计划”文件精神,为适应当前课程教学改革与创新人才培养的需要,使“理论教学”与“实践能力培养”相结合,哈尔滨工业大学出版社邀请东北三省十几所高校电气工程及其自动化专业的优秀教师编写了《普通高等教育“十二五”创新型规划教材·电气工程及其自动化系列》教材。该系列教材具有以下特色:

1. 强调平台化完整的知识体系。系列教材涵盖电气工程及其自动化专业的主要技术理论基础课程与实践课程,以专业基础课程为平台,与专业应用课、实践课有机结合,构成了一个通识教育和专业教育的完整教学课程体系。

2. 突出实践思想。系列教材以“项目为牵引”,把科研、科技创新、工程实践成果纳入教材,以“问题、任务”为驱动,让学生带着问题主动学习,在“做中学”,进而将所学理论知识与实践统一起来,适应企业需要和社会需求。

3. 培养工程意识。系列教材结合企业需要,注重学生在校工程实践基础知识的学习和新工艺流程、标准规范方面的培训,以缩短学生由毕业生到工程技术人员转换的时间,尽快达到企业岗位目标需求。如从学校出发,为学生设置“专业课导论”之类的铺垫性课程;又如从企业工程实践出发,为学生设置“电气工程师导论”之类的引导性课程,帮助学生尽快熟悉工程知识,并与所学理论有机结合起来。同时注重仿真方法在教学中的作用,以解决教学实验设备因昂贵而不足、不全的问题,使学生容易理解实际工作过程。

本系列教材是哈尔滨工业大学等东北三省十几所高校多年从事电气工程及其自动化专业教学科研工作的多位教授、专家们集体智慧的结晶,也是他们长期教学经验、工作成果的总结与展示。

我深信:这套教材的出版,对于推动电气工程及其自动化专业的教学改革、提高人才培养质量,必将起到重要推动作用。

教育部高等学校电子信息与电气学科教学指导委员会委员
电气工程及其自动化专业教学指导分委员会副主任委员

戈宝军

2011年7月



前言

“数字逻辑电路设计”是高等院校电子信息工程、计算机科学与技术、软件工程、信息管理与信息系统、物联网工程等专业的一门重要的专业基础课,是后续学习“微机原理”“单片机原理及应用”“感测技术”“计算机系统组成原理”“嵌入式系统”等课程及相关课程设计必修的基础课程。

本书是在总结多年的数字逻辑理论教学和数字电路实践教学经验的基础上,跟踪数字逻辑电路技术发展趋势,充分考虑以数字逻辑电路为基础的相关专业的培养目标,在参考多本数字逻辑电路教材和资料的基础上编写而成的。

本书编写的出发点是重视基础、强调功能、注重应用,以提高读者分析和应用能力为目的,主要特点如下:

(1)注重基础:书中逻辑代数基础讲解详细、由浅入深,并在讲解逻辑代数基础知识的过程中将逻辑门的概念渗透到相关知识点,完成由逻辑代数到逻辑器件的无缝链接;逻辑门构成部分精选了 TTL 门和 CMOS 门的典型电路,可帮助读者更好地理解 and 掌握逻辑器件的逻辑功能和工作原理,而不是简单的应用。

(2)逻辑器件的选择注重实用性:书中涉及的逻辑器件及其应用均结合相关专业的学科特点进行讲解,在器件的应用上力求与专业知识相关联,器件的讲解采用器件功能介绍、器件应用的分析与设计、器件扩展的思路,方便读者归纳和掌握。

(3)重点章节编入实验:“数字逻辑电路设计”课程是一门应用性极强的专业基础课程,只针对理论的、纸上谈兵方式的讲解无法满足课程的要求,因此本教材中编入了 6 个典型实验,实验结合教材内容,并采用开放式设计方法,做到了基础实验有指导题目、深入实验有提示环节、扩展实验可创新设计。

(4)每个章节后面的习题按照基础、应用、综合的方案配备,满足不同层次的需求,习题的设置涵盖了本章节重要的理论知识,同时设置了一定数量的应用题目供读者选择。

(5)编入了综合设计章节,精选了 8 个综合设计案例,并给出了 Proteus 软件仿真电路图,在附录中列出了常用逻辑器件的 Proteus 清单,方便读者参考学习。

全书共分为 9 个章节,分别是:数制和码制、逻辑代数基础、小规模组合逻辑电路、模块级组合逻辑电路、触发器级时序逻辑电路、模块级时序逻辑电路、脉冲信号的产生与变换电路、数/模与模/数转换、数字系统设计实例等。

本书既可作为高等院校数字逻辑电路课程的教学用书,也可作为教师、科技人员和有关专业学生的参考用书。作为教材用书适合于 68 学时的课程,实验环节可根据需要设置为 15 学时左右;第 9 章可作为数字逻辑课程设计的指导章节,精选的题目均可以作为 20 学时的课程设计使用。

本书参编人员均为多年从事电工电子基础教学、电子信息工程专业教学及实验指导的一线教师。其中第 1 章由陈得宇编写;第 2 章由李晖编写;第 3 章由韩轲编写;第 4 章由李云编写;第 5 章由金浩编写;第 6、7 章由张玉茹编写;第 8 章由赵明编写;第 9 章由李艺琳编写;附录部分由金浩、李艺琳整理编写。本书由张玉茹教授担任主编,苏晓东教授担任主审。

由于作者研究水平和资料查阅范围有限,书中疏漏和不足之处在所难免,敬请广大读者斧正。

编 者
2016 年 1 月



目 录

第1章 数制与代码	1
1.1 概述	1
1.1.1 模拟信号和数字信号	1
1.1.2 数字电路的发展	2
1.2 常用数制	2
1.2.1 常用数制	2
1.2.2 数制间转换	3
1.2.3 无符号二进制数运算	6
1.3 带符号数表示法	7
1.3.1 原码表示法	7
1.3.2 反码表示法	7
1.3.3 补码表示法	7
1.3.4 带符号数的补码运算	8
1.4 常用编码	9
1.4.1 BCD 码	9
1.4.2 ASCII 码	11
1.4.3 奇偶校验码	12
1.4.4 格雷码	13
本章小结	14
习题	14
第2章 逻辑代数基础	16
2.1 逻辑代数的基本运算	16
2.1.1 逻辑变量及基本逻辑运算	16
2.1.2 复合逻辑运算	18
2.1.3 逻辑函数及逻辑函数相等	20
2.2 逻辑代数的基本定律和运算规则	21
2.2.1 逻辑代数基本定律	21
2.2.2 逻辑代数运算规则	23

2.2.3	逻辑代数运算优先级别	24
2.3	逻辑函数的描述方法	25
2.3.1	真值表描述法	25
2.3.2	代数式描述法	26
2.3.3	逻辑图描述法	29
2.3.4	卡诺图描述法	29
2.3.5	波形图描述法	31
2.3.6	描述方法之间的转换	32
2.4	逻辑函数的化简方法	35
2.4.1	逻辑函数的化简依据和最简标准	35
2.4.2	代数化简法	37
2.4.3	卡诺图化简法	38
2.4.4	含有任意项的逻辑函数化简	42
本章小结		43
习题		44
第3章	小规模组合逻辑电路	48
3.1	集成逻辑门	48
3.1.1	集成逻辑门的主要参数	48
3.1.2	三极管反相器	50
3.1.3	TTL 逻辑门	51
3.1.4	CMOS 逻辑门	54
3.1.5	集成逻辑门系列简介	59
3.2	小规模组合逻辑电路的分析与设计	60
3.2.1	小规模组合逻辑电路分析	61
3.2.2	小规模组合逻辑电路设计	64
3.3	组合逻辑电路中的竞争与冒险	67
3.3.1	竞争与冒险的分析	67
3.3.2	冒险的消除	69
3.4	小规模组合逻辑电路的分析与设计实验	70
3.4.1	实验目的和意义	70
3.4.2	实验预习要求	70
3.4.3	实验仪器与器件	70
3.4.4	实验注意事项	71
3.4.5	实验内容	71
3.4.6	实验思考题	74
本章小结		75
习题		75

第 4 章 模块级组合逻辑电路的分析与设计	81
4.1 加法器	81
4.1.1 4 位二进制并行加法器 74283	81
4.1.2 加法器的使用方法	81
4.2 编码器	83
4.2.1 普通编码器的编码原理	83
4.2.2 优先编码器	84
4.2.3 编码器扩展	86
4.3 译码器	87
4.3.1 变量译码器	87
4.3.2 变量译码器使用方法	90
4.3.3 显示译码器	92
4.4 数值比较器	97
4.4.1 数值比较的概念	97
4.4.2 4 位二进制数并行比较器 7485	97
4.4.3 比较器使用方法	98
4.5 数据选择器	99
4.5.1 数据选择器的逻辑功能	99
4.5.2 数据选择器的种类	100
4.5.3 数据选择器的应用	101
4.6 模块级组合逻辑电路的分析与设计	104
4.6.1 模块级组合逻辑电路的分析	104
4.6.2 模块级组合逻辑电路的设计	106
4.7 模块级组合逻辑电路实验	109
4.7.1 实验目的和意义	109
4.7.2 实验仪器与器件	110
4.7.3 实验预习要求	110
4.7.4 实验注意事项	110
4.7.5 实验原理	110
4.7.6 实验内容	110
4.7.7 实验思考题	111
本章小结	112
习题	112
第 5 章 触发器级时序逻辑电路的分析与设计	115
5.1 时序逻辑电路概述	115
5.1.1 时序逻辑电路的组成	115



5.1.2	时序逻辑电路的分类	115
5.1.3	时序逻辑电路的描述方法	116
5.2	触发器	118
5.2.1	基本 RS 触发器	118
5.2.2	时钟同步 RS 触发器	121
5.2.3	JK 触发器	123
5.2.4	D 触发器	127
5.2.5	T 触发器与 T' 触发器	129
5.2.6	触发器类型转换	130
5.2.7	触发器的应用	132
5.3	触发器级时序逻辑电路的分析	134
5.3.1	同步时序电路分析	134
5.3.2	异步时序电路分析	140
5.4	触发器级同步时序逻辑电路的设计	142
5.4.1	设计步骤	142
5.4.2	设计举例	153
*5.5	触发器级异步时序逻辑电路的设计	158
5.6	触发器性能实验	162
5.6.1	实验目的和意义	162
5.6.2	实验预习要求	163
5.6.3	实验仪器与器件	163
5.6.4	实验内容	163
5.6.5	实验思考题	163
5.6.6	实验报告要求	164
	本章小结	164
	习题	164
第 6 章	模块级时序逻辑电路的分析与设计	170
6.1	集成计数器	170
6.1.1	4 位二进制同步加法计数器 74161	170
6.1.2	十进制可逆计数器 74192	179
6.1.3	计数器的应用	186
6.2	寄存器与移位寄存器	187
6.2.1	4 位集成寄存器 74175	187
6.2.2	集成移位寄存器	188
6.3	数据锁存器	192
6.4	模块级时序电路的分析	193
6.5	模块级时序电路的设计	198

6.6 计数器及其应用实验	202
6.6.1 实验目的和意义	202
6.6.2 实验预习要求	202
6.6.3 实验仪器与器件	202
6.6.4 实验内容	202
6.6.5 实验思考题	202
6.6.6 实验报告要求	203
6.7 移位寄存器及其应用实验	203
6.7.1 实验目的和意义	203
6.7.2 实验预习要求	203
6.7.3 实验仪器与器件	203
6.7.4 实验内容	203
6.7.5 实验思考题	203
6.7.6 实验报告要求	203
本章小结	204
习题	204
第7章 脉冲信号的产生与变换电路	208
7.1 多谐振荡器	208
7.1.1 环形振荡器	208
7.1.2 石英晶体振荡器	210
7.1.3 多谐振荡器的应用	211
7.2 单稳态触发器	212
7.2.1 由门电路组成的单稳态触发器	212
7.2.2 集成单稳态触发器	216
7.2.3 单稳态触发器的应用	218
7.3 施密特触发器	220
7.3.1 集成施密特触发器	220
7.3.2 施密特触发器的应用	221
7.4 555 定时器	222
7.4.1 555 定时器的芯片结构及功能	222
7.4.2 555 定时器构成多谐振荡器	223
7.4.3 555 定时器构成单稳态触发器	224
7.4.4 555 定时器构成施密特触发器	225
7.5 555 定时器实验	226
7.5.1 实验目的和意义	226
7.5.2 实验预习要求	226
7.5.3 实验仪器与器件	227



7.5.4	实验原理	227
7.5.5	实验内容	227
7.5.6	实验思考题	228
本章小结		228
习题		229
第 8 章 数/模与模/数转换		231
8.1	数/模转换	231
8.1.1	数/模转换的基本概念	231
8.1.2	常用数/模转换技术	232
8.1.3	集成 DAC 的主要技术指标	237
8.1.4	集成 DAC 芯片 0832	239
8.2	模/数转换	242
8.2.1	模/数转换的一般过程	242
8.2.2	常用模/数转换技术	244
8.2.3	集成 ADC 的主要技术指标	248
8.2.4	集成 ADC 芯片 0809	249
8.2.5	数据采集与控制系统	251
本章小结		252
习题		253
第 9 章 数字系统设计实例		254
9.1	数字电子时钟的设计	254
9.1.1	功能要求	254
9.1.2	设计原理	254
9.1.3	电路实现	255
9.2	循环彩灯控制电路设计	255
9.2.1	功能要求	255
9.2.2	设计原理	255
9.2.3	电路实现	255
9.3	点名器的设计	258
9.3.1	功能要求	258
9.3.2	设计原理	258
9.3.3	电路实现	258
9.4	抢答器的设计	260
9.4.1	功能要求	260
9.4.2	设计原理	260
9.4.3	电路实现	260

9.5 交通灯控制电路设计	262
9.5.1 功能要求	262
9.5.2 设计原理	262
9.5.3 电路实现	262
9.6 汽车尾灯控制器的设计	265
9.6.1 功能要求	265
9.6.2 设计原理	265
9.6.3 电路实现	266
9.7 电子密码锁的设计	268
9.7.1 功能要求	268
9.7.2 设计原理	268
9.7.3 电路实现	268
9.8 数据采集系统的设计	270
9.8.1 功能要求	270
9.8.2 电路实现	270
附录 常用元器件一览表	273
参考文献	278



第 1 章 数制与代码

数字逻辑电路设计通常简称为数字电路,其内容是应用数字电路芯片进行数字系统逻辑设计。通过本课程的学习可以获得数字电子技术方面的基本理论、基本知识和基本技能。

本章首先介绍有关数制和码制的一些基本概念,然后讨论数字电路常用的数制及数制的转换和运算,最后介绍几种常用的 BCD 码、格雷码和字符的编码。

1.1 概 述

在电路中,根据信号自身特性的不同,通常把信号分为模拟信号和数字信号两大类。

1.1.1 模拟信号和数字信号

1. 模拟信号

人们在自然界感知的许多物理量,如速度、压力、温度、声音等具有一个共同的特点,即它们在时间上是连续变化的,幅值上也是连续取值的,这种连续变化的物理量称为模拟量。表示模拟量的电信号称为模拟信号。处理模拟信号电子电路称为模拟电路。正弦电压信号就是典型的模拟信号,如图 1.1 所示。

2. 数字信号

与模拟量相对应的另一类物理量是数字量,它的变化发生在一系列离散的瞬间,数值的大小和增减总是某一最小单位的整数倍,即数字量是一系列时间离散、数值也离散的信号。表示数字量的电信号称为数字信号。对数字量进行算术运算和逻辑运算的电路称为数字电路。数字信号的典型例子是应用比较广泛的二值信号,图 1.2 所示是一个二值电压信号的波形,该信号只有 0 V(低电平)和 +5 V(高电平)两种电压取值。在逻辑分析和设计中,通常用两个抽象的符号“1”和“0”分别表示高、低电平。

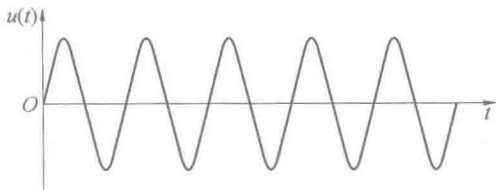


图 1.1 正弦电压信号的波形图

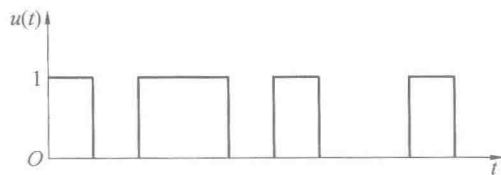


图 1.2 二值电压信号的波形图

电子系统通常采用计算机对信号进行处理。由于计算机无法直接处理模拟信号,所以需要将模拟信号转换为数字信号后,再送到电子系统做进一步处理。



1.1.2 数字电路的发展

最初的数字电路是用若干个分立的半导体元件、电阻及电容连接而成的。不难想象,用这种分立元件组成大规模的数字电路非常困难,这就严重制约了数字电路的普遍应用。

1961年美国得克萨斯仪器公司率先将数字电路的元件制作在同一硅片上,制成了数字集成电路(Integrated Circuit, IC)。由于集成电路体积小、质量轻、可靠性好,因而在许多领域里迅速取代了分立元件组成的数字电路。直到20世纪80年代初,这种采用双极型三极管组成的TTL(Transistor-Transistor Logic)型集成电路一直是数字集成电路的主流产品。

然而,TTL电路也存在着严重的缺点,即它的功耗比较大。因此,只能用TTL电路制作小规模集成电路(Small Scale Integration, SSI)(SSI仅包含10个以内的门电路)和中规模集成电路(Medium Scale Integration, MSI)(MSI包含10~100个门电路),而无法制作成大规模集成电路(Large Scale Integration, LSI)(LSI包含100~10 000个门电路)和超大规模集成电路(Very Large Scale Integration, VLSI)(VLSI包含10 000个以上的门电路)。CMOS(互补对称式金属-氧化物-半导体电路)(Complementary Symmetry Metal-Oxide-Semiconductor Effect Circuit)集成电路出现于20世纪60年代后期,它最突出的优点在于功耗极低,所以非常适合制作大规模集成电路。随着CMOS制作工艺的不断进步,无论在运行速度上还是在驱动能力上,CMOS电路已经不比TTL电路逊色。因此CMOS电路便逐渐取代TTL电路而成为当前数字集成电路的主流产品,不过在现有的一些设备上仍然使用TTL电路。

随着数字集成电路的问世和大规模集成电路工艺水平的不断提高,如今已经可以把大量的门电路集成在一块很小的芯片上,构成功能复杂的“片上系统”(System on Chip, SOC)。目前所生产的巨大规模集成电路(Great Large Scale Integration, GLSI)的一个芯片所含等效门电路的个数已超过一百万。数字电路已从简单的电路集成走向数字逻辑系统集成,即把整个数字逻辑系统制作在一个芯片上。

1.2 常用数制

用数码表示数量的多少称为计数,把多位数码中每位的构成方法以及从低位到高位的位置规则称为数制(Number System)。在日常生活中,人们习惯使用十进制。在数字系统中,所有信息都以高、低两种电平的形式存在,其处理的对象被抽象为“1”“0”两个符号。在目前应用广泛的计算机系统中,指令、数据、字母等所有信息都必须变换成硬件系统可以接受的信号形式——“1”和“0”,采用的数制通常是二进制,有时也采用八进制或十六进制。

1.2.1 常用数制

1. 十进制数的表示

十进制(Decimal System)是日常生活中最常用的数制。在十进制计数中有0~9共10个数码,任何一个十进制数均用这10个数码来表示。计数时的基数为10,并且计数规律是“逢十进一、借一为十”,同一数码在不同位置上表示的数值不同。例如,十进制数7 326.51可以表示为

$$7\,326.51 = 7 \times 10^3 + 3 \times 10^2 + 2 \times 10^1 + 6 \times 10^0 + 5 \times 10^{-1} + 1 \times 10^{-2}$$

其中, $10^3, 10^2, 10^1$ 和 10^0 分别为千位、百位、十位和个位数码的权, 而小数点以右数数码的权值是 10 的负幂。

对于任意一个十进制数 N 可表示为

$$(N)_{10} = \sum_{i=-m}^{n-1} K_i \times 10^i \quad (1.1)$$

其中, K_i 是第 i 位的系数, 可以是 $0 \sim 9$ 中的任意一个, n 为整数部分的位数, m 为小数部分的位数。 10^i 称为第 i 位的权值。

2. 二进制数的表示

在二进制 (Binary System) 计数中, 只有“1”和“0”两个数码, 计数的基数为 2, 并且计数规律是“逢二进一、借一为二”。对于任意一个二进制数 N 可表示为

$$(N)_2 = \sum_{i=-m}^{n-1} K_i \times 2^i \quad (1.2)$$

例如 $(1010.101)_2 = 1 \times 2^3 + 0 \times 2^2 + 1 \times 2^1 + 0 \times 2^0 + 1 \times 2^{-1} + 0 \times 2^{-2} + 1 \times 2^{-3}$ 。

3. 八进制数、十六进制数的表示

采用二进制计数制, 对数字系统来说, 运算、存储和传输极为方便, 然而二进制数书写起来很不方便。为此人们经常采用八进制 (Octal System) 计数制和十六进制 (Hexadecimal System) 计数制来进行书写。

(1) 八进制数的表示。

八进制数由 $0 \sim 7$ 共 8 个数码表示, 计数的基数为 8, 且“逢八进一、借一为八”。对于任意一个八进制数 N 可表示为

$$(N)_8 = \sum_{i=-m}^{n-1} K_i \times 8^i \quad (1.3)$$

例如 $(367.2)_8 = 3 \times 8^2 + 6 \times 8^1 + 7 \times 8^0 + 2 \times 8^{-1}$ 。

(2) 十六进制数的表示。

十六进制数有十六个数码, 分别为 $0, 1, 2, 3, 4, 5, 6, 7, 8, 9, A, B, C, D, E, F$, 其中 A, B, C, D, E, F 分别代表十进制的 $10, 11, 12, 13, 14, 15$ 。计数的基数为 16, 且“逢十六进一、借一为十六”。对于任意一个十六进制数 N 可表示为

$$(N)_{16} = \sum_{i=-m}^{n-1} K_i \times 16^i \quad (1.4)$$

例如 $(4AB.22)_{16} = 4 \times 16^2 + 10 \times 16^1 + 11 \times 16^0 + 2 \times 16^{-1} + 2 \times 16^{-2}$ 。

1.2.2 数制的转换

1. 二进制数和十进制数之间的转换

(1) 二进制数转换为十进制数。

根据式 (1.2), 很容易将一个二进制数转换为十进制数, 例如:

$$\begin{aligned} (1001.01)_2 &= 1 \times 2^3 + 0 \times 2^2 + 0 \times 2^1 + 1 \times 2^0 + 0 \times 2^{-1} + 1 \times 2^{-2} = \\ &= 8 + 0 + 0 + 1 + 0 + 0.25 = 9.25 \end{aligned}$$

(2) 十进制数转换为二进制数。

通常的转换方法是把整数部分与小数部分分开处理。